

用途:用于开关、反相电路、界面电路以及驱动电路中。

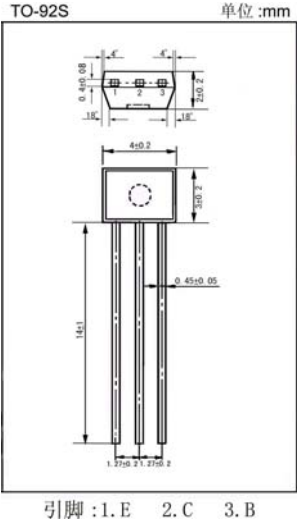
Purpose: Switching, inverter circuit, interface circuit and driver circuit applications.

特点: 电阻器内置, 封装小。

Features: Built-in bias resistor, small-sized package.

极限参数/Absolute maximum ratings(Ta=25℃)

参数符号 Symbol	数值 Rating	单位 Unit
V _{CBO}	-50	V
V _{CEO}	-50	V
V _{EB0}	-10	V
I _C	-100	mA
I _{CP}	-200	mA
P _C	300	mW
T _j	150	℃
T _{stg}	-55~150	℃



电性能参数/Electrical characteristics(Ta=25℃)

参数符号 Symbol	测试条件 Test condition	数值 Rating			单位 Unit
		最小值 Min	典型值 Typ	最大值 Max	
V _{CBO}	I _C =-10 μA I _E =0	-50			V
V _{CEO}	I _C =-100 μA R _{BE} =∞	-50			V
I _{CBO}	V _{CB} =-40V I _E =0			-0.1	μA
I _{CEO}	V _{CE} =-40V I _B =0			-0.5	μA
I _{EB0}	V _{EB} =-5.0V I _C =0	-70	-113	-150	μA
h _{FE}	V _{CE} =-5.0V I _C =-5.0mA	50			
V _{CE(sat)}	I _C =-10mA I _B =-0.5mA		-0.1	-0.3	V
f _T	V _{CE} =-10V I _C =-5.0mA		200		MHz
C _{ob}	V _{CB} =-10V f=1.0MHz		5.5		pF
V _{I(off)}	V _{CE} =-5.0V I _C =-100 μA	-0.8	-1.1	-1.5	V
V _{I(on)}	V _{CE} =-0.2V I _C =-5.0mA	-1.0	-1.9	-3.0	V
R ₁		15	22	29	KΩ
R ₂ /R ₁		0.9	1.0	1.1	

等效电路图

