



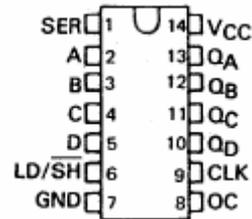
54LS295/74LS295

LSTTL 型 4 位双向通用移位寄存器 (三态)

特点

- 晶体管肖特基二极管箱位
- 应用于:
 - N 位串—并转换器
 - N 位并—串转换器
 - N 位存储寄存器

外引线排列图

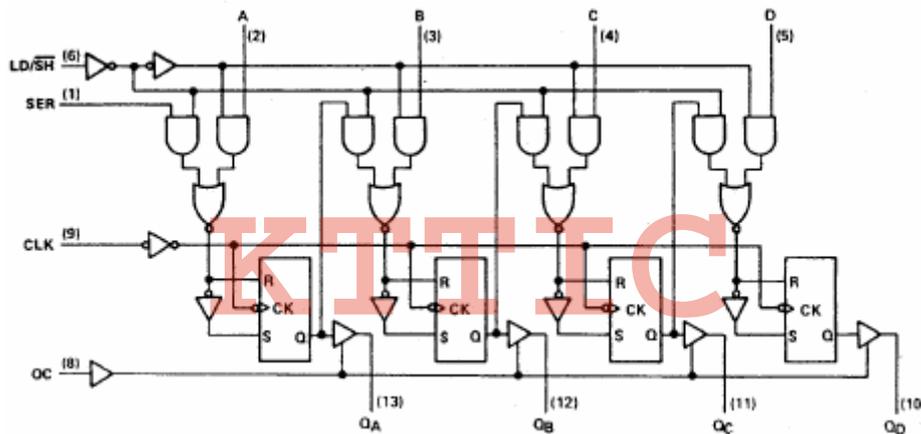


典型参数

$f_{\text{工作频率}}=45\text{MHz}$

$P_d=80\text{mW}$ (使能时)

逻辑图



说明:

这种 4 位寄存器采用并行输入、并行输出，并有时钟、串行、模式和输出控制输入。它有三种操作模式：并行（并排）寄存；右移（方向 Q_A 到 Q_D ）；左移（方向 Q_D 到 Q_A ）。

并行寄存是通过四位数据并使模式控制输入为高电平来实现的。数据被存入相应的触发器，并在时钟输入从高变到低之后在输出端输出。在并行寄存期间，禁止送入串行数据。当模式控制输入为低时实现右移。当将每一个触发器的输出接前一触发器的输入（ Q_D 接输入 C 等），使模式控制为高并在输入 D 送入串行数据时，便实现左移。

当输出控制为高时，则四个输出端的标准逻辑电平可以驱动负载线或总线。如在输出控制输入端加一逻辑低电平，可由时钟电平独立地禁止这些输出。因此输出呈现高阻状态，既不能给总线加负载也不能驱动总线，但寄存器的操作时序并不受影响。



LSTTL 型 4 位双向通用移位寄存器 (三态)

功能表

模式控制 LD/ \overline{SH}	输 入		并 行				输 出			
	时钟 CLK	串行 SER	A	B	C	D	Q _A	Q _B	Q _C	Q _D
			H	H	×	×	×	×	Q _{AO}	Q _{BO}
H	↓	×	a	b	c	d	a	b	c	d
H	↓	×	Q _B ⁺	Q _C ⁺	Q _D ⁺	d	Q _{Bn}	Q _{Cn}	Q _{Dn}	d
L	H	×	×	×	×	×	Q _{AO}	Q _{BO}	Q _{CO}	Q _{DO}
L	↓	H	×	×	×	×	H	Q _{An}	Q _{Bn}	Q _{Cn}
L	↓	L	×	×	×	×	L	Q _{An}	Q _{Bn}	Q _{Cn}

在输出控制 (OC) 为低时, 输出被禁止于高阻态, 但不影响寄存器的时序工作。

⁺: 左移时,需将 Q_B 外接 A, Q_C 外接 B, Q_D 外接 C, 串行数据在输入 D 端送入。

注: H=高电平 (稳定态) L=低电平 (稳定态) ×=不定 (任何输入, 包括转换)

↓=从高电平转换到低电平

a、b、c、d=并行数据输入端 A、B、C、D 的稳定态输入电平

Q_{AO}、Q_{BO}、Q_{CO}、Q_{DO}=在规定的稳定态输入条件建立之前 Q_A、Q_B、Q_C、Q_D 的相应电平

Q_{An}、Q_{Bn}、Q_{Cn}、Q_{Dn}=在最近的时钟 ↓ 转换之前 Q_A、Q_B、Q_C、Q_D 的相应电平

推荐工作条件

符号	参数名称	74 II			54			单位
		参数值			参数值			
		最小	典型	最大	最小	典型	最大	
V _{CC}	电源电压	4.75	5	5.25	4.5	5	5.5	V
V _{IH}	输入高电平电压	2.0			2.0			V
V _{IL}	输入低电平电压			0.8			0.7	V
I _{OH}	输出高电平电流			-2.6			-1.0	mA
I _{OL}	输出低电平电流			24			12	mA
f _{CK}	时钟频率	0		30	0		30	MHz
t _w	时钟脉冲宽度	16			16			ns
t _{su}	建立时间 (高电平或低电平数据)		20			20		ns
	建立时间 (模式控制到时钟)	高电平	25			25		
		低电平	30			30		
t _h	保持时间 (高电 平或低电平)	数据	20			20		ns
		模式控制到时钟	0			0		
T _A	工作环境温度	-40		85	-55		125	°C



LSTTL 型 4 位双向通用移位寄存器 (三态)

电 性 能: (除特别说明外, 均为全温度范围)

符号	参数名称	测试条件	74 II			54			单位
			参数值			参数值			
			最小	典型	最大	最小	典型	最大	
V _{IK}	输入钳位电压	V _{CC} =最小 I _I =-18mA			-1.5			-1.5	V
V _{OH}	输出高电平电压	V _{CC} =最小 V _{IL} =最大 V _{IH} =2V I _{OH} =最大	2.4			2.4	3.1		V
V _{OL}	输出低电平电压	V _{CC} =最小 V _{IL} =最大 V _{IH} =2V I _{OL} =最大			0.5		0.25	0.4	V
I _{OZH}	高关态输出电流	V _{CC} =最大 V _{IL} =最大 V _O =2.7V			20			20	μA
I _{OZL}	低关态输出电流	V _{CC} =最大 V _{IH} =2.0V V _O =0.4V			-20			-20	μA
I _I	输入电流 (最大输入电压时)	V _{CC} =最大 V _I =7V			0.1			0.1	mA
I _{IH}	输入高电平电流	V _{CC} =最大 V _I =2.7V			20			20	μA
I _{IL}	输入低电平电流	V _{CC} =最大 V _I =0.4V			-0.4			-0.4	mA
I _{OS}	输出短路电流	V _{CC} =最大 V _O =0V	-30		-130	-30		-130	mA
I _{CC}	电源电流	条件 A			29		20	29	mA
		(注) 条件 B			33		22	33	

注: 在所有输出开路, 数据输入接地, 串行和模式控制输入接 4.5V 情况下, I_{CC} 测量条件如下:

条件 A: 输出控制 OC 输入接 4.5V, 时钟输入先瞬时接高电平, 然后接地;

条件 B: 输出控制和时钟输入接地。

所有典型值均在 V_{CC}=5.0V, T_A=25°C 下测量得出。

交流 (开关) 参数: V_{CC}=5.0V, T_A=25°C

符号	参数名称	从 (输入)	到 (输出)	测试条件	参数值			单位	
					最小	典型	最大		
f _{max}	最大时钟频率	时钟 CLK	任一输出	C _L =45pF	30	45		MHz	
t _{PLH}	传输延迟时间					14	20		ns
t _{PHL}	传输延迟时间					19	30		ns
t _{PZH}	输出使能时间	输出控制				18	26		ns
t _{PZL}	输出使能时间	OC			R _L =667 Ω	20	30		ns
t _{PHZ}	输出禁止时间	输出控制			C _L =5 pF	13	20		ns
t _{PLZ}	输出禁止时间	OC			R _L =667 Ω	13	20		ns