

多炉士定时 IC—A0201F

概述

- A0201F 采用 CMOS 工艺，为多士炉提供低成本解决方案。
- 芯片采用 TO-94 封装，管腿数量少，整个方案外接元件少。

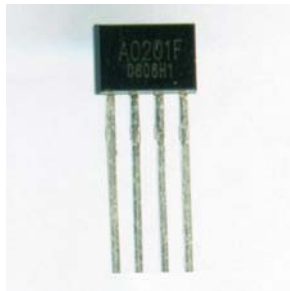
特点

- 烤制 (Bagel) 工作方式
- 烤制定时区间 0~300s; 支持单面、双面两种烤制方式
- 芯片具有温度补偿功能
- 芯片内置上电复位电路 (Power On Reset)
- 芯片工作电压 3.5V~5.5V

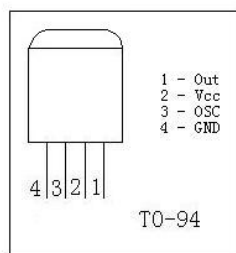
应用

- 应用于各类多士炉。

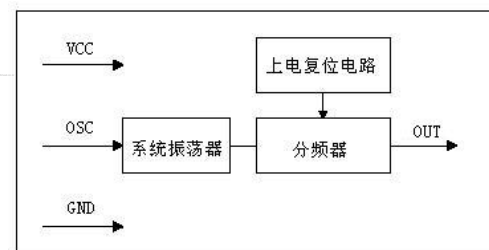
产品图



引脚图



内部电路图



应用电路图

