

概述

BP5926X 是一款内置双路 MOSFET 的高性能无极调色控制芯片，通过调节输入的 PWM 信号占空比，来调整两路 LED 光源的发光比例，从而达到调色目的。两路 LED 输出电流互补，在调色过程中总电流不变，等于恒流源的电流。BP5926X 可以兼容幅值为 3.3V/5V 的 PWM 信号。浮动的高压侧对 GND 耐压可以达到 600V，能够广泛适应于各种 LED 恒流驱动电路。



SOP8 封装

特点

- 无极双路互补调色
- 高压侧对 GND 耐压 600V
- 内置双路 MOSFET
- 兼容 3.3V/5V 输入 PWM 信号
- 兼容 10kHz 以下的 PWM 信号
- VH 和 VS 之间内置 11V 稳压管
- 低待机功耗
- 采用 SOP8 封装

应用

- LED 调光调色智能灯泡
- 其他 LED 智能照明

典型应用

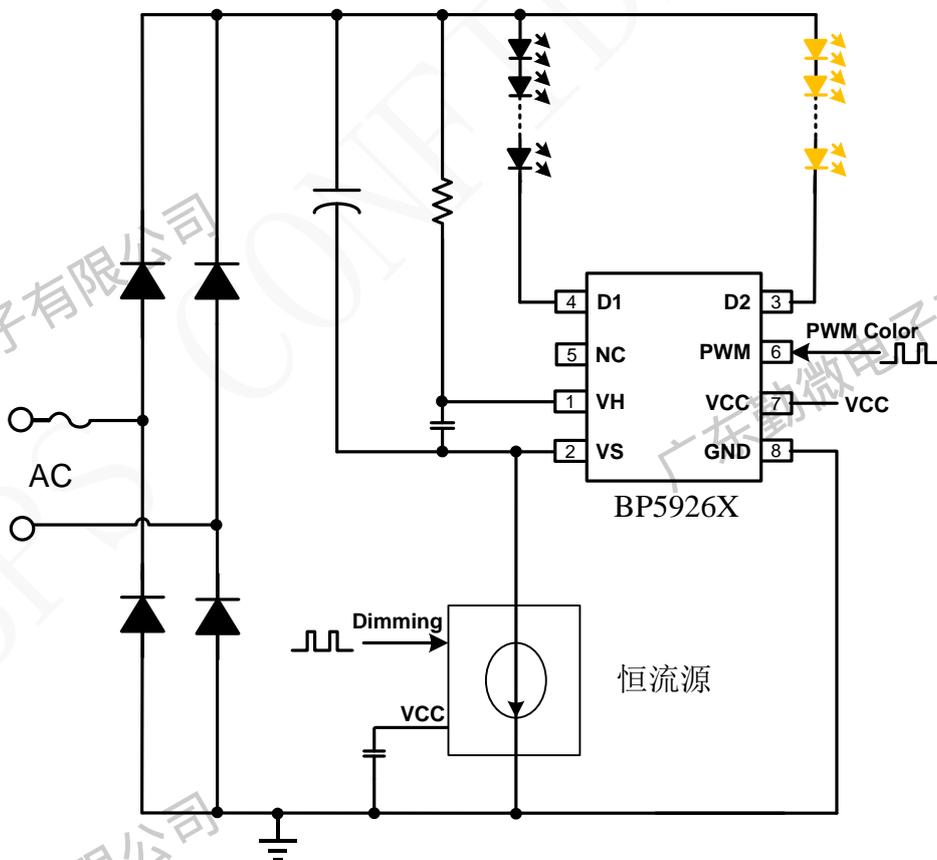


图 1. BP5926X 典型应用图

订购信息

订购型号	封装	包装形式	打印
BP5926X	SOP8	编带 4000 颗/盘	BP5926 XXXXXXY WXXXXYYX

管脚封装

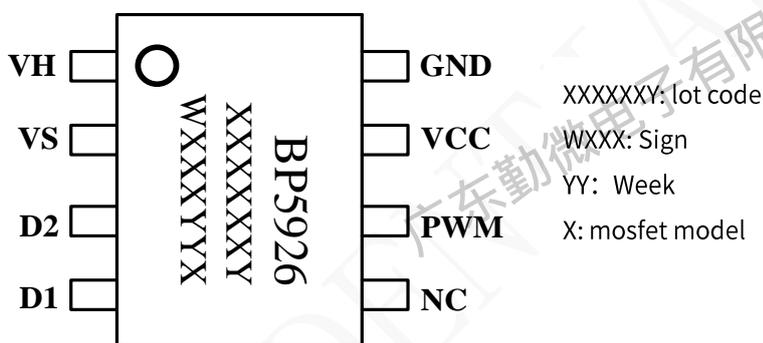


图 2 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	VH	高压侧供电端
2	VS	高压侧浮地
3	D2	MOSFET 2 漏极
4	D1	MOSFET 1 漏极
5	NC	NC
6	PWM	PWM 信号输入端
7	VCC	低压供电端
8	GND	芯片地

极限参数(注 1)

符号	参数	参数范围	单位
VH	芯片高压供电端	600	V
VS	高压侧浮地	VH-11	V
BP5926A D1, D2	内部功率管漏极到源极峰值电压	100	V
BP5926D D1, D2		300	
BP5926A IDMAX	D1,D2 内部功率管漏极最大电流	700	mA
BP5926D IDMAX		300	
VCC	芯片低压供电接口	-0.3~20	V
PWM	PWM 调光接口	-0.3~20	V
PDMAX	功耗(注 2)	0.45	W
θ_{JA}	PN结到环境的热阻	145	$^{\circ}\text{C}/\text{W}$
TJ	工作结温范围	-40 to 150	$^{\circ}\text{C}$
TSTG	储存温度范围	-55 to 150	$^{\circ}\text{C}$

注 1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 温度升高最大功耗一定会减小, 这也是由 T_{JMAX} , θ_{JA} , 和环境温度 T_A 所决定的。最大允许功耗为 $PD_{MAX} = (T_{JMAX} - T_A) / \theta_{JA}$ 或是极限范围给出的数字中比较低的那个值。

设计推荐(注 3)

符号	参数范围	单位
芯片温升 50°C		
BP5926A 推荐最大输出电流	500	mA
BP5926D 推荐最大输出电流	250	mA

注 3: 推荐最大输出电流是为设计提供参考, 不同散热条件下芯片温度会有差异, 系统应用中设计输出电流要根据芯片温度以及温升为参考, 在推荐电流基础上进行调整。

电气参数 (注 4, 5) (无特别说明情况下, VCC=VHS=11V, TA=25°C)

符号	描述	条件	最小值	典型值	最大值	单位
电源电压						
VCC_ON	VCC 开启电压			5.2	8	V
VCC_UVLO	VCC 关断电压		2.5	4.0		V
VCC_HYS	VCC 开启和关断电压迟滞			1.2		V
IQCC	低压侧静态工作电流	PWM=0V		17	30	uA
IQHS	高压侧静态工作电流	PWM=3.3V		24	50	uA
ILK	高压侧对 GND 漏电流	VH=VS=500V			10	uA
VZener	VH 和 VS 之间稳压管电压	IHS=100uA	8	11	15	V
VH-VS	VH 和 VS 之间的电压		5			V
PWM						
PWM_H	PWM 高电平		2.1			V
PWM_L	PWM 低电平				0.8	V
PWM_HYS	PWM 迟滞			0.7		V
RPWM	PWM 下拉电阻			0.5		MΩ
功率管(D1, D2)						
A RDS_ON	功率管导通阻抗	IDS=0.1A		0.6		Ω
D RDS_ON				5		
A BVDSS	功率管的击穿电压		100			V
D BV _{DSS}			300			
内部时间控制						
TON1	开通延时 1	VS=0V		400	650	nS
TOFF1	关断延时 1	VS=0V or 500V		400	650	nS
TON2	开通延时 2	VS=0V		400	650	nS
TOFF2	关断延时 2	VS=0V or 500V		400	650	nS
MT_TON	开通延时匹配	TON1- TON2			80	nS
MT_TOFF	关断延时匹配	TOFF1- TOFF2			80	nS

注 4: 典型参数值为 25°C 下测得的参数标准。

注 5: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部结构框图

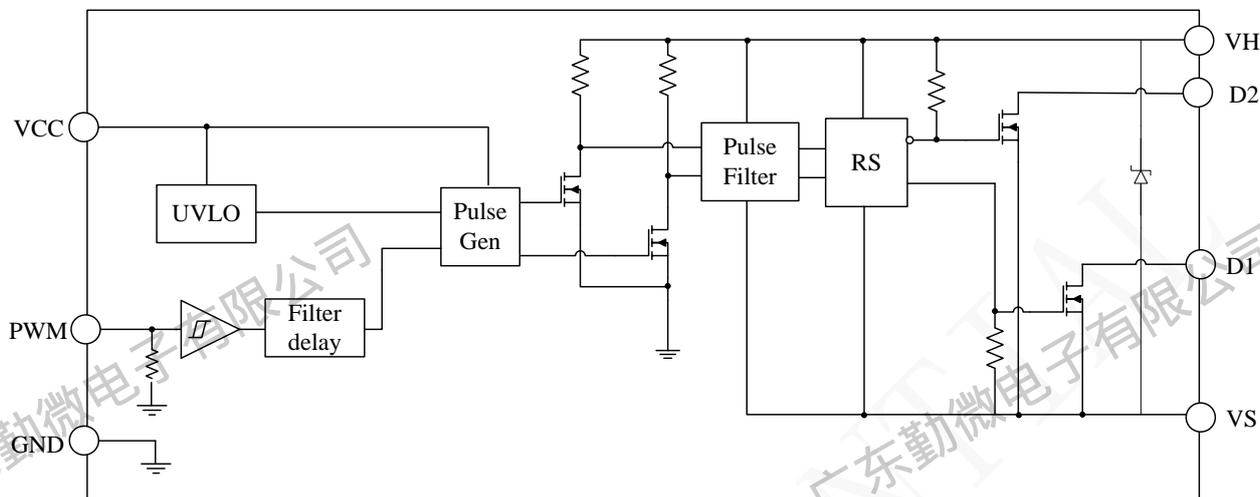


图 3. BP5926X 内部框图

PWM 调光调色时序图

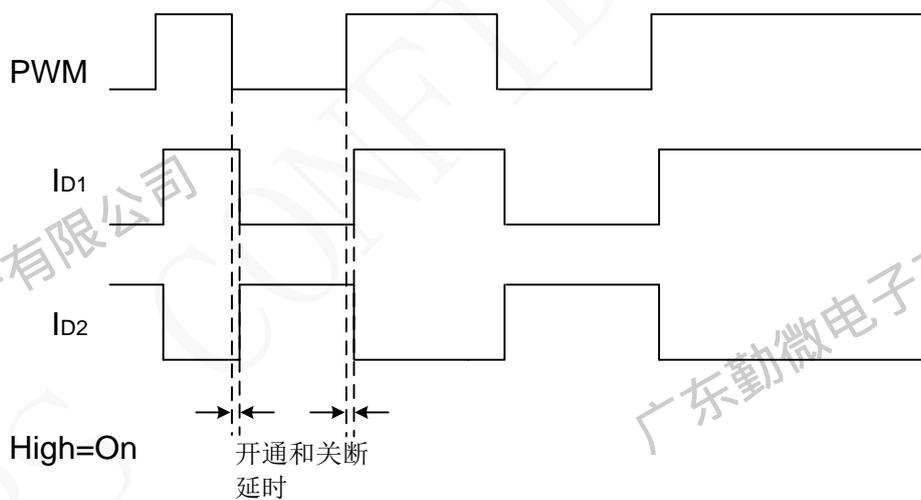


图 4. PWM 调光调色时序图

应用信息

BP5926X 是一款内置双路 MOSFET 的高性能无极调色控制芯片，通过调节输入的 PWM 信号占空比，来调整两路 LED 光源的发光比例，从而达到调色目的。两路 LED 输出电流互补，在调色过程中总电流不变。

启动

系统上电后，芯片低压侧由外部供电线路通过 VCC 脚对芯片内部供电，当 VCC 脚电压低于芯片开启阈值时，默认 MOS D1 关闭，MOS D2 开通。当 VCC 脚电压高于芯片开启阈值时，MOS D1 和 D2 受外部的 PWM 信号控制，芯片高压侧由外部线路通过 R_H 电阻向 VH 电容充电给芯片高压侧供电。 R_H 电阻和 VH 电容的选择应满足下面条件：(推荐 VH 电容 10 nF)

$$I_{VH} = \frac{V_{LED} - 11}{R_H}$$

I_{VH} 为芯片高压侧的供电电流，应大于 50 uA，小于 500 uA。

PWM 调色原理

BP5926X 由外部的 PWM 信号对双路 LED 进行色温的调整，当 VPWM 高于 PWM_H 时，MOS D1 开通，连接 D1

的 LED 点亮，同时 D2 关断；当 VPWM 低于 PWM_L 时，MOS D2 开通，连接 D2 的 LED 点亮，同时 D1 关断。BP5926X 可以兼容幅值为 3.3V/5V 的 PWM 信号。PWM 高电平需要大于 2.1V，PWM 低电平需要小于 0.8V。

PCB 设计

在设计 BP5926X PCB 时，需要遵循以下指南：

GND 路径：

尽量减小 GND 的铜箔长度以减小各种寄生参数减低铜箔上的噪声。

浮地脚 VS 的铜箔要尽可能短和宽。

D1 和 D2 脚的铜箔面积要尽可能的大以提高散热性能。

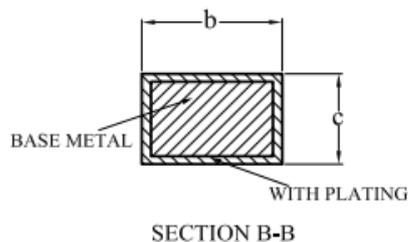
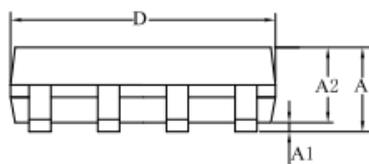
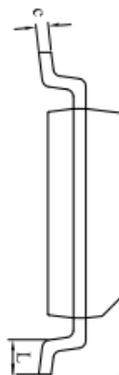
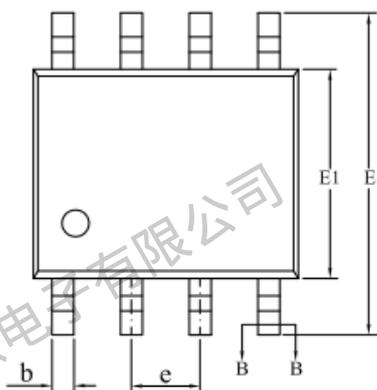
供电电容

低压端的 VCC 电容要尽量靠近 VCC 脚，VH 和 VS 之间的高压端供电电容也要尽量靠近 IC。

PWM 信号线

从 MCU 的信号输出到 BP5926X 的 PWM 引脚走线尽量短。避免 PCB 上其他噪声信号对 PWM 信号的干扰。

封装信息



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	1.30	—	1.80
A1	0.10	—	0.25
A2	1.25	1.40	1.65
b	0.33	—	0.51
c	0.17	—	0.25
D	4.70	4.90	5.10
E	5.80	6.00	6.20
E1	3.70	3.90	4.10
e	1.27BSC		
L	0.40	—	1.00

版本信息

版本	日期	记录
Rev. 1.1	2021/9	增加推荐设计参数

免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。