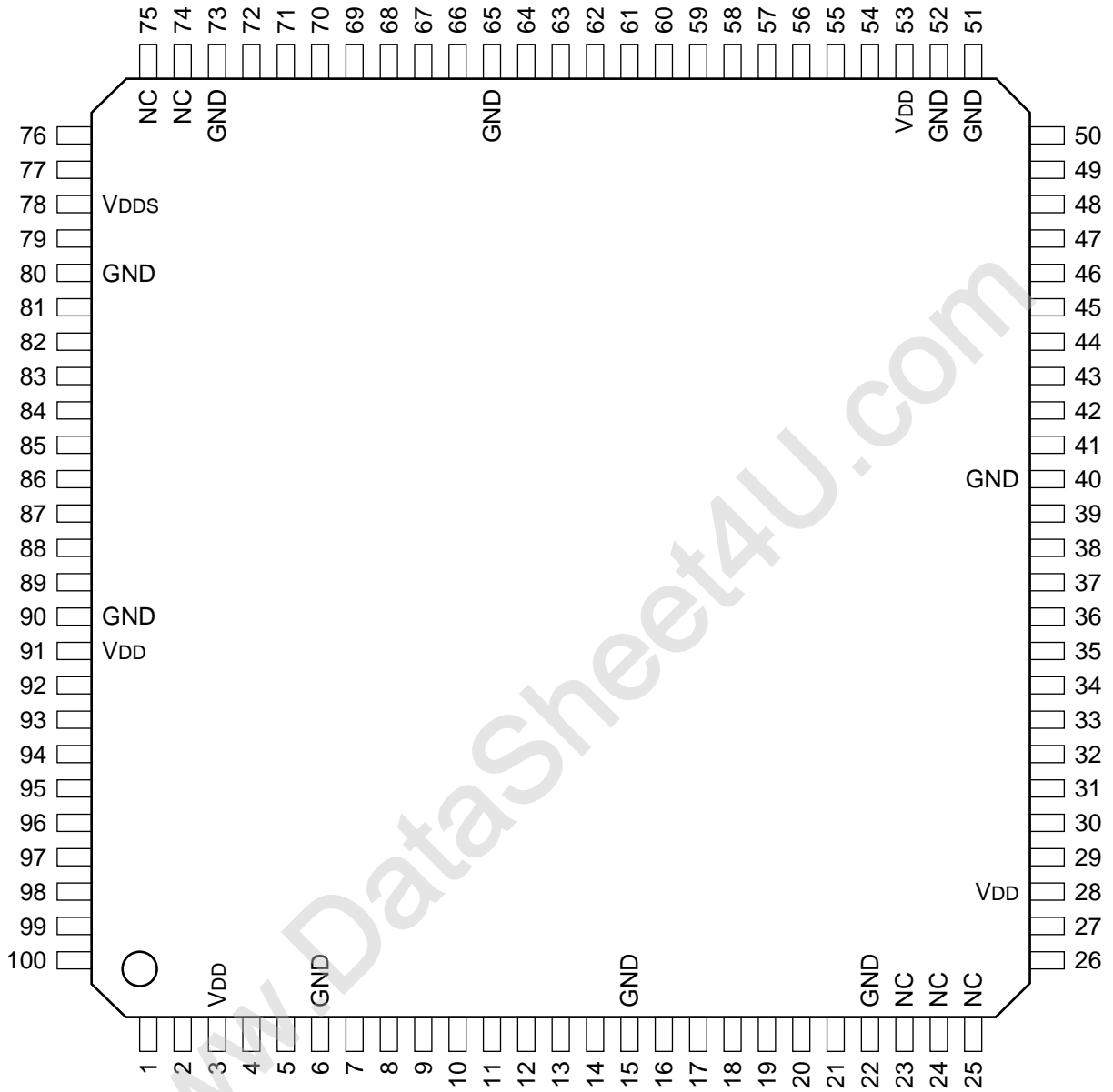


C-MOS DIGITAL ENCODE/DECODE

—TOP VIEW—



www.DataSheet4U.com

www.DataSheet4U.com

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	TMODE	26	O	RDT	51	—	GND	76	I	TRCK
2	I	SD	27	I	DORZ	52	—	GND	77	I	CIBUP
3	—	V _{DD}	28	—	V _{DD}	53	—	V _{DD}	78	—	V _{DDs}
4	I	RTST	29	I	TDON	54	I/O	DDT0	79	I	TTCK
5	O	FERR	30	I	DRET	55	I/O	DDT1	80	—	GND
6	—	GND	31	I	EACT0	56	I/O	DDT2	81	I/O	VDT7
7	I	PH1	32	I	EACT1	57	I/O	DDT3	82	I/O	VDT6
8	I	HRED	33	I	EASEL	58	I/O	DDT4	83	I/O	VDT5
9	I	SRED	34	I	EQNM0	59	I/O	DDT5	84	I/O	VDT4
10	I	RMTH2	35	I	EQNM1	60	I/O	DDT6	85	I/O	VDT3
11	I	RMTH1	36	I	EQNM2	61	I/O	DDT7	86	I/O	VDT2
12	I	RMTH0	37	I	EQNM3	62	I/O	DDT8	87	I/O	VDT1
13	I	PMTH1	38	I	EQSEL	63	I/O	DDT9	88	I/O	VDT0
14	I	PMTH0	39	I/O	TBP	64	I/O	DDT10	89	I/O	VBUP
15	—	GND	40	—	GND	65	—	GND	90	—	GND
16	I	IMA	41	I/O	TDT0	66	I/O	DDT11	91	—	V _{DD}
17	I	ATH1	42	I/O	TDT1	67	I/O	DDT12	92	I	$\overline{\text{RST}}$
18	I	ATH0	43	I/O	TDT2	68	I/O	DDT13	93	I	$\overline{\text{PS}}$
19	I	RMOD	44	I/O	TDT3	69	I/O	DDT14	94	I	REC
20	I	DIG	45	I/O	TDT4	70	I/O	DDT15	95	I	TRST
21	I	FSTA	46	I/O	TDT5	71	O	DOBUP	96	I	TCK
22	—	GND	47	I/O	TDT6	72	I	DIBUP	97	I	TMS
23	—	NC	48	I/O	TDT7	73	—	GND	98	O	TDO
24	—	NC	49	I/O	TDT8	74	—	NC	99	I	TDI
25	—	NC	50	I/O	TDT9	75	—	NC	100	I	SMODE

INPUT

ATH1, ATH0	: ACTIVITY THRESHOLD
CIBUP	: PB BUP
DIBUP	: BUP
DIG	: DIGEST MODE
DORZ	: TEST DATA SELECT
DRET	: DCT RETURN
EACT0, EACT1	: EXTERNAL ACTIVITY
EASEL	: EXTERNAL ACTIVITY ENABLE
EQNM0 - EQNM3	: EXTERNAL Q-NUMBER
EQSEL	: EXTERNAL Q-NUMBER ENABLE
FSTA	: 3-PASS CUT MODE
HRED	: RED DETECT (HD)
IMA	: IMPACT
PH1	: PHASE-1 COMPATIBLE MODE
PMTH0, PMTH1	: PB MOTION THRESHOLD
\overline{PS}	: POWER SAVE
REC	: REC/PB SELECT (H : REC, L : PB)
RMOD	: ROUND MODE
RMTH0 - RMTH2	: REC MOTION THRESHOLD
\overline{RST}	: SYSTEM RESET
RTST	: RAM TEST
SD	: MODE SETTING
SMODE	: FOR TEST
SRED	: RED DETECT (SD)
TCK	: JTAG CLOCK
TDI	: JTAG DATA
TDON	: TEST DATA OUTPUT ON
TMODE	: FOR TEST
TMS	: JTAG MODE SET
TRCK	: CLOCK (18 MHz)
TRST	: JTAG RESET
TTCK	: CLOCK (HD : 24 MHz, SD : 18 MHz)

OUTPUT

DOBUP	: BUP
FERR	: FRAMING ERROR
RDT	: RED DETECT FLAG
TDO	: JTAG DATA

INPUT/OUTPUT

DDT0 - DDT15	: DATA (D1/SFY SIDE)
TBP	: TEST DATA BUP
TDT0 - TDT9	: TEST DATA
VBUP	: BUP (V1 SIDE)
VDT0 - VDT7	: DATA (V1 SIDE)