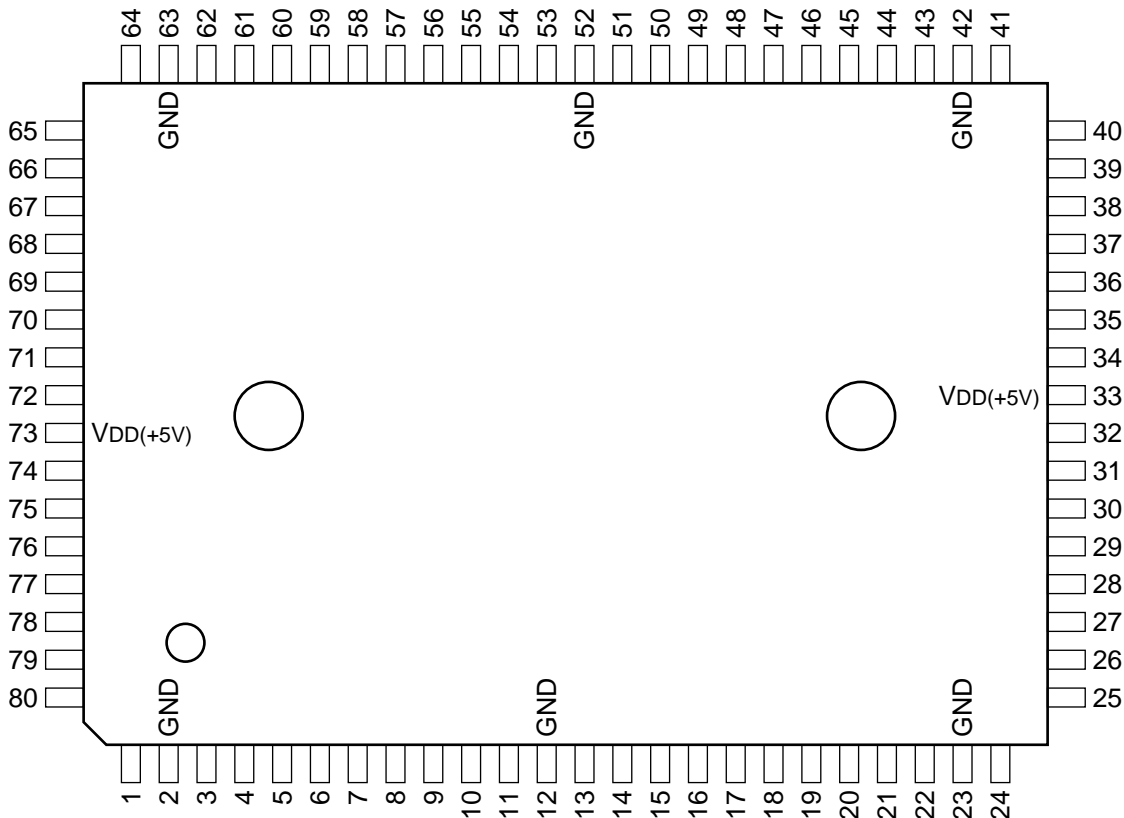


\*\*\*\*\*

**C-MOS SRAM ADDRESS GENERATOR**  
 -TOP VIEW-



(VDD = +5V)

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	O	YCO	21	I	YVDN	41	O	CCO	61	I	CVDN
2	—	GND	22	I	YPSHDN	42	—	GND	62	I	CPSHDN
3	O	YUVOUT	23	—	GND	43	O	CUVOUT	63	—	GND
4	O	YADD15	24	I	YCK	44	O	CADD15	64	I	CCK
5	O	YADD14	25	I	YMODE	45	O	CADD14	65	I	CMODE
6	O	YADD13	26	O	YAXEN	46	O	CADD13	66	I	YTRIGN
7	O	YADD12	27	O	YBXEN	47	O	CADD12	67	I	CTRIGN
8	O	YADD11	28	O	YCXEN	48	O	CADD11	68	I	YRSTN
9	O	YADD10	29	O	YDXEN	49	O	CADD10	69	I	CRSTN
10	O	YADD09	30	O	YUVTW	50	O	CADD09	70	I	YCYC
11	O	YADD08	31	O	YCOLOE	51	O	CADD08	71	I	CCYC
12	—	GND	32	O	CAXEN	52	—	GND	72	O	YPH0
13	O	YADD07	33	—	VDD	53	O	CADD07	73	—	VDD
14	O	YADD06	34	O	CBXEN	54	O	CADD06	74	O	YPH0N
15	O	YADD05	35	O	CCXEN	55	O	CADD05	75	O	YPH1
16	O	YADD04	36	O	CDXEN	56	O	CADD04	76	O	YPH1N
17	O	YADD03	37	O	CUVTW	57	O	CADD03	77	O	CPH0
18	O	YADD02	38	O	CCOLOE	58	O	CADD02	78	O	CPH0N
19	O	YADD01	39	I	TEST1	59	O	CADD01	79	O	CPH1
20	O	YADD00	40	I	TCLR	60	O	CADD00	80	O	CPH1N



