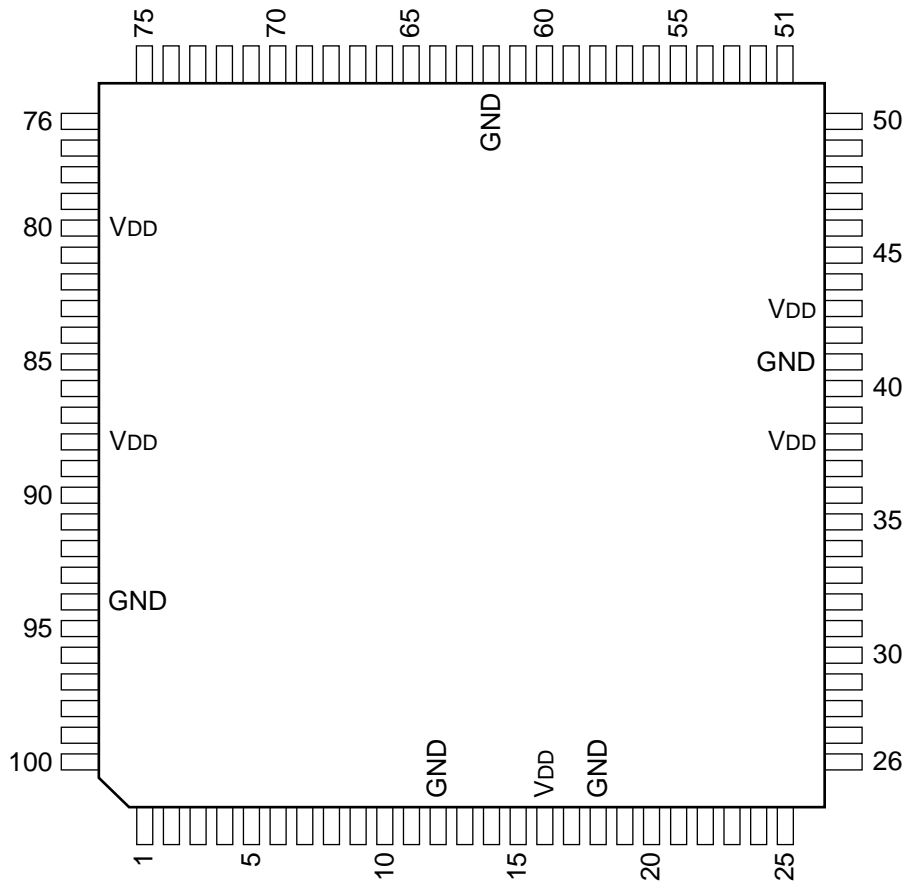


C-MOS GATE ARRAY

—TOP VIEW—



PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL	PIN No.	I/O	SIGNAL
1	I	D46	21	I	D24	41	—	GND	61	I	A7	81	O	XTALH
2	I	D45	22	I	D23	42	O	CLK2	62	—	GND	82	I	P
3	I	D44	23	I	D22	43	—	VDD	63	I	A6	83	O	TEST0
4	I	D43	24	I	D21	44	O	CLK4	64	I	A5	84	O	TEST1
5	I	D42	25	I	D20	45	I	LINN	65	I	A4	85	I	OSC0
6	I	D41	26	I	HEADACTN	46	I	ONNOFF	66	I	A3	86	I	OSC1
7	I	D40	27	I	PRINTPLS	47	I	S2	67	I	A2	87	I	XCLOCK
8	I	D36	28	I	D16	48	I	S1	68	I	A1	88	—	VDD
9	I	D35	29	I	D15	49	I	S0	69	I	A0	89	O	XOUTM
10	I	D34	30	I	D14	50	I	REN	70	I	RESETN	90	I	XINM
11	I	D33	31	I	D13	51	I	WEN	71	O	OUT7	91	I	RCLKSEL
12	—	GND	32	I	D12	52	I/O	D7	72	O	OUT6	92	O	XOUTH
13	I	D32	33	I	D11	53	I/O	D6	73	O	OUT5	93	I	XINH
14	I	D31	34	I	D10	54	I/O	D5	74	O	OUT4	94	—	GND
15	I	D30	35	I	LATCHN	55	I/O	D4	75	O	OUT3	95	O	TEST2
16	—	VDD	36	O	TEST7	56	I/O	D3	76	O	OUT2	96	O	TEST3
17	O	STBN	37	O	TEST8	57	I/O	D2	77	O	OUT1	97	O	TEST4
18	—	GND	38	—	VDD	58	I/O	D1	78	O	OUT0	98	O	TEST5
19	I	D26	39	O	TEST9	59	I/O	D0	79	O	XTALM	99	O	TEST6
20	I	D25	40	O	CLK	60	I	A8	80	—	VDD	100	O	RSTNOUT