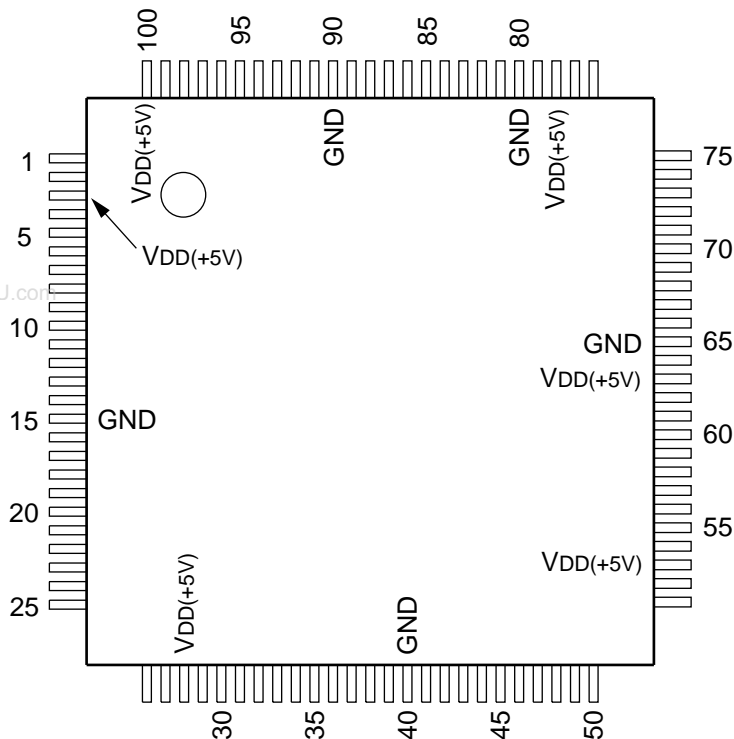

C-MOS FILTER

-TOP VIEW-



(VDD=+5V)

PIN NO.	I/D	SIGNAL	PIN NO.	I/D	SIGNAL	PIN NO.	I/D	SIGNAL	PIN NO.	I/D	SIGNAL
1	I	CI1	26	I	EDGE	51	I	FI9	76	O	VO9
2	I	CI0	27	I	DBLK	52	—	VDD	77	O	OT32
3	—	VDD	28	—	VDD	53	I	CK3	78	—	VDD
4	I	CEDG	29	O	FO0	54	I	CK2	79	I/O	AFIO9
5	I	MI9	30	O	FO1	55	I	CK1	80	—	GND
6	I	MI8	31	O	FO2	56	I	TEST	81	I/O	AFIO8
7	I	MI7	32	O	FO3	57	I	RST	82	I/O	AFIO7
8	I	MI6	33	O	FO4	58	I	SMP	83	I/O	AFIO6
9	I	MI5	34	O	FO5	59	I	CXK	84	I/O	AFIO5
10	I	MI4	35	O	FO6	60	I	CKD	85	I/O	AFIO4
11	I	MI3	36	O	FO7	61	I	SCS	86	I/O	AFIO3
12	I	MI2	37	O	FO8	62	I	SADR	87	I/O	AFIO2
13	I	MI1	38	O	FO9	63	—	VDD	88	I/O	AFIO1
14	I	MI0	39	I	CMPW	64	I/O	SDIO	89	I/O	AFIO0
15	—	GND	40	—	GND	65	—	GND	90	—	GND
16	I	VI9	41	I	AREA	66	I	OE	91	I	IXO
17	I	VI8	42	I	FI0	67	O	VO0	92	I	CI9
18	I	VI7	43	I	FI1	68	O	VO1	93	I	CI8
19	I	VI6	44	I	FI2	69	O	VO2	94	I	CI7
20	I	VI5	45	I	FI3	70	O	VO3	95	I	CI6
21	I	VI4	46	I	FI4	71	O	VO4	96	I	CI5
22	I	VI3	47	I	FI5	72	O	VO5	97	I	CI4
23	I	VI2	48	I	FI6	73	O	VO6	98	I	CI3
24	I	VI1	49	I	FI7	74	O	VO7	99	I	CI2
25	I	VI0	50	I	FI8	75	O	VO8	100	—	VDD

