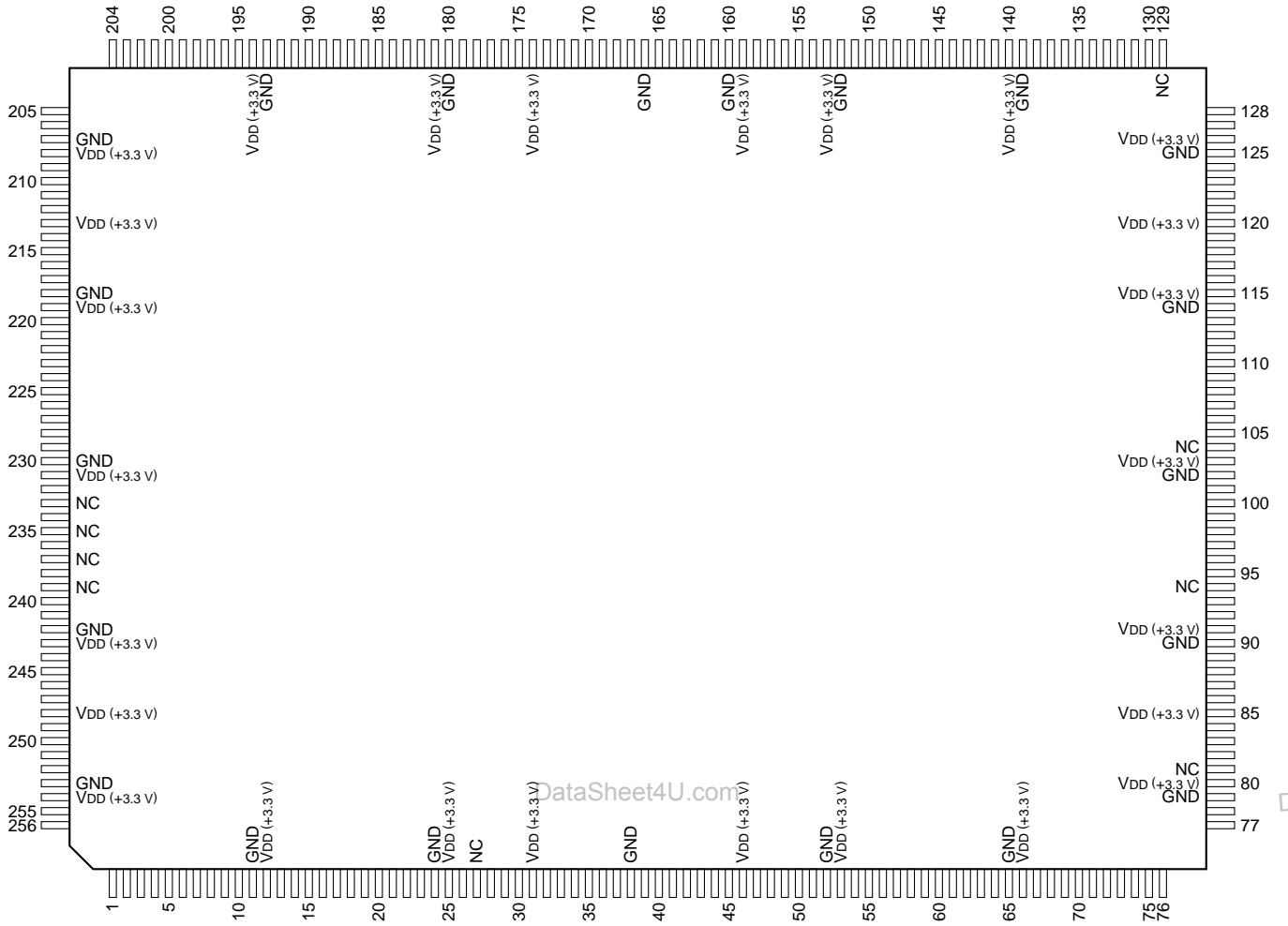


### C-MOS DOWN CONVERTER

—TOP VIEW—



(V<sub>DD</sub> = +3.3 V)

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	IP C9	33	O	VS1	65	—	GND	97	I	IP TMUX2
2	I	IP C8	34	O	OP OV	66	—	V <sub>DD</sub>	98	I	IP TMUX3
3	I	IP C7	35	O	OP OH	67	O	OP OTEST2	99	I	IP TMUX4
4	I	IP C6	36	O	OP SUB9	68	O	OP OTEST3	100	I	IP TWE
5	O	VDE1	37	O	OP SUB8	69	O	OP OTEST4	101	I	IP TIH
6	I	IP C5	38	—	GND	70	O	OP OTEST5	102	—	GND
7	I	IP C4	39	O	OP SUB7	71	O	OP OTEST6	103	—	V <sub>DD</sub>
8	I	IP C3	40	O	OP SUB6	72	O	VS4	104	—	NC
9	I	IP C2	41	O	OP SUB5	73	O	VDE4	105	I	IP ITEST0
10	I	IP C1	42	O	OP SUB4	74	O	OP OTEST7	106	I	IP ITEST1
11	—	GND	43	O	OP SUB3	75	O	OP OTEST8	107	I	IP ITEST2
12	—	V <sub>DD</sub>	44	O	OP SUB2	76	O	OP OTEST9	108	I	IP ITEST3
13	I	IP C0	45	O	VS2	77	I	IP CFG	109	I	IP ITEST4
14	I	IP HDF	46	—	V <sub>DD</sub>	78	I	IP XMM	110	I	IP ITEST5
15	I	IP HDH	47	O	OP SUB1	79	—	GND	111	I	IP ITEST6
16	I	IP CLR SYS	48	O	OP SUB0	80	—	V <sub>DD</sub>	112	I	IP ITEST7
17	O	VDE2	49	O	OP MAIN9	81	—	NC	113	I	IP ITEST8
18	I	IP PCONSEL	50	O	OP MAIN8	82	I	IP TSEL0	114	—	GND
19	I	IP SCONSEL	51	O	OP MAIN7	83	I	IP TSEL1	115	—	V <sub>DD</sub>
20	I	IP SID0	52	—	GND	84	I	IP TSEL2	116	I	IP ITEST9
21	I	IP SID1	53	—	V <sub>DD</sub>	85	—	V <sub>DD</sub>	117	I	IP ITEST10
22	I	IP SID2	54	O	OP MAIN6	86	I	IP TSEL3	118	I	IP ITEST11
23	I	IP CK 74	55	O	OP MAIN5	87	I	IP TSEL4	119	I	IP ITEST12
24	—	GND	56	O	OP MAIN4	88	I	IP TSEL5	120	—	V <sub>DD</sub>
25	—	V <sub>DD</sub>	57	O	OP MAIN3	89	I	IP TSEL6	121	I	IP ITEST13
26	I	IP CK 27	58	O	OP MAIN2	90	—	GND	122	I	IP ITEST14
27	—	NC	59	O	VS3	91	—	V <sub>DD</sub>	123	I	IP ITEST15
28	I	IP EXI H	60	O	VDE3	92	I	IP TSEL7	124	I	IP ITEST16
29	I	IP EXI F	61	O	OP MAIN1	93	I	IP TSEL8	125	—	GND
30	O	OP OCK 27	62	O	OP MAIN0	94	—	NC	126	—	V <sub>DD</sub>
31	—	V <sub>DD</sub>	63	O	OP OTEST0	95	I	IP TMUX0	127	I	IP ITEST17
32	O	OP OF	64	O	OP OTEST1	96	I	IP TMUX1	128	I	IP ITEST18

PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
129	—	NC	161	I	IP EXI B5	193	—	GND	225	I	IP SYIO2
130	I	IP EXI R0	162	I	IP EXI B6	194	—	VDD	226	I	IP SYIO3
131	I	IP EXI R1	163	I	IP EXI B7	195	O	OP EXO G2	227	I	IP SYIO4
132	I	IP EXI R2	164	I	IP EXI B8	196	O	OP EXO G3	228	I	IP SYIO5
133	I	IP EXI R3	165	I	IP EXI B9	197	O	OP EXO G4	229	I	IP SYIO6
134	I	IP EXI R4	166	—	GND	198	O	OP EXO G5	230	—	GND
135	I	IP EXI R5	167	O	OP FFRSTR	199	O	OP EXO G6	231	—	VDD
136	I	IP EXI R6	168	O	OP FFREN	200	O	VS8	232	I	IP SYIO7
137	I	IP EXI R7	169	O	OP FFRCK0	201	O	VDE6	233	—	NC
138	I	IP EXI R8	170	O	OP FFRCK1	202	O	OP EXO G7	234	I	IP SCL
139	—	GND	171	O	OP FFRSTW	203	O	OP EXO G8	235	—	NC
140	—	VDD	172	O	OP FFWEN	204	O	OP EXO G9	236	I	IP STRB
141	I	IP EXI R9	173	O	VS6	205	O	OP EXO B0	237	—	NC
142	I	IP EXI G0	174	—	VDD	206	O	OP EXO B1	238	I	IP CS
143	I	IP EXI G1	175	O	OP FFWCK0	207	—	GND	239	—	NC
144	I	IP EXI G2	176	O	OP FFWCK1	208	—	VDD	240	I	IP STAT0
145	I	IP EXI G3	177	O	OP EXO R0	209	O	VDE7	241	I	IP STAT1
146	I	IP EXI G4	178	O	OP EXO R1	210	O	OP EXO B2	242	—	GND
147	I	IP EXI G5	179	O	OP EXO R2	211	O	OP EXO B3	243	—	VDD
148	I	IP EXI G6	180	—	GND	212	O	OP EXO B4	244	I	IP Y9
149	I	IP EXI G7	181	—	VDD	213	—	VDD	245	I	IP Y8
150	I	IP EXI G8	182	O	OP EXO R3	214	O	OP EXO B5	246	I	IP Y7
151	I	IP EXI G9	183	O	OP EXO R4	215	O	OP EXO B6	247	I	IP Y6
152	—	GND	184	O	OP EXO R5	216	O	OP EXO B7	248	—	VDD
153	—	VDD	185	O	OP EXO R6	217	O	OP EXO B8	249	I	IP Y5
154	I	IP EXI B0	186	O	VS7	218	—	GND	250	I	IP Y4
155	I	IP EXI B1	187	O	VDE5	219	—	VDD	251	I	IP Y3
156	I	IP EXI B2	188	O	OP EXO R7	220	O	OP EXO B9	252	I	IP Y2
157	I	IP EXI B3	189	O	OP EXO R8	221	O	OP EXTIE EN	253	—	GND
158	I	IP EXI B4	190	O	OP EXO R9	222	O	SDA	254	—	VDD
159	—	VDD	191	O	OP EXO G0	223	I	IP SYIO0	255	I	IP Y1
160	—	GND	192	O	OP EXO G1	224	I	IP SYIO1	256	I	IP Y0