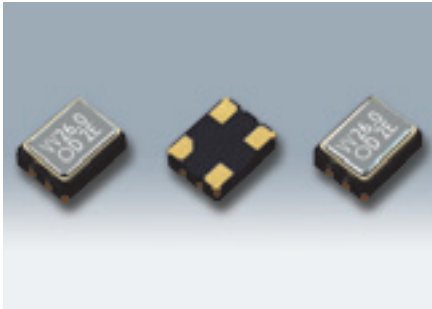


表面実装電圧制御水晶発振器

DSV321SV/DSV321SR



原寸大

■ 特長

- 3225サイズ、厚さ1.1mm、超小型SMD-VCXO (0.009cc)
- 小型ながら十分な可変量を確保し、リニアに周波数に変化するアナログタイプのVCXO
- 低消費電流



■ 用途

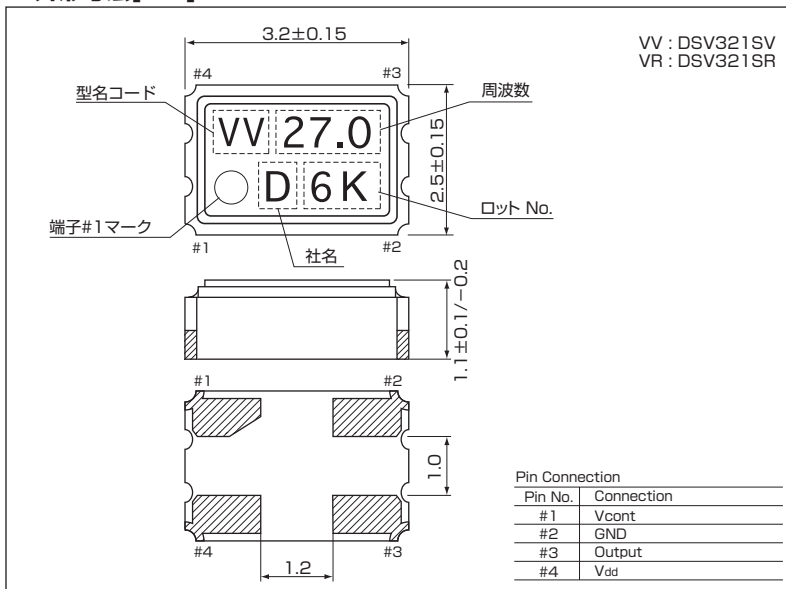
- DVD、デジタルTV、STB、ADSL、BBモデム、基幹伝送用
- 携帯電話用デジタルテレビ

■ 一般仕様

項目	型名	記号	DSV321SV		DSV321SR
電源電圧仕様	Vdd		+2.8V±0.14V	+3.3V±0.3V	+1.8V±0.09V
出力周波数範囲	Fo		6.75~54MHz	6.75~90MHz	27MHz
周波数制御電圧	Vcont		+1.4±1.4V	+1.65±1.65V	+0.9±0.9V
保存温度範囲	T_stg		-40℃~85℃		
動作温度範囲	T_use		-10℃~60℃		-30℃~85℃
周波数許容偏差	F_tol		±50×10 ⁻⁶ min.		±40×10 ⁻⁶ min.
周波数可変範囲	Fcntr		±90×10 ⁻⁶ min. [Positive Slope]		
消費電流	Idd		3mA max. (6.75<Fo≤40MHz) 5mA max. (40<Fo≤54MHz) [無負荷時]	5mA max. (6.75<Fo≤40MHz) 8mA max. (40<Fo≤54MHz) 12mA max. (54<Fo≤90MHz) [無負荷時]	2mA max. [無負荷時]
"0"レベル	Vol		Vdd×0.1 max.		
"1"レベル	Voh		Vdd×0.9 min.		
波形シンメトリ	SYM		40%~60% [Vdd×0.5 Level]		
立ち上がり時間	tr, tf		10ns max. (6.75<Fo≤40MHz) 6ns max. (40<Fo≤54MHz)	10ns max. (6.75<Fo≤40MHz) 6ns max. (40<Fo≤54MHz) 4ns max. (54<Fo≤90MHz)	10ns max. [Vdd × 0.1 ~ Vdd × 0.9 Level]
立ち下がり時間			[Vdd × 0.1 ~ Vdd × 0.9 Level]	[Vdd × 0.1 ~ Vdd × 0.9 Level]	
出力負荷条件 (C-MOS)	L_CMOS		15pF		
出力	-		C-MOS		
梱包単位			2000pcs./reel (φ180)		

その他の仕様、または特殊仕様については営業窓口にお問い合わせください。

■ 外形寸法[mm]



■ ランドパターン (参考)

[mm]

