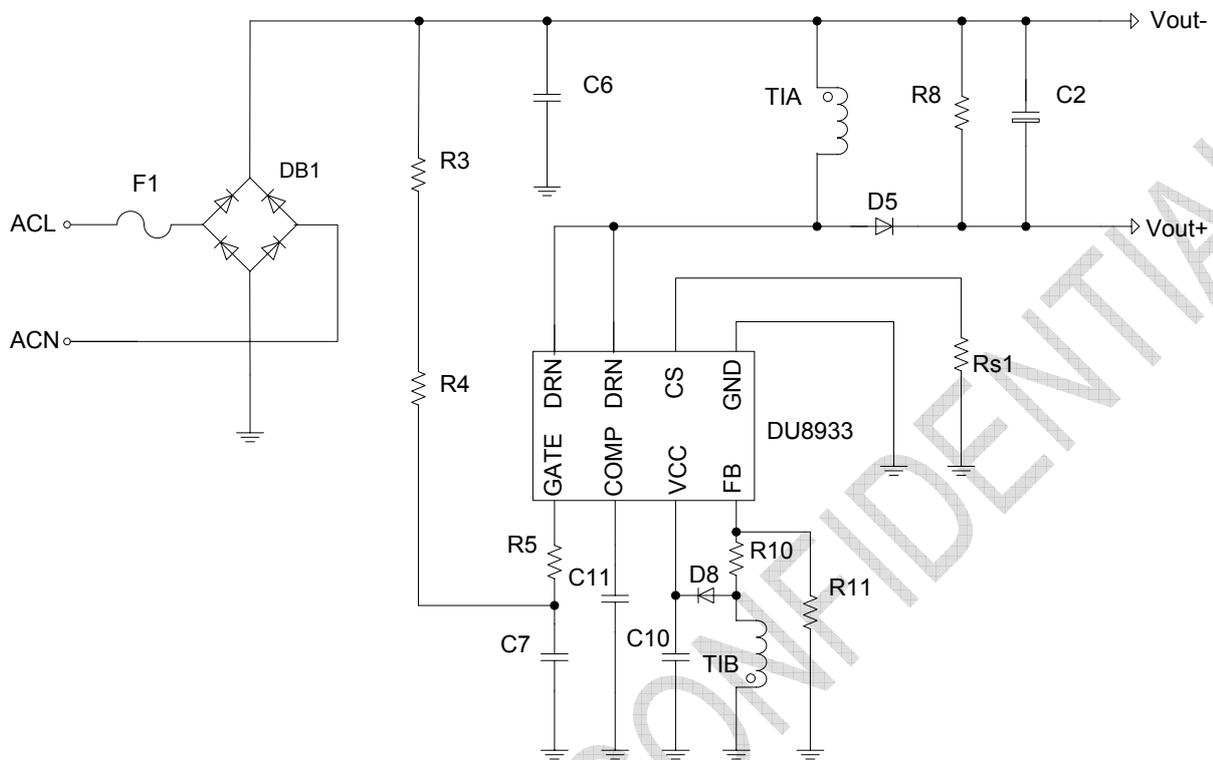
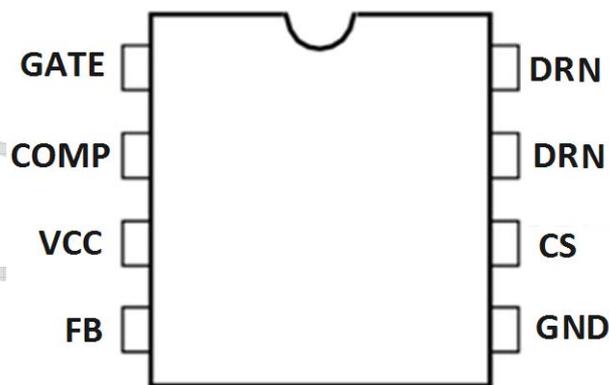


典型应用图2



引脚封装



DIP8 封装

引脚描述

引脚编号	引脚名称	描述
1	GATE	高压 MOSFET 栅极
2	COMP	环路补偿端
3	VCC	芯片电源端
4	FB	反馈端
5	GND	芯片接地端
6	CS	电流采样端
7,8	DRN	高压 MOSFET 漏极

订购信息

订购型号	封装	包装
DU8933	DIP8	50 颗/管 管装

极限参数⁽¹⁾⁽²⁾

符号	脚位	描述	范围	单位
DRN	7,8	高压MOSFET漏极端	-0.3~650	V
---	2,4,6	模拟输入/输出引脚	-0.3~6	V
I_{VCC}	3	VCC 最大钳位电流	8	mA
I_{VGS}	1	GATE 最大钳位电流	8	mA
θ_{JA}	---	热阻 (结温-环境)	75	°C/W
T_j	---	最大工作结温	-40~150	°C
T_{stg}	---	存储温度范围	-65~150	°C

说明:

(1) 最大极限值是指超出该工作范围, 芯片可能损坏。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值反映了器件性能。

(2) 无特别说明, 所有的电压以GND作为参考。

电气参数

(无特别说明外, VCC=15V, Ta=25°C)

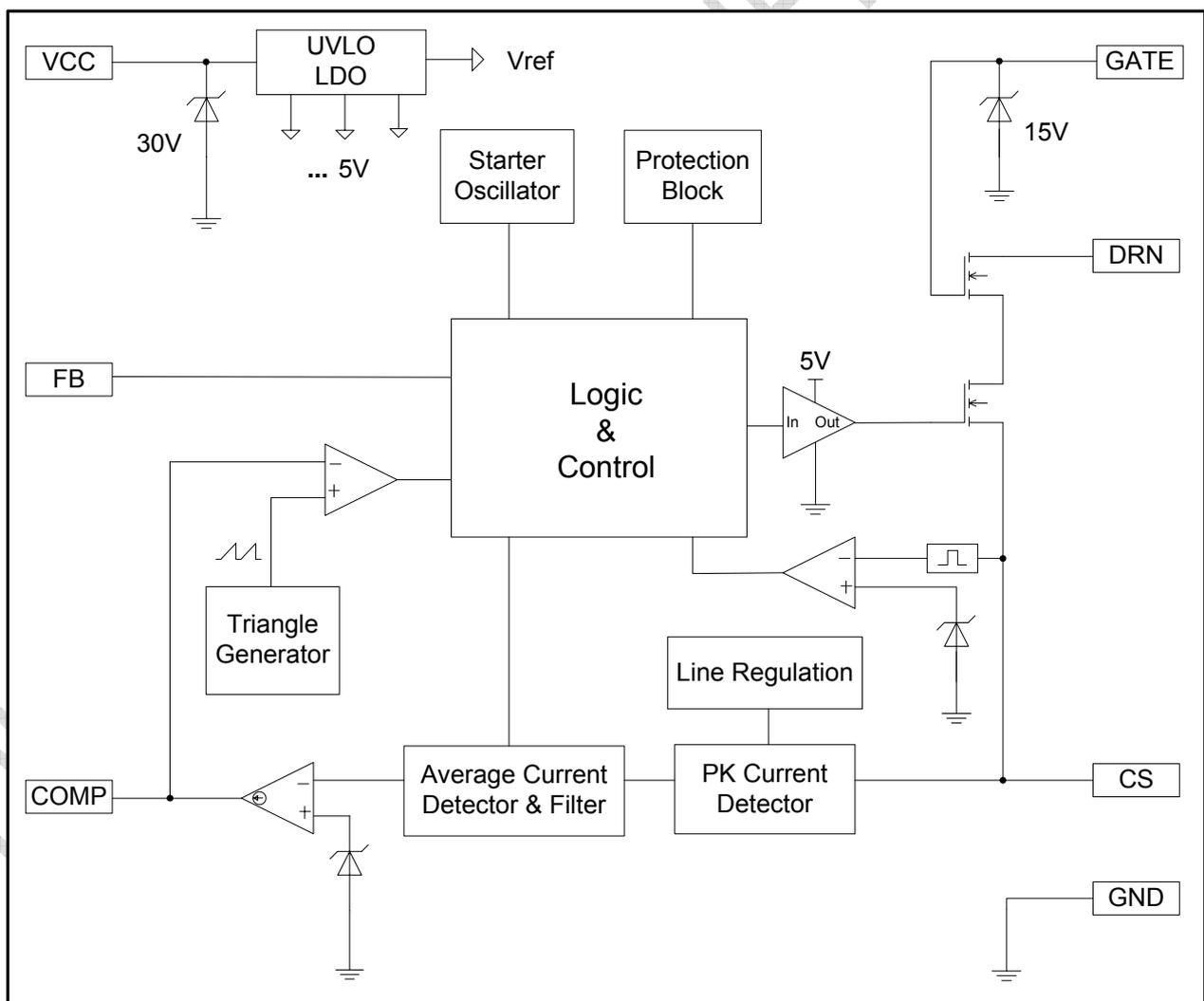
符号	参数	测试条件	最小值	典型值	最大值	单位
电源供电部分						
VCC	VCC 工作电压		9.5		25	V
V _{CC_CLAMP}	VCC 钳位电压	I _{VCC} <8mA	28	30	32	V
V _{CC_OVP}	VCC 过压保护电压		25	26	27	V
V _{CC_ON}	芯片开启工作电压	VCC 上升	7.5	8.5	9.5	V
V _{CC_OFF}	芯片关断电压	VCC 下降	5.5	6.5	7.5	V
I _{ST}	启动电流	VCC<V _{CC_ON}			50	uA
I _Q	静态工作电流			350	550	uA
I _{OP}	正常工作电流	F _{sw} =100kHz			3	mA
GATE	MOSFET 栅极钳位电压	I _{VGS} <8mA	14	15	16	V
电流采样部分						
V _{CS_PK}	CS峰值电流基准		1.1	1.2	1.3	V
T _{LEB}	CS采样消隐时间			500		ns
T _{DELAY}	关断延时时间				150	ns
FB 反馈及振荡器部分						
V _{FB_OVP}	输出恒压比较阈值		3.45	3.5	3.65	V
T _{FB_LEB}	FB 采样消隐时间			2.2		us
T _{OFF_MIN}	最小关断时间			3.5		us
T _{OFF_MAX}	最大关断时间			100		us
T _{OFF_START}	快速启动时的关断时间	V _{FB} <V _{FB_SS}		50		us
I _{FB_MAX}	FB 最大源出电流				2	mA
比较器部分						
V _{REF}	平均电流基准		190	195	200	mV
V _{COMP_MAX}	COMP 钳位电压			4.5		V
G _m	跨导			100		uA/V
I _{COMP_SOURCE}	最大源出电流			40		uA
I _{COMP_SINK}	最大吸收电流			160		uA

电气参数 (续)

(无特别说明外, VCC=15V, Ta=25°C)

符号	参数	测试条件	最小值	典型值	最大值	单位
MOSFET 参数						
V _{ds}	内部开关管最大耐压				650	V
I _{DS_MAX}	内部开关管峰值电流				2	A
R _{ds_ON}	内部开关管导通电阻			4.5		Ω
过温保护						
T _{SD}	过热关断温度			150		°C
Hy _{TD}	过热保护迟滞			35		°C

芯片内部方框图



应用信息

DU8933是一款应用于高功率因数LED电源的恒流控制芯片。采用专利的TRUEC²技术和TRUEQR技术，可使电源系统实现高精度的恒流性能、高系统效率、低EMI等优点。DU8933可以应用于15W以内的LED灯具系统。

启动与供电

上电后，母线电压通过启动电阻给外置MOSFET栅极电容充电并最终被芯片内部钳位管限置在15V，与此同时，芯片的VCC电容通过外置高压MOSFET充电至V_{CC_ON}，芯片开始工作，之后芯片的VCC通过辅助绕组供电。

恒流控制

DU8933采用了专利的闭环恒流控制专利—TRUEC²技术，无需特殊的输出电流采样电路，就可实现高精度的恒流性能。

其输出电流为：

$$I_{LED} = \frac{V_{ref}}{2 \times R_{CS}} \times N_x$$

V_{ref}为200mV的平均电流基准

N_x为原边与副边绕组的匝比

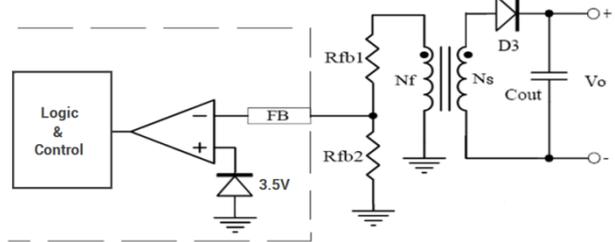
R_{CS}为电流采样电阻

FB采样

DU8933的FB脚是一个多功能引脚，内部的主要模块包括专利的变压器电流过零检测电路模块、TRUEQR模块、输出恒压模块以及振荡器模块。

其中恒压参考基准V_{FB_OVP}为3.5V，因此输出的开路V_{OUT_OVP}电压为：

$$V_{OUT_OVP} = \frac{R_{fb1} + R_{fb2}}{R_{fb2}} \times \frac{1}{N_x} \times V_{FB_OVP}$$



保护功能

DU8933集成了多重保护功能，以确保LED灯具工作稳定可靠。

输出开路：DU8933有双重开路保护功能。第一是从FB脚来设置，第二是VCC OVP功能来实现；

输出短路：DU8933内置数字短路保护功能，使系统在输出短路时更加可靠；

采样电阻开路：当采样电阻出现开路的情况，DU8933会立即判断异常并关闭MOSFET；

过温：当芯片结温超过150℃时，芯片会立即进入过温保护，直到结温小于120℃后，自动重启。

更多设计方法，请参考：《DU8933设计工具》

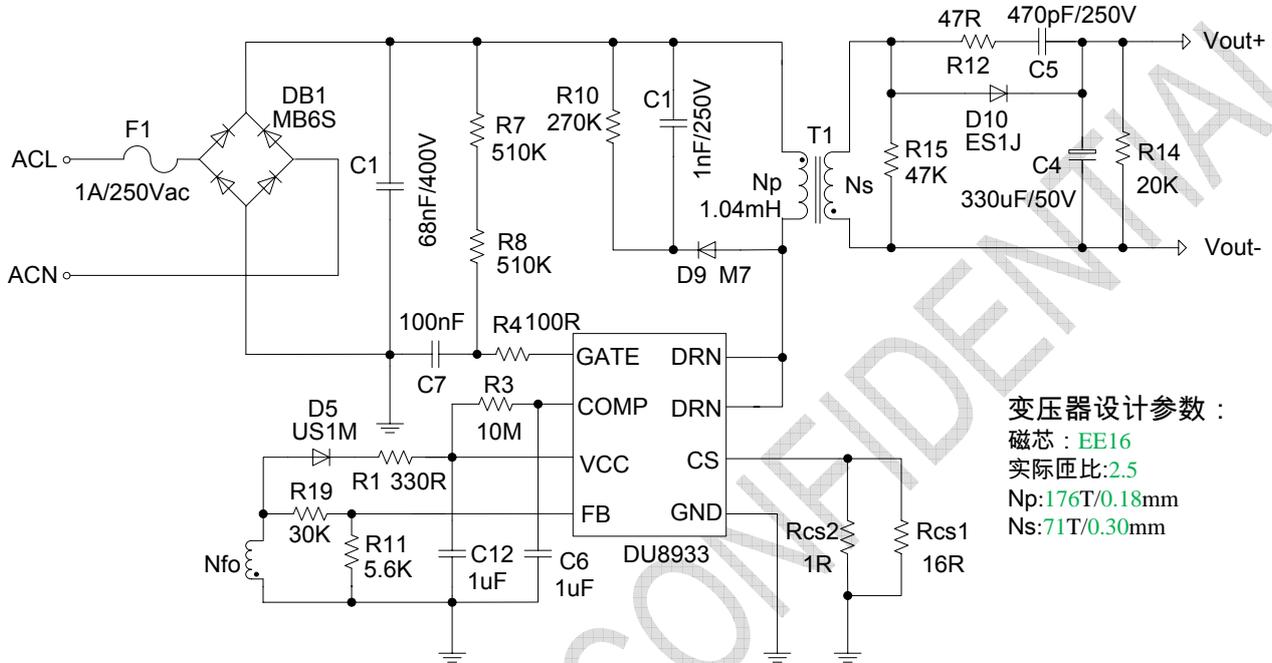
应用案例 1

输入电压范围: 90Vac~264Vac

功率因数: >0.92

输出电压范围: 18Vdc~36Vdc

输出电流: 300mA

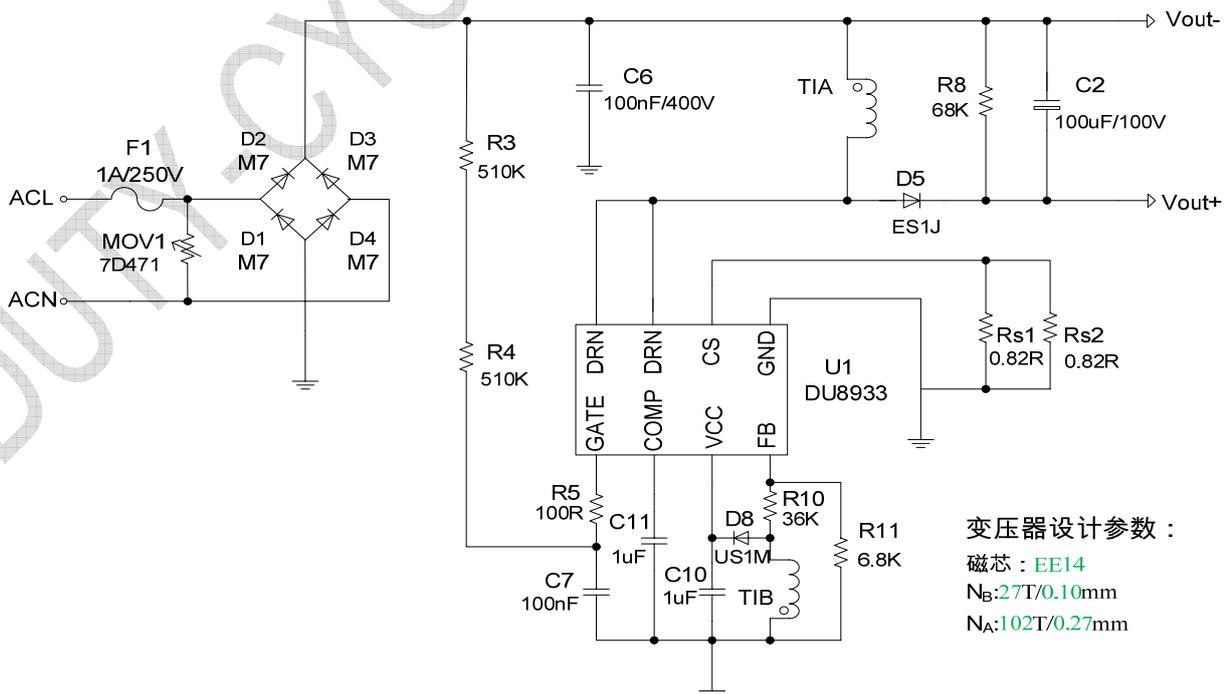

应用案例 2

输入电压范围: 180Vac~264Vac

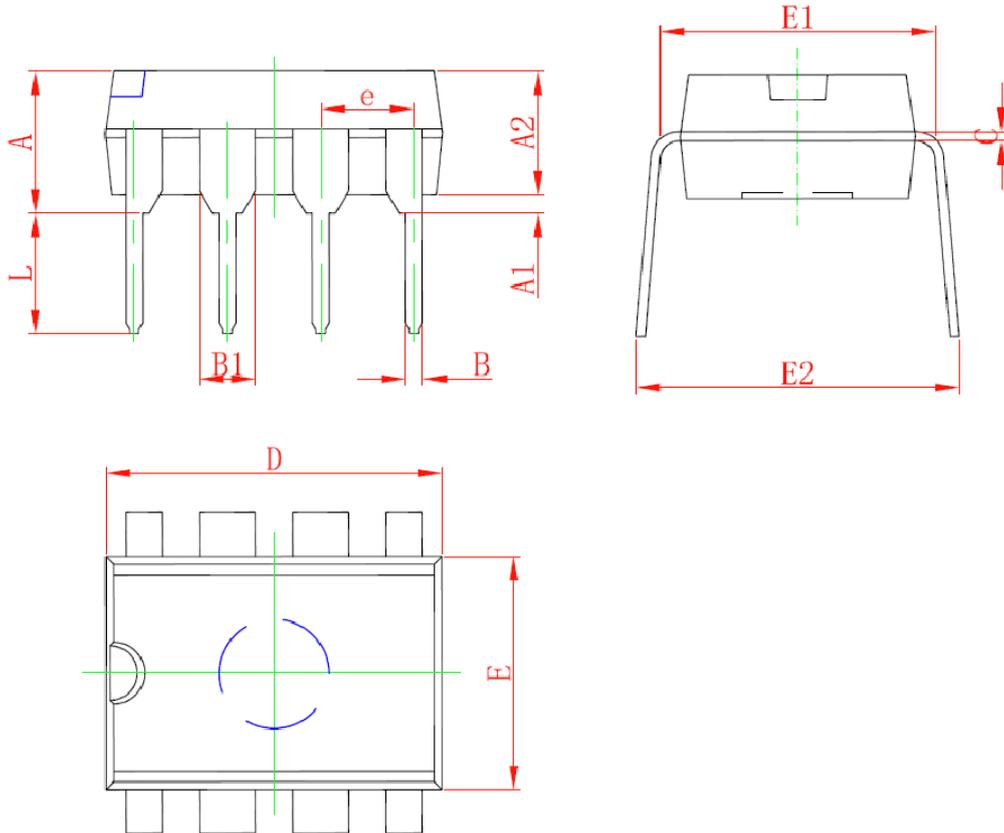
功率因数: >0.92

输出电压范围: 40Vdc~65Vdc

输出电流: 240mA



DIP8 PACKAGE OUTLINE DIMENSIONS



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	3.710	4.310	0.146	0.170
A1	0.510		0.020	
A2	3.200	3.600	0.126	0.142
B	0.380	0.570	0.015	0.022
B1	1.524 (BSC)		0.060 (BSC)	
C	0.204	0.360	0.008	0.014
D	9.000	9.400	0.354	0.370
E	6.200	6.600	0.244	0.260
E1	7.320	7.920	0.288	0.312
e	2.540 (BSC)		0.100 (BSC)	
L	3.000	3.600	0.118	0.142
E2	8.400	9.000	0.331	0.354