



汕头华汕电子器件有限公司

www.DataSheet4U.com

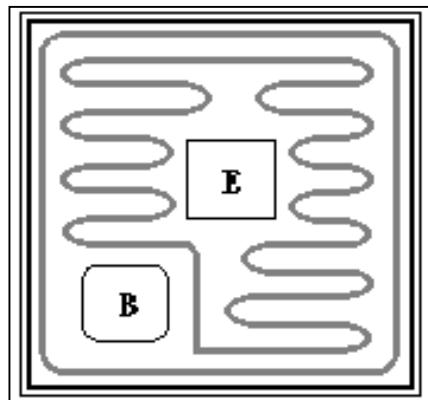
NPN SILICON TRANSISTOR

H8550对应国外型号
S8550

芯片简介

芯片尺寸：4 英寸 (100mm)
 芯片代码：A063AJ-00-XXX
 芯片厚度：240 ± 20μm
 管芯尺寸：600 × 600μm²
 焊位尺寸：B 极 130×150μm ; E 极 140×130μm
 电极金属：铝
 背面金属：金
 封装形式：TO-92

芯片图



极限值 (T_a=25)

T _{stg} ——贮存温度.....	-55~150
T _j ——结温	150
P _C ——集电极耗散功率	1W
V _{CBO} ——集电极—基极电压.....	-40V
V _{CEO} ——集电极—发射极电压.....	-25V
V _{EBO} ——发射极—基极电压.....	-6V
I _C ——集电极电流.....	-1.5A

电参数 (T_a=25)

参数符号	符 号 说 明	最 小 值	典 型 值	最 大 值	单 位	测 试 条 件
I _{CBO}	集电极—基极截止电流			-0.1	μA	V _{CB} =-35V, I _E =0
I _{EBO}	发射极—基极截止电流			-0.1	μA	V _{EB} =-6V, I _C =0
HFE	直 流 电 流 增 益	85	500			V _{CE} =-1V, I _C =-100mA
		40				V _{CE} =-1V, I _C =-800mA
V _{BE(ON)}	基 极 — 发 射 极 导 通 电 压			-1.0	V	V _{CE} =-1V, I _C =-10mA
V _{CE(sat)}	集 电 极 — 发 射 极 饱 和 电 压			-0.5	V	I _C =-800mA, I _B =-80mA
V _{BE(sat)}	基 极 — 发 射 极 饱 和 电 压			-1.2	V	I _C =-800mA, I _B =-80mA
BVCBO	集 电 极 — 基 极 击 穿 电 压	40			V	I _C =-100 μA, I _E =0
BVCEO	集 电 极 — 发 射 极 击 穿 电 压	25			V	I _C =-2mA, I _B =0
BVEBO	发 射 极 — 基 极 击 穿 电 压	6			V	I _E =-100 μA, I _C =0
f _T	特 征 频 率	100			MHz	V _{CE} =-10V, I _C =-50mA