

高集成、高效率、降压型恒流驱动功率开关

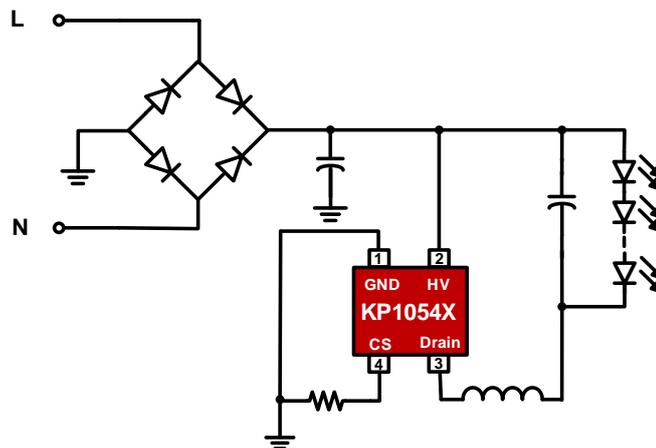
主要特点

- 内部集成高压 500V MOSFET
- 集成 600V 超快恢复二极管
- 集成式高压稳压器
- 无辅助绕组、无 VDD 电容设计
- 准谐振工作模式提高系统效率
- $\pm 4\%$ 恒流精度
- 超低工作电流
- 集成式线电压补偿优化调整率
- 集成式过热功率补偿
- 内部保护功能:
 - LED 短路保护
 - 芯片过热保护
 - 逐周期电流限制
 - 前沿消隐
 - HVDD 脚欠压保护
- 封装类型 SOP-4

典型应用

- LED 照明

典型应用电路



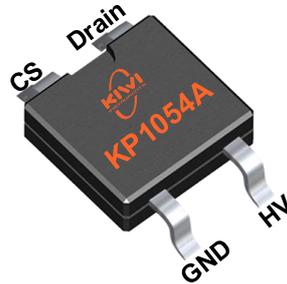
产品描述

KP1054AVPA 是一款内部高度集成的降压型准谐振式 LED 恒流功率开关。

KP1054AVPA 集成有高压功率 MOSFET、续流二极管和控制器。此外，芯片还集成有高压启动电路和无需辅助绕组的电感电流过零检测电路，利用此功能系统工作在准谐振模式下并且最大程度地简化系统的设计。

KP1054AVPA 集成有完备的保护功能以保障系统安全可靠的运行，如 HVDD 欠压保护功能、逐周期电流限制、过热保护、LED 短路保护等。

管脚封装



SOP-4

产品标记



Y: 年份代码
WW: 周代码, 01-52
Z: 流水码, 1-9 或 A-Z

SOP-4

典型功率表

| 型号 | 封装 | 输出电流 90-265Vac | | 输出电流 176-265Vac | | 最低 输出电压 |
|------------|-------|-------------------|--------|--------------------|---------|------------|
| | | 36V 输出 | 72V 输出 | 150V 输出 | 200V 输出 | |
| KP1054AVPA | SOP-4 | 120mA | 100mA | 70mA | 60mA | 15V |

备注: 最大输出功率受限于芯片最高结温, 且与环境温度和 PCB 有关, 实际系统最大输出功率请以测试为准。

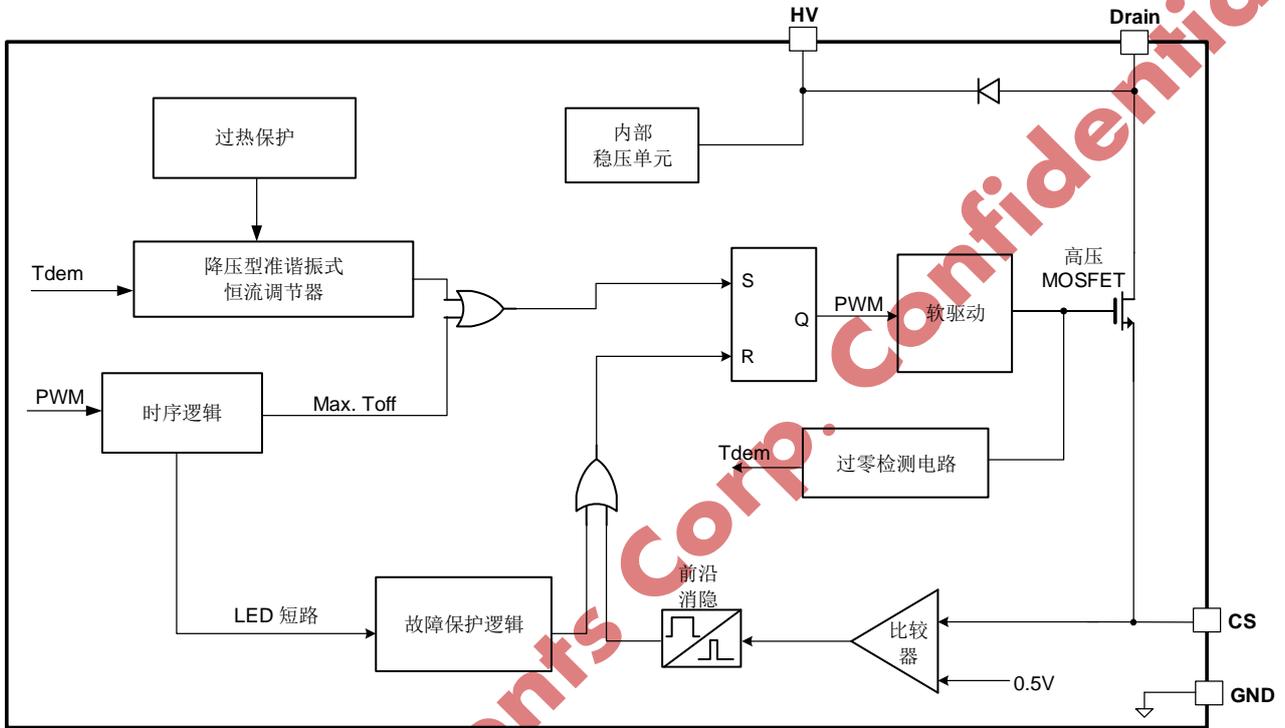
管脚功能描述

| 管脚 | 名称 | I/O | 描述 |
|----|-------|-----|------------|
| 1 | GND | P | 芯片的参考地 |
| 2 | HV | P | 高压供电输入管脚 |
| 3 | Drain | P | MOSFET 的漏极 |
| 4 | CS | O | 电流检测管脚 |

订货信息

| 型号 | 描述 |
|------------|--------------------------|
| KP1054AVPA | SOP-4, 无铅、编带盘装, 5000 颗/卷 |

内部功能框图



极限参数 (备注 1)

| 参数 | 数值 | 单位 |
|---|-------------|------|
| HV、Drain 管脚 | -0.3 to 500 | V |
| CS 管脚 | -0.3 to 7 | V |
| P _{Dmax} 耗散功率 @T _A =50°C (SOP-4) (备注 2) | 0.6 | W |
| θ _{JA} 封装热阻---结到环境 (SOP-4) | 165 | °C/W |
| I _{D_MAX} @100°C | 300 | mA |
| 芯片工作结温 | 160 | °C |
| 储藏温度 | -65 to 150 | °C |
| 管脚温度 (焊接 10 秒) | 260 | °C |
| ESD 能力 (人体模型) | 3 | kV |

推荐工作条件

| 参数 | 数值 | 单位 |
|--------|------------|----|
| 芯片工作结温 | -40 to 125 | °C |

电气参数 (无特殊注明, 环境温度为 25 °C)

| 符号 | 参数 | 测试条件 | 最小 | 典型 | 最大 | 单位 |
|-----------------------|------------|--------|-----|-----|-----|----|
| 供电部分 (HV 管脚) | | | | | | |
| I _{HV_Op} | 工作电流 | | | 140 | 200 | uA |
| V _{HV_ON} | HV 正常开启电压 | | 7 | 8.5 | 10 | V |
| V _{HV_OFF} | HV 欠压保护电压 | | 4.8 | 6.0 | 6.8 | V |
| 时序部分 | | | | | | |
| T _{on_max} | 最长导通时间 | | 35 | 50 | 65 | us |
| T _{off_min} | 最短关断时间 | | 0.7 | 1.0 | 1.3 | us |
| T _{off_max} | 最长关断时间 | | 224 | 320 | 416 | us |
| 电流采样部分 (CS 管脚) | | | | | | |
| T _{LEB} | 电流采样前沿消隐时间 | (备注 3) | 300 | 500 | 700 | ns |
| V _{cs(max)} | 峰值电流基准 | | 490 | 500 | 510 | mV |

| | | | | | | |
|--------------------------------|----------------|---------------|-----|-----|-----|----|
| T _{D_OCP} | 过流检测延时 | (备注 3) | 70 | 100 | 130 | ns |
| 过热保护部分 | | | | | | |
| T _{SD} | 过热保护阈值 | (备注3) | | 150 | | °C |
| 高压 MOSFET 部分 (Drain 管脚) | | | | | | |
| V _{BR} | 高压 MOSFET 击穿电压 | | 500 | | | V |
| R _{dson} | 导通阻抗 | I(Drain)=50mA | | 18 | | Ω |

备注 1: 超出列表中"极限参数"可能会对器件造成永久性损坏。极限参数为应力额定值。在超出推荐的工作条件和应力的情况下，器件可能无法正常工作，所以不推荐让器件工作在这些条件下。过度暴露在高于推荐的最大工作条件下，可能会影响器件的可靠性。

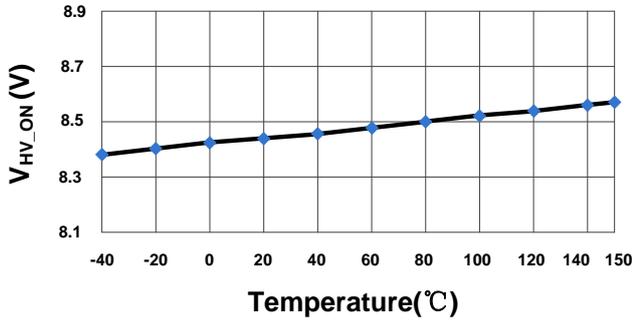
备注 2: 最大耗散功率 $P_{Dmax} = (T_{Jmax} - T_A) / \Theta_{JA}$ ，环境温度升高时最大耗散功率会随之降低。

备注 3: 参数取决于实际设计，在批量生产时进行功能性测试。

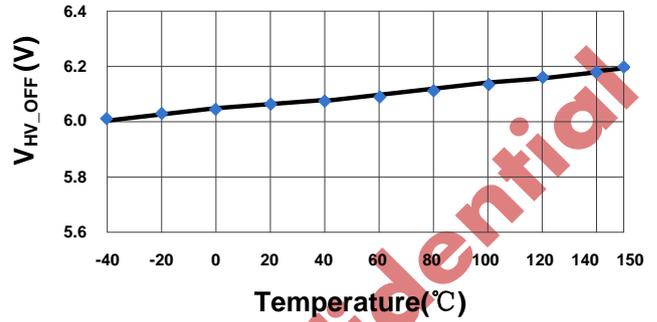
Kiwi Instruments Corp. Confidential

参数特性曲线

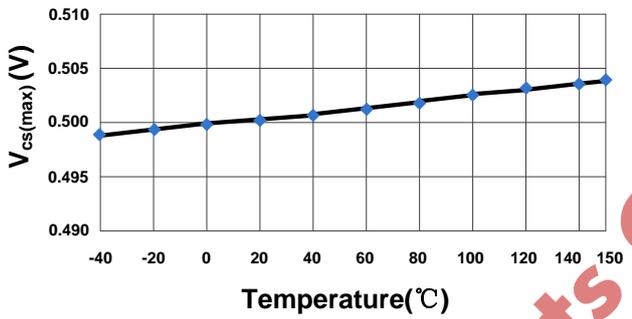
V_{HV_ON} vs Temperature



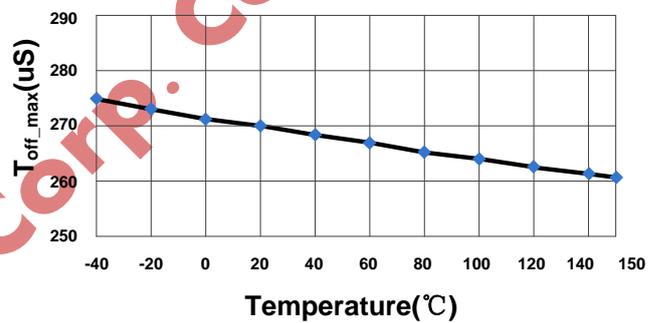
V_{HV_OFF} vs Temperature



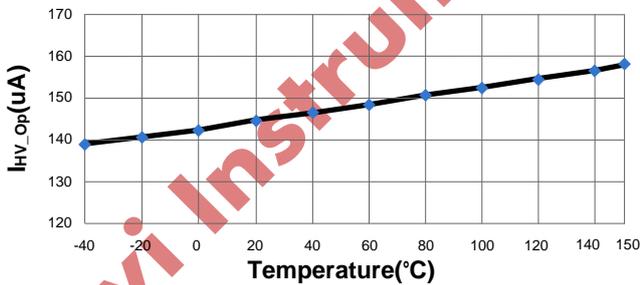
$V_{cs(max)}$ vs Temperature



T_{off_max} vs Temperature



I_{HV_op} vs Temperature



功能描述

KP1054AVPA 是一款内部高度集成的降压型准谐振式 LED 恒流功率开关。内部集成的高精度恒流控制电路和完备的保护功能使其适用于 LED 照明的应用中。

- 高压稳压器

KP1054AVPA 芯片集成有高压稳压器，芯片利用从 HV 管脚抽取的电流使其连续稳定地工作。通常情况下，建议 HV 管脚连接与整流桥后的电容后端，用以滤除高频噪声和作为芯片供电。

- 超低的工作电流

KP1054AVPA 的工作电流典型值为 140uA。如此低的工作电流降低了芯片的损耗，同时也可以帮助系统获得更高的效率。

- 电流过零检测 (无需辅助绕组)

为保证系统在准谐振模式下，KP1054AVPA 利用检测流经内部高压 MOSFET 漏极和门极间寄生的米勒电容 C_{rss} 的放电电流实现电流过零点的检测。

当电感电流续流到零后，电感和高压 MOSFET 的输出电容开始谐振过程。此过程中 MOSFET 的 Drain 端电压开始下降，同时会有一由地到 MOSFET Drain 端的负向电流流经 C_{rss} 电容。反之，当 MOSFET 关断 Drain 端电压上升时，会有一正向电流流经 C_{rss} 电容。

如图 1 所示，芯片利用检测到的流经 C_{rss} 电容的负向电流实现了电感电流过零点的检测。

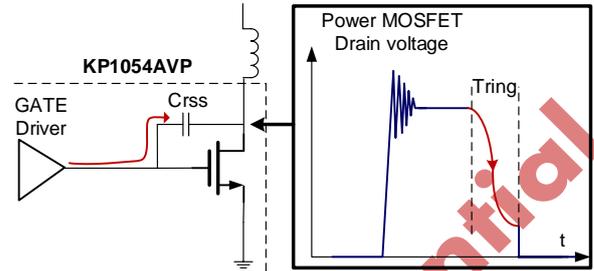


图 1

- 恒流控制

系统工作在降压型准谐振模式下，每个开关周期里芯片保持恒定的峰值电流关断，当电感电流到零时再开始新的开关周期导通。利用此工作原理，可以获得高精度的恒流控制和较高的系统效率。

平均输出的 LED 电流计算公式：

$$I_{\text{Buck_CC_OUT}}(\text{mA}) \cong \frac{1}{2} \times \frac{500\text{mV}}{R_{\text{cs}}(\Omega)}$$

其中：

R_{cs} ---连接于芯片 CS 管脚和输入整流桥直流输出负端之间的采样电阻。

- 最长和最短关断时间

为了避免当 MOSFET 关断时由线路中寄生电感引起的电压振荡造成电流过零检测电路的误触发，在 KP1054AVPA 内部设计有最短关断时间模块 (典型值 1.0us)。芯片的最长关断时间典型值为 320us。

- 逐周期电流限制和前沿消隐

CS 管脚用来检测电感电流，当 MOSFET 导通时，CS 管脚电压开始上升，当电压大于峰值电流基准 500mV 时 MOSFET 关断。为了避免 MOSFET 导通瞬间的噪声引起错误检测，芯片设计有典型值为

500ns 的前沿消隐时间，在此时间内逐周期电流限制比较器停止工作且 MOSFET 不允许关断。

- 过热功率补偿 (过热保护)

KP1054AVPA 集成有内部过热功率补偿功能。当芯片的结温超过 150°C 后，系统输出的电流开始逐渐降低，图 2 所示。在此模式下，输出功率和系统的温度都被降低，提高了系统的可靠性。

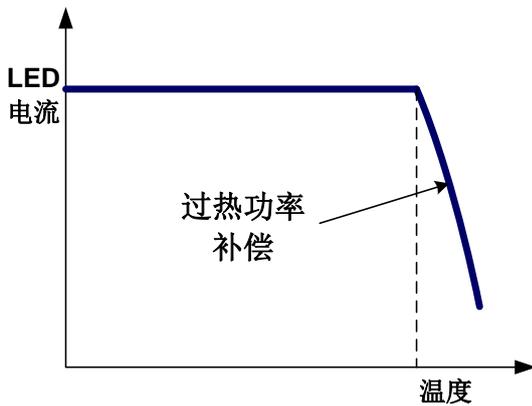


图 2

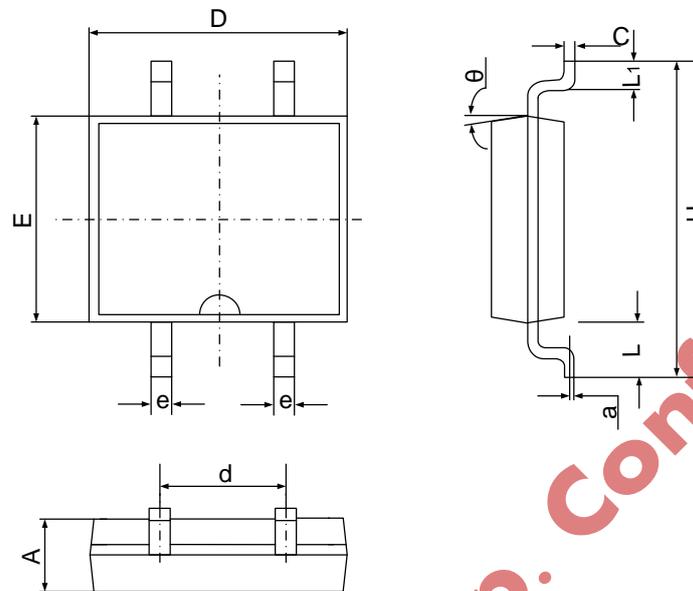
- 软驱动

KP1054AVPA 设计的软驱动功能的驱动电路优化了系统 EMI 性能。

Kiwi Instruments Corp. Confidential

封装尺寸

SOP-4



| 符号 | 尺寸 (毫米) | | 尺寸 (英寸) | |
|----------------|---------|------|---------|--------|
| | 最小 | 最大 | 最小 | 最大 |
| A | 1.2 | 1.6 | 0.047 | 0.063 |
| C | 0.15 | 0.22 | 0.0059 | 0.0087 |
| D | 4.5 | 5.0 | 0.177 | 0.197 |
| E | 3.6 | 4.1 | 0.142 | 0.161 |
| He | 6.4 | 7.0 | 0.252 | 0.276 |
| d | 2.3 | 2.7 | 0.091 | 0.106 |
| e | 0.5 | 0.8 | 0.02 | 0.031 |
| L | 1.3 | 1.7 | 0.051 | 0.067 |
| L ₁ | 0.5 | 1.1 | 0.02 | 0.043 |
| a | 0.2 | | — | 8 |
| θ | 7° | | 7° | |

声明

必易确保以上信息准确可靠，同时保留在不发布任何通知的情况下对以上信息进行修改的权利。使用者在将必易的产品整合到任何应用的过程中，应确保不侵犯第三方知识产权；未按以上信息所规定的应用条件和参数进行使用所造成的损失，必易不负任何法律责任。