

**LA7032- モノリシックリニア集積回路  
VHS方式VTR用色信号処理回路**

**暫定規格**

LA7032 は VHS 方式 VTR 用色信号処理 IC で、記録、再生の全ての信号処理が可能となる。

- 機能
- ・ ACC
  - ・ カラーキラー
  - ・ サブコンバータ
  - ・  $\frac{1}{2}$  H キラー
  - ・ 160f<sub>H</sub> VCO
  - ・ 60Hz 擬似垂直同期信号作成回路
  - ・ パーストエンファシス/ディエンファシス
  - ・ REC/PB, AIC, APC
  - ・ パーストグートパルス作成回路
  - ・ VXO
  - ・ 4φ 40f<sub>H</sub> 信号作成回路

- 特長
- ・ 1チップで色信号処理が可能である。
  - ・ NTSC 使用時に、特殊再生用擬似垂直同期信号が取り出せる。

最大定格 / T <sub>a</sub> = 25°C			unit
最大電源電圧	V <sub>CC max</sub>	10	V
許容消費電力	P <sub>d max</sub> (T <sub>opg</sub> = 85°C)	800	mW
動作周囲温度	T <sub>opg</sub>	-10 ~ +70	°C
保存周囲温度	T <sub>stg</sub>	-40 ~ +125	°C

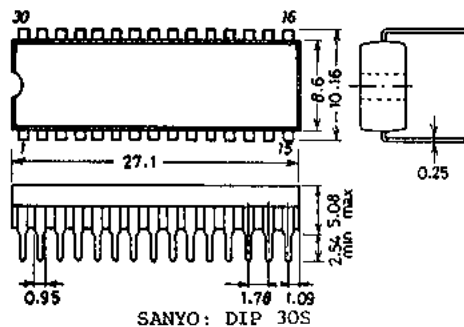
動作条件 / T <sub>a</sub> = 25°C			unit
推奨電源電圧	V <sub>CC</sub>	9 ± 1	V

動作特性 / T <sub>a</sub> = 25°C, V <sub>CC</sub> = 9V		min	typ	max	unit
消費電流	I <sub>CC</sub>		70		mA
REC メインコンバータ出力レベル	V <sub>1</sub>		0.32		V <sub>pp</sub>
パーストエンファシス量			6.0		dB
REC APC 引き込み範囲		±0.3			kHz
REC AFC 引き込み範囲		±60			kHz
パーストディエンファシス量			-5.0		dB

次ページに続く

■特許の非保証について：  
この資料は正確かつ信頼すべきものであると確信しております。ただしその使用にあたって、工業所有権その他の権利の実施に対する保証、または実施権の許諾を符するものではありません。  
Information furnished by SANYO is believed to be accurate and reliable. However, no responsibility is assumed by SANYO for its use; nor for any infringements of patents or other rights of third parties which may result from its use, and no license is granted by implication or otherwise under any patent or patent rights of SANYO.

外形図 3047  
(unit: mm)



これらの仕様は、改良などのため変更することがあります。

前ページより続く

		min	typ	max	unit
PB アンプ利得	G <sub>30-21</sub>		11		dB
6 ピン同期信号しきい値	V <sub>6TH</sub>		0.6		V
等化パルス除去モノマルチしきい値	V <sub>5TH</sub>		3.0		V
3.58M VCO 出力レベル	V <sub>17</sub>		0.35		V <sub>PP</sub>
160μH VCO インジェクション電流	I <sub>29</sub>		0.2		mA
PB→RBC 切り換え供給電圧	V <sub>23TH</sub>		4.4		V
RBC メインコンバータキャリアリーク			-20		dB
サブコンバータ出力レベル	V <sub>28</sub>		200		mV <sub>PP</sub>
PB 2 ピン出力レベル	V <sub>2</sub>		1.3		V <sub>PP</sub>
PB メインコンバータ変換利得			5.0		dB
40fH 位相進み V <sub>27</sub>			1.0		V
40fH 位相遅れ V <sub>27</sub>		2.5	4.0	5.5	V
40fH 位相回転停止 I <sub>27</sub>			1.0		mA
4H PAL 切り換え 17 ピン電圧	V <sub>17TH</sub>		3.5		V
ID スレッシュホールド電圧			1.0		V
バーストゲートパルス遅れ時間			3.4		μs
バーストゲートパルス幅			4.8		μs
擬似 VD 出力レベル	V <sub>7</sub>		8		V
擬似 VD 出力パルス幅			300		μs

等価回路ブロック図

