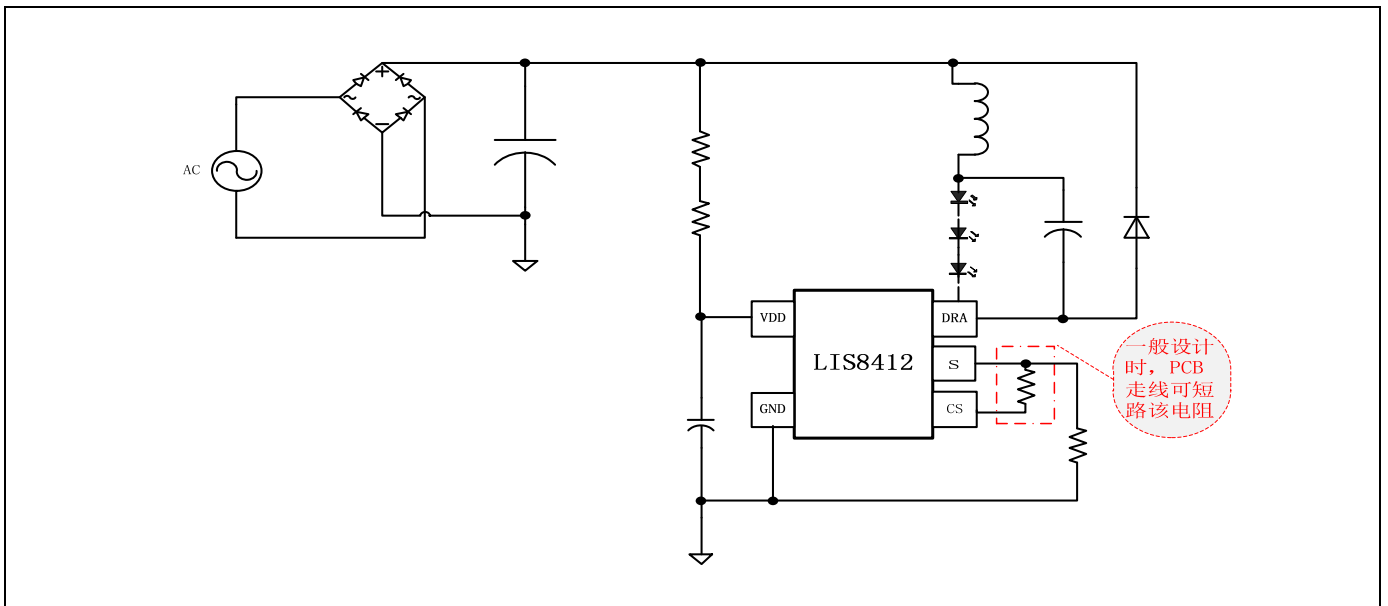


特性

- 母线电阻供电技术
- 新颖的数字电流环路控制技术
- 集成变压器感量补偿功能
- 集成前沿导通消隐功能 (LEB)
- 集成频率抖动功能
- 超低工作电流 (110uA)
- 超宽输出电压范围
- 芯片欠压和过压保护功能
- 逐周期峰值电流保护功能
- 输出开路, 短路保护功能
- 过温保护功能
- 优化的恒流精度
- 优化的线电压及负载调整率
- 优化的电流温度系数
- 优化的系统成本
- 内置600V高压MOS
- DIP-8封装

概述

LIS8412 是一款专用于 LED 恒流驱动的控制芯片, 适用于降压式非隔离应用场合, 通过采用专有的 LED 数字恒流控制技术, 使得系统架构得到了最大程度的精简。LIS8412 工作在电感电流临界导通模式, 并加入了准谐振控制技术, 大大优化了系统效率, 使系统能够轻松达到 93%以上的效率。LIS8412 集成变压器感量补偿功能, 即使输入电压及输出电压发生变化, 输出电流也能保持恒定; 不但如此, LIS8412 还外置恒流电流调节电阻, 可以轻松的改变高低压时恒流点。下图示出了这种芯片的典型应用。LIS8412 还集成了完善的保护功能, 包括输入电流的逐周期过流保护, 电流检测管脚的开路保护, IC 过温保护, 以及输出端的开路和短路保护等。



典型应用电路

应用

- LED球泡灯驱动
- LED T5/T8灯驱动
- LED天花灯驱动
- LED景观灯驱动

功率应用	输入电压	输出电压	输出电流
	170VAC-264VAC	<100V	<360MA

LIS8412

非隔离降压式 LED 驱动控制器

深圳市惠新晨电子—莱士 一级代理

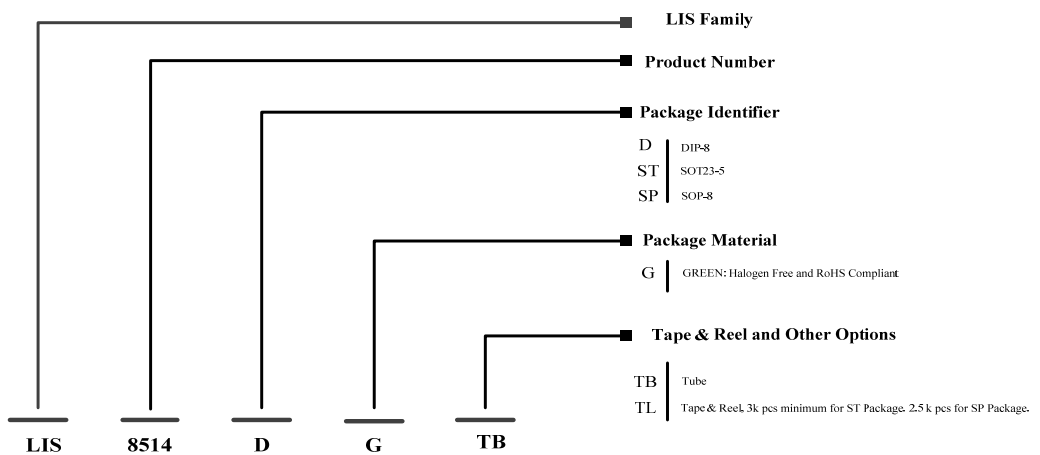
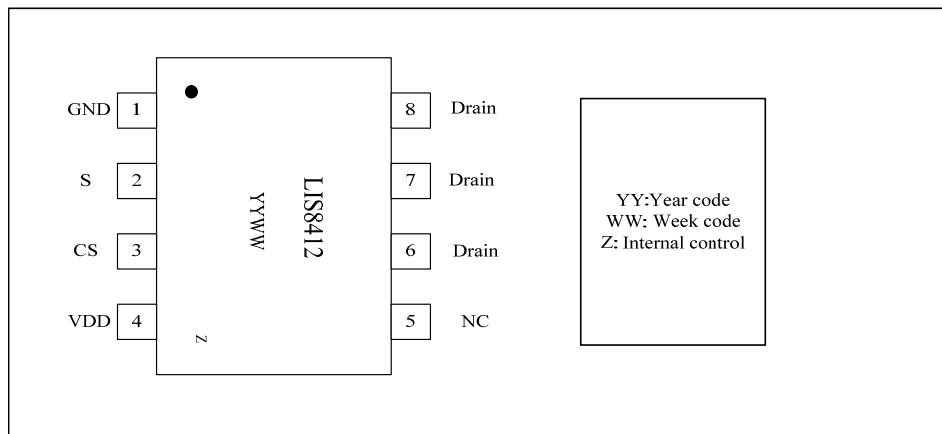
杨生180 9890 1409

Q Q: 6573 8720 1

极限工作范围

电源电压 (引脚 1)-----	-0.3V~35V
最大结温 (T_{JMAX}) -----	150°C
工作环境温度 (T_a) -----	-40°C~85°C
存储温度范围 (TSTO) -----	-55°C~150°C
引线温度 (无铅封装, 焊接, 10 秒) -----	260°C
CS 引脚电压范围-----	-0.3V~7V
Drain 引脚电压范围-----	-0.3V~600V

标识和订购信息



LIS8412-D-G-TB	封装类型 DIP-8	封装编带 Tube
----------------	---------------	--------------

LIS8412

非隔离降压式 LED 驱动控制器

深圳市惠新晨电子—莱士 一级代理

杨生 180 9890 1409

Q Q: 6573 8720 1

电气参数 (TA=25°C, unless otherwise stated, VDD=16V)

符号	参数	测试条件	Min.	Typ.	Max.	Unit
供电						
I _{START}	启动电流	VDD=14V	-	-	350	μA
I _{OP}	工作电流	内部驱动浮空	-	110	150	uA
UVLO(ON)	进入 VDD 欠压保护的阈值	从高往低扫描 VDD 电压	8.0	8.8	9.6	V
UVLO(OFF)	退出 VDD 欠压保护的阈值	从低往高扫描 VDD 电压	14.8	15.6	16.4	V
OVP	VDD 过压保护阈值	从低往高扫描 VDD 电压	26	28	30	V
VDD_clamp	VDD 钳位电压	I _{cc} =5mA	31	33	35	V
时钟和频率						
FCLK	内部时钟频率		1.85	2	2.15	MHz
f _{MAX}	最大工作频率		95	100	105	KHz
f _{MIN}	最低工作频率		8.05	8.75	9.45	KHz
Δf	频率抖动范围		-	±6	-	%
采样和时序						
t _{LEB}	导通前沿消隐时间		-	450	-	nS
V _{th}	CS 脚电压阈值		485	500	515	mV
T _{OFF_Min}	最小消磁时间			7		uS
T _{OFF_Max}	最大消磁时间			100		uS
T _{on}	最大导通时间			110		uS
t _{SS}	软启动时间		-	8	-	mS
保护						
OTP	过温保护		-	150	-	°C
OOP	输出开路保护延迟时间			100		uS
OSP	输出短路保护延迟时间			10		mS
内部 MOS						
BV _{DSS}	漏极-源极击穿电压	I _b =250uA, V _{gs} =0V	600			V
I _{DSS}	漏极-源极漏电流	V _{ds} =600V, V _{gs} =0V			1	uA
R _{DS(ON)}	漏极-源极静态导通阻抗	I _b =1.0A, V _{gs} =10V		4.0		Ω
I _D	漏极-源极连续电流				2	A
Tr	上升时间			50		nS
Tf	下降时间			72		nS

功能描述

启动和供电

LIS8412 是通过供电电阻从线电压直接启动。通过典型应用电路可以了解到，当采用这种供电方式启动时，芯片 VDD 的供电电容首先通过供电电阻由线电压充电，当其上的电压达到阈值 $UVLO(off)$ 后，芯片启动，并开始输出脉冲驱动内部功率开关，由于芯片自身的耗电非常少，启动电阻取合适的阻值便可使 VDD 电压维持在某一值上，保证 IC 正常工作，对于单电压使用，推荐 2 颗 200K-300K/1206 的电阻串联作为 LIS8412 的供电电阻。

欠压锁定 (UVLO)

LIS8412 内部有一个欠压锁定迟滞比较器，其迟滞曲线如图 2 所示。当 VDD 电压从低于 $UVLO(on)$ 往上升高到 $UVLO(off)$ 时，芯片才开始启动；而当 VDD 电压从高于 $UVLO(off)$ 往下降低到 $UVLO(on)$ 时才锁定，因此形成图中所示的迟滞窗口。

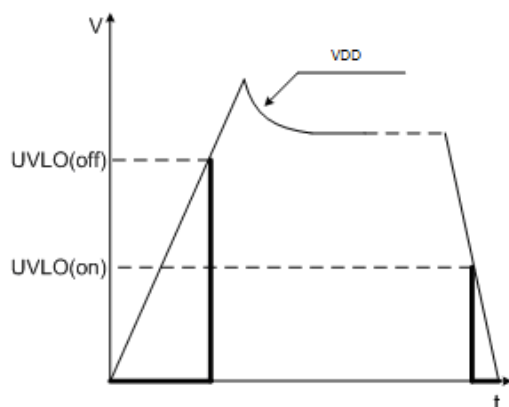


图 2

软启动

LIS8412 提供软启动功能。每次启动之后，芯片从最低工作频率逐渐建立到最终恒流所需的开关频率。整个软启动过程大约在 8mS 左右。软启动可以抑制启动时的电流过冲，以降低 LED 在启动时承受的应力，从而提升 LED 的寿命。另一方面，软启动也能抑制启动时内部 MOSFET 漏极的电压过冲，从而增加系统可靠性。

振荡器

LIS8412 有一个振荡频率为 2MHz 的内部振荡器，

其输出的时钟作为系统的同步时钟，芯片开关管 ON/OFF 的导通周期和这个基本频率的周期成正比。

前沿消隐 (LEB)

LIS8412 内部集成了前沿消隐功能，在开关管打开的前 450nS 内，由 CS 引脚感应到的干扰信号被屏蔽。从而可以很好地抑制开关管导通瞬间 CS 上的噪声尖峰。

恒流操作

LIS8412 采用专利的恒流驱动技术，通过采用这种技术，可以使输出电压在极宽的范围内恒流。而且可以确保输出电流和变压器感量无关，从而加大了系统设计容差；与此同时，LIS8412 还可在 PIN2 (S) 及 PIN3 (CS) 间外置一颗电阻，通过该电阻，可以调节高低压时的恒流点，该电阻越大，高压时恒流点则越低；如一般设计时，不追求特殊的恒流效果，可以直接在 PCB 上通过走线短路该 2 个 PIN 脚，系统依然可以达到非常好的高低压恒流效果。

VDD 过压保护

LIS8412 也集成了 VDD 的过压保护功能，当 VDD 电压超过保护阈值后，开关管会关断，进入自动重起保护模式。当错误条件消失，系统自动恢复正常工作状态。

过温保护

LIS8412 集成了过温保护功能，当芯片温度超过保护阈值后，开关管会关断，进入自动重起保护模式。当错误条件消失，系统自动恢复正常工作状态。

CS 开路保护

LIS8412 集成了 CS 引脚的开路保护功能，当芯片的 CS 引脚开路，开关管会关断，进入自动重起保护模式。当错误条件消失，系统自动恢复正常工作状态。

输出开路/短路保护

LIS8412 集成了对输出开路和短路的保护。一旦输出开路或短路，开关管会关断，进入自动重起保护模式。当错误条件消失，系统自动恢复正常工作状态。

应用设计

CS 取样电阻的设计

LIS8412是一款专用于LED非隔离降压式驱动开关，系统工作在谷底开关模式，芯片逐周期的检测电感上的峰值电流，CS端连接芯片内部，并与内部500mV的电压进行比较，当CS达到内部阈值时，系统会关掉内部功率管。

电感峰值电流的计算公式： $I_{PK} = 500/R_{CS}$ (mA)， R_{CS} 为CS取样电阻阻值。

LED 电流输出公式： $I_{LED} = I_{PK}/2$ (mA)

由以上公式可以得出： $R_{CS} = 250/I_{LED}$ (I_{LED} 单位: mA)

电感的设计

LIS8412是采用谷底开关模式，系统上电后内部功率管导通，电感电流逐渐上升，当电感电流上升到 I_{PK} 时，内部功率管关断。

内部功率管的导通时间如下：

$$T_{ON} = \frac{L \cdot I_{PK}}{V_{IN} - V_{LED}}$$

其中，L为电感的电感量， V_{IN} 是输入交流整流后的直流电压， V_{LED} 是输出LED的正向压降

当内部功率管关断后，电感上电流从峰值开始逐渐下降，当电感上电流下降到0时，内部功率管开启。

功率管的关断时间如下：

$$T_{OFF} = \frac{L \cdot I_{PK}}{V_{LED}}$$

电感的计算公式如下：

$$L = \frac{(V_{IN} - V_{LED}) \cdot V_{LED}}{f \cdot V_{IN} \cdot I_{PK}}$$

其中 f 为系统的工作频率，当 L， V_{LED} ， I_{PK} 一定时，工作频率随 V_{IN} 的降低而降低。所以设计系统工作频率，在最小 V_{IN} 时，不能让系统进入音频范围内(一般不要低于 20k~25kHz)，在最高 V_{IN} 时不能使系统的工作频率太高，不要高于芯片的最高工作频率 100kHz (频率太高，功率管功耗太大)。

LIS8412 设置了最短消磁时间和最长消磁时间，当电感过小或输出电压过高时 (输出开路)，电感的消磁时间就有可能小于芯片的最短消磁时间，此时芯片进入保护状态，系统不断重启；当电感过大或输出电压过低时 (输出短路)，电感的消磁时间就有可能大于芯片的最长消磁时间，此时芯片也会进入保护状态。因此选取一个合理的电感值非常重要，需要设计者重点考量。

功率因素的校正

当系统有功率因素要求时，可采用一个简单的无源功率因素校正电路(填谷式)，该电路包含 3 个二极管 2 个电容可将系统功率因素提高到 0.8 以上，如在整流桥的后级增添一个绕线电感或填谷电路中串入一个 2 欧姆的电阻，系统的功率因素将可以进一步提高到 0.9 以上。

PCB 板的设计

- ✓ VDD 电容尽可能靠近芯片 VDD 端和 GND 端
- ✓ 电感的充电回路和放电回路面积都要尽可能的小
- ✓ 芯片的 Drain(Pin5, Pin6, Pin7, Pin8)所连接的铜皮面积要尽量大，以便芯片良好散热

LIS8412

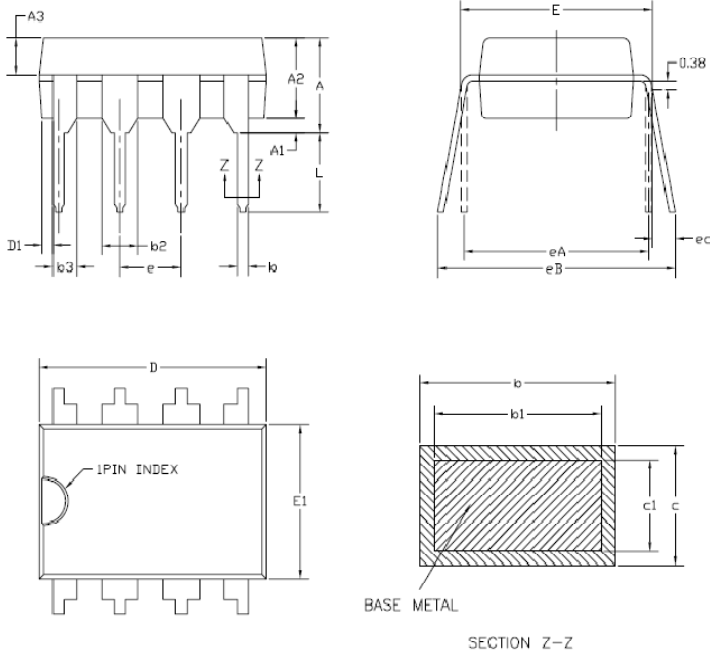
非隔离降压式 LED 驱动控制器

深圳市惠新晨电子—莱士 一级代理

杨生180 9890 1409

Q Q: 6573 8720 1

封装信息



COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	—	—	4.80
A1	0.50	—	—
A2	3.10	3.30	3.50
A3	1.40	1.50	1.60
b	0.38	—	0.55
b1	0.38	0.46	0.51
b2	1.47	1.52	1.57
b3	0.89	0.99	1.09
c	0.21	—	0.35
c1	0.20	0.25	0.30
D	9.10	9.20	9.30
D1	0.13	—	—
E	7.62	7.87	8.25
E1	6.25	6.35	6.45
e	2.54BSC		
eA	7.62BSC		
eB	7.62	8.80	10.90
ec	0	—	1.52
L	2.92	3.30	3.81

NOTES:

ALL DIMENSIONS MEET JEDEC STANDARD MS-001 BA
DO NOT INCLUDE MOLD FLASH OR PROTRUSIONS.

修改历史

版本	日期	状态描述
V1.1	May, 2013	初始版本
V1.2	Jun, 2013	加入恒流补偿电阻描述