

低EMI、低底噪、带PLIMIT、PBTL、2x30W 立体声音频功率放大器

特性

- 工作电压范围: 6.0V- 18V
- 可应用于单声道的PBTL模式
- 具有保护喇叭的PLIMIT功能
- 包含DSM和SSM两种调制方式
- 输出功率
- BTL 模式:
 - at 10% THD+N
 - 2x27.5W, at $V_{DD}=15V, R_L=4\Omega$
 - 2x38.0W, at $V_{DD}=18V, R_L=4\Omega$
 - at 1% THD+N
 - 2x22.6W, at $V_{DD}=15V, R_L=4\Omega$
 - 2x32.0W, at $V_{DD}=18V, R_L=4\Omega$
- PBTL 模式:
 - at 10% THD+N
 - 54.0W, at $V_{DD}=15V, R_L=2\Omega$
 - 57.4W, at $V_{DD}=18V, R_L=3\Omega$
- 用于保护喇叭的直流检测保护功能
- 效率高达90%的D类操作减少对散热片的要求
- 超低底噪: 60uV
- 无滤波器, 具有扩频功能的低EMI设计
- 完善的保护机制, 包括具有自动恢复功能的短路保护、热保护、直流检测和欠压过压保护等
- 出色的THD+N和无爆破音设计
- 满足ROHS要求的环保封装 ETSSOP-20

应用

- 各种蓝牙音箱、智能音箱
- 电视机和监视器
- 各种家庭娱乐设备
- 专业音频设备

说明

LTK52203 是一款用于驱动桥接立体声BTL或单声道PBTL、带PLIMIT高效率、无滤波器的D类音频功率放大器。

LTK52203在无需散热器的情况下, 在BTL模式下可以输出至少2x30W以上的功率, 在PBTL模式下可以输出至少60W以上的功率。

两种D类的调制模式: DSM和SSM; DSM可以提供更好的失真, SSM提供更高的静态电流和EMI特性。

LTK52203具有低至60uV的底噪、优异的开关机爆破音抑制功能和全频率范围超低THD+N失真。

PLIMIT可以限制喇叭的输出功率, 另外直流检测功能可以测量脉宽调制PWM的频率和振幅, 如果输入电容器受损或者输入端短路, LTK52203会关闭输出级, 可以良好的保护各种喇叭。

LTK52203具有各种完善的电路保护机制, 包括自动恢复功能的对地、对电源、相互之间短路保护、热保护、欠压和过压保护。

先进的扩频功能, 高级电磁干扰(EMI)抑制技术能够在满足电磁兼容(EMC)要求的同时, 使用户能够在输出端上根据需求不使用, 或使用价格低廉的磁珠滤波器。

简化应用原理图

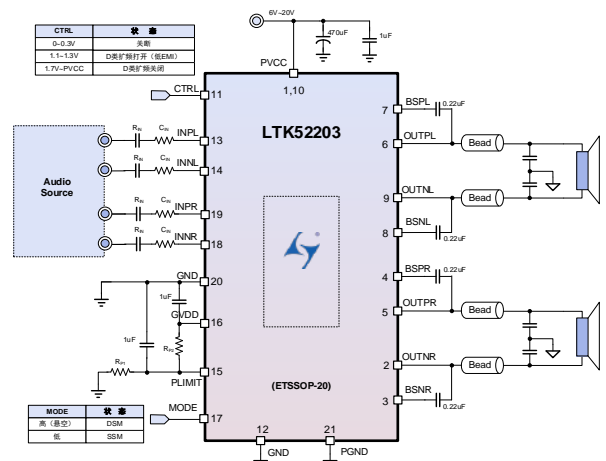


图1. LTK52203 简化应用原理图

封装订货信息

<p>LTK52203 □□□□</p> <p style="margin-left: 100px;">└─ Assembly Material</p> <p style="margin-left: 100px;">└─ Handling Code</p> <p style="margin-left: 100px;">└─ Package Code</p>	<p>Package Code EST: ETSSOP-20</p> <p>Handling Code TR: Tape & Reel</p> <p>Assembly Material G: Halogen and Lead Free Device</p>
<p>LTK52203 EST LTK52203</p> <p style="margin-left: 100px;">● XYYY</p>	<p>X - Data Code</p> <p>Y - Lot Number</p>

Note: LTKCHIP 保留作出更改以改善可靠性或可制造性, 并建议客户在下订单前参考最新版本的相关资料。

管脚说明



图2. LTK52203 管脚说明

管脚功能

序号	名称	IO	功能说明
1	PVCC	IO	模拟和右通道功率电源，需要连接1uF电容到地滤波。
2	OUTNR	O	右通道负端音频输出。
3	BSNR	IO	右通道负端的自举电容，需要连接0.22uF电容到OUTNR。
4	BSPR	IO	右通道正端的自举电容，需要连接0.22uF电容到OUTPR。
5	OUTPR	O	右通道正端音频输出。
6	OUTPL	O	左通道正端音频输出。
7	BSPL	IO	左通道正端的自举电容，需要连接0.22uF电容到OUTPL。
8	BSNL	IO	左通道负端的自举电容，需要连接0.22uF电容到OUTNL。
9	OUTNL	O	左通道负端音频输出。
10	PVCC	IO	模拟和左通道功率电源，需要连接1uF电容到地滤波。
11	VCTRL	I	芯片使能，不同的电压区间可以开启扩频功能或关闭，为低电平时芯片关闭，内部下拉1M欧姆电阻到地。
12	GND	IO	模拟和左通道功率地
13	INPL	I	左通道正端音频输入。
14	INNL	I	左通道负端音频输入。
15	PLIMIT	I	功率限制管脚，用于限制输出功率。
16	GVDD	IO	内部产生的5V的电压，需要连接1uF电容到地。
17	MODE	I	调制模式控制，MODE=1（或悬空）：DSM；MODE=0：SSM
18	INNR	I	右通道负端音频输入，在PBTTL模式下，需要直接接地。
19	INPR	I	右通道正端音频输入，在PBTTL模式下，需要直接接地。
20	GND	IO	模拟和右通道功率地
21	EP(PGND)	IO	散热片，需要接功率地。

功能框图

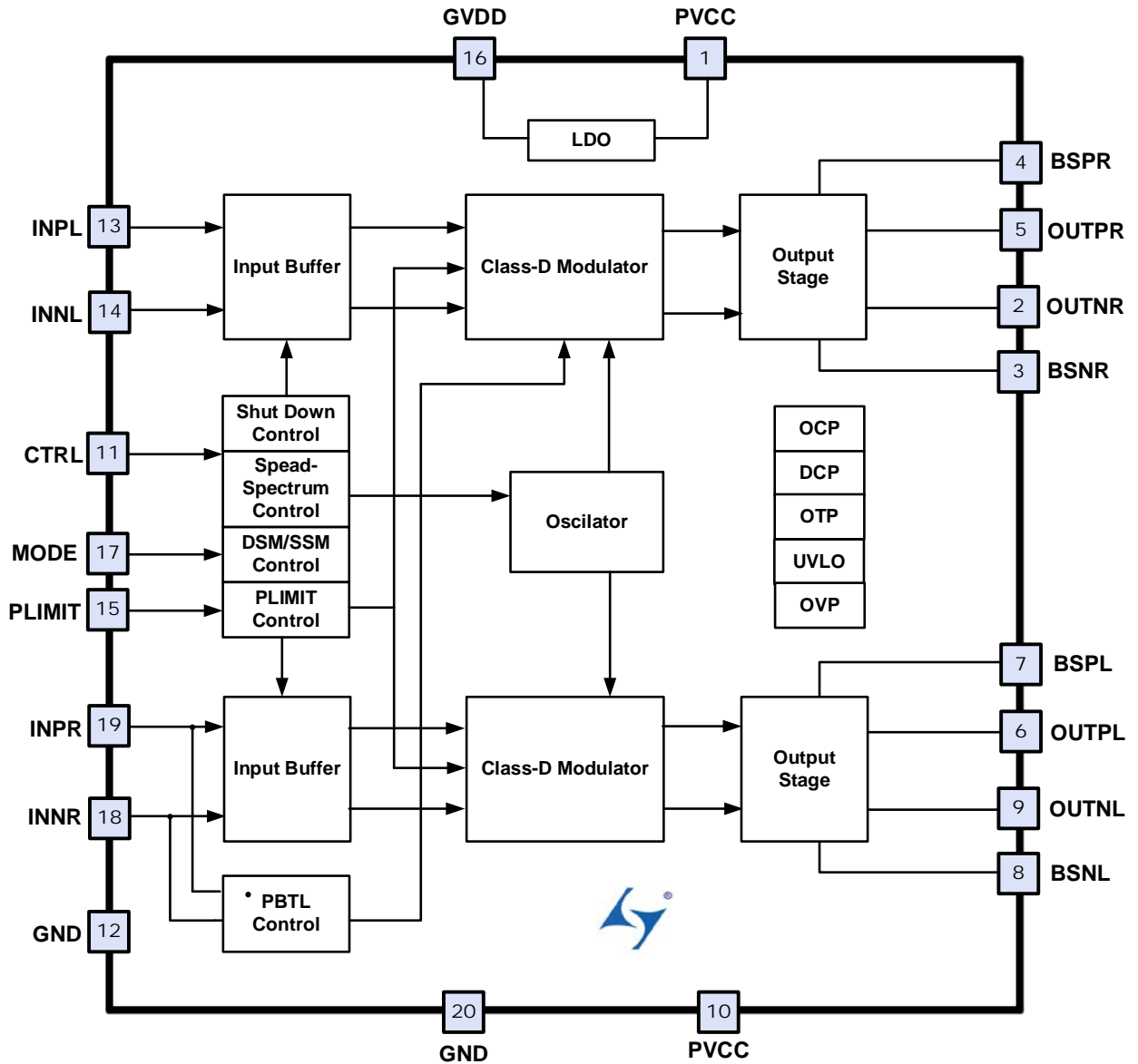


图 3. LTK52203 功能框图示意图

极限工作条件 (Note1)

符号	说明		范围	单位
P _{VCC}	电源电压 (PVCC to GND)		-0.3 to 20V	V
V _{OUT/N}	输出OUTP/N		-0.3 to 20V	
B _{STN/P}	输出自举电容端		-0.3 to 25V	
I/O	VCTRL		-0.3 to 20V	
	INPL/R, INNL/R		-0.3 to 5V	
I _{OUT}	输出端输出最大电流		5.0	A
P _d	最大功耗	ETTSOP-20	400	mW
P _{TR}	封装热阻 θ_{JA}	ETTSOP-20	285	°C /W
T _J	结温度范围		-40 to +150	°C
T _{STG}	储存温度范围		-40 to +150	
T _{SDR}	焊接温度范围		260	

Note 1. 绝对最大额定值是指设备的寿命可能收到损坏的值，在绝对最大额定条件下有可能会引起芯片的永久性损伤。

推荐工作条件

符号	说明		最小值	最大值	单位
V _{DD}	电源电压		6.0	18	V
V _{IH}	高阈值电压	V _{CTRL}	1.2		
V _{IL}	低阈值电压			0.4	
T _A	环境温度		-40	85	°C
T _J	结温度范围		-40	125	
R _L	喇叭阻抗		2	8	Ω

电气特性 (15V、BTL)

V_{PVCC}=15V, BTL, DSM, Load=R_L+33μH, C_{IN}=0.47μF, R_{IN}=10kΩ, A_V=26dB, C_{B_{SNL}}=C_{B_{SPL}}=C_{B_{SNR}}=C_{B_{SPR}}=0.22μF, T_A=25°C (典型情况)

符号	参数	测试条件		最小	典型	最大	单位
V _{PVCC}	电源电压	PVCC		6.0		18	V
I _{SD}	关断电流	V _{CTRL} =0V			8.0		μA
I _{VDD}	静态电流	AC 耦合到地, 无负载, V _{PVCC} =9V			10		mA
V _{UVLO}	电源电压欠压阈值				5.4		V
V _{OVP}	电源电压过压阈值				19		V
F _{OSC1}	D类PWM频率				350		kHz
R _{DS(ON)}	静态导通电阻	PVCC =15V, I _L =1A	上边		120		mΩ
		PVCC =15V, I _L =1A	下边		120		
η	效率	P _O =2W, R _L =4Ω+33μH			90		%
		P _O =10W, R _L =4Ω+33μH			91		
P _O	输出功率	THD+N=1%, f _{in} =1kHz, PVCC =15V	R _L =4Ω		22.6		W
			R _L =8Ω		13.0		
		THD+N=10%, f _{in} =1kHz, PVCC =12V	R _L =4Ω		17.9		
			R _L =8Ω		10.2		
THD+N	总谐波失真加噪声	PVCC =15V, R _L =4Ω, P _O =5W	f _{in} =1kHz		0.019		%
		PVCC =15V, R _L =6Ω, P _O =5W	f _{in} =1kHz		0.016		
V _{OS}	输出直流偏差电压	R _L =4Ω				5	mV
I _{LIMIT}	短路保护电流	立体声 BTL 模式			6		A
		单声道 PBTL 模式			12		
T _{STARTUP}	启动时间				50		ms
T _{HYS}	过温保护阈值				160		°C
V _N	噪声输出等效电压	With A-weighted Filter, R _L =4Ω			60		μV _{RMS}
S/N	信噪比	With A-weighted Filter P _O =2W, R _L =4Ω			85		dB
PSRR	电源抑制比	R _L =4Ω, f _{in} =217Hz, V _{ripple} =0.2V _{PP}			-80	-60	

电气特性 (18V、BTL)

$V_{PVCC}=18V$, BTL, DSM, Load=RL+33 μ H, $C_{IN}=0.47\mu F$, $R_{IN}=10k\Omega$, $A_V=26dB$, $C_{BSNL}=C_{BSPL}=C_{BSNR}=C_{BSPR}=0.22\mu F$, $T_A=25^\circ C$ (典型情况)

符号	参数	测试条件		最小	典型	最大	单位
P _O	输出功率	THD+N=1%, $f_{in}=1kHz$, PVCC =18V	R _L =4 Ω		32.0		W
			R _L =6 Ω		23.6		
		THD+N=10%, $f_{in}=1kHz$, PVCC =18V	R _L =4 Ω		38.0		
			R _L =6 Ω		29.0		
THD+N	总谐波失真加噪声	PVCC =18V, R _L =4 Ω , P _O =5W	$f_{in}=1kHz$		0.019		%
		PVCC =18V, R _L =6 Ω , P _O =5W	$f_{in}=1kHz$		0.014		

电气特性 (15V、PBTL)

$V_{PVCC}=15V$, PBTL, DSM, Load=RL+33 μ H, $C_{IN}=0.47\mu F$, $R_{IN}=10k\Omega$, $A_V=26dB$, $C_{BSNL}=C_{BSPL}=C_{BSNR}=C_{BSPR}=0.22\mu F$, $T_A=25^\circ C$ (典型情况)

符号	参数	测试条件		最小	典型	最大	单位
P _O	输出功率	THD+N=1%, $f_{in}=1kHz$, PVCC =15V	R _L =3 Ω		32.9		W
			R _L =2 Ω		45.0		
		THD+N=10%, $f_{in}=1kHz$, PVCC =15V	R _L =3 Ω		40.1		
			R _L =2 Ω		54.0		
THD+N	总谐波失真加噪声	PVCC =15V, R _L =2 Ω , P _O =5W	$f_{in}=1kHz$		0.019		%
		PVCC =15V, R _L =3 Ω , P _O =5W	$f_{in}=1kHz$		0.016		

电气特性 (18V、PBTL)

$V_{PVCC}=18V$, PBTL, DSM, Load=RL+33 μ H, $C_{IN}=0.47\mu F$, $R_{IN}=10k\Omega$, $A_V=26dB$, $C_{BSNL}=C_{BSPL}=C_{BSNR}=C_{BSPR}=0.22\mu F$, $T_A=25^\circ C$ (典型情况)

符号	参数	测试条件		最小	典型	最大	单位
P _O	输出功率	THD+N=1%, $f_{in}=1kHz$, PVCC =18V	R _L =3 Ω		46.8		W
		THD+N=10%, $f_{in}=1kHz$, PVCC =18V	R _L =3 Ω		57.4		
THD+N	总谐波失真加噪声	PVCC =18V, R _L =3 Ω , P _O =5W	$f_{in}=1kHz$		0.018		%
		PVCC =18V, R _L =2 Ω , P _O =5W	$f_{in}=1kHz$		0.029		

典型应用电路

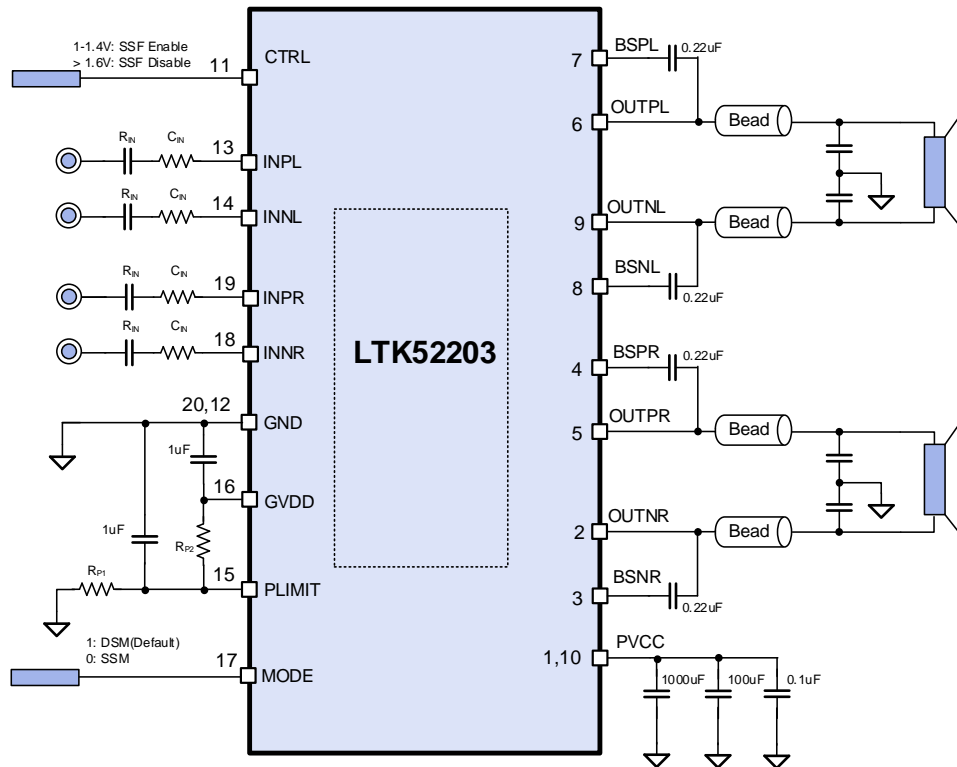


图 4. 差分输入立体声 BTL 输出模式

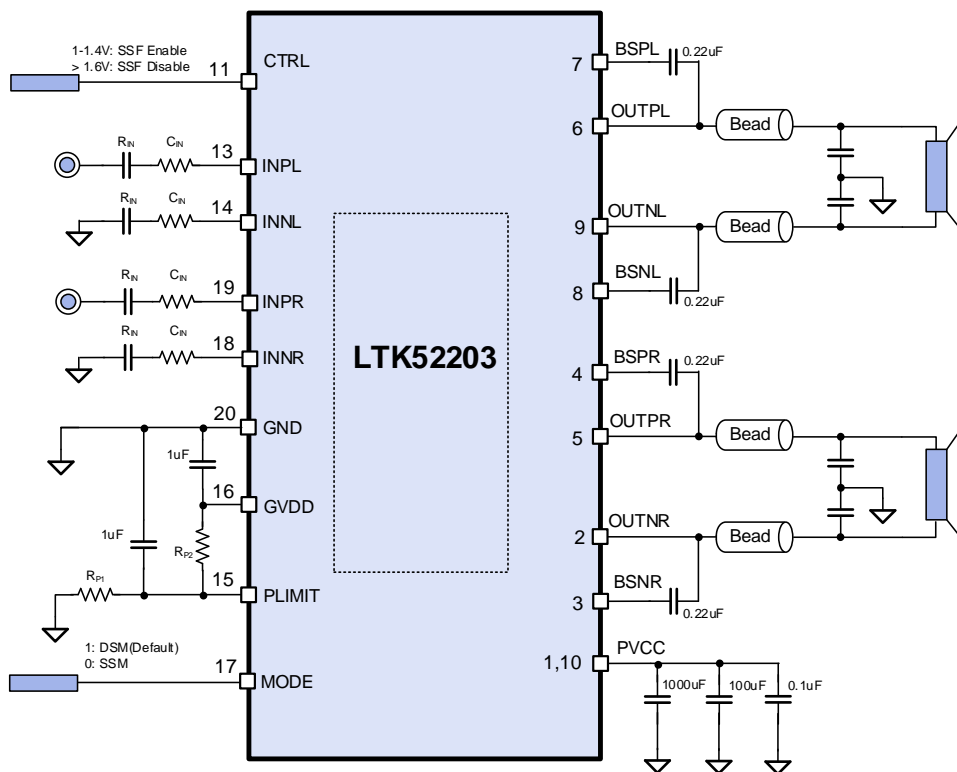


图 5. 单端输入立体声 BTL 输出模式

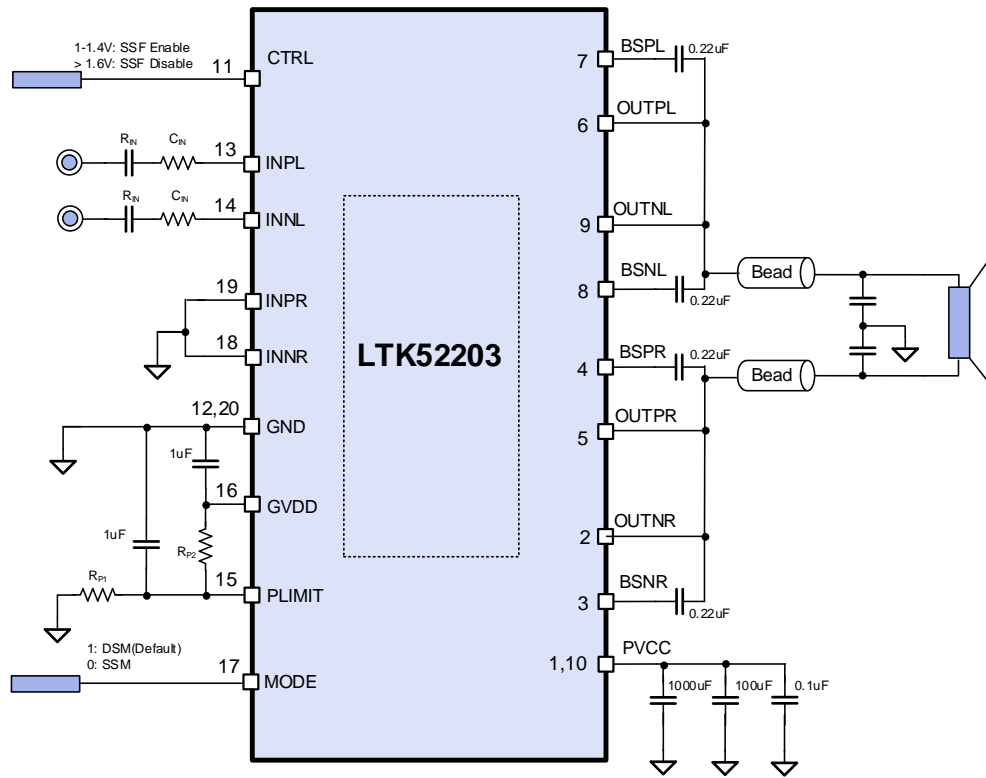


图 6. 差分输入立体声 PBTl 输出模式

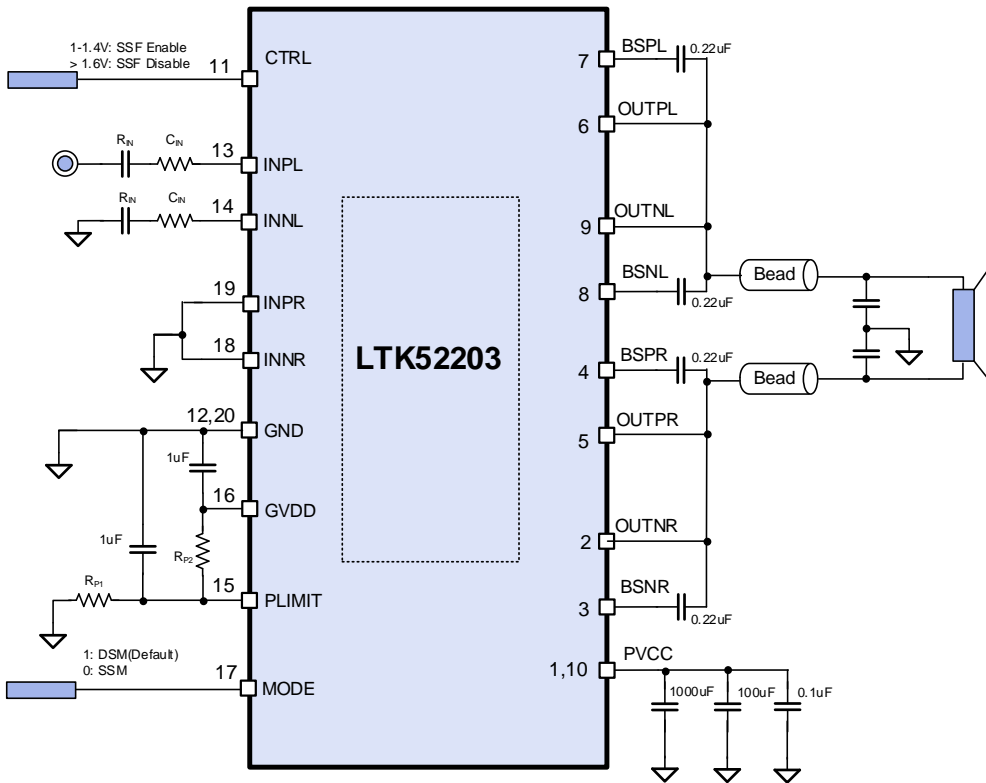


图 7. 单端输入立体声 PBTl 输出模式

典型曲线 (TA=25°C)

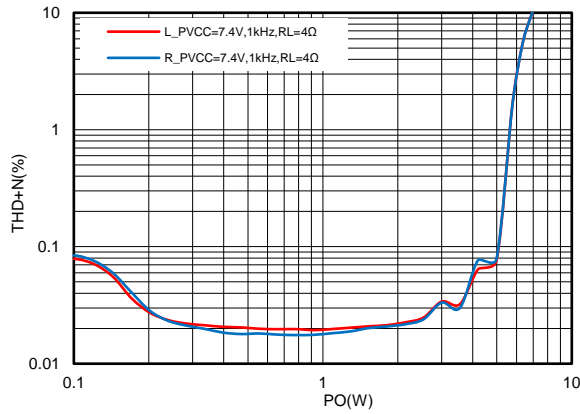


图8. 7.4V供电4Ω负载THD+N曲线BTL

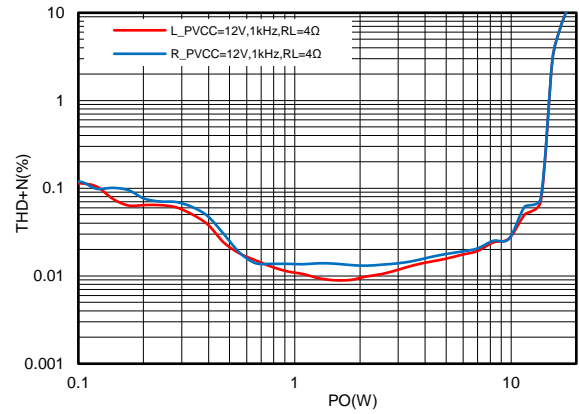


图9. 12V供电4Ω负载THD+N曲线BTL

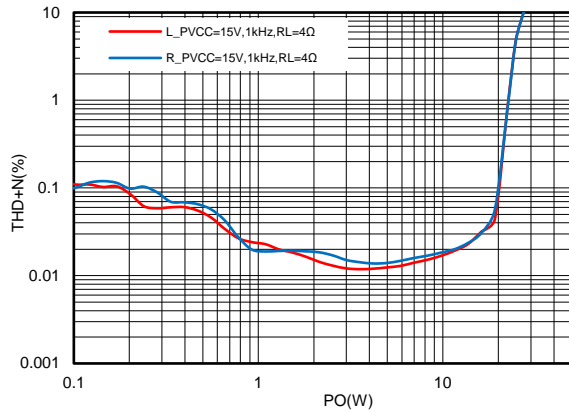


图10. 15V供电4Ω负载THD+N曲线BTL

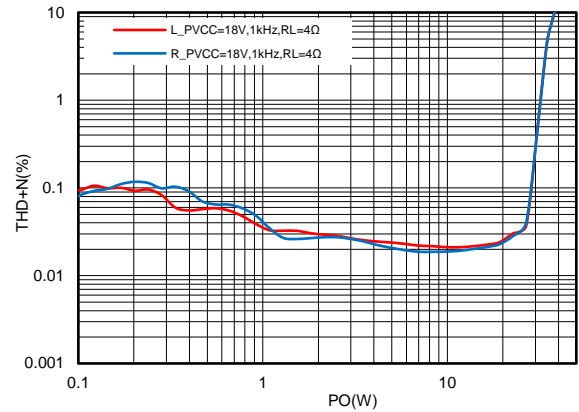


图11. 18V供电4Ω负载THD+N曲线BTL

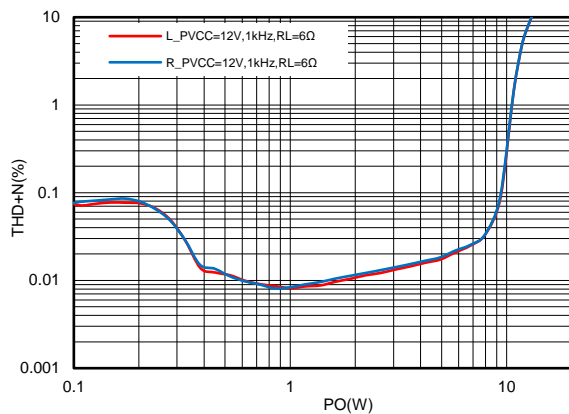


图12. 12V供电6Ω负载THD+N曲线BTL

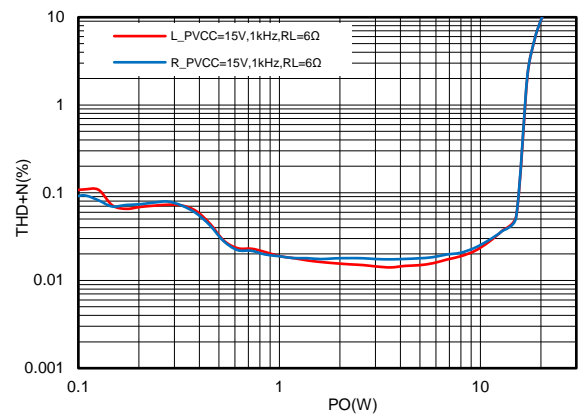


图13. 15V供电6Ω负载THD+N曲线BTL

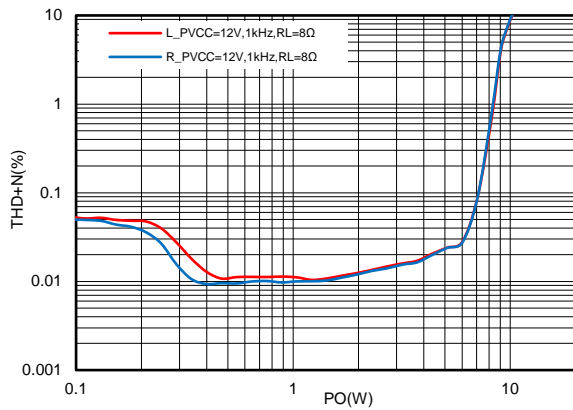


图14. 12V供电8Ω负载THD+N曲线BTL

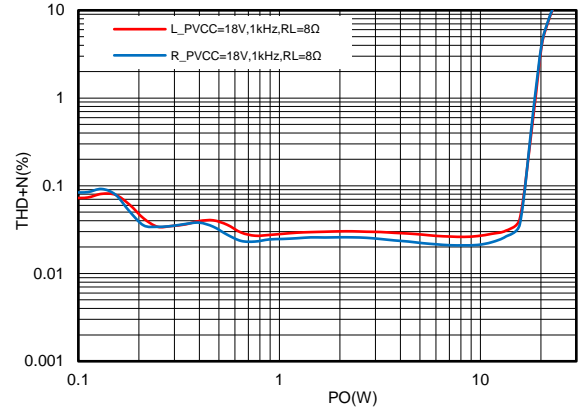


图15. 18V供电8Ω负载THD+N曲线BTL

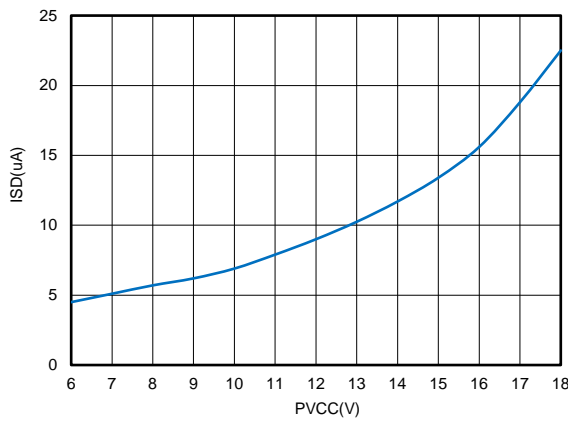


图16. 不同供电电压下的关断电流

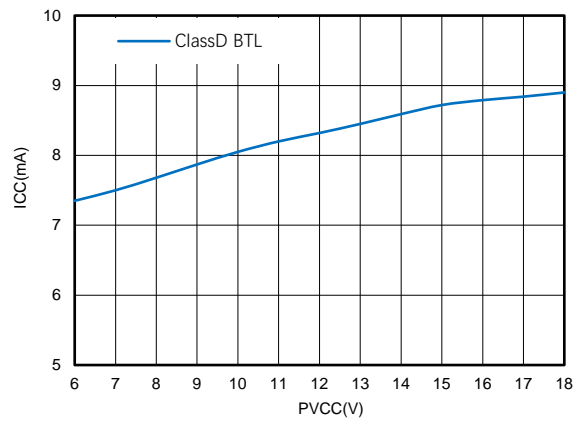


图17. 不同供电电压下的静态电流

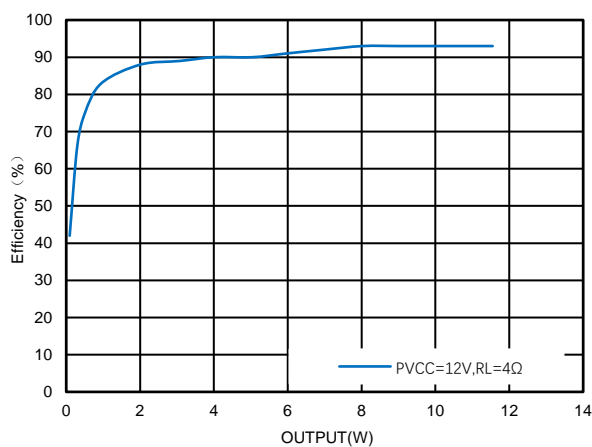


图18. 效率曲线

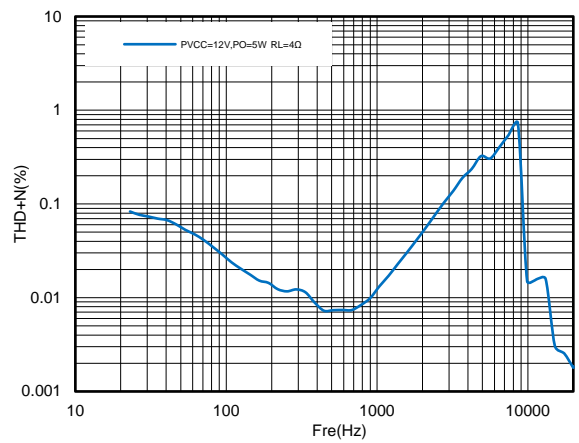


图19. 频率失真曲线

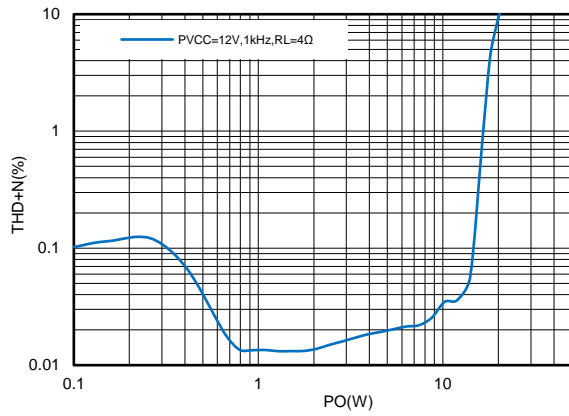


图20. 12V供电4Ω负载THD+N曲线PBTL

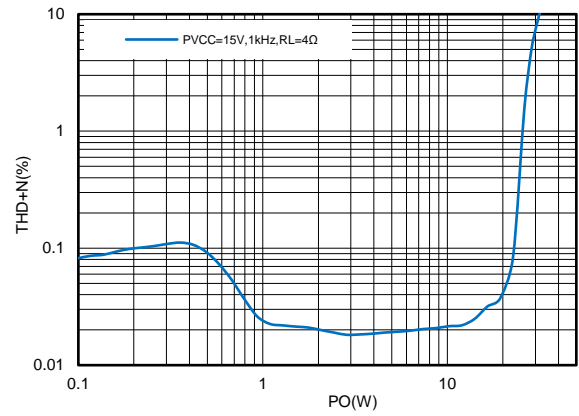


图21. 15V供电4Ω负载THD+N曲线PBTL

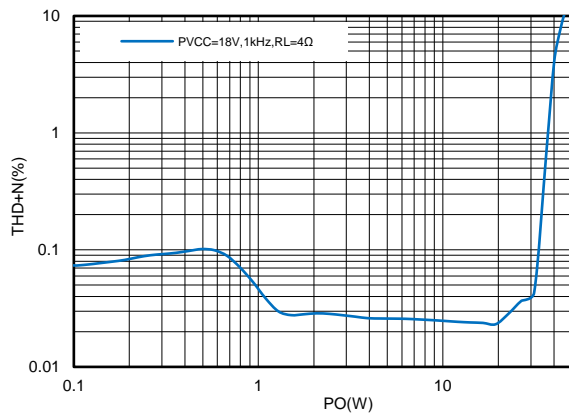


图22. 18V供电4Ω负载THD+N曲线PBTL

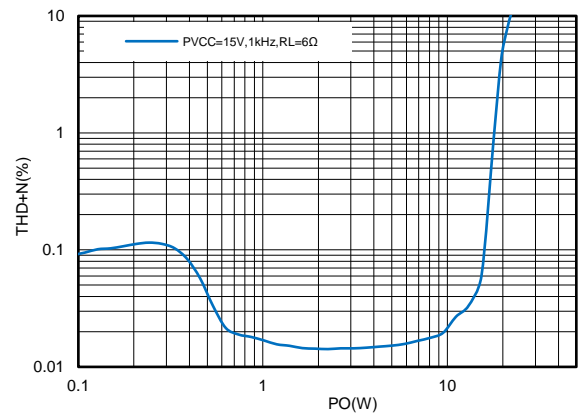


图23. 15V供电6Ω负载THD+N曲线PBTL

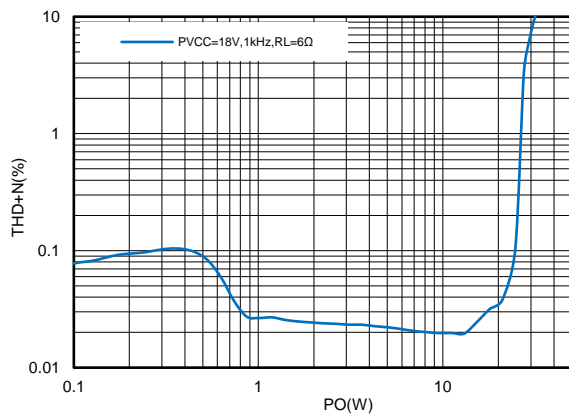


图24. 18V供电6Ω负载THD+N曲线PBTL

应用指南

LTK52203是一款超低底噪、高效率立体声D类音频功率放大器，能在6.0V到18V范围内工作，在18V 4Ω喇叭的情况下，可以提供2x32W的输出功率（THD+N=1%），2x35W的输出功率（THD+N=10%）。

LTK52203 高达92%的效率可以延长电源电池的工作时间，在双层电路板上，在不需要额外散热器的情况下提供至少2x30W的输出功率。

先进的扩频功能可以进一步降低EMI的辐射，甚至可以在不加任何磁珠的情况下满足要求。

LTK52203在BTL模式下驱动双喇叭，或者采用并联输出的方式，PBTL模式下，以单声道输出的方式提供双倍的输出能力。

同时，LTK52203具有全方位的保护功能，各种短路保护、过温保护、欠压过压保护等等。

为了防止喇叭在输入电容损坏或意外接地的情况下，产生直流偏置损坏喇叭，LTK52203集成了直流检测保护功能。

PCB 应用指南

LTK52203在设计PCB时，要注意大电流走线，电源到芯片输入PVCC之间，以及（OUTPL/R和OUTNL/R）和喇叭之间的连线要尽量粗而且短，以减少寄生电阻的损耗。

芯片下面的散热片必须直接可靠地焊接到PCB的焊盘上，包括正面和反面，尽量保留大面积和不间断的接地区域（即没有电线穿过接地层来阻碍芯片附近的热流），并在正反面之间放置大量的实心金属化通孔，连接接地的顶部和底部层。所有的电源接地引脚PGND直接短路到地面大平面接地，以减少高电流开关噪声耦合到音频信号。

为了降低系统的底噪，尽量使用差分输入模式，并且使INNL、INPL和INNR、INPR的输入电阻电容尽量匹配；在做单端输入使用时，有一端输入是交流接地的，需要把线拉到信号源端再接地，尽量使INNL、INPL和INNR、INPR的输入路径走线对称。

电源输入PVCC处要放置合适的退耦电容，电容要尽量地靠近相应的电源脚和地。

为了进一步降低EMI，可以在功率放大器的输出端增加串接磁珠，并接电容到地来更好地抑制高频的EMI。

LTK52203输出功率比较大，如果散热措施做的不好，会影响正常工作，为了确保芯片在最大输出功率下正常可靠地工作，有下面最佳散热性能的指导原则：

- 在PCB板的上、下两层上填充大面积实心的接地金属层来帮助散热。
- 将芯片的散热焊盘直接可靠地焊接在接地金属平面上。
- 在芯片底部周围预留宽广且不间断地金属区域，即没有电线穿过接地层并阻塞热流。
- 在芯片的散热焊盘下连接上下层接地的地方放置许多相同间距的实心通孔。
- 尽量避免对大电流的连线（如电源到PVCC，输出到喇叭的连线）使用通孔。

VCTRL 功能说明

VCTRL 是复合功能管脚，有两种 D 类工作模式：扩频模式和关闭扩频模式，在扩频模式下可以具有更低的 EMI 特性。

VCTRL	状态
<0.3V	关断
1.1V-1.4V	扩频功能打开的 D 类模式
>1.8V	扩频功能关闭的 D 类模式

MODE 功能说明

MODE 是 D 类调制模式控制脚，有两种 D 类调制模式，参照图：双边调制 DSM 和单边调制 SSM 模式。DSM 模式下，系统的失真度会更好，SSM 模式下，静态电流会更低，开关损耗也会更低。

VMODE	状态
高	DSM
悬空	DSM
低	SSM

DSM模式下， V_{OUTP} 和 V_{OUTN} 在没有输入的情况下，都是50%的占空比，这时没有或很少的电流会流过喇叭，当 V_{OUTP} 的占空比大于50%，而 V_{OUTN} 的占空比小于50%的时候，OUTPUT输出大于0；反之，当 V_{OUTP} 的占空比小于50%，而 V_{OUTN} 的占空比大于50%的时候，OUTPUT输出小于0。大多数开关频率期间，负载两端的电压是0，从而减少了 I^2R 的损耗。

SSM模式下，改变了调制方式，可以获得更高的效率，THD失真会略差于DSM模式。当输入音频信号，一边占空比降低，一边会增加，减低占空比的一边会快速减到0电位，这样的操作时一边在大多数音频工作时处于主要的调制占空比状态，从而减少了开关损耗。

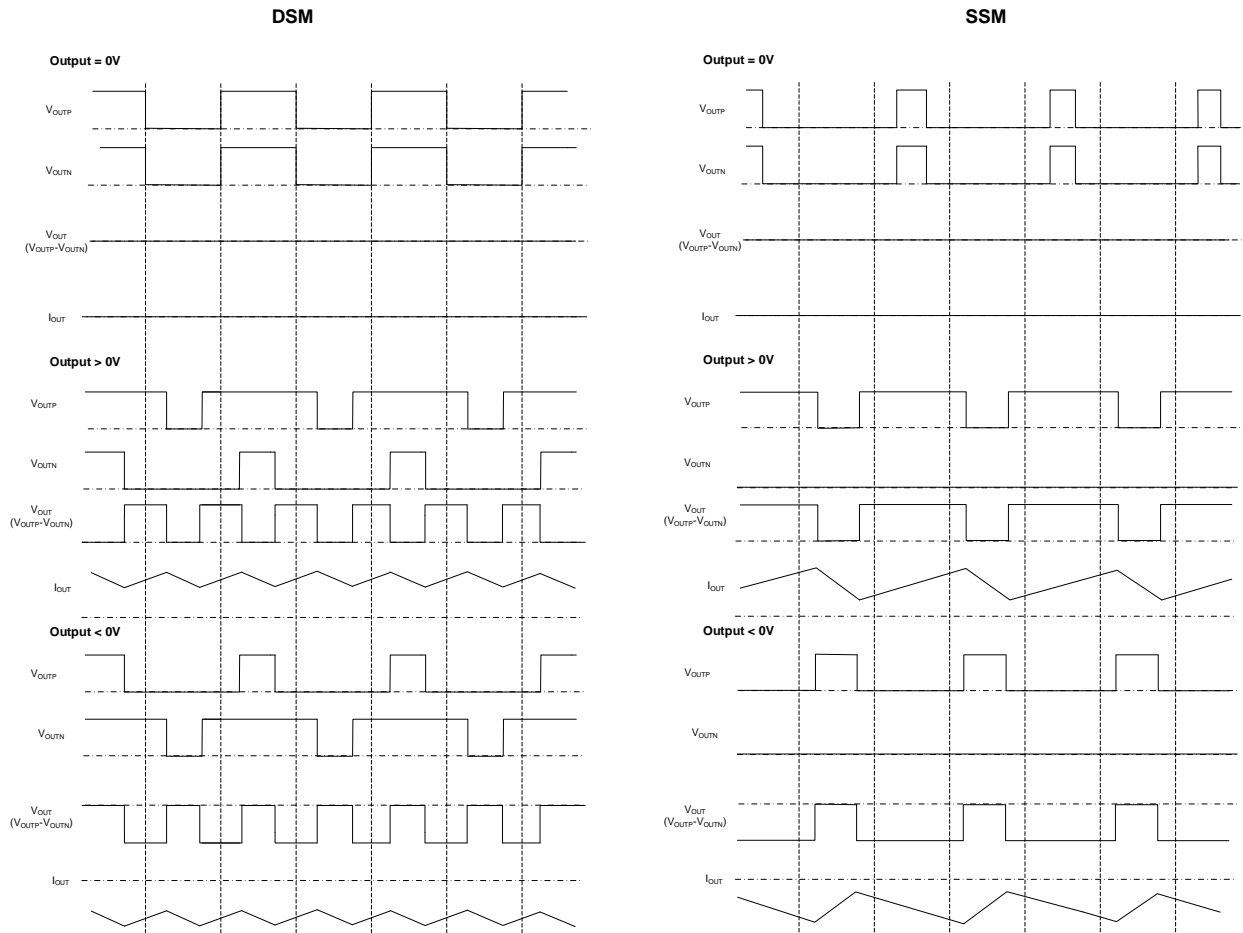


图25. DSM和SSM调制方式示意图

PBTL 模式

LTK52203具有PBTL功能，在PBTL模式下，可以工作在单声道模式，为输出提供双倍的电流能力。

PBTL模式由下面动作来进行设置（参考图17）：

- 需要把右声道的差分输入管脚同时接地；
- 音频信号从左声道差分输入；
- 把OUTPL和OUTNL短接在一起，OUTPR和OUTNR短接在一起；

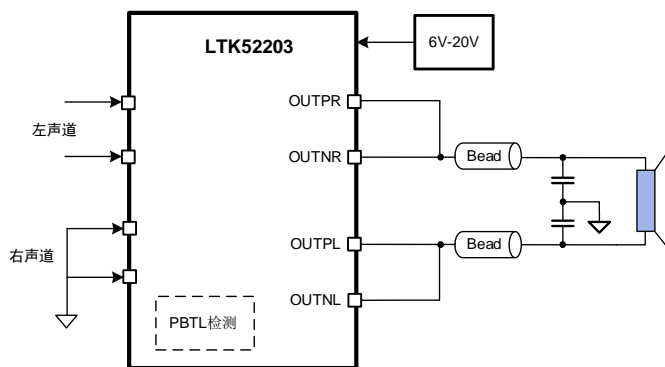


图26. PBTL方式示意图

PLIMIT 功能说明

LTK52203具有PLIMIT功能，可以输出限幅电压，根据系统要求，设定最大的功率输出，保护喇叭。

在公式（1）中， V_{PLIMIT} 是PLIMIT引脚的电压，通常情况下，如图16所示， V_{PLIMIT} 电压是从GVDD（内部产生5V左右）至GND的一个电阻分压器网络（R1和R2）产生，在PLIMIT和GND之间需要加一个0.1 μ F的陶瓷电容，可以使参考电压更稳定工作。GVDD可以提供10mA以内的电流，建议分压器的电阻R1和R2的总和在20k Ω 到500k Ω 之间。

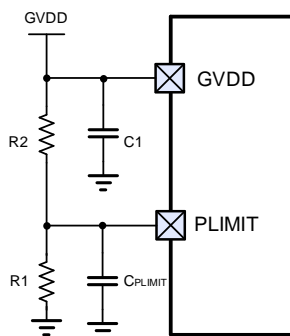


图27. PLIMIT典型外围电路示意图

对于一个给定的喇叭阻抗，可以通过 $V_{O,LIMIT}$ 估算最大的不失真功率，参加公式（1）。 R_s 是总的串联阻抗，包括芯片上功率器件的导通电阻以及连线和输出滤波器的任何电阻， R_L 是喇叭的阻抗。

$$P_o = \frac{\left[V_{O,LIMIT} \times \left(\frac{R_L}{R_L + 2 \times R_s} \right) \right]^2}{2 \times R_L} \quad (1)$$

PLIMIT引脚定义的是最大的音频输出电压，在下表显示了在4Ω和8Ω喇叭的不同输出功率下的R1和R2的值：

R ₁ (kΩ)	R ₂ (kΩ)	P _o (W)
V _{PVCC} =15V, R _L =4Ω+33μH		
20	Open	Mute
62	20	2X4.0
39	20	2X9.0
30	20	2X11.2
22	20	2X14.5
20	20	2X20.0
Open	20	No PLIMIT
V _{PVCC} =18V, R _L =8Ω+33μH		
100	Open	Mute
43	100	6
68	130	8
75	120	10
82	110	12
100	120	14
150	140	16
Open	100	No PLIMIT

过温保护（OTP）

当检测到芯片内部温度超过预设的阈值（160°C）时，芯片会进入关闭输出的状态，当芯片内部温度返回到一个较低温度（大约低于阈值20°C），芯片将恢复到正常工作模式。

短路保护自动恢复

在正常工作过程中，LTK52203会持续监测输出端工作情况，当检测到输出端互相短路、对电源或对地短路时，会自动关闭输出，并在370mS后自动重新恢复，继续监测输出端工作情况

欠压保护功能

为使芯片安全可靠工作，LTK52203 具有欠压保护功能，欠压阈值在5.5V左右，当检测到电源电压低于V_{UVLo}时，启动欠压保护功能，这时会关闭芯片的输出，输出管脚会被拉到低电平；当检测到电源电压高于V_{UVLo}时，芯片将恢复到正常工作模式。

过压保护功能

LTK52203 具有过压保护功能，过压阈值（V_{OVP}）在19V左右，当检测到电源电压高于V_{OVP}时，启动过压保护功能，这时会关闭芯片的输出，输出管脚会被拉到低电平；当检测到电源电压高于V_{OVP}时，芯片将恢复到正常工作模式。

直流检测保护（DCP）

LTK52203 具有直流检测保护（DCP）功能，可以使喇叭免受长时间直流电流的冲击。当通道的输出端和另一输出端之间的平均电压差异超过20%，且极性保持不变（直流）超过1s时，直流检测保护（DCP）功能启动，芯片将关闭输出。

爆破音抑制

LTK52203内部具有优化好的优异的抑制爆破音功能，可以有效地降低芯片在上电、下电、启动或关闭时输出端可能出现的噪声。

输入电阻 Ri

LTK52203是提供26dB增益的输入差分结构，要求输入电阻之间良好的匹配（差分输入电阻阻值一致），可以提升PSRR、CMRR等性能。PCB布局时要尽可能靠近芯片的管脚位置。

芯片内部的输入电阻： $R_i=10k\Omega$ ；内部反馈电阻： $R_f=200k\Omega$ ； R_{ex} 是外置输入电阻，可以根据需要选用。

$$A_V = 20 \log * \frac{R_f}{R_{ex} + R_i} \quad (2)$$

输入电容 Ci

LTK52203 的输入电容和输入电阻构成输入高通滤波器，通过选取合适的电容，来决定截止频率。

$$f_C(Highpass) = \frac{1}{2\pi R_i C_i} \quad (3)$$

电容的选取可以参考下面公式：

$$C_i = \frac{1}{2\pi R_i f_c} \quad (4)$$

磁珠选择

选择磁珠时，要注意铁氧体材料类型，需要能在10~100MHz频率范围正常工作的磁珠，使用铁氧体磁珠过滤器，可以有效降低出现在喇叭和电源线30MHz频率以上范围的高频信号辐射。在铁氧体磁珠滤波器后面，接一个1nF高频电容到地可以进一步对高频信号旁路，来降低信号的频谱在一个可接受的水平。为了获得最佳性能，对铁氧体磁珠滤波器的谐振频率应小于10MHz。

选择铁氧体磁珠需要考虑三个重要指标：直流电阻（DCR）、100MHz时的阻抗和额定工作电流，要求DCR小于50mΩ，100MHz的阻抗在100Ω~330Ω之间，额定电流在8Ω喇叭应用下不小于3A，4Ω喇叭应用下不小于5A，3Ω喇叭应用（PBTL）下不小于7A。

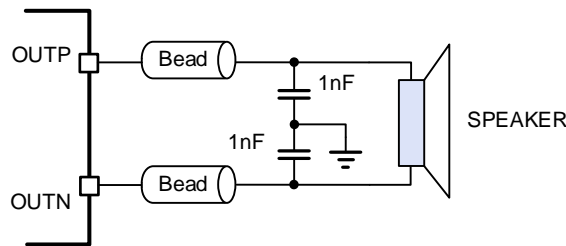


图28. 差分磁珠滤波输出

LC 输出滤波器

在喇叭引线比较长并且对EMI要求很高的应用环境，需要一个LC输出滤波器以获得最佳的EMI抑制，LC滤波器的设计既要比音频信号的频率高，又要对音频信号频带内的信号没有影响，可以尽量地衰减音频范围外的高频信号。LC输出滤波器的转角频率通常选择在50kHz左右下面是一个二阶低通滤波器，如图8所示。

在公式（3）中， $L=L1=L2$ ； $C2=C3=CL$ ； $C=2xC1+CL$

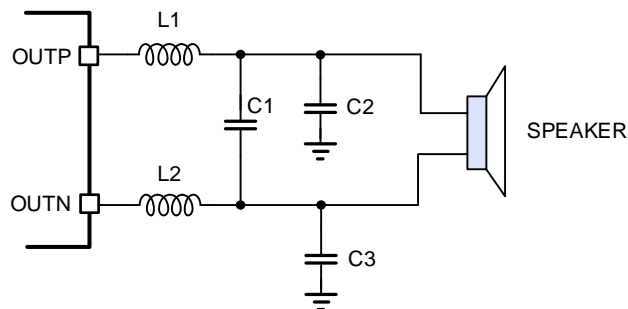


图29. 差分LC滤波输出

同时因为LC输出滤波器的品质因数Q很重要，Q值太低会使转角频率附件的信号幅度衰减太多，Q值太高会使转角频率附件的信号幅度提升过多。LC输出滤波器的品质因数Q通常设置在0.7到1之间，但会随喇叭阻抗变化而变化。

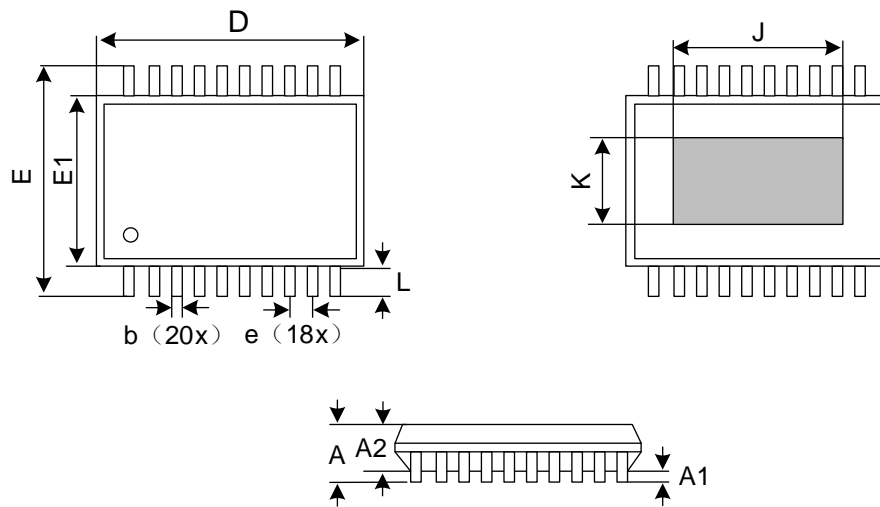
$$f_{C(\text{lowpass})} = \frac{1}{2\pi\sqrt{LC}} \quad (4)$$

下表给出了喇叭负载在2、3、4、或8情况下建议的二阶低通滤波器L1、L2、C1、C2和C3的取值。

喇叭阻抗 (Ω)	L1, L2 (μH)	C1 (μF)	C2, C3 (μF)	f _{C,LPF} (kHz)	Q值
8	22	0.33	0.68	41	0.70
4	10	0.56	1	50	0.63
3	6.8	0.68	1.5	50	0.70
2	4.7	1.0	2.2	50	0.68

封装信息

ETTSOP-20



Symbol	Dimensions In Millimeters		
	Min	Nom	Max
A	-	-	1.200
A1	0.050	0.100	0.150
A2	0.900	1.000	1.050
b	0.200	-	0.280
D	6.400	6.500	6.600
E	6.200	6.400	6.600
E1	4.300	4.400	4.500
e	0.650 BSC		
J	4.050	4.200	4.350
K	2.850	3.000	3.150
L	0.450	0.600	0.750