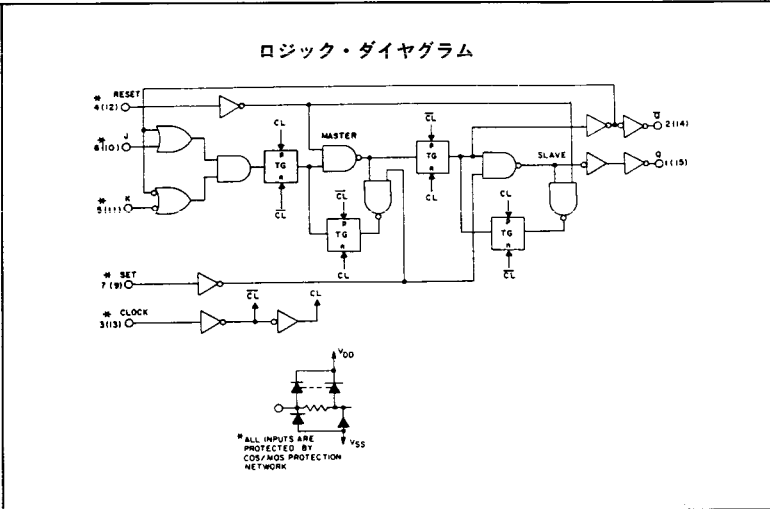
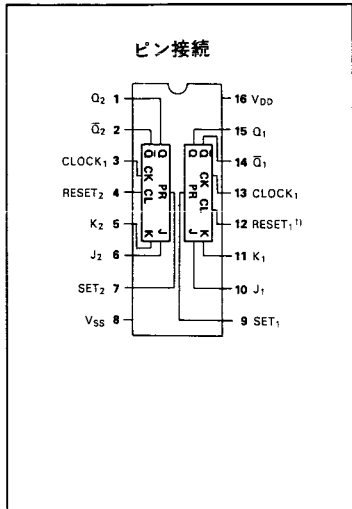


4027B Dual JK Flip Flop



機能	
分類	フリップフロップ
タイプ	JK
クロック	↑
クリア	H
プリセット	H
3ステート	なし

特徴

- 独立した2組のJ-Kタイプ・フリップフロップ
- リセット、セット機能をもつ。クロックの立ち上がりで出力に伝達する

真値表

PRESENT STATE				CLK	NEXT STATE			
J	K	S	R		Q	Q̄	Q	Q̄
1	x	0	0	↑	1	0		
x	0	0	1	↑	1	0		
0	x	0	0	↑	0	1		
x	1	0	1	↑	0	1		
x	x	0	x	↑	↔	↔		
x	x	1	0	↑	x	1	0	
x	x	0	1	↑	x	0	1	
x	x	1	1	↑	x	1	1	

LOGIC 1 = HIGH LEVEL
LOGIC 0 = LOW LEVEL
↑ = LEVEL CHANGE
↔ = NO CHANGE
x = DON'T CARE

スイッチング特性

パラメータ	VDD	typ	max	単位	メーカー別当品		
					メーカー	型名	パッケージ
t _r	5V	100	200	ns			
	10V	50	100	ns	沖	MSM4027BRS	●
	15V	40	80	ns	三洋	MLC4027B	● ●
t _f	5V	100	200	ns	JRC	NJU4027B	● ●
	10V	50	100	ns	東芝	TC4027BP	● ● ●
	15V	40	80	ns	日電	UPD4027BG	● ●
t _{PLH} (CLK → Q)	5V	150	300	ns	日立	HD14027B	● ● ●
	10V	65	130	ns	富士通	MB84027B	● ● ●
	15V	45	90	ns	松下	MN4027B	● ● ●
t _{PHL} (CLK → Q)	5V	150	300	ns	三菱	M4027BP	● ● ●
	10V	65	130	ns	ローム	BU4027B	● ● ●
	15V	45	90	ns	MOT	MC14027B	● ● ●
t _{PLH} (RESET → Q)	5V	150	300	ns	NS	CD4027B	● ●
	10V	65	130	ns	RCA	CD4027B	● ●
	15V	45	90	ns	SGS	HCC4027B	● ●
t _{PHL} (RESET → Q)	5V	200	400	ns	SIG	HFE4027BP	● ● ●
	10V	85	170	ns	SSS	SCL4027B	● ●
	15V	60	120	ns			
f _{CP}	VDD	min	typ	単位			
	5V	3.5	7	MHz			
	10V	8	16	MHz			
	15V	12	24	MHz			