

БЫСТРОДЕЙСТВУЮЩИЕ КОМПАРАТОРЫ НАПРЯЖЕНИЯ
С ДИФФЕРЕНЦИАЛЬНЫМИ ВХОДАМИ
И ДОПОЛНИТЕЛЬНЫМИ ВЫХОДАМИ ТТЛ ДЛЯ
БЫСТРОДЕЙСТВУЮЩИХ А/Ц ПРЕОБРАЗОВАТЕЛЕЙ
И ДРУГИХ БЫСТРОДЕЙСТВУЮЩИХ СХЕМ.

Пределевые значения:

	мин.	макс.		
+U _{CC}		+8	V	
-U _{CC}		-8	V	
I _{OM}	20		mA	
U _{ID}	±5		V	
U _I	±8		V	
θ _a	MAC160 MAB360	-55 0 -55	+125 +70 +155	°C °C °C
θ _{stg}				

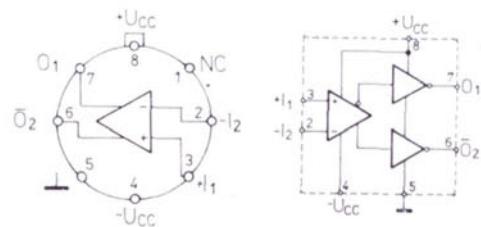
Характеристические данные:

MAC160: $-55^{\circ}\text{C} \leq \theta_a \leq +125^{\circ}\text{C}$, не приводится ли иначе
MAB360: $0^{\circ}\text{C} \leq \theta_a \leq +70^{\circ}\text{C}$

Основные значения:

	ном. знач.	мин.-макс. значения	
Положительное напряжение питания +U _{CC}	5,0	4,5...6,5	V
Отрицательное напряжение питания -U _{CC}	-5,0	-4,5...-6,5	V
Положительный ток питания U _{CC} = ±6,5 V	+I _{CC}	18	≤ 32 mA
Отрицательный ток питания U _{CC} = ±6,5 V	-I _{CC}	9	≤ 16 mA
Входное остаточное напряжение R _S ≤ 200 Ω	U _{IO}	2,0	≤ 5,0 mV
Входной остаточный ток I _{IO}	I _{IO}	0,5	≤ 3,0 μA
Входной ток покоя I _{IB}	I _{IB}	5,0	≤ 20 μA
Диапазон соответствующих входных напряжений U _{CC} = ±6,5 V	U _I	±4,5	≥ ±4,0 V
Выходное напряжение — высокий уровень на каждом выходе I _O = -6,4 mA	U _{OH}	3,0	≥ 2,4 V
I _O = -320 μA, U _{CC} = ±4,5 V	U _{OL}	0,25	≤ 0,4 V
Выходное напряжение — низкий уровень на каждом выходе			
Время задержки θ _a = 25 °C, U _{CC} = ±5 V ¹⁾	t _{d1}	15	≤ 25 ns
	t _{d2}	14	≤ 20 ns
Справочные данные:			
Выходное сопротивление — каждый выход U _O = U _{OH}	R _O	100	Ω
Входное сопротивление R _I = 1 MHz	R _I	17	kΩ
Входная ёмкость C _I = 1 MHz	C _I	3	pF
Время задержки θ _a = 25 °C, U _{CC} = ±5 V ³⁾	t _{d3}	14	ns
Различие времен задержки выхода θ _a = 25 °C, U _{CC} = ±5 V ¹⁾	Δ t _{d1}	2	ns
Температурный коэффициент входной асимметрии напряжения R _S = 50 Ω ⁴⁾	α _{U1O}	8	μV/K
Температурный коэффициент входной асимметрии тока ⁴⁾	α _{I1O}	7	nA/K

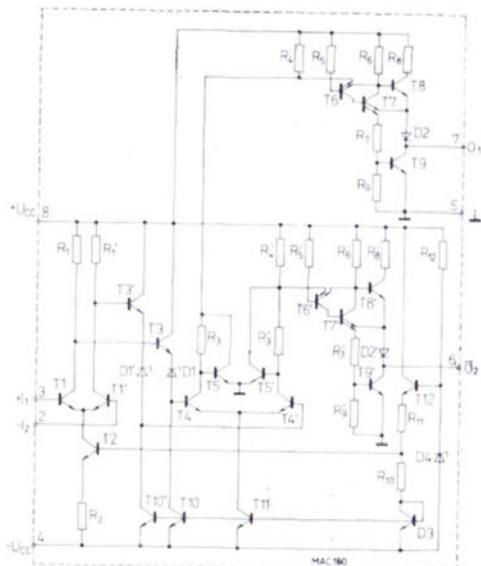
- 1) Время задержки, измеряемое с момента достижения уровня 50 % входного синусоидального сигнала 10 MHz с напряжением между пиками 30 mV, впредь до момента достижения уровня 50 % выходного сигнала.
- 2) Время задержки, измеряемое с момента достижения уровня 50 % входного синусоидального сигнала 10 MHz с напряжением между пиками 2 V, впредь до момента достижения уровня 50 % выходного сигнала.
- 3) Время задержки измеряемое с момента начала 100 mV прыжкового изменения входного напряжения с перекрытием уровня компарации 5 mV до момента перехода выхода уровнем решения.
- 4) MAC160 θ_a = -55...+125 °C
MAB360 θ_a = 0...+70 °C



Соединение выводов (вид снизу)

1	NC	несоединенный вывод
2	-IN	вход 2
3	+IN	вход 1
4	-U _{CC}	отрицательное напряжение питания
5	OUT	точка заземления (⊥)
6	OUT	выход 2
7	OUT	выход 1
8	+U _{CC}	положительное напряжение питания

КОРПУС: IO-6/1



Внутренняя схема соединений