

1. 概述

这个 8 位基于 EPROM 微控制器是由完全静态 COMS 技术设计，集高速、体积小、低功耗和抗高噪声一体的芯片。

内存包括 1.0K 字节 EPROM 和 41 字节静态 RAM。

2. 特点

如下是关于软硬件的一些特点：

- ◆ 完全 CMOS 静态设计
- ◆ 8 位数据总线
- ◆ EPROM 大小：1K
- ◆ 内部 RAM 大小：47 字节（41 通用目的寄存器，6 特殊寄存器）
- ◆ 36 条指令
- ◆ 14 位指令长度
- ◆ 2 级硬件堆栈
- ◆ 工作电压：2.5V 6.0V
- ◆ 工作频率：0~20MHz
- ◆ 最短指令执行时间是在 20MHz 下除分支指令外的所有单周期指令的 200ns
- ◆ 寻址方式包括直接，间接和相对寻址方式
- ◆ 上电复位（POR）
- ◆ 睡眠低功耗方式
- ◆ 5 种可选振荡器类型

INTRC - 内部 4 MHz RC 振荡器

RC——低价 RC 振荡器

LFXT——低频晶体振荡器

XTAL——标准晶体振荡器

HFXT——高频晶体振荡器

- ◆ 3 种振荡器起动时间：

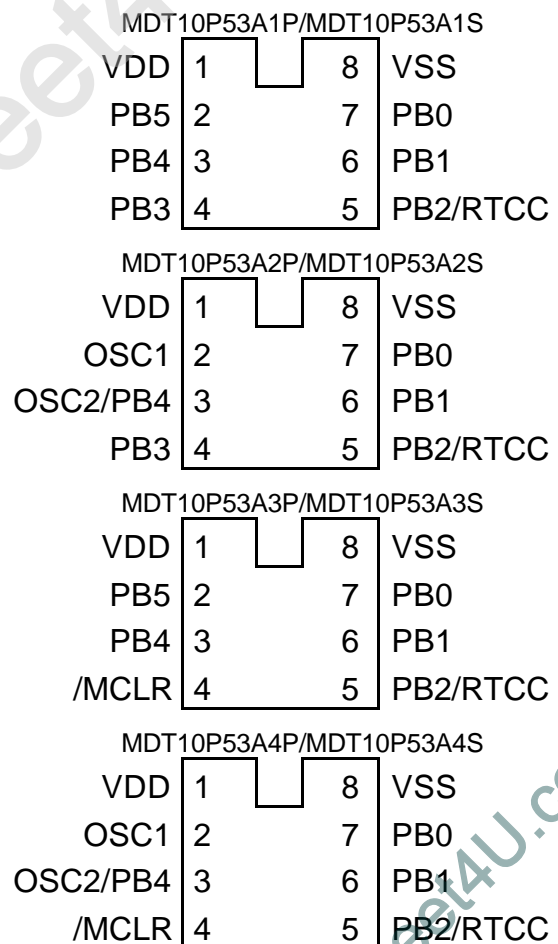
20 ms, 40 ms, 80 ms

- ◆ 带 8 位可编程分频器的 8 位实时时钟 / 计数器（RTCC）
- ◆ 自振式看门狗定时器（WDT）
- ◆ I/O 口电平变化可将 IC 从睡眠模式唤醒

3. 应用

MDT10P53 的应用范围从高速自动机车（电车）到低电源遥控发送 / 接收器，充电设备装置，无线电通讯如遥控器、小型设备、玩具、汽车和 PC 外围等。

4. 引脚定义



5. 引脚功能描述

引脚名称	I/O	说明
PB0 , PB1 , PB3~PB5	I/O	Port B, TTL 输入电平 , PB3 只能当输入用
RTCC/PB2	I/O	实时时钟 / 计数器, 史密特触发器输入电平
/MCLR	I	主复位, 史密特触发器输入电平
OSC1	I	振荡器输入
OSC2	O	振荡器输出
V_{dd}		电源
V_{ss}		地

6. 内存分配

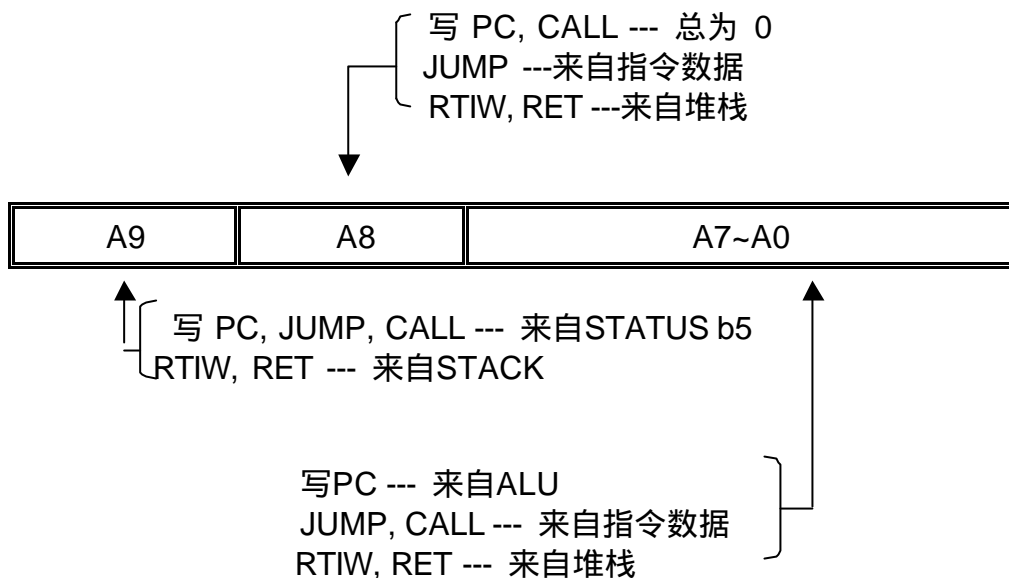
(A) 寄存器分配

地址	说明
BANK0	
00	间址寄存器
01	RTCC
02	PC
03	STATUS
04	MSR
06	Port B
07~1F	通用目标寄存器
BANK1	
30~3F	通用目标寄存器

(1) IAR (间址寄存器) : R00

(2) RTCC (实时时钟 / 计数器) : R01

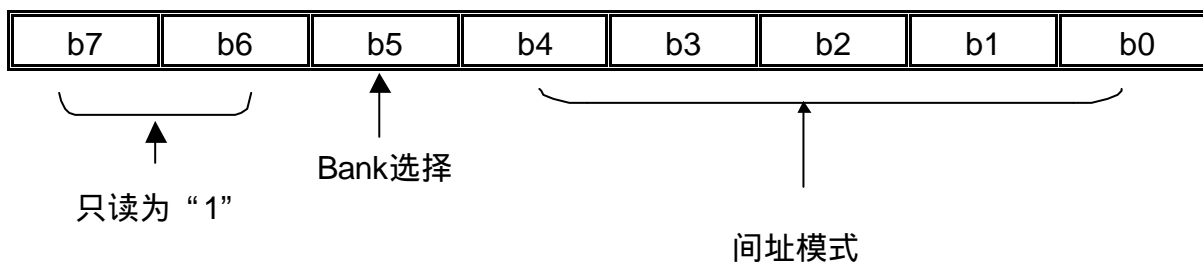
(3) PC (程序计数器) : R02



(4) STATUS(状态寄存器) : R03

位	符号	特征
0	C	进位
1	HC	辅助进位
2	Z	零标志位
3	PF	掉电下降标志位
4	TF	WDT溢出标志位
5	PAGE	ROM页选择位
6	—	未用
7	PCWUF	PIN电平变化睡眠唤醒

(5) MSR (内存Bank 选择寄存器) : R04



(7) PORT B : R06

PB5~PB0, I/O 寄存器, PB3只能当输入用

(8) TMR (定时模式寄存器)

位	标号	功能		
2—0	PS2—0	预分频器值	RTCC比率	WDT 比率
		0 0 0	1:2	1:1
		0 0 1	1:4	1:2
		0 1 0	1:8	1:4
		0 1 1	1:16	1:8
		1 0 0	1:32	1:16
		1 0 1	1:64	1:32
		1 1 0	1:128	1:64
		1 1 1	1:256	1:128
3	PSC	预分频器分配位： 0 — RTCC 1 — Watchdog Timer		
4	TCE	RTCC边沿触发方式 0—上升沿触发 1—下降沿触发		
5	TCS	RTCC 信号设置： 0 — 内部指令周期 1 — RTCC pin电平转变		
6	PBPHB	PORTB 上拉 0 — PORTB 上拉使能 1 — PORTB 上拉不使能		
7	PBWUB	PORTB 唤醒： 0 — 使能 1 — 不使能		

(9) CPIO B (控制 I/O 口方式寄存器)

这个 CPIO 寄存器只能“写”

= “0” , I/O 引脚定义为输出方式

= “1” , I/O引脚定义为输入方式

(10) EPROM配置选项 (通过烧录器设置):

振荡器类型	振荡器起振时间
INTRC 振荡器	20ms,40ms,80ms
RC 振荡器	20ms,40ms,80ms
HFXT 振荡器	20ms,40ms,80ms
XTAL 振荡器	20ms,40ms,80ms
LFXT 振荡器	20ms,40ms,80ms

看门狗控制
看门狗定时器使能
看门狗定时器不使能

保护位
弱保护不使能
保护不使能
保护使能

缺省加密状态为 EPROM 是 WEAK DISABLE，一旦 IC 被致为 ENABLE 或 DISABLE，将不能再被改变。

(B) 程序存储器

地址	说明
000-3FF	程序存储器
000	上电，外部复位或 WDT 时间溢出复位

8. 各寄存器复位状态

寄存器	地址	上电复位，电源范围 检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
IAR	00h	xxxx xxxx	uuuu uuuu	uuuu uuuu
RTCC	01h	xxxx xxxx	uuuu uuuu	uuuu uuuu
PC	02h	0000 0000	0000 0000	0000 0000
STATUS	03h	0001 1xxx	#00# #uuu	#00# #uuu

This specification are subject to be changed without notice. Any latest information please preview

寄存器	地址	上电复位, 电源范围 检测器复位	/MCLR 或 WDT 复位	睡眠唤醒
MSR	04h	111x xxxx	110u uuuu	11uu uuuu
PORT B	06h	--xx xxxx	--uu uuuu	--uu uuuu

注释：U = 不变，X = 不可知，- = 不能实现，读为“0”，# = 依据下列条件

条件	状态寄存器位 7	状态寄存器位 4	状态寄存器位 3
/MCLR 复位 (非 SLEEP 期间)	0	u	u
/MCLR 复位在 SLEEP 期间	0	1	0
WDT 复位 (非 SLEEP 期间)	0	0	1
WDT 复位在 SLEEP 期间	0	0	0
PIN 电平变化睡眠唤醒	1	1	0

9. 指令

指令码	助记符	功能	操作	状态标志
010000 00000000	NOP	空操作	无	
010000 00000001	CLRWT	清看门狗定时器	0→WT	TF、PF
010000 00000010	SLEEP	睡眠方式	0→WT 振荡停止	TF、PF
010000 00000011	TMODE	W到TMODE寄存器	W→TMODE	无
010000 00000100	RET	返回	堆栈→PC	无
010000 00000rrr	CPIO R	控制 I/O 口 寄存器	W→CPIO	无
010001 1rrrrrrr	STWR R	存储 W 到寄存器中	W→R	无
011000 trrrrrrr	LDR R, t	送寄存器	R→t	Z
111010 iiiiiiiii	LDWI I	送立即数到 W	I→W	无
010111 trrrrrrr	SWAPR R, t	高低四位交换	R (0~3) ↔R (4~7) →t	无
011001 trrrrrrr	INCR R, t	寄存器加 1	R+1→t	Z
011010 trrrrrrr	INCRSZ R, t	增 1, 为零跳转	R+1→t	无

指令码	助记符	功能	操作	状态标志
011011 t r r r r r r r	ADDWR R, t	W 与寄存器相加	$W+R \rightarrow t$	C、HC、Z
011100 t r r r r r r r	SUBWR R, t	寄存器减去 W	$R-W \rightarrow t$ $(R+/W+1 \rightarrow t)$	C、HC、Z
011101 t r r r r r r r	DECR R, t	寄存器减 1	$R-1 \rightarrow t$	Z
011101 t r r r r r r r	DECRSZ R, t	减 1 为零跳转	$R-1 \rightarrow t$	无
010010 t r r r r r r r	ANDWR R, t	W 与寄存器相与	$R \ W \rightarrow t$	Z
110100 i i i i i i i i	ANDWI i	W 与立即数相与	$i \ W \rightarrow W$	Z
010011 t r r r r r r r	IORWR R, t	W 与寄存器相或	$R \ W \rightarrow t$	Z
110101 i i i i i i i i	IORWI i	W 与立即数相或	$I \ W \rightarrow W$	Z
010100 t r r r r r r r	XORWR R, t	W 与寄存器相异或	$R \ W \rightarrow t$	Z
110110 i i i i i i i i	XORWI i	W 与立即数相异或	$i \ W \rightarrow W$	Z
011111 t r r r r r r r	COMR R, t	取反	$/R \rightarrow t$	Z
010110 t r r r r r r r	RRR R, t	带进位循环右移	$R(n) \rightarrow R(n-1)$ $C \rightarrow R(7) \ R(0) \rightarrow C$	C
010101 t r r r r r r r	RLR R, t	带进位循环左移	$R(n) \rightarrow R(n-1)$ $C \rightarrow R(0) \ R(7) \rightarrow C$	C
010000 1xxxxxxx	CLRW	工作寄存器清 0	$0 \rightarrow W$	Z
010001 0rrrrrrr	CLRR R	寄存器清 0	$0 \rightarrow R$	Z
0000bb brrrrrrr	BCR R, b	位清除	$0 \rightarrow R(b)$	无
0010bb brrrrrrr	BSR R, b	置位	$1 \rightarrow R(b)$	无
0001bb brrrrrrr	BTSC R, b	如果 $R(b) = 0$ 则跳转	Skip if $R(b) = 0$	无
0011bb brrrrrrr	BTSS R, b	如果 $R(b) = 1$ 则跳转	Skip if $R(b) = 1$	无
1000nn nnnnnnnn	LCALL n	长调用子程序	$n \rightarrow PC$ $PC+1 \rightarrow Stack$	无
1010nn nnnnnnnn	LJUMP n	长跳转	$n \rightarrow PC$	无
110000 nnnnnnnn	CALL n	调用子程序	$n \rightarrow PC$ $PC+1 \rightarrow Stack$	无

指令码	助记符	功能	操作	状态标志
110001 iiiiiiii	RTIW i	返回，将立即数放入 W 中	Stack →PC i→W	无
11001n nnnnnnnn	JUMP n	跳转	n→PC	无

注释：W：工作寄存器

b:位位置

WDT：看门狗定时器

t:目的寄存器

TMODE：定时器方式寄存器

o: 工作寄存器

CPIO：I/O 口控制寄存器

l:通用寄存器

TF：超时位标志

R: 通用寄存器地址

PF：掉电标志

C:进位标志位

PC：程序计数器

HC:辅助进位

OSC：振荡器

Z:零标志位

Inclu.：或

/:取反

Exclu.：异

x:忽略

AND：与

i：立即数（8 位）

n：立即地址

10. 振荡器起振时钟状态：

振荡器类型	上电复位	其它复位
INTRC,RC	20ms,40ms,80ms	300us
HF,XT,LF	20ms,40ms,80ms	20ms,40ms,80ms

11.电气特性

*注意: 温度=25°C

1.工作电流:

(1) HF (C=10p) , WDT - enable

	4M	10M	20M	Sleep	Sleep , WDT-disable
2.5V	240u	450u	900u	3u	1u
3.0V	290u	580u	1.2m	5u	1u
4.0V	500u	950u	1.9m	15u	1u
5.0V	900u	1.4m	2.8m	25u	1u
6.0V	1.4m	2.0m	3.5m	60u	1u

(2) XT (C=10p) , WDT - enable

	1M	4M	10M	Sleep	Sleep , WDT-disable
2.6V	50u	140u	300u	1u	1u
3.0V	100u	250u	550u	5u	1u
4.0V	200u	420u	820u	15u	1u
5.0V	350u	650u	1.1m	25u	1u
6.0V	600u	1.0m	1.7m	60u	1u

(3) LF (C=20p) , WDT - enable

	32K	455K	1M	Sleep	Sleep , WDT-disable
2.6V	5u	N/A	40u	1u	1u
3.0V	15u	(3.6V)70u	80u	5u	1u
4.0V	30u	100u	130u	15u	1u
5.0V	50u	150u	170u	25u	1u
6.0V	100u	200u	250u	60u	1u

(4) RC , WDT - enable ; @Vdd = 5.0V

C	R	Freq.	Current	Sleep , WDT-disable
3p	4.7k	10M	1.0m	1u
	10k	5M	600u	1u
	47k	1M	250u	1u
	100k	510K	180u	1u
	300k	157K	150u	1u
	470k	98K	130u	1u

This specification are subject to be changed without notice. Any latest information please preview

C	R	Freq.	Current	Sleep , WDT-disable
20p	4.7k	5.5M	600u	1u
	10k	2.7M	350u	1u
	47k	576K	170u	1u
	100k	277K	150u	1u
	300k	89K	130u	1u
	470k	56K	120u	1u
100p	4.7k	1.7M	300u	1u
	10k	884K	210u	1u
	47k	184K	150u	1u
	100k	88K	130u	1u
	300k	29K	120u	1u
	470k	19K	110u	1u
300p	4.7k	769K	200u	1u
	10k	380K	150u	1u
	47k	81K	140u	1u
	100k	39K	130u	1u
	300k	13K	120u	1u
	470k	8K	110u	1u

2. 应用电压:

	Min	Max
Vdd	2.6V	6.0V

3. 输入电压 (Vdd = 5V) :

	Port	Min	Max
Vil	TTL	Vss	1.0V
	史密特触发	Vss	0.6V
Vih	TTL	2.2V	Vdd
	史密特触发	3.8V	Vdd

4. 输出电压 (Vdd = 5V) :

	PB	状态
Voh	3.5V	Ioh = -20mA
Vol	0.8V	Iol = 20mA
Voh	4.2V	Ioh = -5mA
Vol	0.5V	Iol = 5mA

5. 后继复位时间:

	I/E RC后继复位时间 (us)	LF 后继复位时间(ms)
2.6V	430	*
3.0V	400	22
4.0V	320	19
5.0V	280	18
6.0V	280	16

6. 基本 WDT 溢出周期:

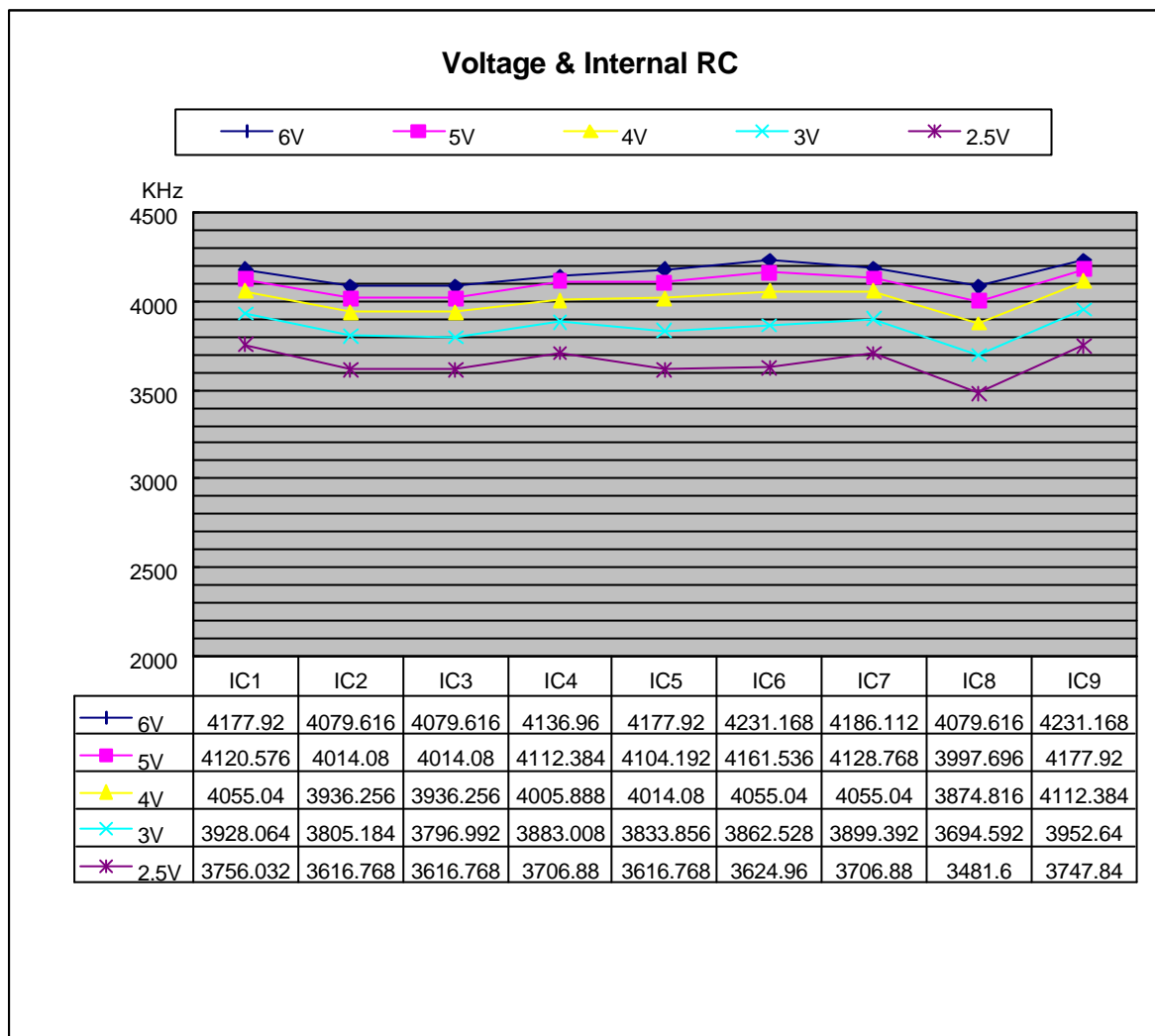
	Time
2.6V	24
3.0V	22
4.0V	19
5.0V	18
6.0V	16

Unit = ms

7. 温度& 内部 RC (Vdd = 3V) :

温度(°C)	-40	-20	0	30	50	80
频率(M)	4.34	4.21	4.12	3.96	3.81	3.63

8. 电压&内部 RC :



9. 上拉电阻:

Vdd	5V
PB0,PB1	18K Ohm
PB3/MCLR	1.3M Ohm

10. MCLR 滤波时间 :

Vdd=5V

时间	1.7
----	-----

Unit = us