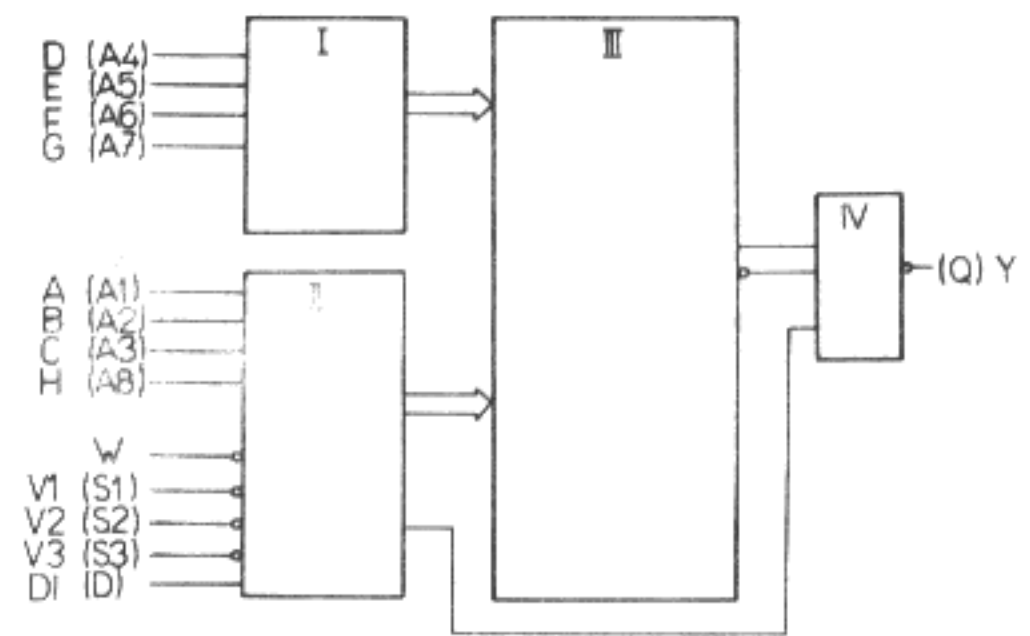


- I. dekódér adresy pro určení řádku (převodník ze čtyřbitového binárního kódu na kód 1 ze 16) — zprostředkovává volbu 1 ze 16 řádků matice paměťových buněk; v každém řádku je 16 paměťových buněk
- II. řízený dekódér adresy sloupců (převodník ze čtyřbitového binárního kódu na kód 1 ze 16) — zprostředkovává volbu 1 ze 16 sloupců matice paměťových buněk (v každém sloupci je 16 paměťových buněk), uložení (zápis) informace přítomné na vstupu DI do matice buněk, ovládá blok IV.
- III. matice paměťových buněk (obsahuje 256 paměťových buněk, organizovaných v 16 řádcích a 16 sloupcích)
- IV. výstupní čtecí zesilovač — zajišťuje přečtení obsahu informace, uložené v matici paměťových buněk.



STATICKÉ HODNOTY: $\vartheta_a = 0^\circ\text{C}, +25^\circ\text{C}, +70^\circ\text{C}$

Výstupní napětí — úroveň L

$U_{CC} = 4,75\text{ V}, U_{IH} = 2\text{ V}, U_{IL} = 0,8\text{ V}, I_{OL} = 16\text{ mA}$

$U_{OL} < 0,45\text{ V}$

Výstupní napětí — úroveň H

$U_{CC} = 4,75\text{ V}, U_{IH} = 2\text{ V}, U_{IL} = 0,8\text{ V}, I_{OH} = -10,3\text{ mA}$

$U_{OH} > 2,4\text{ V}$

Výstupní proud pro stav vysoké impedance — úroveň H

$U_{CC} = 5,25\text{ V}, U_{IH} = 2\text{ V}, U_{IL} = 0,8\text{ V}, U_O = 2,4\text{ V}$

$I_{OZH} < 40\text{ }\mu\text{A}$

Výstupní proud pro stav vysoké impedance — úroveň L

$U_{CC} = 5,25\text{ V}, U_{IH} = 2\text{ V}, U_{IL} = 0,8\text{ V}, U_O = 0,4\text{ V}$

$-I_{OZH} < 40\text{ }\mu\text{A}$

Vstupní proud — úroveň H

$U_{CC} = 5,25\text{ V}, U_{IH} = 5,5\text{ V}, U_{IL} = 0\text{ V}$

$I_{IH} < 1\text{ mA}$

$U_{CC} = 5,25\text{ V}, U_{IH} = 2,7\text{ V}, U_{IL} = 0\text{ V}$

$I_{IH} < 25\text{ }\mu\text{A}$

Vstupní proud — úroveň L

$U_{CC} = 5,25\text{ V}, U_{IL} = 0,5\text{ V}, U_{IH} = 4,5\text{ V}$

$-I_{IL} < 250\text{ }\mu\text{A}$

Odběr ze zdroje

$U_{CC} = 5,25\text{ V}$

$I_{CC} < 140\text{ mA}$

Výstupní proud zkratový

$U_{CC} = 5,25\text{ V}, U_{IH} = 4,5\text{ V}, U_{IL} = 0\text{ V}, U_O = 0\text{ V}$

$-I_{OS} 30 \dots 100\text{ mA}$

DYNAMICKÉ HODNOTY:

$U_{CC} = 4,75 \dots 5,25\text{ V}, \vartheta_a = 0^\circ\text{C} \dots +70^\circ\text{C}, R_1 = 300\text{ }\Omega, R_2 = 1\text{ k}\Omega, C_1 = 30\text{ pF}, U_Z = 5\text{ V}$

Vybavovací doba od adresy

MH74S201 MH74S201E

Vybavovací doba od výběru

t_{AVQV}

≤ 65

≤ 80

ns

Doba zablokování po výběru

t_{SLQV}

≤ 30

≤ 50

ns

Doba zablokování po zápisu

t_{SHQZ}

≤ 20

≤ 30

ns

Doba zotavení

t_{WLQZ}

≤ 35

≤ 40

ns

Šířka impulsu zápis

t_{WLWH}

≤ 65

≤ 80

ns

DOPORUČENÉ PRACOVNÍ PODMINKY:

Napájecí napětí

U_{CC}

$4,75\text{ V} \leq U_{CC} \leq 5,25\text{ V}$

V

Vstupní napětí — úroveň L

U_{IL}

$-0,5\text{ V} \leq U_{IL} \leq +0,8\text{ V}$

V

Vstupní napětí — úroveň H

U_{IH}

$+2,0\text{ V} \leq U_{IH} \leq +5,5\text{ V}$

V

Výstupní zatěžovací proud — úroveň L

I_{OL}

≤ 16

mA

Výstupní zatěžovací proud — úroveň H

$-I_{OH}$

$\leq 10,3$

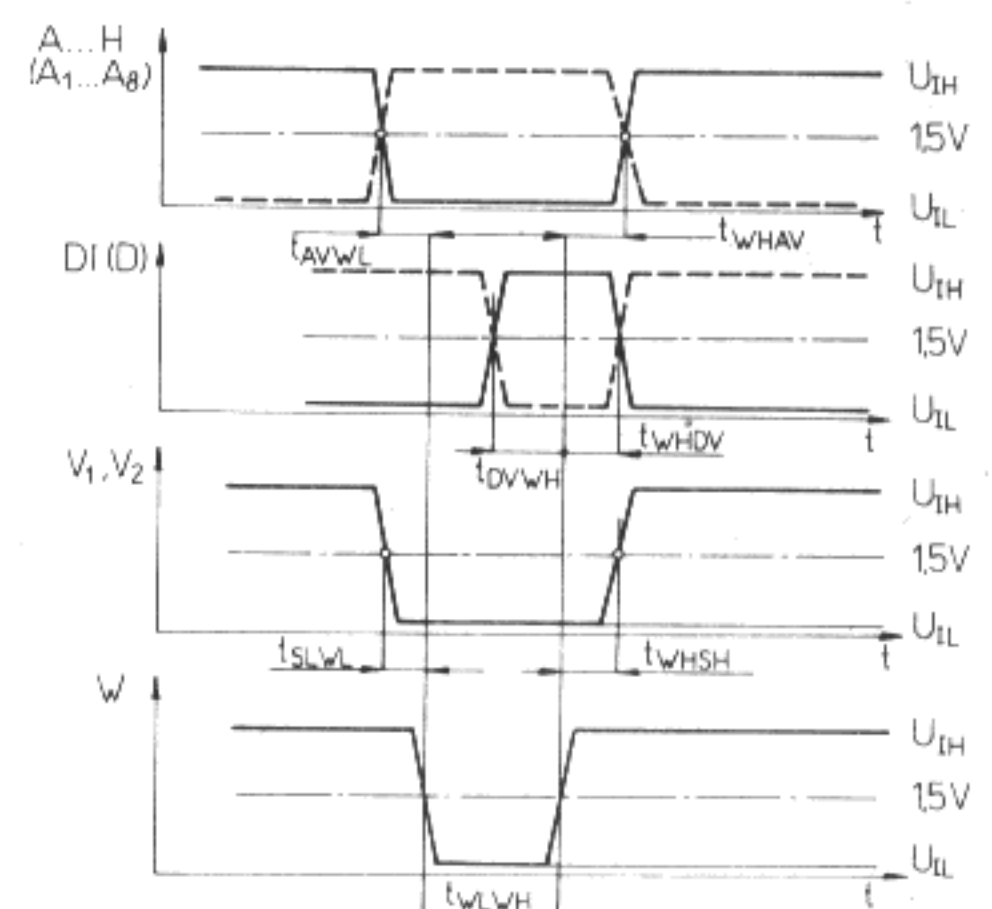
mA

Rozsah pracovních teplot okolí

ϑ_a

$0^\circ\text{C} \leq \vartheta_a \leq +70^\circ\text{C}$

$^\circ\text{C}$



Časové parametry impulsních průběhů na vstupech
při režimu zápis: 1)

MH74S201 MH74S201E

Doba předstihu vstupu D	t_{DQVH}	≥ 65	≥ 80	ns
Doba přesahu vstupu D	t_{WHDV}	≥ 0	≥ 0	ns
Doba předstihu vstupu A...H	t_{AVWL}	≥ 20	≥ 25	ns
Doba přesahu vstupu A...H	t_{WHAV}	≥ 0	≥ 0	ns
Doba předstihu vstupu V	t_{SLWL}	≥ 0	≥ 5	ns
Doba přesahu vstupu V	t_{WHSH}	≥ 0	≥ 0	ns
Šířka impulsu ZÁPIS	t_{WLWH}	≥ 65	≥ 80	ns

1) Vzhledem ke vstupu W (ZÁPIS)

FUNKČNÍ TABULKA

FUNKCE	STAV NA VSTUPECH		Stav na výstupu
	V	W	
Zápis	L	L	vysoká impedance
Čtení	L	H	negace binární informace, uložené v adresovaném slově
Blokování	H	X	vysoká impedance

Typ	Druh	Pouzdro
MH7489	Bipolární paměť RAM 64 bitů s organizací 16 slov po čtyřech bitech, pozitivní logikou, vstupními záchytnými diodami a oddělenými vstupy. Při provozu se rozlišují tyto funkce obvodu: zápis do paměti, čtení z paměti, přenos dat a blokování paměti. Výstup s otevřeným kolektorem.	IO—14
MH74S187	Bipolární maskou programovaná paměť konstant ROM 1024 bitů s organizací 256 slov po čtyřech bitech, výstup s otevřeným kolektorem. Obsah informací, který má být do ní uložen během výrobního procesu musí zákazník předložit spolu s objednávkou. Minimální počet dodávaných kusů s jedním obsahem činí 400 kusů.	IO—14
MH74188	Bipolární, elektricky programovatelná paměť PROM 256 bitů s organizací 32 slov po osmi bitech, výstup s otevřeným kolektorem, určená pro paměti konstant, generátory logických funkcí.	IO—14
MH74S201 MH74S201E	Bipolární paměť RAM 256 bitů s organizací 256 slov po jednom bitu. Jednotlivé buňky jsou uspořádány v souřadnicovém systému X—Y (16 řádků a 6 sloupců buněk). Výstup třístavový.	IO—14
MH74S287	Bipolární rychlá, elektricky programovatelná paměť PROM 1024 bitů s organizací 256 slov po čtyřech bitech, výstupy s otevřeným kolektorem, určená pro paměti konstant, generátory logických funkcí.	IO—14
MH74S370	Bipolární maskou programovaná paměť ROM 2048 bitů s organizací 512 slov po čtyřech bitech. Výstup třístavový. Obsah informací, který má být do ní uložen během výrobního procesu musí zákazník předložit spolu s objednávkou. Minimální počet kusů s jedním obsahem činí 400 kusů.	IO—14
MH74S571	Bipolární elektricky programovatelná paměť konstant PROM 2048 bitů s organizací 512 slov po čtyřech bitech, výstup s otevřeným kolektorem.	IO—14
MH82S11	Bipolární rychlá paměť RAM 1024 bitů s organizací 32×32 bity. Výstup třístavový. Programovatelnost paměti spočívá v možnosti změnit jednou provždy binární informaci, uloženou v jednotlivých buňkách paměti. Z důvodů identifikace se každá naprogramovaná paměť označuje identifikačním indexem (index zákazníka — šestimístné číslo, uvedené na spodní straně pouzdra, index výrobce — třímístné číslo vlevo od typového znaku).	IO—18/C2

MEZNÍ HODNOTY:

		min.	max.	
Napájecí napětí	U_{CC}	0	+7	V
Vstupní napětí	U_I		+5,5	V
Vstupní proud	I_I		−12	mA
Výstupní napětí	U_O	0	+5,5	V
Výstupní proud — úroveň H	MH74S201, MH74S201E MH82S11 — úroveň L	I_{OH} I_{OL} I_{OL}	−10,3 −2,0 16	mA mA mA
Pracovní teplota okolí	ϑ_a	0	+70	°C
Teplota při skladování	ϑ_{stg}	−55	+155	°C

DOPORUČENÉ PROVOZNÍ PODMÍNKY:

Vstupní napětí — úroveň H	U_{IH}	$+2,0 \text{ V} \leq U_{IH} \leq +5,5$	V
Vstupní napětí — úroveň L	U_{IL}	$-0,5 \text{ V} \leq U_{IL} \leq +0,8$	V
Napětí připojené na výstup — úroveň H	MH7489 MH74188 U_{OH} U_{OH}	$+2,4 \text{ V} \leq U_{OH} \leq +5,5$ $0 \text{ V} \leq U_{OH} \leq +5,5$	V V
Výstupní zatěžovací proud — úroveň L	MH7489, MH74S201, MH74S201E MH74188 I_{OL} I_{OL}	≤ 16 $0 \text{ V} \leq I_{OL} \leq 12$	mA mA
Rozsah pracovních teplot okolí	ϑ_a	$0^\circ\text{C} \leq \vartheta_a \leq +70$	°C
Vstupní záchytné napětí	$-U_D$ $-U_P$	$< 1,5$ $< 1,2$	V V

