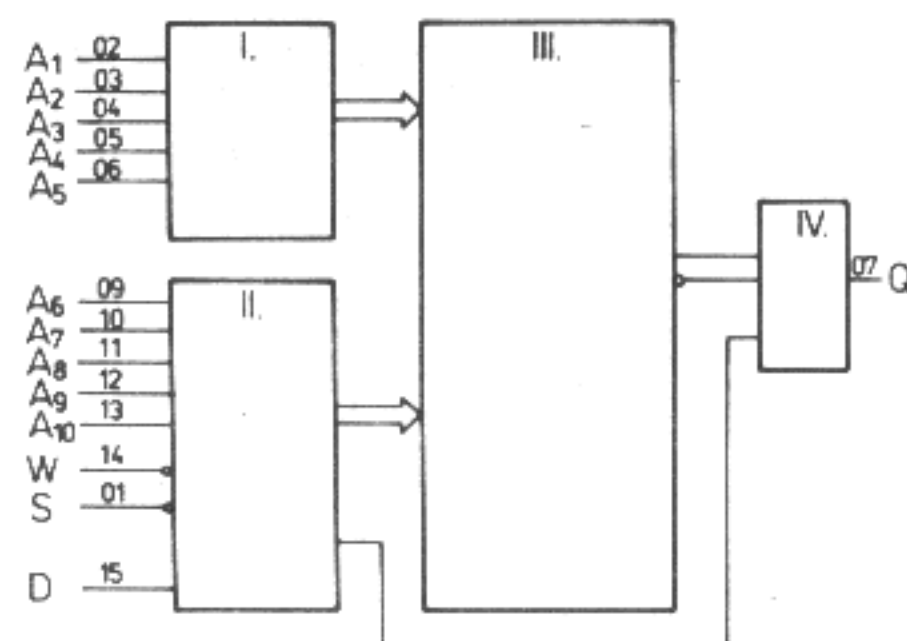


- I. Dekodér adresy řádků — zprostředkovává volbu jednoho ze 32 řádků matice paměťových buněk; v každém řádku je 32 paměťových buněk.
- II. Dekodér adresy sloupců — zprostředkovává volbu jednoho ze 32 sloupců matice paměťových buněk; v každém sloupci je 32 paměťových buněk. Zápis informace přítomné na vstupu D do matice paměťových buněk. Ovládá funkční blok IV.
- III. Matice paměťových buněk — obsahuje 1024 paměťových buněk uspořádaných do 32 řádků a 32 sloupců.
- IV. Výstupní čtecí zesilovač.



DOPORUČENÉ PRACOVNÍ PODMÍNKY:

$U_{CC}$	$4,75 \leq U_{CC} \leq 5,25$	V
$U_{IL}$	$0 \leq U_{IL} \leq +0,8$	V
$U_{IH}$	$2,1 \leq U_{IH} \leq 5,25$	V
při $\vartheta_a = 0^\circ\text{C}$	$2,2 \leq U_{IH} \leq 5,25$	V
$I_{OL}$	$\leq 16$	mA
$-I_{OH}$	$\leq 2,0$	mA
$\vartheta_a$	$0 \leq \vartheta_a \leq 70$	$^\circ\text{C}$

Doby zpoždění výstupní informace:

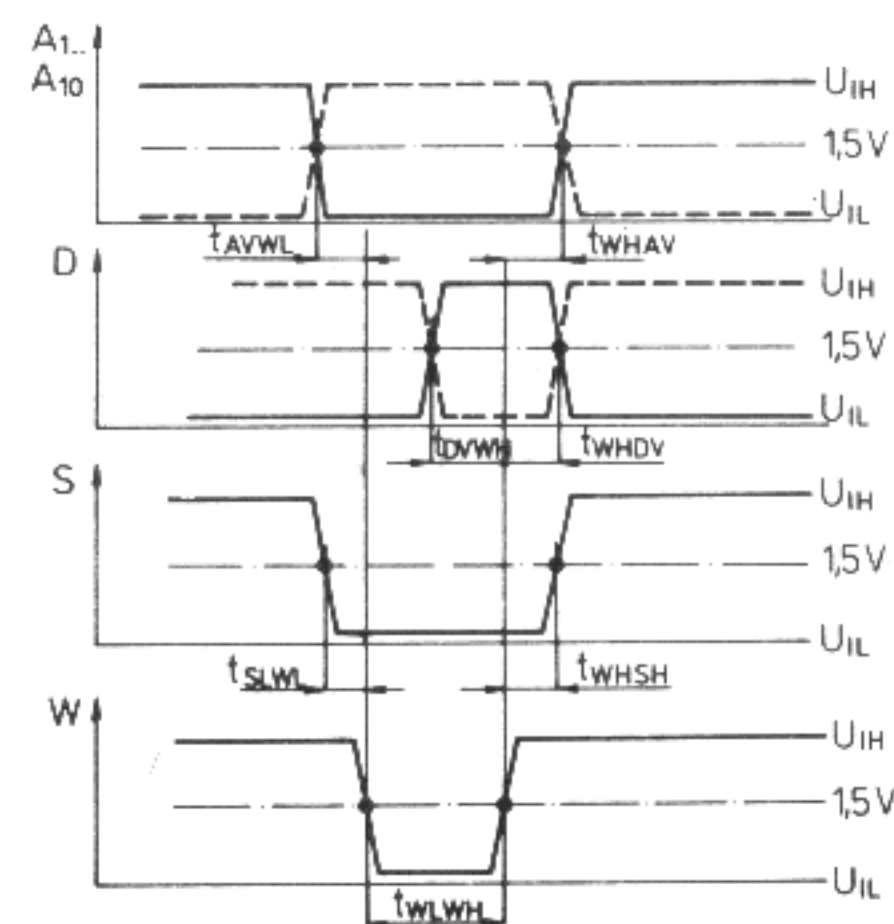
D	datový vstup
$A_1 \dots A_{10}$	adresové vstupy
S	vstup pro výběr
W	vstup pro zápis
Q	výstup

CHARAKTERISTICKÉ ÚDAJE:

Statické hodnoty:  $\vartheta_a = 0^\circ\text{C}, +25^\circ\text{C}, +70^\circ\text{C}$

		min.-max.	
Výstupní napětí — úroveň L			
$U_{CC} = 4,75\text{ V}, U_{IH} = 2,1\text{ V}, U_{IL} = 0,8\text{ V}, I_{OL} = 16\text{ mA}$	$U_{OL}$	$\leq 0,45$	V
Výstupní napětí — úroveň H			
$U_{CC} = 4,75\text{ V}, U_{IH} = 2,1\text{ V}, U_{IL} = 0,8\text{ V}, I_{OH} = -2,0\text{ mA}$	$U_{OH}$	$\geq 2,4$	V
Vstupní proud — úroveň H			
$U_{CC} = 5,25\text{ V}, U_{IH} = 5,5\text{ V}, U_{IL} = 0\text{ V}$	$I_{IH}$	$\leq 1$	mA
$U_{CC} = 5,25\text{ V}, U_{IH} = 2,7\text{ V}, U_{IL} = 0\text{ V}$	$I_{IH}$	$\leq 25$	$\mu\text{A}^-$
Vstupní proud — úroveň L			
$U_{CC} = 5,25\text{ V}, U_{IL} = 0,45\text{ V}, U_{IH} = 4,5\text{ V}$	$-I_{IL}$	$\leq 250$	$\mu\text{A}$
Výstupní proud pro stav vysoké impedance — úroveň H			
$U_{CC} = 5,25\text{ V}, U_{IH} = 2,1\text{ V}, U_{IL} = 0,8\text{ V}, U_O = 2,4\text{ V}$	$I_{OZH}$	$\leq 40$	$\mu\text{A}$
Výstupní proud pro stav vysoké impedance — úroveň L			
$U_{CC} = 5,25\text{ V}, U_{IH} = 2,1\text{ V}, U_{IL} = 0,8\text{ V}, U_O = 0,4\text{ V}$	$-I_{OZL}$	$\leq 40$	$\mu\text{A}$
Výstupní proud zkratový			
$U_{CC} = 5,25\text{ V}, U_{IH} = 4,5\text{ V}, U_{IL} = 0\text{ V}, U_O = 0\text{ V}$	$-I_{OS}$	$20 \dots 100$	mA
Napájecí proud			
$U_{CC} = 5,25\text{ V}, \vartheta_a = +70^\circ\text{C}$	$I_{CC}$	$\leq 135$	mA
$U_{CC} = 5,25\text{ V}, \vartheta_a = 0^\circ\text{C}, +25^\circ\text{C}$	$I_{CC}$	$\leq 145$	mA

IMPULSNÍ PRŮBĚHY NA VSTUPECH PŘI PROVOZU ZÁPIS:



$t_{DVWH}$	$\geq 85$	ns
$t_{WHDV}$	$\geq 5$	ns
$t_{AVWL}$	$\geq 20$	ns
$t_{WHAV}$	$\geq 5$	ns
$t_{SLWL}$	$\geq 5$	ns
$t_{WHSH}$	$\geq 5$	ns
$t_{WLWH}$	$\geq 80$	ns

FUNKČNÍ TABULKA

Provoz	VSTUPY			VÝSTUP
	S	W	D	Q
Čtení	L	H	X	V
Zápis	L	L	V	Z
Blokování	H	X	X	Z

- L —  $0\text{ V} \leq U_{IL} \leq 0,8\text{ V}$
- H —  $2,1\text{ V} \leq U_{IH} \leq 5,25\text{ V}$
- V — informace L nebo H na vstupu nebo výstupu
- X — libovolný stav L nebo H (nemá vliv na stav výstupu)
- Z — vysoká impedance na výstupu

DYNAMICKÉ HODNOTY:  $\vartheta_a = 0^\circ\text{C} \dots +70^\circ\text{C}, U_{CC} = 5,0 \pm 0,25\text{ V}$

$t_{AVQV}$	50	$\leq 90$	ns	$t_{WLQZ}$	$\leq 40$	ns
$t_{SLQV}$		$\leq 40$	ns	$t_{WHQV}$	$\leq 40$	ns
$t_{SHQZ}$		$\leq 40$	ns	$t_{WLWH}$	65 $\leq 80$	ns

Typ	Druh	Pouzdro
MH7489	Bipolární paměť RAM 64 bitů s organizací 16 slov po čtyřech bitech, pozitivní logikou, vstupními záchytnými diodami a oddělenými vstupy. Při provozu se rozlišují tyto funkce obvodu: zápis do paměti, čtení z paměti, přenos dat a blokování paměti. Výstup s otevřeným kolektorem.	IO-14
MH74S187	Bipolární maskou programovaná paměť konstant ROM 1024 bitů s organizací 256 slov po čtyřech bitech, výstup s otevřeným kolektorem. Obsah informací, který má být do ní uložen během výrobního procesu musí zákazník předložit spolu s objednávkou. Minimální počet dodávaných kusů s jedním obsahem činí 400 kusů.	IO-14
MH74188	Bipolární, elektricky programovatelná paměť PROM 256 bitů s organizací 32 slov po osmi bitech, výstup s otevřeným kolektorem, určená pro paměti konstant, generátory logických funkcí.	IO-14
MH74S201 MH74S201E	Bipolární paměť RAM 256 bitů s organizací 256 slov po jednom bitu. Jednotlivé buňky jsou uspořádány v souřadnicovém systému X-Y (16 řádků a 6 sloupců buněk). Výstup třístavový.	IO-14
MH74S287	Bipolární rychlá, elektricky programovatelná paměť PROM 1024 bitů s organizací 256 slov po čtyřech bitech, výstupy s otevřeným kolektorem, určená pro paměti konstant, generátory logických funkcí.	IO-14
MH74S370	Bipolární maskou programovaná paměť ROM 2048 bitů s organizací 512 slov po čtyřech bitech. Výstup třístavový. Obsah informací, který má být do ní uložen během výrobního procesu musí zákazník předložit spolu s objednávkou. Minimální počet kusů s jedním obsahem činí 400 kusů.	IO-14
MH74S571	Bipolární elektricky programovatelná paměť konstant PROM 2048 bitů s organizací 512 slov po čtyřech bitech, výstup s otevřeným kolektorem.	IO-14
MH82S11	Bipolární rychlá paměť RAM 1024 bitů s organizací 32×32 bity. Výstup třístavový. Programovatelnost paměti spočívá v možnosti změnit jednou provždy binární informaci, uloženou v jednotlivých buňkách paměti. Z důvodů identifikace se každá naprogramovaná paměť označuje identifikačním indexem (index zákazníka — šestimístné číslo, uvedené na spodní straně pouzdra, index výrobce — třímístné číslo vlevo od typového znaku).	IO-18/C2

MEZNI HODNOTY:

		min.	max.	
Napájecí napětí	$U_{CC}$	0	+7	V
Vstupní napětí	$U_I$		+5,5	V
Vstupní proud	$I_I$		-12	mA
Výstupní napětí	$U_O$	0	+5,5	V
Výstupní proud — úroveň H	MH74S201, MH74S201E MH82S11		-10,3	mA
— úroveň L	MH74S201, MH74S201E		-2,0 16	mA mA
Pracovní teplota okolí	$\vartheta_a$	0	+70	°C
Teplota při skladování	$\vartheta_{Stg}$	-55	+155	°C

DOPORUČENÉ PROVOZNI PODMÍNKY:

Vstupní napětí — úroveň H	$U_{IH}$	+2,0 V $\leq U_{IH} \leq$ +5,5	V
Vstupní napětí — úroveň L	$U_{IL}$	-0,5 V $\leq U_{IL} \leq$ +0,8	V
Napětí připojené na výstup — úroveň H	MH7489 MH74188	$U_{OH}$ +2,4 V $\leq U_{OH} \leq$ +5,5 $U_{OH}$ 0 V $\leq U_{OH} \leq$ +5,5	V V
Výstupní zatěžovací proud — úroveň L	MH7489, MH74S201, MH74S201E MH74188	$I_{OL} \leq$ 16 0 V $\leq I_{OL} \leq$ 12	mA mA
Rozsah pracovních teplot okolí	$\vartheta_a$	0 °C $\leq \vartheta_a \leq$ +70	°C
Vstupní záchytné napětí	MH74S...	$-U_D <$ 1,5 $-U_P <$ 1,2	V V

