



PT6007B 5~7 串锂离子/锂聚合物电池保护芯片

概述

PT6007B 是一款专为保护 5~7 串锂离子/聚合物电池、磷酸铁锂电池或钛酸锂电池的电池保护芯片,可降低因电池过充,过放,过温和/或过流条件而导致的电池损坏或寿命缩短的风险。

$\pm 25\text{mV}$ 的过充电检测电压精度保证电池安全的全容量充电。 $\pm 10\text{mV}$ 的电流检测电压精度保证放电过流准确触发。

PT6007B 的充电过温保护阈值和放电过温保护阈值可通过外部电阻独立设置。

PT6007B 可以直接驱动外部 N 型充电 MOSFET 和 N 型放电 MOSFET,并保留特殊的 CCTL 和 DCTL 引脚,让客户可根据应用控制充放电 MOSFETs。

PT6007B 支持多芯片级联以满足更多电池串联的应用。

PT6007B 的低功耗设计让电池包在存储阶段只消耗微不足道的电流。

应用

- 电动自行车、电动滑板车
- 电动工具, 电动园林工具
- 备用电池系统
- 扫地机等

特点

- 内置高精度电压检测电路:
 - 过充电检测电压:
 $V_{COV} = 4.25\text{V}/3.85\text{V}/3.65\text{V}/2.80\text{V}$
精度: $\pm 25\text{mV}$
 - 过充电恢复电压:
 $V_{COVR} = 4.15\text{V}/3.65\text{V}/3.55\text{V}/2.5\text{V}$
 - 过放电检测电压:
 $V_{CUV} = 2.80\text{V}/2.35\text{V}/2.00\text{V}/1.20\text{V}$
精度: $\pm 80\text{mV}$
 - 过放电恢复电压:
 $V_{CUIVR} = 3.00\text{V}/2.55\text{V}/2.50\text{V}/1.50\text{V}$
 - 电池均衡启动电压:
 $V_{BL} = V_{COVR}$ OR $\Delta V_{BL} = 50\text{mV}/75\text{mV}/100\text{mV}$
精度: $\pm 25\text{mV}$
- 内置三段放电过电流检测电路:
 - 放电过电流 1 检测电压:
 $V_{DOC1} = 50\text{mV}/100\text{mV}$; 精度: $\pm 10\text{mV}$
 - 放电过电流 2 检测电压:
 $V_{DOC2} = 2 * V_{DOC1}$; 精度: $\pm 20\text{mV}$
 - 负载短路检测电压:
 $V_{SC} = 5 * V_{DOC1}$; 精度: $\pm 50\text{mV}$
- 内置充电过电流检测电路:
 - 充电过电流检测电压:
 $V_{COC} = 20\text{mV}/40\text{mV}/60\text{mV}/\text{屏蔽}$; 精度: $\pm 30\%$
- 内置独立的充电过温和放电过温保护, 可通过外部电阻独立设置充电过温保护阈值和放电过温保护阈值
- 内置充电低温保护
- 延迟时间 T_{DOC1}/T_{DOC2} 可通过外部引脚配置
- 内置电池被动均衡和断线检测功能
- 支持多芯片级联应用
- 电子锁功能
- 关断模式和休眠模式的外部配置引脚
- 支持磷酸铁锂和钛酸锂电池应用
- 低消耗电流:
 - 正常工作状态: $< 25\mu\text{A}$
 - 休眠模式: $< 2\mu\text{A}$
 - 关断模式: $< 2\mu\text{A}$
- 封装: SSOP-24



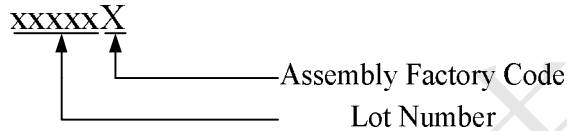
5~7 串锂离子/锂聚合物电池保护芯片

订购信息

封装	订购型号	包装打印	产品打印
SSOP-24	PT6007BESSX-YY	Tape and Reel 2500 units	 PT6007B-YY xxxxxX

Note1: YY 对应表 1 中的参数选项

Note2:



Part Number	V _{COV}	V _{COVR}	V _{CUV}	V _{CUVR}	V _{DOC1}	V _{COC}	V _{BL}
PT6007BESSX-AA	4.250V	4.150V	2.80V	3.00V	100mV	20mV	V _{COVR}
PT6007BESSX-AB	4.175V	4.075V	2.75V	2.95V	50mV	20mV	V _{COVR}
PT6007BESSX-AC	4.200V	4.100V	2.80V	3.00V	50mV	20mV	V _{COVR}
PT6007BESSX-BA	3.850V	3.650V	2.35V	2.55V	100mV	40mV	V _{COVR}
PT6007BESSX-CA	3.650V	3.550V	2.00V	2.50V	100mV	40mV	V _{COVR}
PT6007BESSX-DA	3.650V	3.500V	2.50V	2.80V	100mV	50mV	V _{COVR}

表. 1 可订购料号的参数选项

Note3: 其他参数选项的产品型号需求请联系销售。

参数选项表

Item	Parameter	Units	Options			
1	V _{COV}	V	4.250	3.850	3.650	2.800
	V _{COVR}	V	4.150	3.650	3.550	2.500
	V _{CUV}	V	2.800	2.350	2.000	1.200
	V _{CUVR}	V	3.000	2.550	2.500	1.500
	Selection filled with X					
2	V _{DOC1}	mV	50	100		
	Selection filled with X					
3	V _{COC}	mV	20	40	60	Disable
	Selection filled with X					
4	ΔV _{BL}	mV	50	75	100	ΔV _{COVR}
	Selection filled with X					



5~7 串锂离子/锂聚合物电池保护芯片

典型应用电路

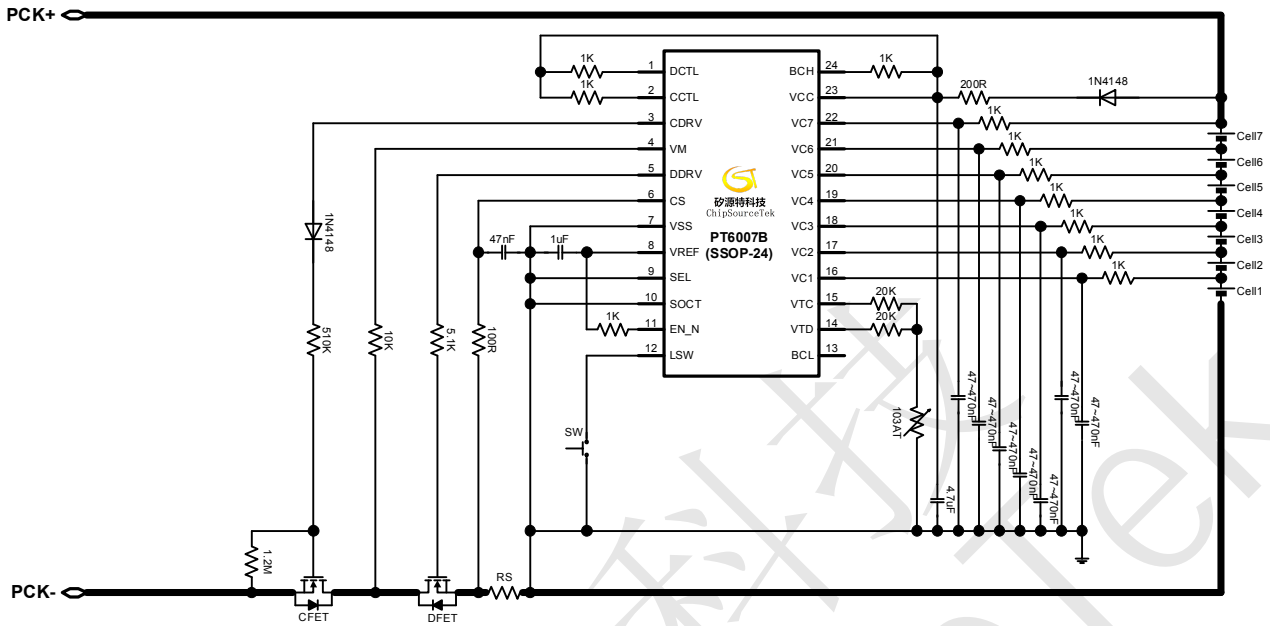


图 1.7 串电池的典型应用电路 (带电子锁功能)



管脚定义图

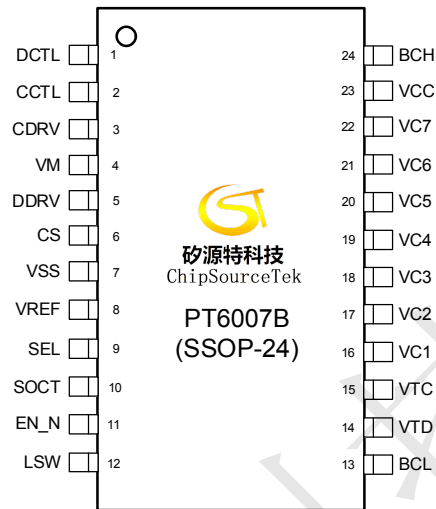


图 3. 管脚定义图

管脚描述

引脚号码	引脚名称	引脚功能描述
1	DCTL	放电管外部控制输入管脚
2	CCTL	充电管外部控制输入管脚
3	CDRV	充电管驱动输出管脚
4	VM	负载检测和充电器检测输入管脚
5	DDRV	放电管驱动输出管脚
6	CS	电流感应电压输入管脚
7	VSS	芯片地
8	VREF	内部基准电压和 LDO 输出
9	SEL	电芯节数选择管脚（接地，悬空，上拉到 VREF）
10	SOCT	DOC1 和 DOC2 延迟时间设定管脚
11	EN_N	芯片休眠控制管脚（悬空：关断；接地：正常工作；接 VREF：允许进入休眠）
12	LSW	低压开关（悬空：放电管强制关闭；接地：若无 CUV, DOT, SC 等放电保护事件，放电管打开）
13	BCL	均衡级联控制低端管脚
14	VTD	放电过温阈值设置管脚
15	VTC	充电过温阈值设置管脚
16	VC1	电芯电压监测输入端 1
17	VC2	电芯电压监测输入端 2
18	VC3	电芯电压监测输入端 3
19	VC4	电芯电压监测输入端 4
20	VC5	电芯电压监测输入端 5
21	VC6	电芯电压监测输入端 6
22	VC7	电芯电压监测输入端 7
23	VCC	芯片电源
24	BCH	均衡级联控制高端管脚



5~7 串锂离子/锂聚合物电池保护芯片

简化模块图

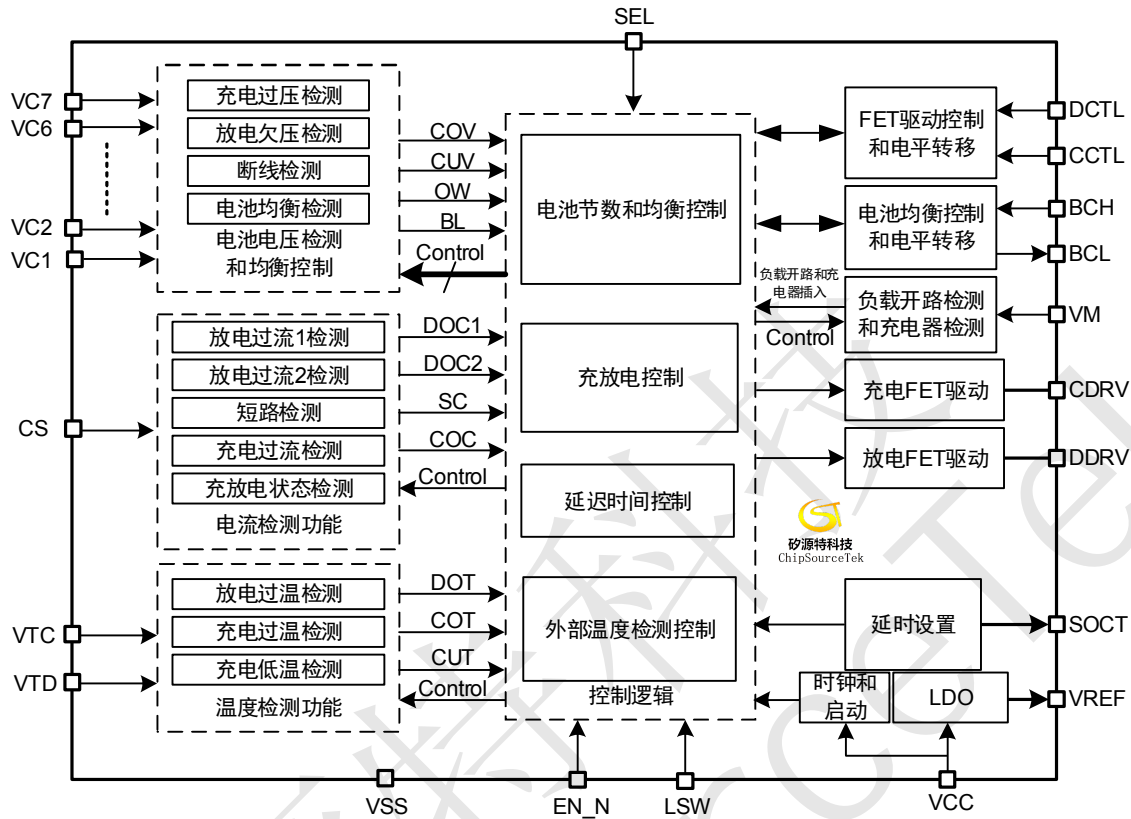


图 4. 内部模块简化图



5~7 串锂离子/锂聚合物电池保护芯片

极限参数(注1)

(无特别说明, Ta=25°C)

参数	符号	对应引脚	参数范围	单位
VCC引脚输入电压范围	V _{CC}	VCC	V _{SS} -0.3 to V _{SS} +60	V
低压引脚电压范围	V _{IN_LV1}	CS	V _{SS} -0.3 to V _{SS} +5.5	V
低压引脚电压范围	V _{IN_LV2}	LSW, BCL, EN_N, SEL, SOCT, VTD, VTC	V _{SS} -0.3 to V _{REF} +0.3	V
高压引脚电压范围	V _{IN_HV1}	DCTL, CCTL, BCH	V _{SS} -0.3 to V _{SS} +60	V
高压引脚电压范围	V _{IN_HV2}	DCTL, CCTL, BCH	V _{CC} -40 to V _{CC} +40	V
VM 引脚电压范围	V _{VM}	VM	V _{SS} -1.0 to V _{CC} +0.3	V
电池输入引脚电压范围 VC(n) to VC(n-1), n=2 to 7; VC1 to VSS	V _{CELL}	(VC7, VC6), (VC6, VC5), (VC5, VC4), (VC4, VC3), (VC3, VC2), (VC2, VC1), (VC1, VSS)	V _{SS} -0.3 to V _{SS} +60	V
电池输入引脚电压范围 VC(n), n=1 to 7;	VC(n)	VC(n)	V _{SS} -0.3 to V _{SS} +60	V
CDRV 引脚电压范围	V _{CDRV}	CDRV	V _{CC} -60 to V _{SS} +18	V
DDRV 引脚电压范围	V _{DDRV}	DDRV	V _{SS} -0.3 to V _{SS} +18	V
ESD (HBM) (注2)		(不包括 CDRV 和 VM 引脚)	±2	KV
存储温度范围	T _{STG}		-55 to +150	°C
PN 结到环境热阻 (SSOP-24)	θ _{JA}		130	°C/W

注 1: 最大极限值是指超出该工作范围

注 2: HBM: ANSI/ESDA/JEDEC JS-001-2014



5~7 串锂离子/锂聚合物电池保护芯片

电气参数

(无特别说明, Ta=25°C, V_{CELL}=3.6V)

参数	符号	条件	最小值	典型值	最大值	单位
VCC 供电						
输入电压工作范围	V _{CC}		5.0		60	V
输入电流	I _{VCC_NOR}	正常状态, V _{CELL} =3.6V, CDRV 悬空, EN_N=VSS		20	25	μA
	I _{VCC_SLP}	休眠模式, V _{CELL} =1.8V, 无充电器, EN_N=V _{REF}			2.0	μA
	I _{VCC_PD}	关断模式, V _{CELL} =3.6V, EN_N 悬空			2.0	μA
启动电压	V _{POR}	VCC 上升		6.5		V
	V _{POR_HY}	VCC 下降		4.4		V
LDO 输出电压	V _{VREF_NOR}	正常状态, V _{CELL} =3.6V, EN_N=VSS 或 VREF, 无负载	4.5	4.75	5.0	V
	V _{VREF_PD}	关断模式, V _{CELL} =3.6V, EN_N 悬空, 无负载	3.6	4.0	4.4	V
	V _{VREF_SLP}	休眠模式, V _{CELL} =1.8V, EN_N=VREF, 无充电器, 无负载		0		V
LDO 输出电流能力	I _{VFEF_NOR}	正常状态, V _{CELL} =3.6V, EN_N=VSS 或 VREF			4.0	mA
	I _{VREF_PD}	关断模式, V _{CELL} =3.6V, EN_N 悬空			1.0	mA
放电 MOSFET 驱动电源	V _{VREGH}	V _{CC} >V _{VREGH} +1.5V	13	15	17	V
		V _{CC} <V _{VREGH} +1.5V		VCC-1.5		V
电压保护参数						
电池电压检测周期	T _{DET}		0.4	0.5	0.6	S
过充电保护电压: 4.25V/3.85V/3.65V/2.80V 可选;	V _{COV}	检测电池电压上升	V _{COV} -25	V _{COV}	V _{COV} +25	mV
过充电恢复电压: V _{COVR} =V _{COV} -ΔV _{COVR} ; V _{COVR} : 4.15V/3.65V/3.55V/2.5V 可选	V _{COVR}	检测电池电压下降	V _{COVR} -25	V _{COVR}	V _{COVR} +25	mV
过充电保护延迟	T _{COV}	任意一节电池电压高于 V _{COV}	1		2	T _{DET}
过充电恢复延迟	T _{COVR}	所有电池电压低于 V _{COVR}	1		2	T _{DET}
过放电保护电压: 2.8V/2.35V/2.0V/1.2V 可选;	V _{CUV}	检测电池电压下降	V _{CUV} -80	V _{CUV}	V _{CUV} +80	mV
过放电恢复电压: V _{CUVR} =V _{CUV} +ΔV _{CUVR} ; V _{CUVR} : 3.0V/2.55V/2.5V/1.5V 可选	V _{CUVR}	检测电池电压上升	V _{CUVR} -80	V _{CUVR}	V _{CUVR} +80	mV
过放电保护延迟: 4T _{DET} 可选	T _{CUV}		3		4	T _{DET}
过放电恢复延迟(T _{CUVR} =T _{COVR})	T _{CUVR}		1		2	T _{DET}
进入休眠延迟时间	T _{CUV_SLP}			8		T _{CUV}
电池均衡检测电压: V _{BL} =V _{COV} -ΔV _{BL} or V _{BL} =V _{COVR} ΔV _{BL} : 50/75/100mV 可选	V _{BL}	检测电池电压上升	V _{BL} -25	V _{BL}	V _{BL} +25	mV
电池均衡启动延迟	T _{BL}	任意一节电池电压高于 V _{BL}	0		1	T _{DET}
电流保护参数						
放电过电流 1 保护电压: 50mV/100mV 可选	V _{DOC1}		V _{DOC1} -10	V _{DOC1}	V _{DOC1} +10	mV
放电过电流 2 保护电压: V _{DOC2} =2*V _{DOC1}	V _{DOC2}		V _{DOC2} -20	V _{DOC2}	V _{DOC2} +20	mV
负载短路保护电压 V _{PSC} =5*V _{DOC1}	V _{PSC}		V _{PSC} -50	V _{PSC}	V _{PSC} +50	mV



5~7 串锂离子/锂聚合物电池保护芯片

充电过电流保护电压: 20mV/40mV/60mV 可选	V _{COC}		0.7	1.0	1.3	V _{COC}
放电过电流 1 保护延迟时间: 1s/2s/4s 可选	T _{DOC1}		0.7	1.0	1.3	T _{DOC1}
放电过电流 2 保护延迟时间: 100ms/200ms/400ms 可选	T _{DOC2}		0.7	1.0	1.3	T _{DOC2}
负载短路保护延迟时间	T _{PSC}	内部固定延迟	150	250	350	μS
充电过流保护延迟时间	T _{COC}		290	320	350	mS
充电过流恢复延迟时间	T _{COCR}		0.7	1	1.3	S
温度保护参数						
温度检测周期	T _{TEMP}		1.2	1.5	1.8	S
放电过温保护阈值	t _{DOT}	由连接到 VTD 引脚的电阻设定	t _{DOT} -5	t _{DOT}	t _{DOT} +5	°C
放电过温恢复迟滞	t _{ΔDOT}			10		°C
放电过温恢复阈值	t _{DOTR}	t _{DOTR} = t _{DOT} - t _{ΔDOT}	t _{DOTR} -5	t _{DOTR}	t _{DOTR} +5	°C
放电过温保护延迟	T _{DOT}		1		2	T _{TEMP}
放电过温恢复延迟	T _{DOTR}		1		2	T _{TEMP}
充电过温保护阈值	t _{COT}	由连接到 VTC 引脚的电阻设定	t _{COT} -5	t _{COT}	t _{COT} +5	°C
充电过温恢复迟滞	t _{ΔCOT}			5		°C
充电过温恢复阈值	t _{COTR}	t _{COTR} = t _{COT} - t _{ΔCOT}	t _{COTR} -5	t _{COTR}	t _{COTR} +5	°C
充电过温保护延迟	T _{COT}		1		2	T _{TEMP}
充电过温恢复延迟	T _{COTR}		1		2	T _{TEMP}
充电低温保护阈值	t _{CUT}	由连接到 VTC 引脚的电阻设定	t _{CUT} -5	t _{CUT}	t _{CUT} +5	°C
充电低温恢复迟滞	t _{ΔCUT}			5		°C
充电低温恢复阈值	t _{CUTR}	t _{CUTR} = t _{CUT} + t _{ΔCUT}	t _{CUTR} -5	t _{CUTR}	t _{CUTR} +5	°C
充电低温保护延迟	T _{CUT}		1		2	T _{TEMP}
充电低温恢复迟滞	T _{CUTR}		1		2	T _{TEMP}
SEL, EN_N, DCTL, CCTL, BCH, BCL, SOCT, LSW 输入特性						
SEL 输入逻辑高电平阈值	V _{SEL_IH}	连接 VREF	V _{REF} -0.7		V _{REF} +0.3	V
SEL 输入中间态电平阈值	V _{SEL_IM}	悬空	1.5		V _{REF} -1.0	V
SEL 输入逻辑低电平阈值	V _{SEL_IL}	连接 VSS			0.7	V
SOCT 输入逻辑高电平阈值	V _{ST_IH}	连接 VREF	V _{REF} -0.7		V _{REF} +0.3	V
SOCT 输入中间态电平阈值	V _{ST_IM}	悬空	1.5		V _{REF} -1.0	V
SOCT 输入逻辑低电平阈值	V _{ST_IL}	连接 VSS			0.7	V
EN_N 输入逻辑高电平阈值	V _{EN_IH}	连接 VREF	V _{REF} -0.7		V _{REF} +0.3	V
EN_N 输入中间态电平阈值	V _{EN_IM}	悬空	1.5		V _{REF} -1.0	V
EN_N 输入逻辑低电平阈值	V _{EN_IL}	连接 VSS			0.7	V
DCTL/CCTL 输入逻辑高电平阈值	V _{CTL_IH}	连接 VCC, 打开 MOSFET 驱动	V _{CC} -0.1			V
DCTL/CCTL 输入逻辑低电平阈值	V _{CTL_IL}	悬空, 关闭 MOSFET 驱动			V _{CC} -1.0	V
BCH 输入逻辑高电平阈值	V _{BCH_IH}	连接 VCC	V _{CC} -0.1			V
BCH 输入逻辑低电平阈值	V _{BCH_IL}	悬空			V _{CC} -1.0	V
BCL 输入逻辑高电平阈值	V _{BCL_IH}	停止电池均衡	V _{REF} -0.7		V _{REF} +0.3	V
BCL 输入逻辑低电平阈值	V _{BCL_IL}	允许电池均衡			0.7	V
LSW 输入逻辑高电平阈值	V _{LSW_IH}	连接 VSS, 打开放电 MOSFET 驱动			0.7	V
LSW 输入逻辑低电平阈值	V _{LSW_IL}	悬空, 关闭放电 MOSFET 驱动	V _{REF} -0.7		V _{REF} +0.3	V
BCL, CDRV, DDRV, LSW 输出特性						
CDRV 输出电流	I _{CDR_OH}	无充电保护事件, V _{CELL} =3.6V, V _{CDRV} =V _{SS} +0.5V		12		μA
CDRV 吸收电流	R _{CDR_OL}	充电保护事件发生, V _{CS} <V _{D5G}		Hi-Z		



5~7 串锂离子/锂聚合物电池保护芯片

CDRV&DDRV 输出电压	V_{DDR_OH} V_{CDR_OH}	无充放电保护事情		V_{VREGH}		
	V_{DDR_OL}	放电保护事件发生			0.4	V
BCL 输出电流	I_{BCL_OH}	$V_{BCL}=V_{SS}+0.5V$, 电池均衡完成		2		μA
电池均衡等效电阻	R_{BL}	电池均衡启动		300		Ω
VM						
VM 引脚吸收电流能力	I_{VM_LD}	负载开路检测启动		100		μA
VM 负载开路检测阈值	V_{LD_TH}	负载开路检测启动, VM 电压下降	1.5	2.0	2.5	V
VM 引脚输出电流能力	I_{VM_CHG}	充电器检测启动		20		μA
VM 充电器检测阈值	V_{CHG_TH}	充电器检测启动, VM 电压下降	0.4	0.5	0.6	V

功能描述

1. 启动

从 VCC 上电启动

当电源接入, 充放电 MOSFET 默认关闭; 如果 EN_N 悬空, 芯片进入关断模式; 如果 EN_N 连接 VSS 或 VREF, 芯片启动电池电压检测功能。

如果电池电压没有过压, 且 CCTL 为逻辑高电平, 芯片打开充电 MOSFET 驱动; 如果电池电压没有欠压, 且 DCTL 和 LSW 为逻辑高电平, 芯片启动负载开路检测。

当芯片检测到负载移除, 或者 LSW 恢复信号, 放电 MOSFET 驱动打开, PT6007B 进入正常工作状态。

从关断模式启动

PT6007B 在关断模式下检测到 EN_N 接 VSS, 芯片退出关断模式, 恢复至芯片进入关断模式之前的状态。

放电 MOSFET 驱动从关断模式恢复, 并再次打开之前需要检测负载移除。

从休眠模式启动

PT6007B 在休眠模式下检测到充电器插入, 芯片退出休眠模式, 恢复至芯片进入休眠模式之前的状态。

放电 MOSFET 驱动从休眠模式恢复, 并再次打开之前需要检测负载移除。

2. 放电过电流保护

PT6007B 有三段放电过电流保护功能。

DOC1: 当 $V_{CS} \geq V_{DOC1}$ 且延迟时间 $T_D \geq T_{DOC1}$, DOC1 触发, 放电 MOSFET 驱动关闭。

DOC2: 当 $V_{CS} \geq V_{DOC2}$ 且延迟时间 $T_D \geq T_{DOC2}$, DOC2 触发, 放电 MOSFET 驱动关闭。

PSC: 当 $V_{CS} \geq V_{PSC}$ 且延迟时间 $T_D \geq T_{PSC}$, PSC 触发, 放电 MOSFET 驱动关闭

在放电过电流保护状态, 若 $V_{CS} < V_{DSG}$, 芯片启动负载开路检测功能。若芯片检测到负载移除, 放电 MOSFET 驱动打开。

DOC1 和 DOC2 可通过 LSW 解除。PSC 不可通过 LSW 解除。

3. 充电过电流保护

PT6007B 集成充电过电流保护功能。

COC: 在充电状态下, 若 $-V_{CS} \geq V_{COC}$ 且延迟时间 $T_D \geq T_{COC}$, COC 触发, 充电 MOSFET 驱动关闭。此时, 充电过电流检测功能不会关闭。芯片若检测到 CS 电压在充电 MOSFET 驱动关闭并持续 T_{COC} 后没有恢复, 则强制关闭放电 MOSFET 驱动, 禁止电池放电。

在充电过电流保护状态, COC 需要延迟时间恢复 (恢复延迟为 T_{COCR}) 或放电恢复。充电过电流保护状态解除后, 充电 MOSFET 驱动打开。

4. 温度保护

在正常工作条件下, PT6007B 周期性 ($1/2T_{DET}$) 交替检测充电过温保护和充电低温保护。

COT: 在充电状态 ($V_{CS} < V_{DSG}$), PT6007B 一旦连续检测到电池组的温度高于充电过温保护阈值 t_{COT} 两次, 充电过温保护 COT 触发, 充电 MOSFET 驱动关闭。

COT 恢复: 当以下条件之一发生时, 充电过温保护状态就会被解除。

- 连续检测到电池组温度低于充电过温保护恢复阈值 t_{COTR} 及以下两次 (或低于 t_{CUT} 及以下一次);



5~7 串锂离子/锂聚合物电池保护芯片

b) 检测到放电电流。

DOT: 当 PT6007B 检测到电池组温度高于 t_{COT} , 芯片在下一个充电低温检测周期关闭充电低温检测, 启动放电过温检测功能。芯片一旦连续检测到电池组的温度高于放电过温保护阈值 t_{DOT} 两次, 放电过温保护 DOT 触发, 充放电 MOSFET 驱动同时关闭。

DOT 恢复: 当以下条件发生时, 放电过温保护状态将被解除。

a) 连续检测到电池组温度降低至放电过温恢复阈值 t_{DOTR} 及以下两次 (或低于 t_{COT} 及以下一次)。

当 DOT 恢复时, 负载开路检测功能开启, 充放电 MOSFET 驱动重新打开需要满足以下条件之一:

a) 负载被移除或者充电器插入

b) LSW 解除。

CUT: PT6007B 一旦连续检测到电池组的温度低于充电低温保护阈值 t_{CUT} 两次, 充电低温保护 CUT 触发, 充电 MOSFET 驱动关闭。

CUT 恢复: 当以下两个条件之一发生时, 充电低温保护状态就会被解除。

a) 连续检测到电池组温度高于充电低温保护恢复阈值 t_{CUTR} 及以上两次 (或高于 t_{COT} 及以上一次)。

b) 检测到放电电流。

DOT、COT、CUT 阈值设定

图 5 是温度检测电路, 热敏电阻为 B=3435 的 NTC: 103AT。

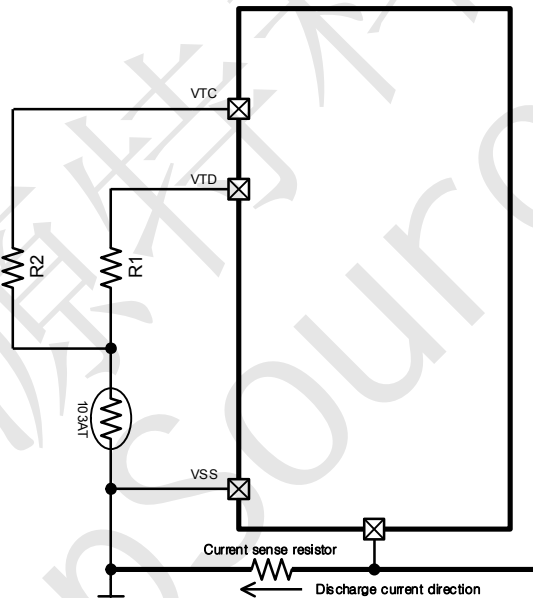


图 5.温度检测电路

DOT 阈值设定

如图 5, DOT 阈值由连接到 VTD 的电阻 R1 设定:

$$R1=9 \cdot R_{DOT}$$

其中, R_{DOT} 是热敏电阻 103AT 在 DOT 温度阈值所对应的阻值。

例如:

设置 DOT 阈值为 65°C , 对应的热敏电阻阻值 $R_{DOT}=2.588\text{K}\Omega$, 则 $R1=23\text{K}\Omega$ 。

设置 DOT 阈值为 70°C , 对应的热敏电阻阻值 $R_{DOT}=2.228\text{K}\Omega$, 则 $R1=20\text{K}\Omega$ 。

设置 DOT 阈值为 75°C , 对应的热敏电阻阻值 $R_{DOT}=1.924\text{K}\Omega$, 则 $R1=17\text{K}\Omega$ 。

COT/CUT 阈值设定

COT/CUT 阈值由连接到 VTC 的电阻 R2 设定:

$$R2=4.75R_{COT}$$

其中, R_{COT} 是热敏电阻 103AT 在 COT 温度阈值所对应的阻值。

CUT 阈值由 R_{COT} 决定:



5~7 串锂离子/锂聚合物电池保护芯片

$R_{CUT}=7.125R_{COT}$

例如:

设置 COT 阈值为 45°C, 对应的热敏电阻阻值 $R_{COT}=4.911K\Omega$, 则 $R_2=23K\Omega$, $R_{CUT}=34.5K\Omega$, 对应的 CUT 阈值为-5.5°C。

设置 COT 阈值为 50°C, 对应的热敏电阻阻值 $R_{COT}=4.16K\Omega$, 则 $R_2=20K\Omega$, $R_{CUT}=30K\Omega$, 对应的 CUT 阈值为-2°C。

COT 阈值和 DOT 阈值由外部电阻 R1 和 R2 分别设置, 可使应用更加灵活和便利。

取消 DOT/COT/CUT 功能:

用 20K Ω 的电阻替代热敏电阻将不会触发 COT、DOT 和 CUT。

仅取消 CUT 功能:

将一个 51K Ω 的电阻与热敏电阻并联将不会触发 CUT。

5. 电压保护事件

在正常工作条件下, PT6007B 周期性 (T_{DET}) 检测每一节电池电压。

过充电保护

在充电状态下, PT6007B 一旦连续检测到任何一节电池电压超过 V_{COV} 两次, PT6007B 就进入过充电保护状态(COV), 充电 MOSFET 驱动关闭。在 COV 状态, PT6007B 一旦检测到放电电流, 充电 MOSFET 驱动打开。

如果 PT6007B 连续检测到所有电池电压低于 V_{COVR} 两次, PT6007B 退出过充电状态。此时, 若无其他充电保护事件, 则打开充电 MOSFET 驱动。

过放电保护

PT6007B 一旦连续检测到任何一节电池电压低于 V_{CUV} 四次, PT6007B 就进入过放电保护状态(CUV), 放电 MOSFET 驱动关闭。此时, 若 EN_N 连接到 VREF, 且无其他保护事件 (CCTL 为逻辑低则默认为上一级芯片发生充电保护事件), 芯片允许进入休眠状态, 充电器检测功能开启。

CUV 恢复需要满足以下条件:

- 连续检测到所有电池电压高于 V_{CUVR} 两次

CUV 恢复后, 若无其他放电保护事件, 负载开路检测功能开启, 放电 MOSFET 驱动恢复需要满足以下条件之一:

- 负载被移除或者充电器插入
- LSW 解除。

断线保护

PT6007B 一旦检测不到任何一节电池电压检测信号线, PT6007B 就进入断线保护状态(OW), 充电 MOSFET 驱动关闭。

如果 PT6007B 检测到所有电池电压检测信号线, PT6007B 退出断线保护状态。此时, 若无其他充电保护事件, 则打开充电 MOSFET 驱动。

电池均衡功能

当 PT6007B 满足以下所有条件, 芯片进入均衡允许状态:

- 无 COV 和 CUV 以外的其他保护
- 充电状态
- BCL 悬空或接 VSS

PT6007B 在均衡允许状态, 一旦检测到某节电池电压超过 V_{BL} 一次, 该节电池的均衡功能开启, 一直持续到该节电池电压低于 V_{BL} 。如果芯片处于 COV 状态, 则电池均衡功能将持续到该节电池电压低于 V_{COVR} , 以释放充电 MOSFET 驱动, 使电池能够再次充电。

PT6007B 采用奇偶分时均衡的策略。一旦电池均衡功能开启, 奇数节的电池在每个电压检测周期空闲时间的前半段进行均衡, 偶数节的电池在每个电压检测周期空闲时间的后半段进行均衡。

PT6007B 一旦检测到满足以下电池均衡条件, 所有电池的均衡功能一起关闭:

- 检测到所有电池电压高于 V_{BL}
- 检测到 BCH 为逻辑高
- 检测到 BCL 为逻辑高

当 BCL 接 VREF, 电池均衡功能被屏蔽。



5~7 串锂离子/锂聚合物电池保护芯片

当 BCL 接 VSS, PT6007B 一直处于均衡允许状态。

6. 延迟时间设置

电压检测周期 T_{DET} 和温度检测周期由芯片内部时钟决定。

SC 和 COC 的延迟时间由芯片内部固定。

CUV 的延时时间由芯片内部固定。

DOC1 和 DOC2 的延时时间由 SOCT 引脚决定。

SOCT	T_{DOC1} Config.	T_{DOC2} Config.
VSS	1s	100ms
悬空	2s	200ms
V_{REF}	4s	400ms

7. 充放电 MOSFETs 外部控制

PT6007B 的充放电 MOSFETs 驱动可通过 CCTL 和 DCTL 引脚关闭。

当 CCTL 引脚连接至高于 $V_{CC}-0.1V$ 的电压, 充电 MOSFET 驱动的状态由芯片检测到的充电保护事件和充放电状态决定; 当 CCTL 引脚悬空, 充电 MOSFET 驱动的状态由充放电状态决定。

当 DCTL 引脚连接至高于 $V_{CC}-0.1V$ 的电压, 放电 MOSFET 驱动的状态由芯片检测到的放电保护事件和负载开路检测结果决定; 当 DCTL 引脚悬空, 放电 MOSFET 驱动强制关闭。

通过 CCTL 和 DCTL 引脚, PT6007B 支持多芯片级联应用。在级联应用中, 上一级的芯片通过下一级芯片的 CCTL 和 DCTL 来控制充放电 MOSFETs。

CCTL 和 DCTL 控制逻辑:

CCTL Pin	CDRV Pin
VCC	由充电保护事件和充放电状态决定
悬空	由充放电状态决定

DCTL PIN	DDRV Pin
VCC	由放电保护事件决定
悬空	关闭

8. SEL 功能

SEL 用于设置电池串联数:

SEL	电池串联数配置
VSS	7 串
悬空	6 串
V_{REF}	5 串

9. 关断模式和休眠模式

关断模式

当 $V_{CC} \geq V_{POR}$ 且 EN_N 悬空, 芯片进入关断模式, 外部电源关闭, V_{REF} 由内部电源供电, 充放电 MOSFET 驱动和报警信号全部关闭, 芯片进入低功耗状态。

休眠模式

当 EN_N 接 V_{REF} , 芯片检测到欠压状态且无其他保护事件 (包括 CCTL 逻辑低状态), 充电器检测功能启动。如果在 T_{CUV_SLP} 的时间内未检测到充电器插入, 芯片将进入休眠模式, 外部电源关闭, V_{REF} 下拉至 VSS, 充电 MOSFET 驱动和充电器检测功能不关闭, 放电 MOSFET 驱动和报警信号关闭, 芯片进入低功耗状态。

级联应用时, 如果最下面一级芯片检测到 DCTL 处于逻辑低和 CCTL 处于逻辑高, 则默认为上面一级或多级芯片检测到欠压状态且无其他保护事件。

关断模式和休眠模式的控制由 EN_N 引脚配置, 其控制逻辑如下:

EN_N	配置
VSS	禁止休眠的工作模式
V_{REF}	允许休眠的工作模式
悬空	关断模式



5~7 串锂离子/锂聚合物电池保护芯片

10. 电子锁功能和 PWM 控制功能

PT6007B 通过 LSW 引脚实现电子锁功能和 PWM 控制。

电子锁功能

当 LSW 通过电子锁接 VSS，且没有放电保护事件，PT6007B 打开放电 MOSFET 驱动。

当 LSW 悬空，PT6007B 关闭放电 MOSFET 驱动。

以下条件可通过电子锁手动打开放电 MOSFET 驱动而不需要负载开路：

- DOT、CUV、DOC1 或 DOC2 保护事件恢复
- DCTL 恢复
- VCC 启动，关断模式启动，休眠模式启动
- VREF 的 POR 恢复。

在这些条件下负载开路检测功能处于开启状态，此时若 LSW 悬空，负载开路检测功能关闭，放电 MOSFET 驱动 DDRV 的锁定状态解除，LSW 再次接 VSS 时放电 MOSFET 驱动 DDRV 打开。

SC 保护事件恢复不可通过电子锁打开放电 MOSFET 驱动。

PWM 控制功能

单片机可通过向 LSW 引脚输出 PWM 信号来实现放电 MOSFET 驱动的 PWM 控制。

由于 DCTL 开启放电 MOSFET 驱动时需要做负载开路检测，故不能用于 PWM 控制。

PWM 控制时，CS 电压即使超过放电过电流检测阈值，但是延迟时间不足，不会触发 DOC1 和 DOC2。为了能够触发 PSC，放电 MOSFET 驱动的高电平时间不能低于 T_{SC} 。

PWM 控制时，放电 MOSFET 驱动的低电平时间不能超过 2ms，否则芯片会在发生充电保护事件时，因检测到充电状态而误关充电 MOSFET 驱动。

PWM 控制时，若发生 CUV 或 DOT 事件，在电池电压恢复或温度恢复后负载开路检测不会解除。

11. CDRV 和 DDRV 驱动

PT6007B 集成了较强的放电 MOSFET 驱动 DDRV，可以快速开启和关闭放电 MOSFET，支持 PWM 控制，也可以驱动多个放电 MOSFETs。（可驱动的放电 MOSFETs 数量视选用的 MOSFETs 特性决定）

PT6007B 集成了两路充电 MOSFET 驱动 CDRV。在充电状态，CDRV 输出电流源，在放电状态，CDRV 输出电压源，有较强的驱动能力。在充电保护事件发生后，芯片一旦检测到放电状态可快速开启充电 MOSFETs。

12. 负载开路检测和充电器检测

PT6007B 会在放电保护事件解除，或 DCTL 转换为逻辑高，或启动之后，开启放电 MOSFET 驱动之前启动负载开路检测功能。此时，芯片从 VM 引脚吸收 100 μ A 的电流，若负载连接，VM 引脚被负载上拉到电池包正极，不能被吸收电流下拉。若负载移除，VM 引脚被吸收电流下拉，芯片检测到负载移除。

PT6007B 在 EN_N 接 VREF 时允许进入休眠模式。芯片在 CUV 状态或 DCTL 为逻辑低的条件下，若未检测到其他保护事件（包括未检测到 CCTL 为逻辑低），充电器检测功能开启。此时，芯片从 VM 引脚输出 20 μ A 的电流，若充电器插入，VM 引脚被下拉，芯片不会进入休眠模式。若充电器移除，VM 引脚被输出电流抬高，芯片在延迟之后进入休眠。

13. LDO 输出

PT6007B 的 VREF 引脚内置一个 4.75V 的 LDO 输出，可以为低功耗的单片机供电。该 LDO 在 EN_N=VSS，或 EN_N=VREF 且未进入休眠时输出 4.75V 电压，可以为单片机提供最大 4mA 的工作电流。在 EN_N 悬空时，芯片进入关断模式，LDO 关闭，VREF 由芯片内部 4V 的电源供电，可用于维持单片机工作，只能提供最大 1mA 的工作电流。芯片进入休眠模式时，LDO 关闭，VREF 无输出，在级联应用时可用于控制上一级芯片进入关断模式。

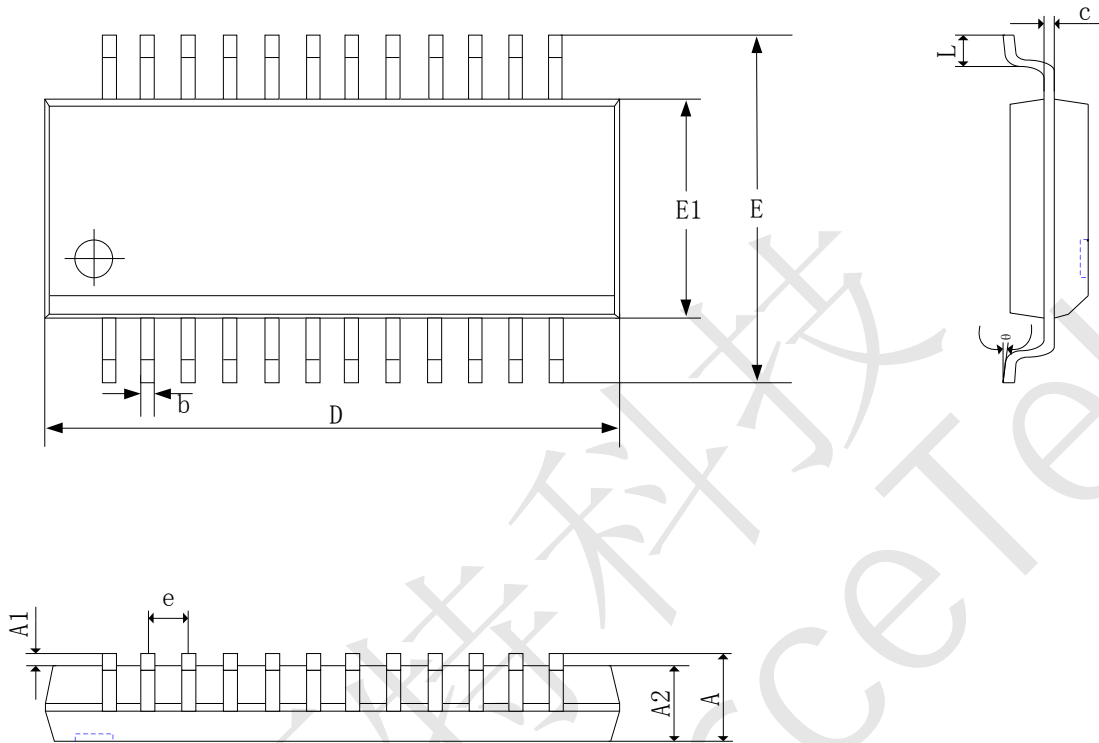
需要注意的是，VREF 集成了 POR 功能，当 VREF 引脚的输出电压被超过输出能力的电流拉载到低于 3.2V 时，芯片重启，LDO 进入限流模式，直到 VREF 引脚的电压超过 3.5V 以上。



5~7 串锂离子/锂聚合物电池保护芯片

封装信息

SSOP-24 外观尺寸



Symbol	Millimeters		Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.250	1.500	0.049	0.059
b	0.203	0.310	0.008	0.012
c	0.200	0.254	0.008	0.010
D	8.550	8.750	0.337	0.344
E1	3.800	4.000	0.150	0.157
E	5.800	6.200	0.228	0.244
e	0.635(BSC)		0.025(BSC)	
L	0.400	0.800	0.016	0.031
θ	0°	8°	0°	8°



5~7 串锂离子/锂聚合物电池保护芯片

重要声明

本公司有权对所提供的产品和服务进行更正、修改、增强、改进或其它更改，并有权中止提供任何产品和服务。客户在下订单前应获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的本司销售条款与条件。

本公司保证其所销售的产品性能符合产品销售时半导体产品销售条件与条款的适用规范。仅在本司保证的范围内，且本司认为有必要时才会使用测试或其它质量控制技术。除非适用法律做出了硬性规定，否则没有必要对每种产品的所有参数进行测试。

本公司对应用帮助或客户产品设计不承担任何义务。客户应对其使用本司的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全措施。

本产品未获得用于FDA Class III（或类似的生命攸关医疗设备）的授权许可，除非各方授权官员已经达成了专门管控此类使用的特别协议。

本公司未明确指定符合ISO/TS16949要求的产品不能应用于汽车。在任何情况下，因使用非指定产品而无法达到ISO/TS16949要求，本公司不承担任何责任。