

殿 STK 5477

仕様書№	
発行日	
前回仕様書№	
前回発行日	

※この納入仕様書の有効期間は発行日より
(本仕様書3年間、訂定仕様書3ヶ月、
仮仕様書3ヶ月)とさせていただきます。
またご返却のない場合は、ご承認されたもの
として処理させていただきます。

- 外形図 : 12ピン (別紙外形図面参照)
- 機能 : シリズレギュレータ
- 用途 : VTR電源
- 特長 : 3出力内蔵
- 絶対最大定格 Ta=25°C

項目	記号	規格値			単位
		Vo1	Vo2	Vo3	
保存温度	Tstg	-30 ~ +105			°C
動作時基板温度	Tc max.	105			°C
最大直流入力電圧	Vin(DC) max.	30			V
最大出力電流	Io max. <small>平均値</small> / <small>※1 ピーク値</small>	1.0/2.5	1.0/2.5	1.0/2.0	A
接合部温度	Tj max.	150			°C
熱抵抗	Cj-c	4.5	4.5	4.5	°C/W

※1 ピーク電流は、0.2sec以下とする。

6. 電気的特性 Ta=25°C (別紙接続回路にて)

項目	条件	規格値			単位
		Vo1	Vo2	Vo3	
出力電圧設定	条件1	12.0 ±0.2	12.0 ±0.1	5.1 ±0.1	V
リップル電圧	条件1	10	5	5	mVpp max.
出力カットオフ残留電圧	条件1 ※2	12.0 ±0.2	0.1	0.1	V max
温度係数	条件1	0.02			%/°C max
入力レギュレーション	条件2	10	10	2	mV/V max
	条件3	2	2	2	
ロードレギュレーション	条件4	35	35	35	mV/A max
最小入出力電圧差	条件5	1.2	1.2	1.2	V max

条件1 VB=40V リップル6Vpp
 Vin(DC)1=17V Io1=0.5A 入力リップル2Vpp
 Vin(DC)2=9V Io2=0.5A, Io3=0.5A 入力リップル2Vpp

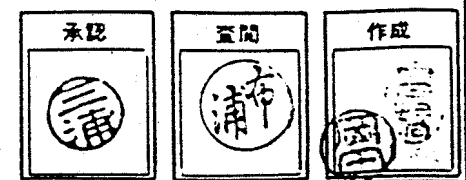
条件2 VB=40V±6V
 Vin(DC)1=17V Io1=0.5A
 Vin(DC)2=9V Io2=0.5A, Io3=0.5A

条件3 VB=40V
 Vin(DC)1=14.5V~22V Io1=0.5A
 Vin(DC)2=6.5~12V Io2=0.5A, Io3=0.5A

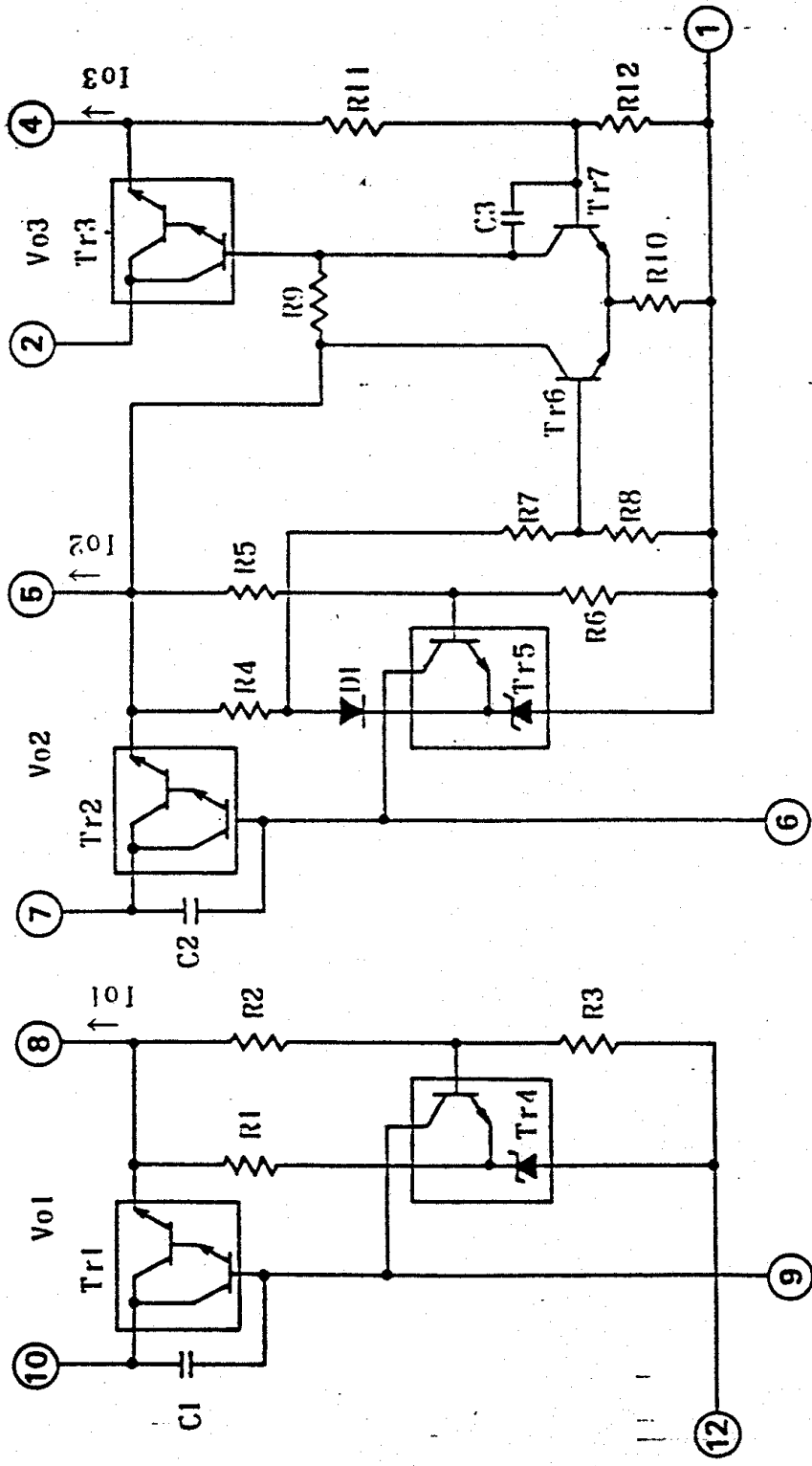
※2 外部設定可能

条件4 VB=40V
 Vin(DC)1=17V Io1=0~1A, Io3=0~1A
 Vin(DC)2=9V Io2=0~1A

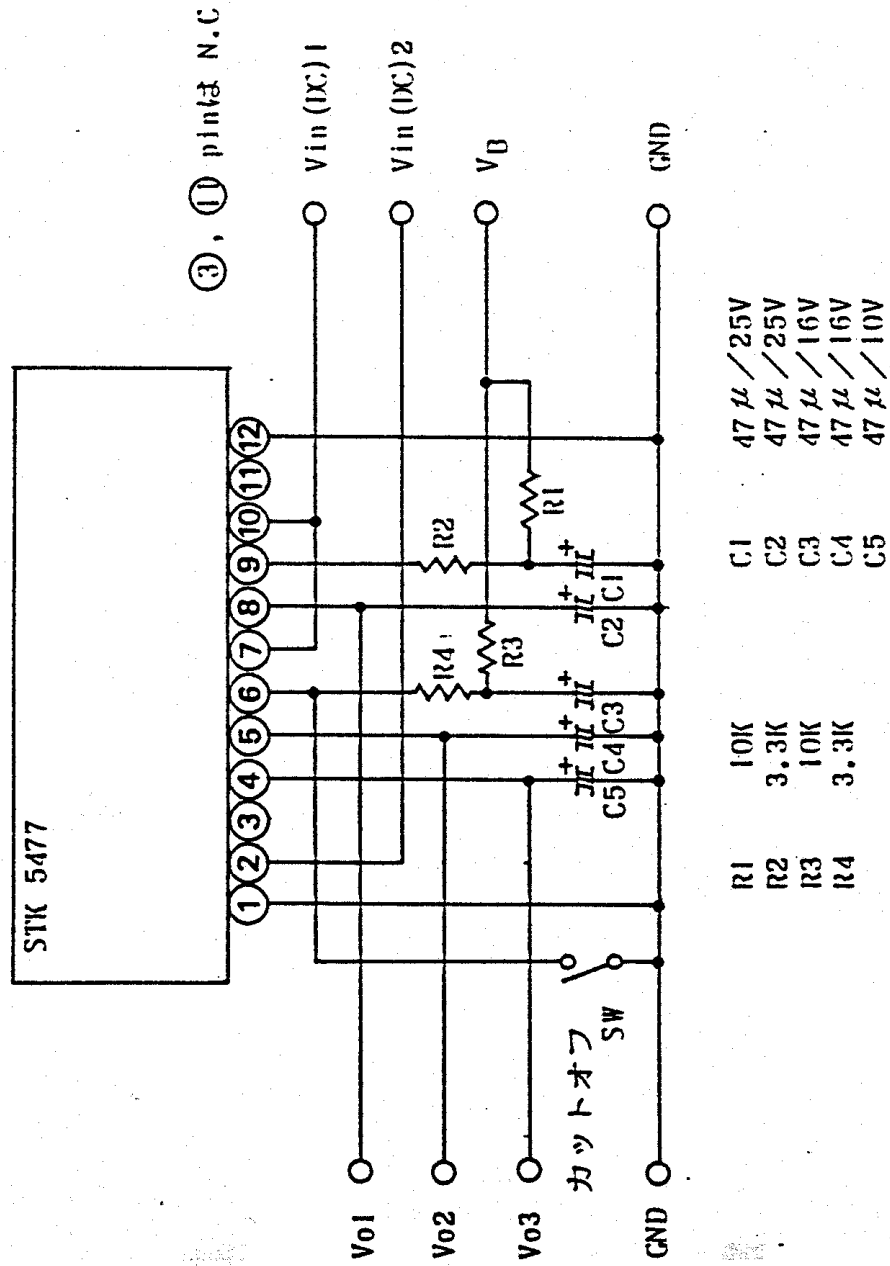
条件5 VB=40V Io1=Io2=Io3=1A



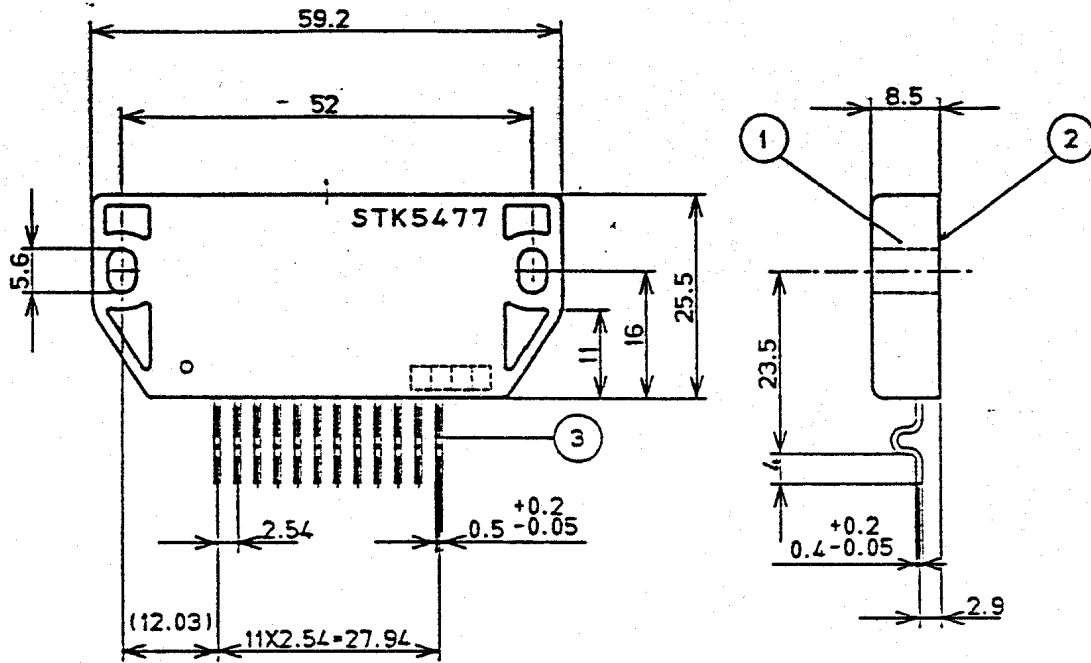
内部等価回路



接続回路



廃止品



※ ○印ハ 1pin側ヲ示ス。(φ1.5ノ凹)

	材 質	表 面 処 理		
①	FR-PET	—		
②	IMST基板	アルマイト		
③	SPCC-SB	下地Cuメッキ 半田メッキ仕上		

DO NOT SCALE
THIS DRAWING

普通寸法差 ±0.5

作成	高橋	作成日	60年7月24日	機種名	STK5477	図番	—
査閲	風見	承認	浦	外形	EIAJ _____ JEDEC _____ SANYO _____	制定No	—