



三洋半導体
ニューズ

No.1672
8084

STK6932

厚膜混成集積回路

4チャンネル
DC/ACモータドライバ(2電源)

用途 ・ DC, ACモータ駆動, 各種工業用パワーオペアンプへの採用.

- 特長
- ・ 高信頼度のスモールオペレーショナルアンプを採用している.
 - ・ 高入力インピーダンス, 高利得で 4チャンネル内蔵している.
 - ・ 外付け定数により 種々の応用が可能である.
 - ・ 小型, 薄型およびSEP端子のため 実装が容易である.
 - ・ 放熱が可能である.

最大定格 / $T_a=25^\circ\text{C}$		unit	
最大電源電圧(1)	$V_{CC\ max(1)}$ 15ピン, 16ピン(無信号時)	± 25	V
(2)	$V_{CC\ max(2)}$ 7ピン, 8ピン	± 18	V
差動入力電圧	V_{io}	± 18	V
同相入力電圧	$V_r \times 1$	± 18	V
出力電流	I_c	1.0	A
許容消費電力(1)	$P_d(1) \times 2$	6.5	W
(2)	$P_d(2)$ 無放熱 $T_a=25^\circ\text{C}$	4.5	W
接合部温度	T_j	150	$^\circ\text{C}$
動作時 I_c 基板温度	T_c	100	$^\circ\text{C}$
保存周囲温度	T_{stg}	-40~+125	$^\circ\text{C}$

*1: 電源電圧が $\pm 18\text{V}$ 以下の場合には電源電圧に等しくなる.

*2: パワートランジスタ 1石当り.

動作特性 / $T_a=25^\circ\text{C}, V_{CC}=\pm 12\text{V}$		min	typ	max	unit
無信号電流	I_{cco} 4チャンネル		5	8	mA
入力オフセット電圧	V_{io} $R_g=10\text{k}\Omega$		0.5	9	mV
入力オフセット電流	I_{io}		5	200	nA
入力バイアス電流	I_i		40	500	nA
大振幅電圧利得	V_{Go} $R_L=30\Omega, V_o=1\text{V}, f=20\text{Hz}$ (open 100p gain)	86	100		dB

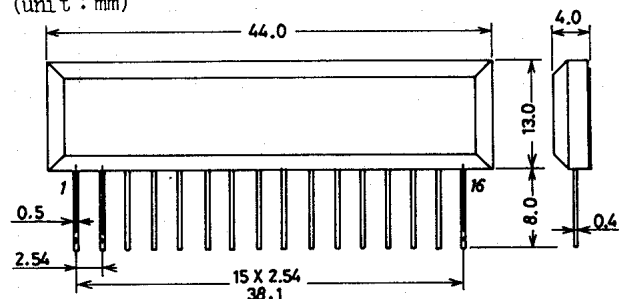
次ページへ続く

■特許の非保証について:

この資料は正確かつ信頼すべきものであると確信しております。ただしその使用にあたって、工業所有権その他の権利の実施に対する保証、または実施権の許諾を行なうものではありません。

Information furnished by SANYO is believed to be accurate and reliable. However, no responsibility is assumed by SANYO for its use; nor for any infringements of patents or other rights of third parties which may result from its use, and no license is granted by implication or otherwise under any patent or patent rights of SANYO.

外形図 4067
(unit: mm)

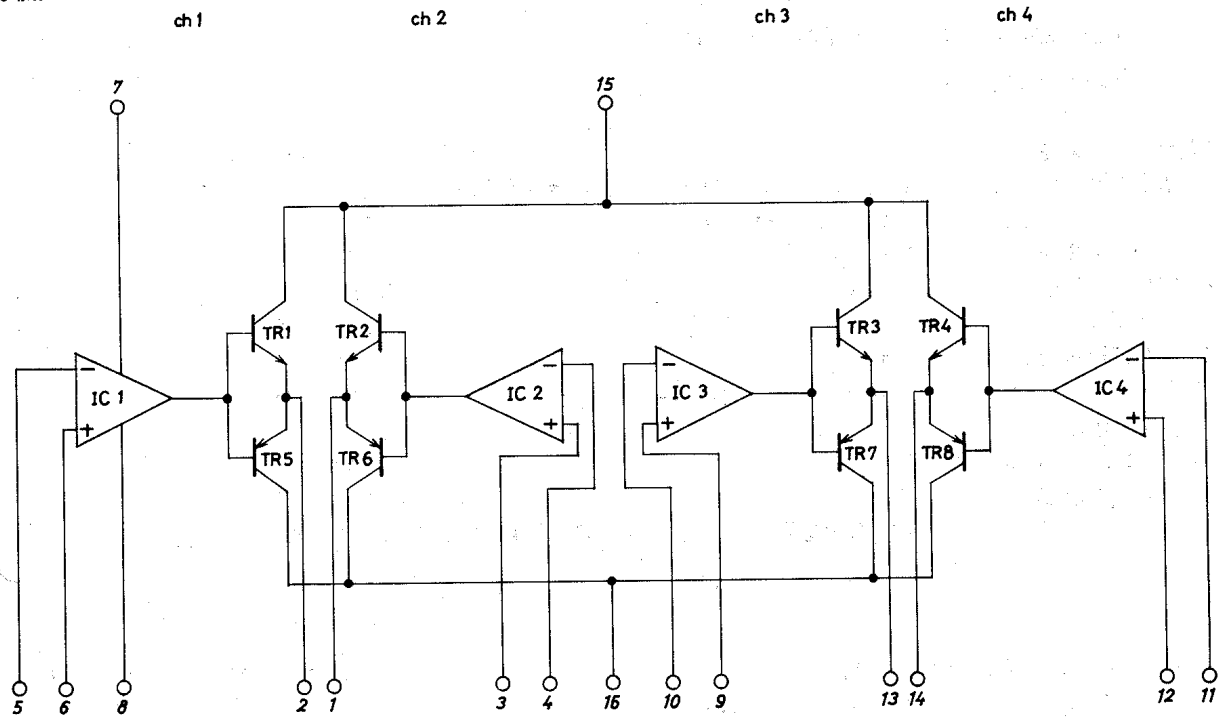


* これらの仕様は、改良などのため変更することがあります。

前ページから続く

			min	typ	max	unit
最大出力電圧 1	V_{om-1}	$R_L=30\Omega, V_{in}=1V_{rms},$ $f=100Hz, V_G=20dB$	± 8	± 10		V
最大出力電圧 2	V_{om-2}	$R_L=8\Omega, V_{in}=1V_{rms},$ $f=100Hz, V_G=20dB$	± 7			V
同相入力電圧幅	V_{Cm}		± 9.5	± 11.5		V
同相信号除去比	CMRR	$R_L=30\Omega, f=100Hz$	70	90		dB
入力抵抗	r_i			1		M Ω
出力雑音電圧	V_{NO}	$V_G=40dB$		1		mV rms
スリューレート	SR	$R_L=30\Omega$		1		V/ μs
電源電圧除去比	SVRR			30		$\mu V/V$
オフセット電圧温度係数	ΔV_{io}			10		$\mu V/^\circ C$
チャンネルセパレーション	CH sep			100		dB

等価回路ブロック図



測定回路

1) V_{CM}/ch

