

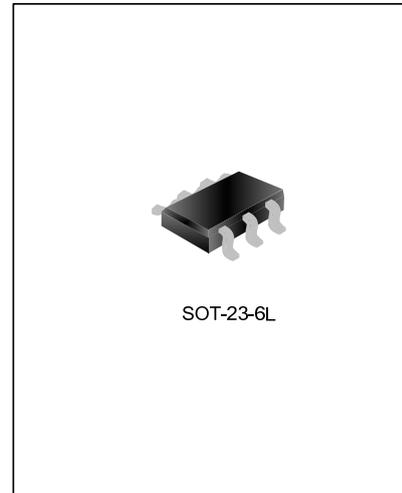
4通道电压钳位型超低电容瞬态电压抑制器件

描述

SU0524A6G是4通道电压钳位型超低电容瞬态电压抑制器件，每个通道都包含有一对ESD放电电流导向二极管，分别将正向和负向的静电放电电流引导到正向钳位电压端和负向钳位电压端。另外，在该器件内部，还集成了一个稳压管，该稳压管的两端分别接在正向钳位端和负向钳位端。一般在应用时，SU0524的负向钳位端与被保护电路的地线相接，这样，正向的放电电流通过内置的稳压管流到地线，保护了被保护电路的电源端。

SU0524A6G适合于高速数据传输线的ESD保护。

SU0524A6采用SOT-23-6L封装。



主要特点

- * 4路ESD保护结构；
- * 满足IEC61000-4-2(ESD)：±17kV（空气放电）
±12kV（接触放电）；
- * 输入端对地不大于0.9pF的超低电容结构；
- * I/O通道之间的电容不大于0.35pF；
- * 很低的钳位电压；
- * 5V的低工作电压；
- * 可靠的硅器件雪崩击穿结构；
- * 优化的封装外形和管脚配置，适应高速数据传输线；
- * 符合RoHS标准，无铅产品。

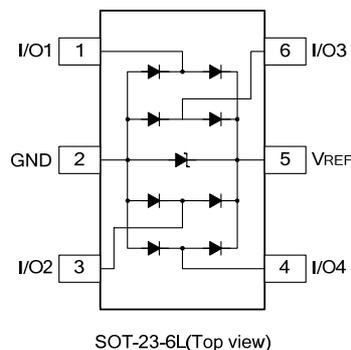
应用

- * HDMI接口；
- * DVI接口；
- * 10 / 100 / 1000M 以太网接口；
- * USB2.0端口的保护；
- * 平板显示器；
- * 机顶盒；
- * VGA接口

产品规格分类

产品名称	封装形式	打印名称	材料	包装
SU0524A6GTR	SOT-23-6L	C96	无卤	编带

管脚排列图



极限参数

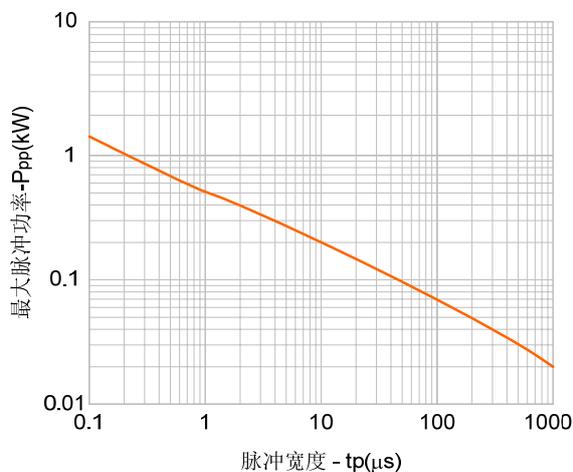
参 数	符号	额 定 值	单 位
最大峰值功率 (8/20 μ s)	P _{PP}	150	W
最大峰值脉冲电流 (8/20 μ s)	I _{PP}	5	A
最高ESD耐量	IEC61000-4-2 (空气放电)	V _{ESD1}	± 17 kV
	IEC61000-4-2 (接触放电)	V _{ESD2}	± 12 kV
芯片最高工作温度范围	T _{opr}	-55 ~ +125	°C
芯片最高存储温度范围	T _{stg}	-55 ~ +150	°C

电参数 (T_{amb}=25°C)

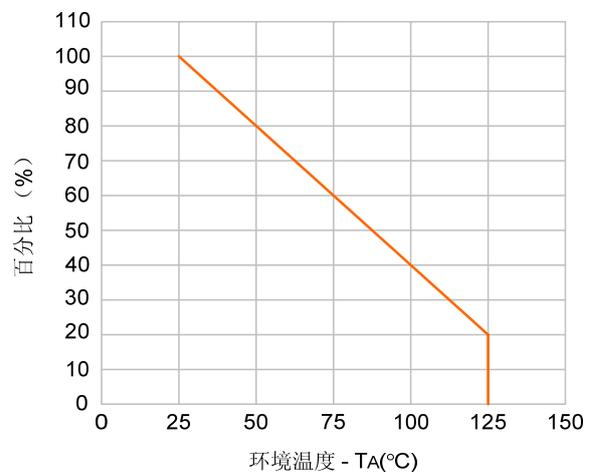
参 数	符号	测 试 条 件	最 小 值	典 型 值	最 大 值	单 位
反向维持电压	V _{RWM}	任一 I/O脚对地	--	--	5	V
反向击穿电压	V _{BR}	任一 I/O脚对地 灌入I _t =1mA电流	6	--	--	V
反向漏电流	I _R	V _{RWM} =5V; T=25°C 任一 I/O脚对地测量	--	--	1	μ A
正向钳位电压	V _{C1}	I _{PP} =1A, t _p =8/20 μ s; 任一 I/O脚对地加正脉冲	--	8.5	12.0	V
反向钳位电压	V _{C2}	I _{PP} =1A, t _p =8/20 μ s; 任一 I/O脚对地加负脉冲	--	1.8	--	V
通道间的电容	C _{J1}	V _R =0V, f=1MHz; 各I/O管脚之间测试	--	0.35	0.45	pF
通道对地的电容	C _{J2}	V _R =0V, f=1MHz; 各I/O管脚对地测试	--	--	0.9	pF

典型电气特性曲线

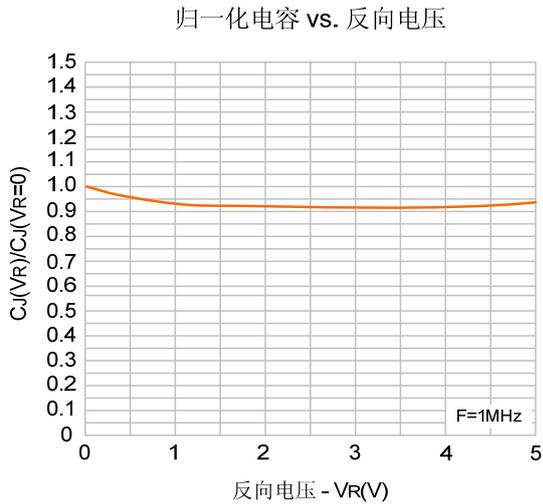
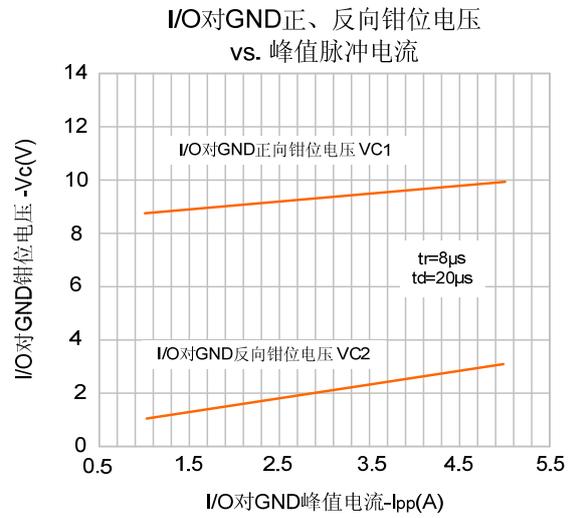
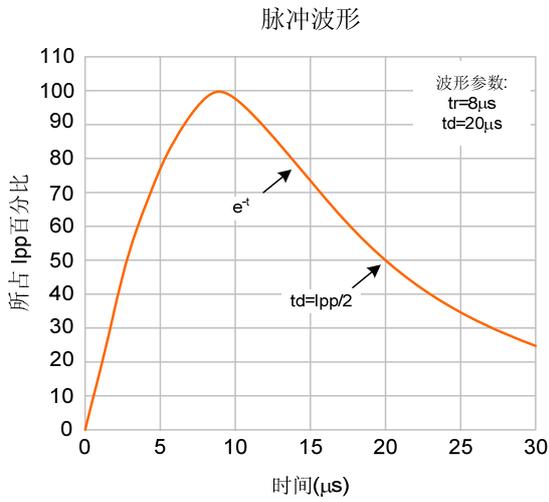
最大不重复脉冲功率 vs. 脉冲时间



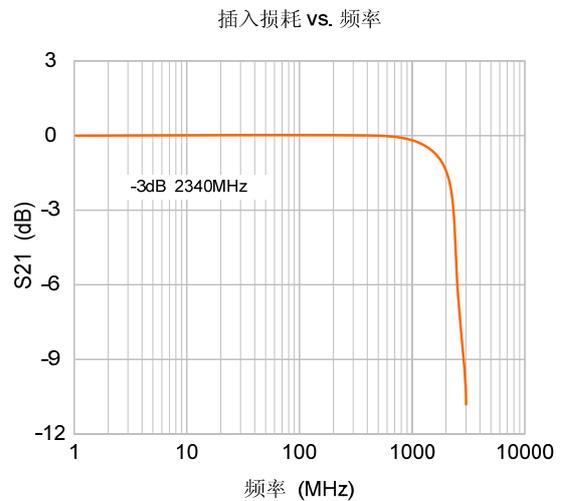
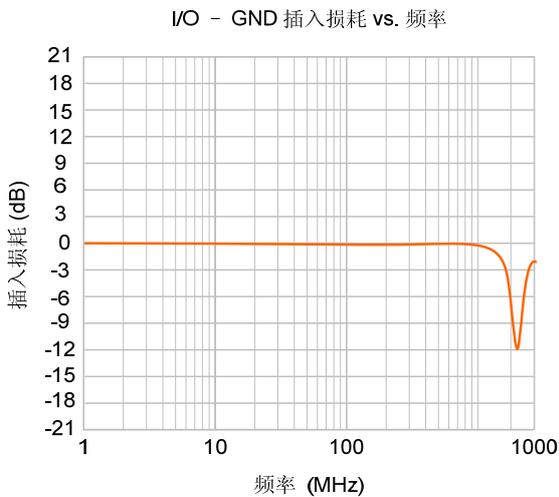
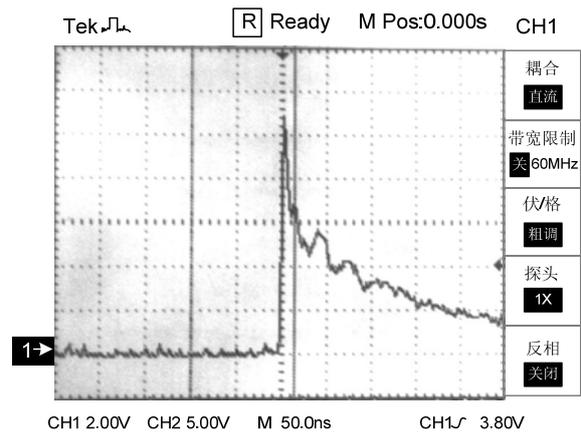
最大功率与环境温度关系曲线



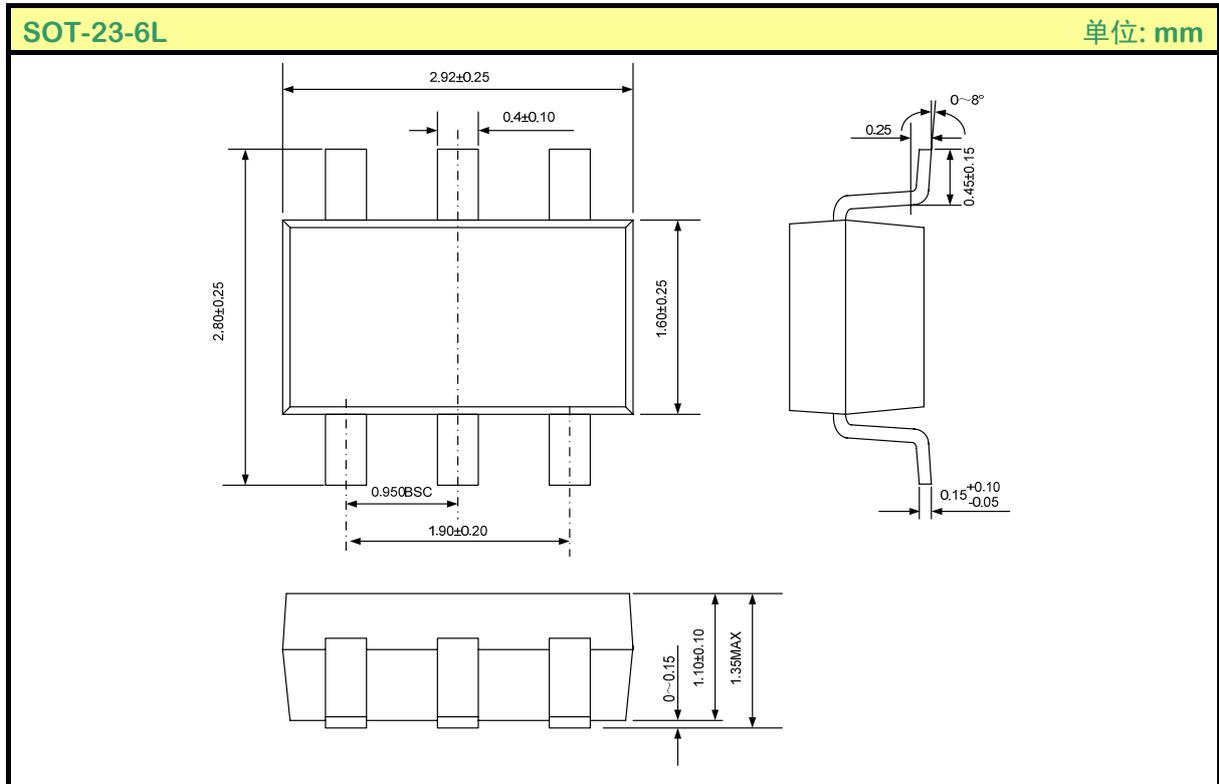
典型电气特性曲线



静电放电曲线 (+8KV pulse per IEC61000-4-2)

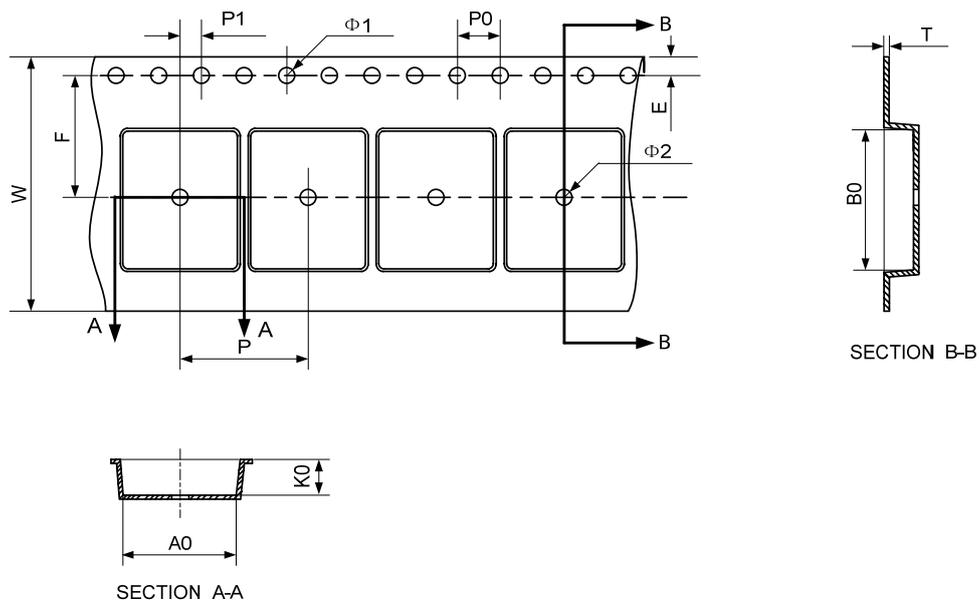


封装外形图



包装介绍

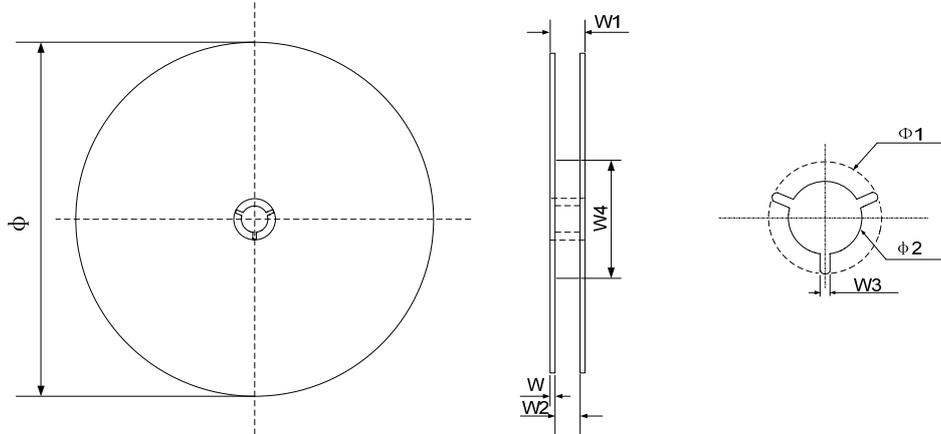
载带尺寸图



封装形式	P0	P1	P	A0	B0	W	T	K0	Φ1	Φ2	E	F
SOT-23-6L	4.0 ± 0.1	2.0 ± 0.1	4.0 ± 0.1	3.17 ± 0.1	3.23 ± 0.1	8.0 ± 0.3	0.25 ± 0.02	1.37 ± 0.1	1.50min	1.00 ± 0.25	1.75 ± 0.1	3.50 ± 0.10

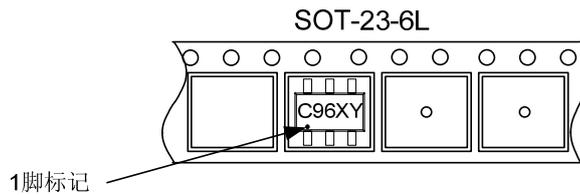


卷盘尺寸图

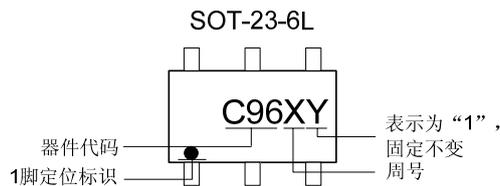


封装形式	Φ	Φ1	Φ2	W	W1	W2	W3	W4
SOT-23-6L	180±3.0	18.3min	13±0.5	1.5±0.3	12.3±1.0	9.5±1.0	2.3±0.3	60±1.0

电路在载带中位置放置示意图



印章说明



MOS电路操作注意事项:

静电在很多地方都会产生，采取下面的预防措施，可以有效防止MOS电路由于受静电放电影响而引起的损坏:

- 操作人员要通过防静电腕带接地。
- 设备外壳必须接地。
- 装配过程中使用的工具必须接地。
- 必须采用导体包装或抗静电材料包装或运输。