

## 内置输入侦测功能的 3-8 译码器集成电路 SUM74HC138 产品规格书

### 一、产品特点

SUM74HC138是一款高速CMOS器件。SUM74HC138可接受3位二进制加权地址输入（A, B和C），并当使能时，提供8位低有效译码输出（Y0至Y7）。

SUM74HC138 特有 3 个使能输入端：两个低有效（G2A 和 G2B）和一个高有效（G2）。当 G2A 和 G2B 置低且 G2 置高，否则 SUM74HC138 将保持所有输出为高。利用这种复合使能特性，仅需 4 片 SUM74HC138 芯片和 1 个反相器，即可轻松实现并行扩展，组合成为一个 1-32（5 线到 32 线）译码器。

SUM74HC138内置输入信号（A, B和C）侦测电路，防止无信号输入时出现输出低电平的状态，特别适合扫描型LED显示应用中对行管的保护。

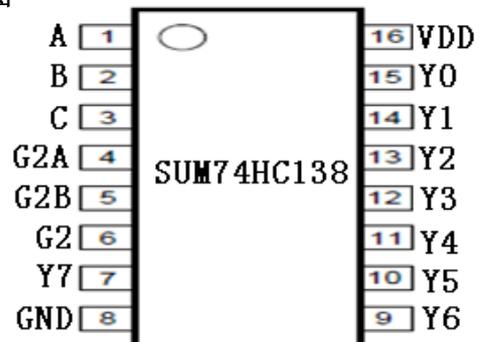
### 二、特征参数

- 低功耗，CMOS工艺
- 电压3-5.5V
- 传输延迟20ns@5V
- 输入信号侦测

### 三、产品应用

- LED显示屏
- LED指示组
- 地址译码等
- 串并数据转换
- 微处理器端口扩充

### 四、I/O 示意图



### 五、产品封装与订购信息

| 产品型号       | 温度范围        | 封装形式  | 芯片重量(mg) | 包装方式      | 包装数量     | 环保     |
|------------|-------------|-------|----------|-----------|----------|--------|
| SUM74HC138 | -40 to +85℃ | SOP16 | 150      | 真空编带(T&R) | 2500/T&R | PbFree |

### 六、管脚功能描述

| 管脚序号 | 管脚名称 | 功能概述   | 管脚序号 | 管脚名称 | 功能概述 |
|------|------|--------|------|------|------|
| 1    | A    | 数据输入   | 9    | Y6   | 数据输出 |
| 2    | B    | 数据输入   | 10   | Y5   | 数据输出 |
| 3    | C    | 数据输入   | 11   | Y4   | 数据输出 |
| 4    | G2A  | 使能控制   | 12   | Y3   | 数据输出 |
| 5    | G2B  | 使能控制   | 13   | Y2   | 数据输出 |
| 6    | G2   | 使能控制   | 14   | Y1   | 数据输出 |
| 7    | Y7   | 数据输出   | 15   | Y0   | 数据输出 |
| 8    | GND  | 地(0 V) | 16   | VDD  | 电源   |