

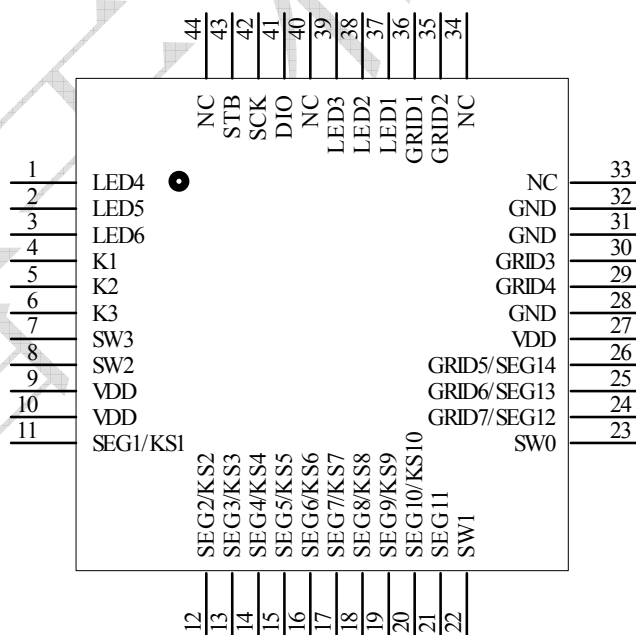
## 一、概述

TM1626B是带键盘扫描接口的LED（发光二极管显示器）驱动控制专用电路，内部集成有MCU 数字接口、数据锁存器、LED大电流驱动、键盘扫描、幻彩背光驱动、直接关机键等电路。本产品性能优良，质量可靠。主要应用于VCR、VCD、DVD 及家庭影院等产品的显示屏驱动。

## 二、特性说明

- 采用功率CMOS 工艺
- 显示模式（11 段×7 位 ~ 14 段×4 位）
- 键扫描（10×3bit）
- 辉度调节电路（占空比8 级可调）
- 多路PWM输出，每组可提供4096色幻彩背光驱动，且8级亮度可调
- 具有4路通用输入端口，可接拨轮开关/电拨轮等
- 串行接口（CLK, STB, DIO）
- 振荡方式：内置RC振荡，典型振荡频率为450KHz
- 内置上电复位电路
- 封装形式：QFP44

## 三、管脚定义：



## 四、管脚功能定义：

符号	管脚名称	说明
LED4~LED6 LED1~LED3	背光驱动	脉宽调制控制方式16级可调，上电后为高电平，为N管开漏输出。可分两组。使用需要接上拉电阻。
K1~K3	键扫数据输入	输入该脚的数据在显示周期结束后被锁存，数据可通过读数据命令输出
SW3~SW2 SW1~SW0	开关信号输入口	该脚的数据在发读取输入指令时被锁存，数据可通过读数据命令输出，内置10K的下拉电阻
SEG1/KS1~ SEG10/KS10	输出（段）	段输出（也用作键扫描），P管开漏输出
SEG11	输出（段）	段输出，P管开漏输出
GRID5/SEG14 ~ GRID7/SEG12	输出（位/段）	段/位复用输出，在作为段输出时，为P管开漏输出，在作为位输出时，为N管开漏输出
GRID4~GRID1	输出（位）	位输出，N管开漏输出
DIO	串行数据线	在时钟上升沿输入/输出串行数据，从低位开始。输出为N管开漏输出，需外加上拉电阻
CLK	串行时钟输入	在上升沿输入/输出串行数据
STB	片选	在下降沿初始化串行接口，随后等待接收指令。STB 为低后的第一个字节作为指令。当处理指令时，当前其它处理被终止。STB 为高时，CLK、DIO 被忽略
VDD	逻辑电源	5V±20%
GND	逻辑地	接系统地
NC	空脚	内部未连线

- ▲ **注意：** DIO口输出数据时为N管开漏输出，在读键的时候需要外接1K-10K的上拉电阻。本公司推荐10K的上拉电阻。DIO在时钟的下降沿控制N管的动作，此时读数时不稳定，你可以参考图（6），在时钟的上升沿读数时才稳定。

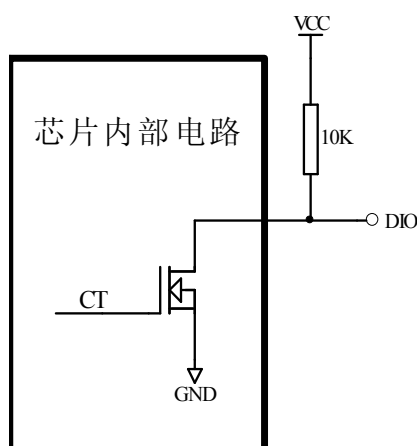


图 (1)

### 五、显示寄存器地址和显示模式：

该寄存器存储通过串行接口从外部器件传送到TM1626B 的数据，地址从00H-0DH共14字节单元，分别与芯片SGE和GRID管脚所接的LED灯对应，分配如下图：  
写LED显示数据的时候，按照从显示地址从低位到高位，从数据字节的低位到高位操作。

SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG8	SEG9	SEG10	SEG11	SEG12	SEG13	SEG14			
HL (低四位)				HU 高四位				HL 低四位				HU (高四位)				
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7	
00HL				00HU				01HL				01HU				GRID1
02HL				02HU				03HL				03HU				GRID2
04HL				04HU				05HL				05HU				GRID3
06HL				06HU				07HL				07HU				GRID4
08HL				08HU				09HL				09HU				GRID5
0 HL				0 HU				0BHL				0BHU				GRID6
0CHL				0CHU				0DHL				0DHU				GRID7

图 (2)

### 、 键扫描、键扫数据寄存器与开关信号数据寄存器：

键扫 为10×3bit，如下所示：

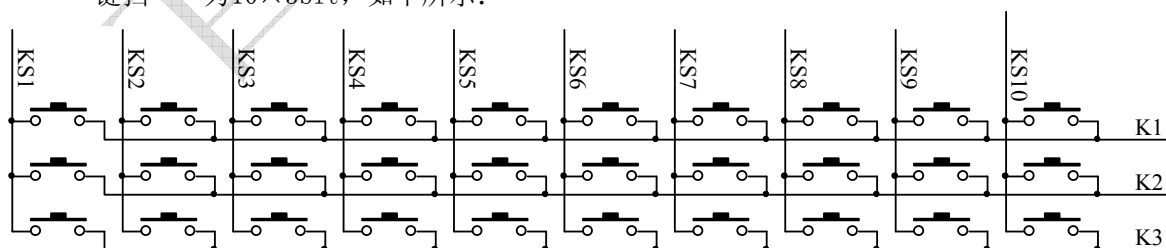


图 (3)

键扫数据储存地址如下所示， 发读键命令后，开始读取按键数据BYTE1 BYTE5字节，读数从低位开始输出，其 B6和B7位为 位，此时芯片输出为0。芯片K和KS 脚对应的按键按下



LED123寄存器说明

b2b1b0	LED1~LED3亮度	调节, 1/8~8/8脉宽可调
b7b6b5	LED1~LED3亮度	调节使能 置
	b7为1时, LED3接	b2b1b0的亮度 调节
	b6为1时, LED2接	b2b1b0的亮度 调节
	b5为1时, LED1接	b2b1b0的亮度 调节

LED456寄存器说明

b2b1b0	LED4~LED6亮度	调节, 1/8~8/8脉宽可调
b7b6b5	LED4~LED6亮度	调节使能 置
	b7为1时, LED6接	b2b1b0的亮度 调节
	b6为1时, LED5接	b2b1b0的亮度 调节
	b5为1时, LED4接	b2b1b0的亮度 调节

上电后初始 为0

图 (7)

### 、 指令说明:

指令用 置显示模式和LED 驱动器的 。  
在STB下降沿后 DIO输入的第一个字节作为一 指令。 过 , 取 高B7、B6两位比特位以  
别不 的指令。

B7	B6	指令
0	0	显示模式 置
0	1	数据命令 置
1	0	显示控制命令 置
1	1	地址命令 置

如 在指令 数据传输时STB被置为高电平, 串行通 被初始化, 且 在传送的指令 数据  
( 前传送的指令 数据 有 )。

#### (1) 显示模式 置:

MSB				LSB				显示模式
B7	B6	B5	B4	B3	B2	B1	B0	
0	0	关 , 0				0	0	4 位 14 段
0	0					0	1	5 位 13 段
0	0					1	0	6 位 12 段
0	0					1	1	7 位 11 段

该指令用 置选 段和位的个数(4~7 位, 11~14 段)。当指令 行时, 显示被 制关 。  
要送显示控制命令开显示, 显示的数据内 不被 , 当 模式被 置时, 上述  
不发 。上电时, 置模式为 7 位 11 段。

**(2) 数据 置:**

该指令用 置数据写和读。

MSB				LSB				功能	说明				
B7	B6	B5	B4	B3	B2	B1	B0						
0	1	关 , 0				0	0	数据读写模式 置	写数据到显示寄存器				
0	1					0	1		写数据到 PWM 寄存器				
						1	0		读键扫数据				
						1	1		读 SW 开关输入口数据				
0	1							0				地址 加模式 置	动地址 加
0	1							1					定地址
0	1							0				模式 置 (内部使用)	通模式
0	1							1					模式

**(3) 地址 定:**

MSB				LSB				显示地址			
B7	B6	B5	B4	B3	B2	B1	B0				
1	1	关 , 0				0	0	0	0	00H	
1	1					0	0	0	1	01H	
1	1					0	0	1	0	02H	
1	1					0	0	1	1	03H	
1	1					0	1	0	0	04H	
1	1					0	1	0	1	05H	
1	1					0	1	1	0	06H	
1	1					0	1	1	1	07H	
1	1					1	0	0	0	08H	
1	1					1	0	0	1	09H	
1	1					1	0	1	0	0AH	
1	1					1	0	1	1	0BH	
1	1					1	1	0	0	0CH	
1	1					1	1	1	0	1	0DH

b3b2b1b0: 显示寄存器/背光驱动 置寄存器的地址

该指令用 置显示寄存器 背光驱动 置寄存器的地址。上电时, 地址 为00H。

置显示寄存器的地址, 当地址 为0EH 高, 数据被忽略, 直到有 地址被 定(00H~0DH)。

置背光驱动 置寄存器的地址, 当地址 为08H 高, b3数据被忽略, 有 地址被 定在 00H~07H 内。

地址的选 : 据 的有 数据 置指令 定本 地址操作的对 。如 数据 置指令是写数据到显示寄存器模式, 本 地址 定的是显示寄存器地址 如 数据 置指令是写数据到 PWM控制寄存器模式, 本 地址 定的是背光驱动 置寄存器的地址。

## (4) 显示控制:

MSB		LSB						功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
1	0	关 0			0	0	0	光数量 置	置脉 宽度为 1/16
1	0				0	0	1		置脉 宽度为 2/16
1	0				0	1	0		置脉 宽度为 4/16
1	0				0	1	1		置脉 宽度为 10/16
1	0				1	0	0		置脉 宽度为 11/16
1	0				1	0	1		置脉 宽度为 12/16
1	0				1	1	0		置脉 宽度为 13/16
1	0				1	1	1		置脉 宽度为 14/16
1	0			0					
1	0		1					显示开	
1	0		0					PWM 背光开关	PWM 关
1	0		1						PWM 开

## 、串行数据传输 式:

读取和接收1个BIT 在时钟的上升沿操作。

## 数据接收 (写数据)

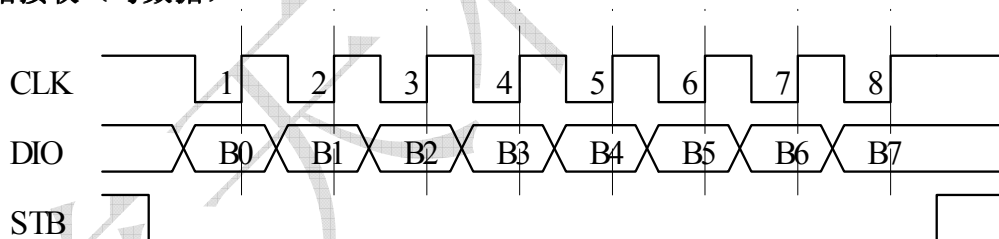


图 (5)

## 数据读取 (读数据)

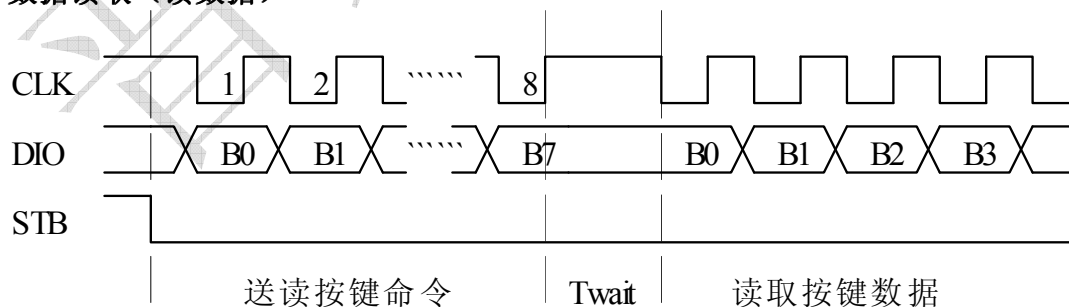


图 (6)

▲ 注意: 读取数据时, 从串行时钟CLK 的第8 个上升沿开始 置指令到CLK 下降沿读数据 需  
要一个等待时  $T_{it} = 1 S$ 。

## 、 显示、键扫、PWM、SW和OUT输出应用：

## (1) 显示：

## 1、驱动共 数 管：

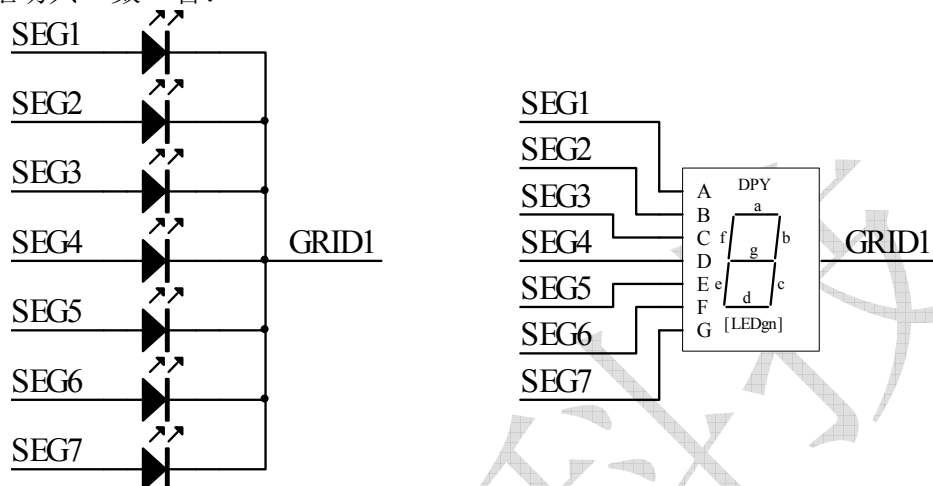


图 (7)

图7 出共 数 管的连接示意图，如 该数 管显示 0 ， 你需要在GRID1为低电平的时候 SEG1, SEG2, SEG3, SEG4, SEG5, SEG6为高电平，SEG7为低电平，

图 (2) 显示地址 ， 需在00H地址单元 写数据3FH 可以 数 管显示 0 。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	1	1	1	1	1	1	00H
B7	B6	B5	B4	B3	B2	B1	B0	

## 2、驱动共 数 管：

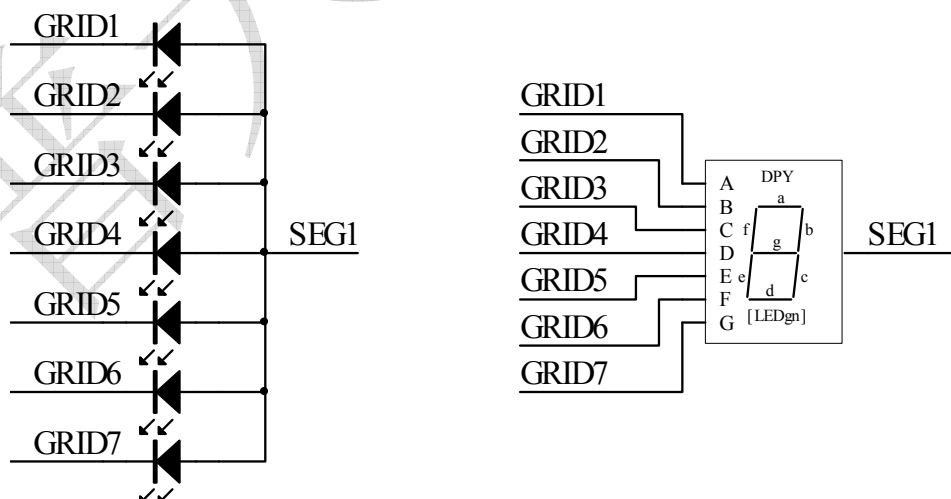


图 (8)

图8 出共 数 管的连接示意图，如 该数 管显示 0 ， 你需要在GRID1, GRID2,



GRID3, GRID4, GRID5, GRID6为低电平的时候 SEG1为高电平, 在GRID7为低电平的时候 SEG1为低电平。要地址单元00H, 02H, 04H, 06H, 08H, 0 H 分别写数据01H, 其的地址单元部写数据00H。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	0	0	0	0	0	1	00H
0	0	0	0	0	0	0	1	02H
0	0	0	0	0	0	0	1	04H
0	0	0	0	0	0	0	1	06H
0	0	0	0	0	0	0	1	08H
0	0	0	0	0	0	0	1	0 H
0	0	0	0	0	0	0	0	0CH
B7	B6	B5	B4	B3	B2	B1	B0	

▲注意: SEG1-11为P管开漏输出, GRID1-7为N管开漏输出, 在使用时候, SEG1-11 能接LED的极, GRID 能接LED的极, 不可接。

## (2) 按键:

键扫描 TM1626B 动成, 不用控制, 用 需要按照时 读键 。成一 键扫需要2个显示周期, 一个显示周期大概需要T 8 500US, 在8MS 后按下 2个不 的按键, 2 读到的键 是 按下的 个按键的键 。

按照图 (9) 用示 器 SEG1/KS1和SEG2/KS2的输出键扫 形, 图 (10)。

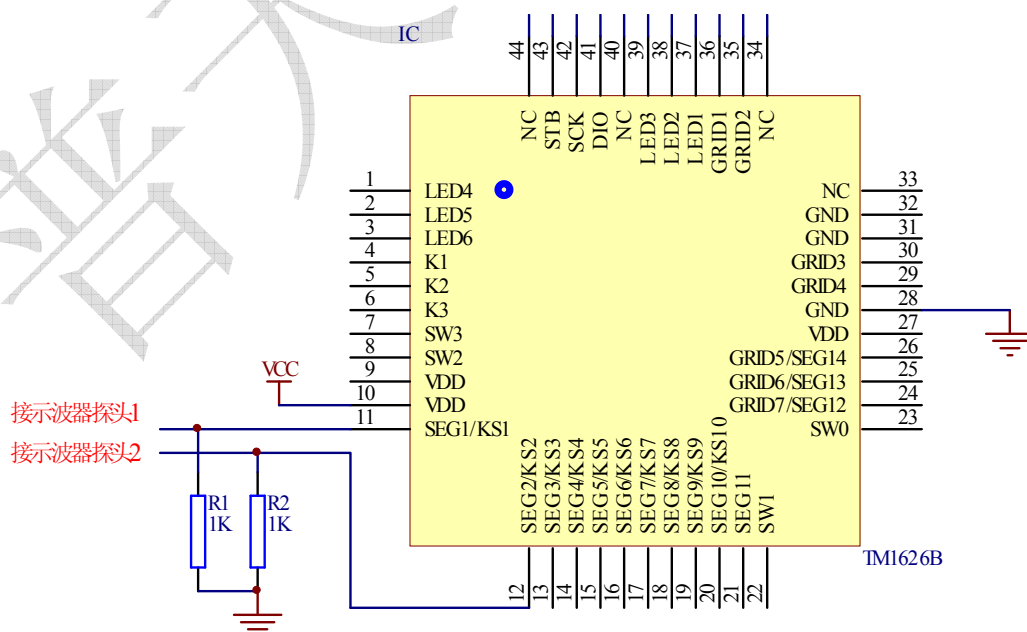


图 (9)

IC在键盘扫描时候SEGN/KSN的 形:

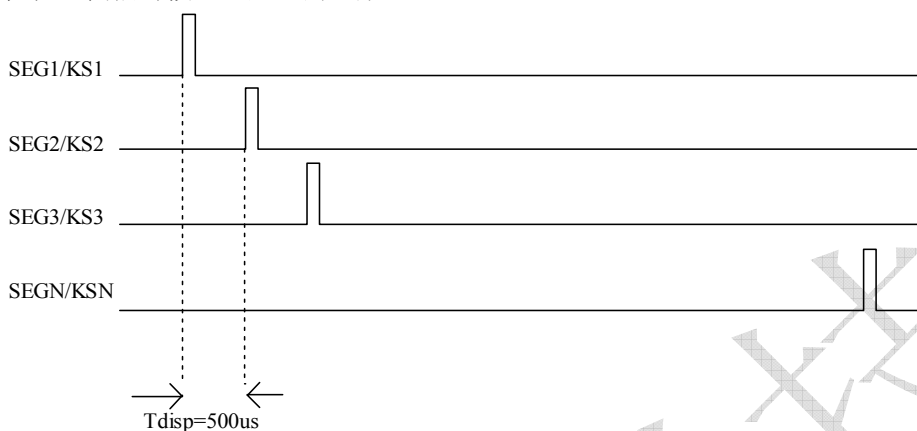


图 (10)

T<sub>i</sub> 和IC工作的振荡频率有关，司TM1626B 过多，振荡频率不 一。500US 提供参考，以 量为。

一 下使用图 (11)，可以 按键 的要。

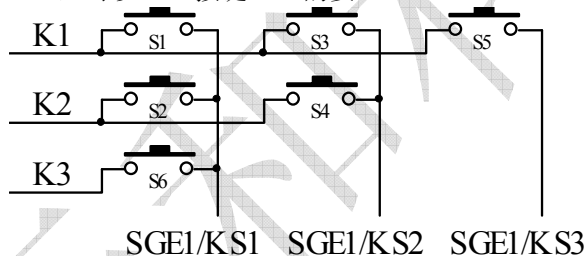


图 (11)

当S1被按下时，在第1个字节的B0读到 1。如 多个按键被按下， 读到多个 1，当S2, S3被按下时，可以在第1个字节的B1, B3读到 1。

▲注意: 复 键使用注意 :

SEG1/KS1-SEG10/KS10是显示和按键扫描复用的。以图 (12) 为 ，显示需要D1亮, D2 ，需要 SEG1为 1，SEG2为 0 ，如 S1, S2 时被按下，当于SEG1, SEG2被 路，时 D1, D2 被 亮。

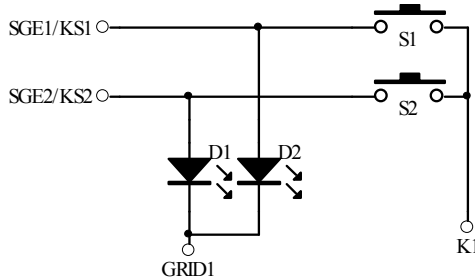


图 (12)

方 :

- 1、在 件上，可以 需要 时按下的键 置在不 的K线上 如图 (13) 所示，

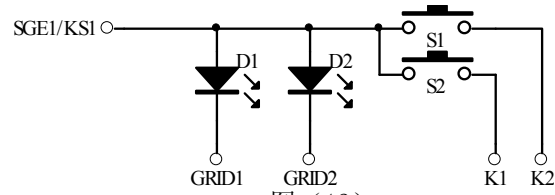


图 (13)

2、在SEG1 SEG N上串电阻如图 (14) 所示, 电阻的阻 应选在510 , 大 成 按键的 , 可能不能 显示的 。

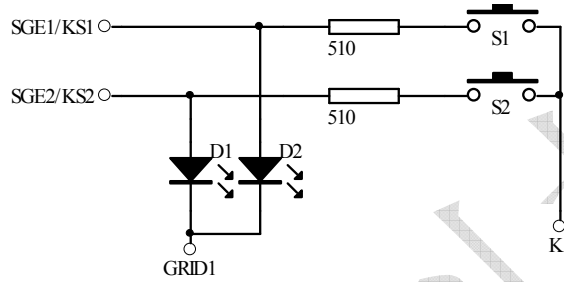


图 (14)

3、串二极管如图 (15) 所示。

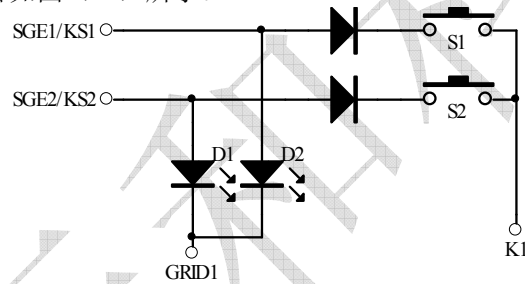


图 (15)

### (3) PWM输出口

按照图 (22) 的流 控制PWM输出口, 用示 器可以 到LED1、LED2的 形, 如图 (23) 所示:

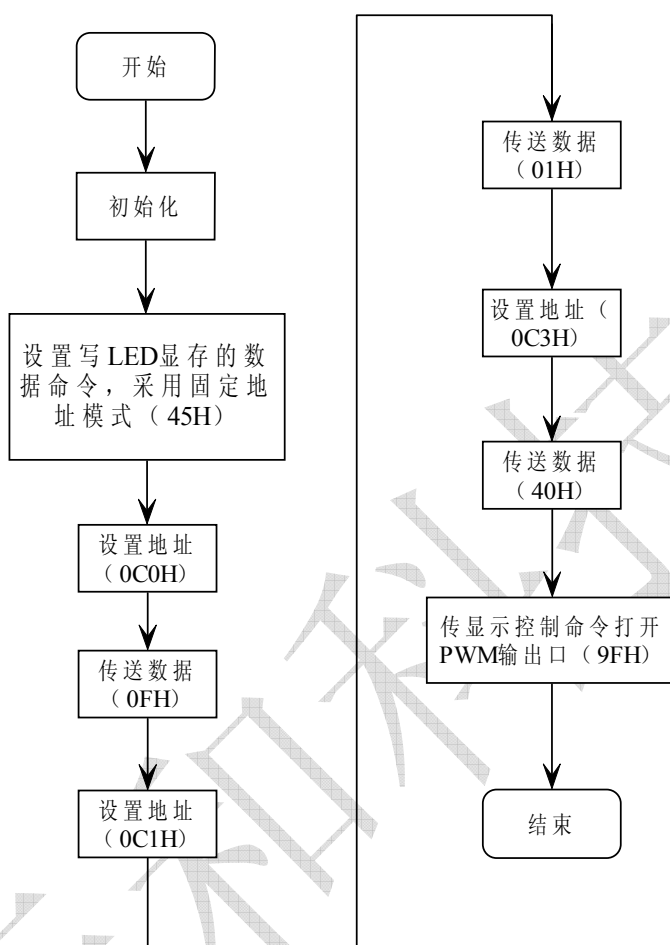


图 (22)

用示器到的形:

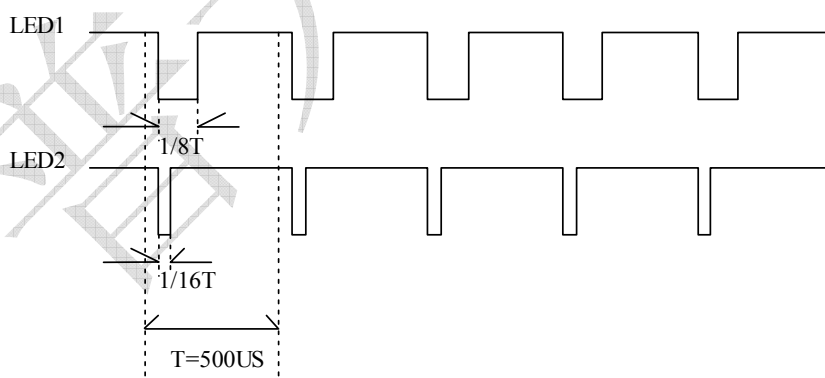


图 (23)

6路PWM输出口是N管开漏输出，在量LED1-6的形的时候加上拉电阻。  
 LED2口输出的形是1/16T参照图(7)理，LED1在地址C0H写0FH使定的宽度是T，在  
 地址C3H写40H的时候，调节作用，到的脉宽度是1/8T  
 下出单的公式:

$$t = T$$

- t 输出的脉 宽度, T 为 数 ( 500US)  
 LED1、LED2、LED3、LED4、LED5、LED6 定的 占空比 (低电平占 个周期T的比 )  
 LED123、LED456 定的 占空比 (低电平占 个周期 T的比 )

#### (4) SW开关信号输入口

SW具有 MCU输入口的功能。操作SW输入口和读键的 理 。  
 以图 (24) 为 SW输入口的 理。

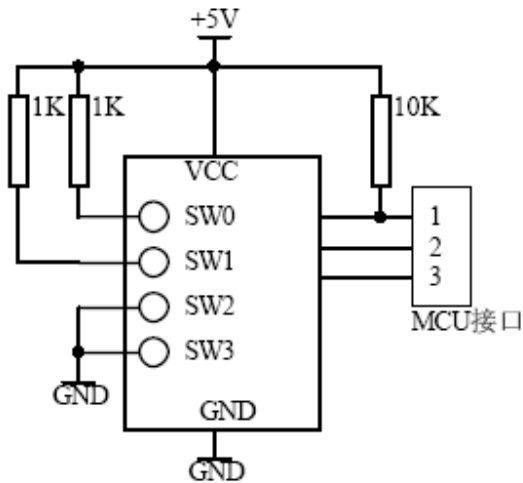


图 (24)

按照图 (25) 的流 你可以读到的 是03H。

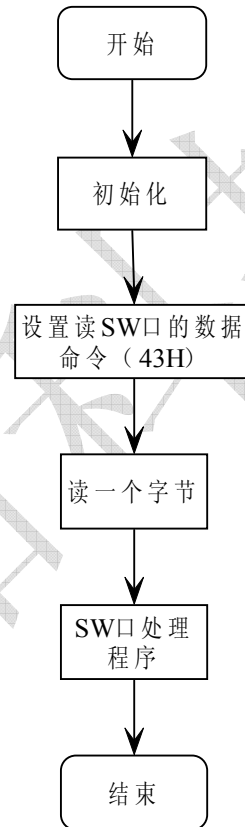
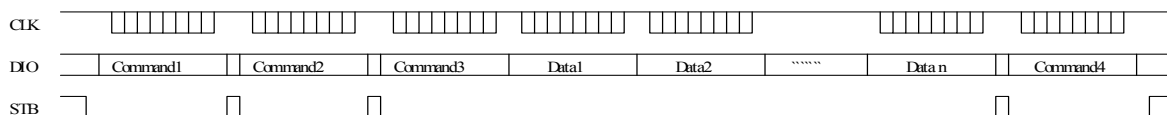


图 (25)

### 一、应用时串行数据的传输:

**(1) 地址 加模式**

使用地址 动加1模式， 置地址 上是 置传送的数据流存 的 始地址。 始地址命令 字发送 ， STB 不需要置高 传数据， 多14B TE，数据传送 才 STB 置高。



C 1 置显示模式

C 2 置数据命令

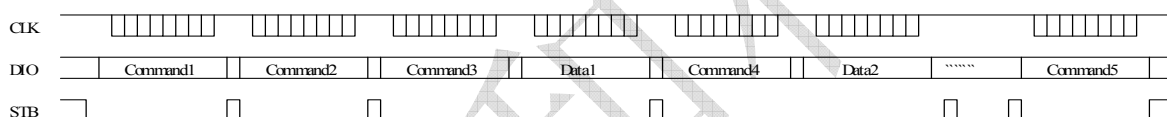
C 3 置显示地址

D t 1~ 传输显示数据 C 3地址和后 的地址内 ( 多14 b t )

C 4 显示控制命令

**(2) 定地址模式**

使用 定地址模式， 置地址其 上是 置需要传送的1B TE数据存 的地址。地址发送 ， STB 不需要置高， 传1B TE数据，数据传送 才 STB 置高。 后 置第2 个数据需要存 的地址， 多14B TE数据传送 ， STB 置高。



C 1 置显示模式

C 2 置数据命令

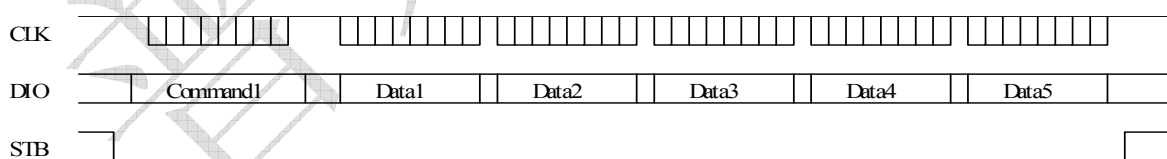
C 3 置显示地址1

D t 1 传输显示数据1 C 3地址内

C 4 置显示地址2

D t 2 传输显示数据2 C 4地址内

C 5 显示控制命令

**(3) 读按键时**

C 1 置显示模式

D t 1~5 读取按键数据

**二 流 图：**

采用地址 动加1模式流 图：

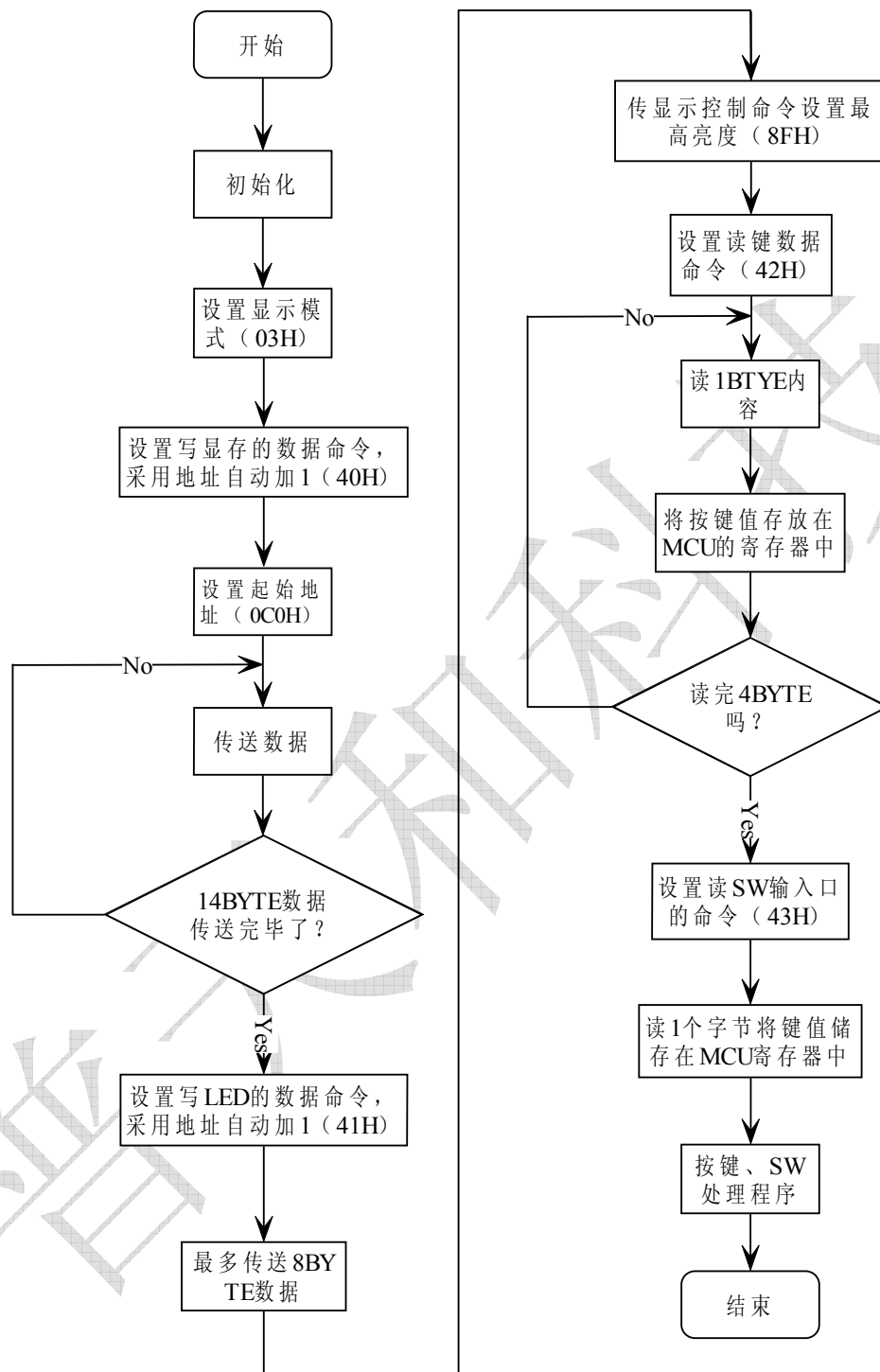


图 (26)

采用 定地址模式流 图:

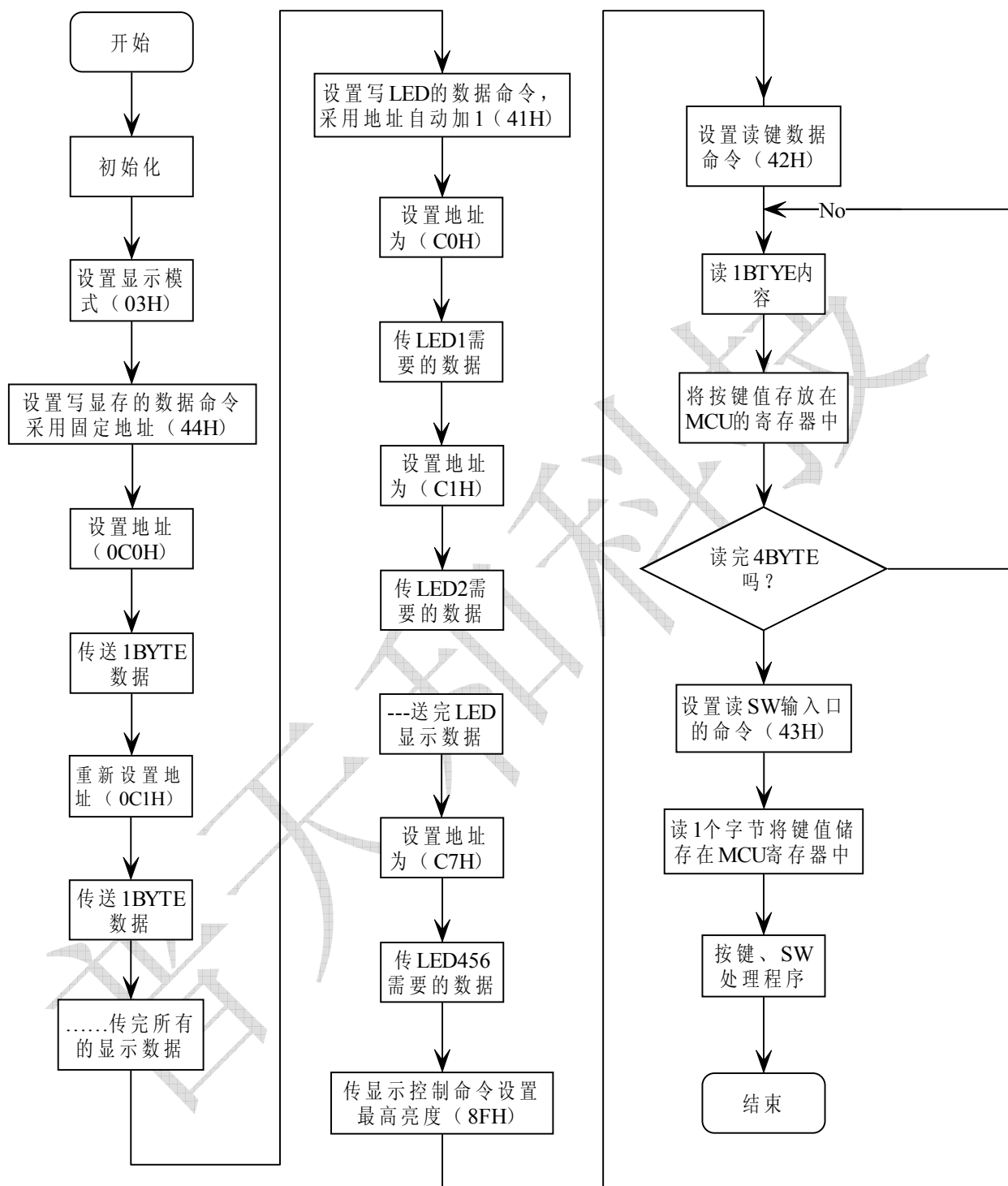


图 (27)

### 三 应用电路

TM1626B 驱动共 数 屏接线电路图 (28) :



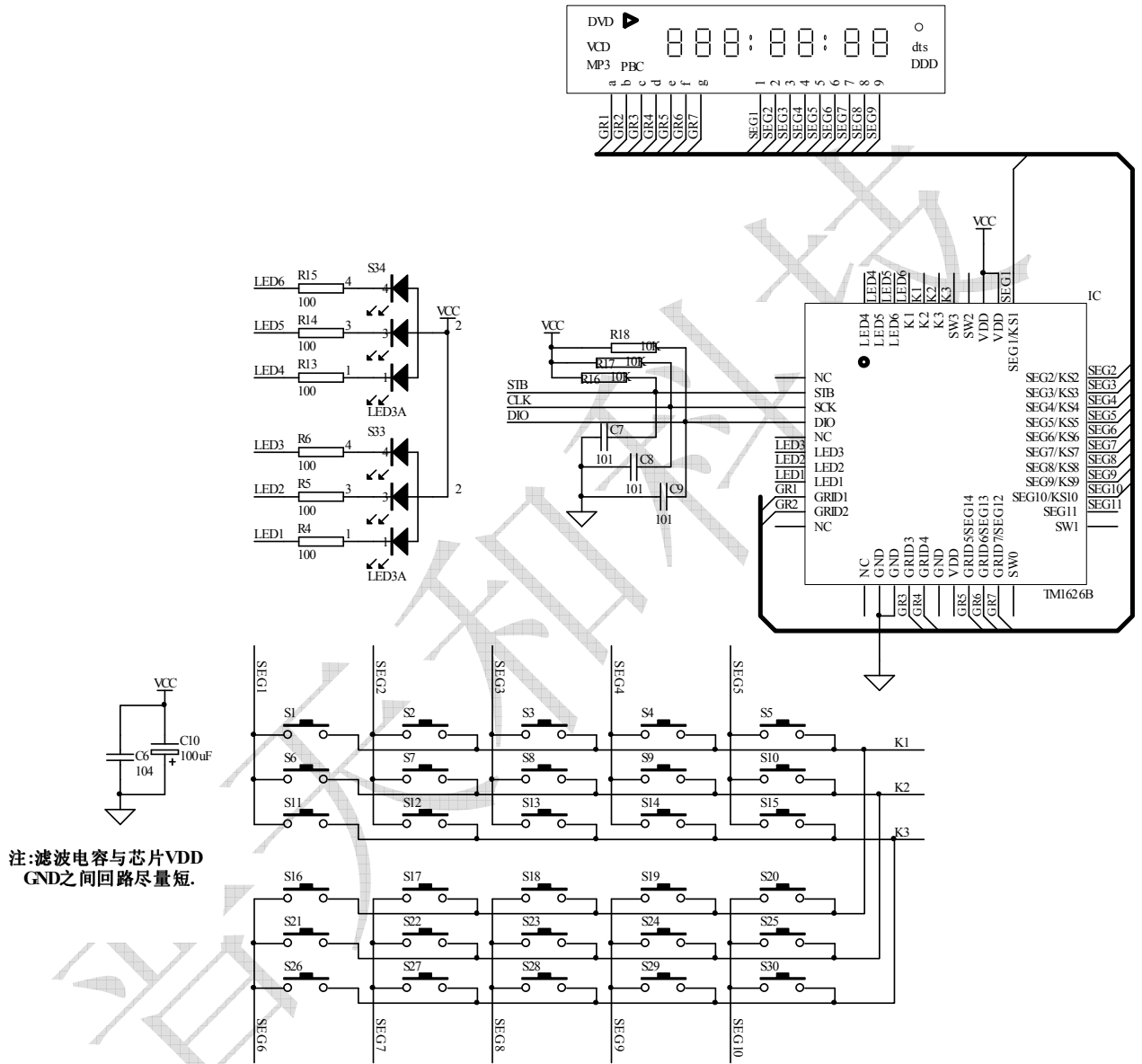


图 (28)

TM1626B驱动共 数 屏接线电路图 (29) :

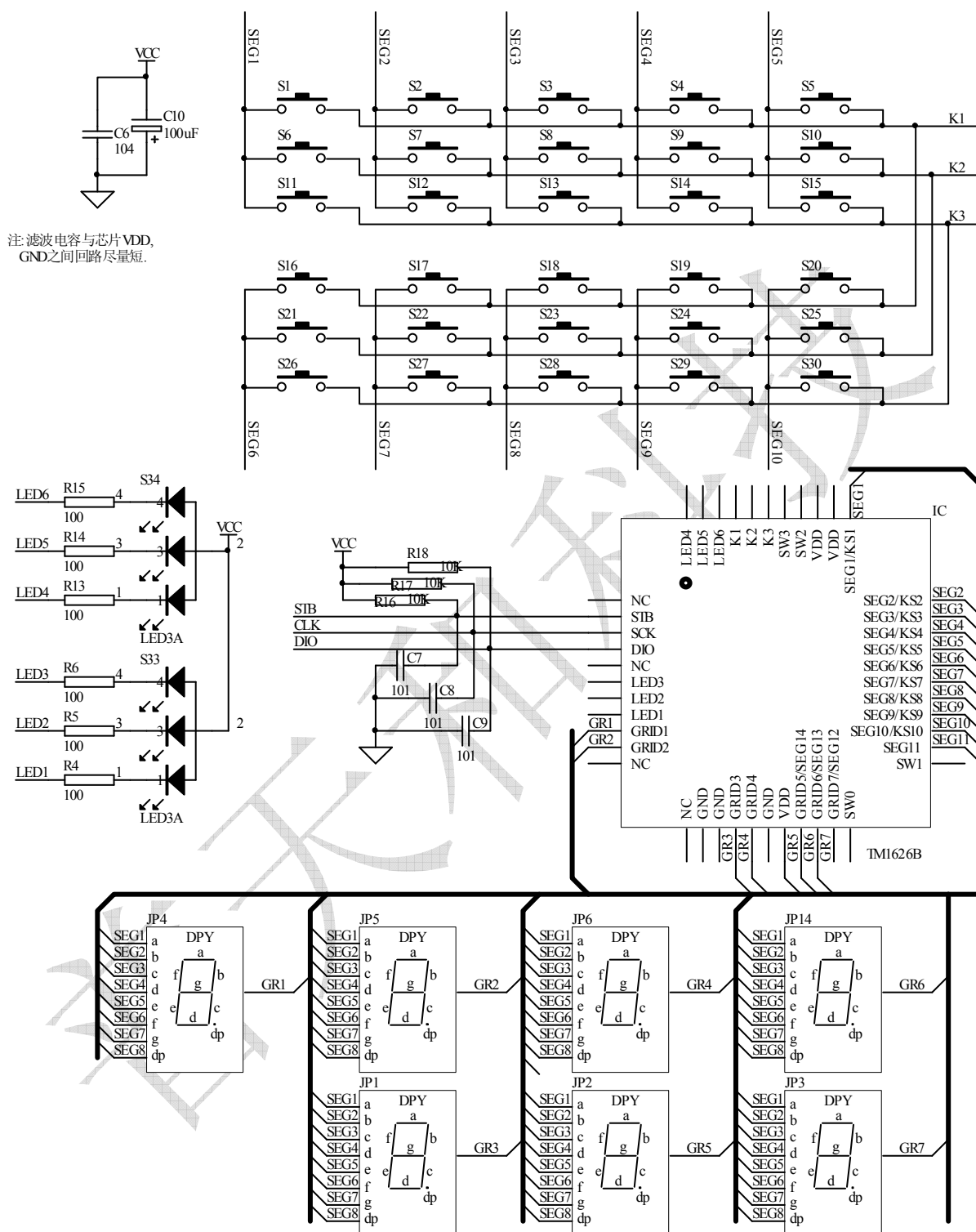


图 (29)

- ▲注意: 1、VDD、GND 电 在PCB 线应量靠 TM1626B芯片 置, 加  
 2、连接在DIO、CLK、STB通 口上三个100P电 可以降低对通 口。  
 3、光数 管的 通降 为3V, 此TM1626B供电应选用5V。

## 四、电 参 数:

## 极 参 数 (T 25 V 0 V)

参数	符号		单位
逻辑电源电	VDD	-0.5 ~ 7.0	V
逻辑输入电	VI1	-0.5 ~ VDD 0.5	V
LED S 驱动输出电流	I01	-50	
LED Gi 驱动输出电流	I02	200	
功率	PD	400	W
工作 度	T t	-40 ~ 80	
储存 度	T t	-65 ~ 150	

## 工作 (T -20 ~ 70 , V 0 V)

参数	符号		典型	大	单位	件
逻辑电源电	VDD		5		V	-
高电平输入电	VIH	0.7 VDD	-	VDD	V	-
低电平输入电	VIL	0	-	0.3 VDD	V	-

## 电 特 性 (T -20 ~ 70 , VDD 4.5 ~ 5.5 V, V 0 V)

参数	符号		典型	大	单位	件
高电平输出电流	I 1	-20	-25	-40		S 1~S 11, V -2V
	I 2	-20	-30	-50		S 1~S 11, V -3V
低电平输出电流	IOL1	80	140	-		Gi 1~Gi 7 V 0.3V
低电平输出电流	I t	4	-	-		V0 0.4V, t

高电平输出电流量	$I_t$	-	-	5	%	$V_{O1} \sim V_{O11}$ VDD 3V, S 1~S 11
输出下拉电阻	$R_L$		10		K	K1~K3
输入电流	$I_I$	-	-	$\pm 1$		$V_I$ VDD / VSS
高电平输入电	$V_{IH}$	$0.7$ VDD	-		V	CLK、DIO 输入、 STB
低电平输入电	$V_{IL}$	-	-	$0.3$ VDD	V	
后电	$V_H$	-	$0.35$	-	V	
动 电流	$I_{DD}$	-	-	5		, 显示关

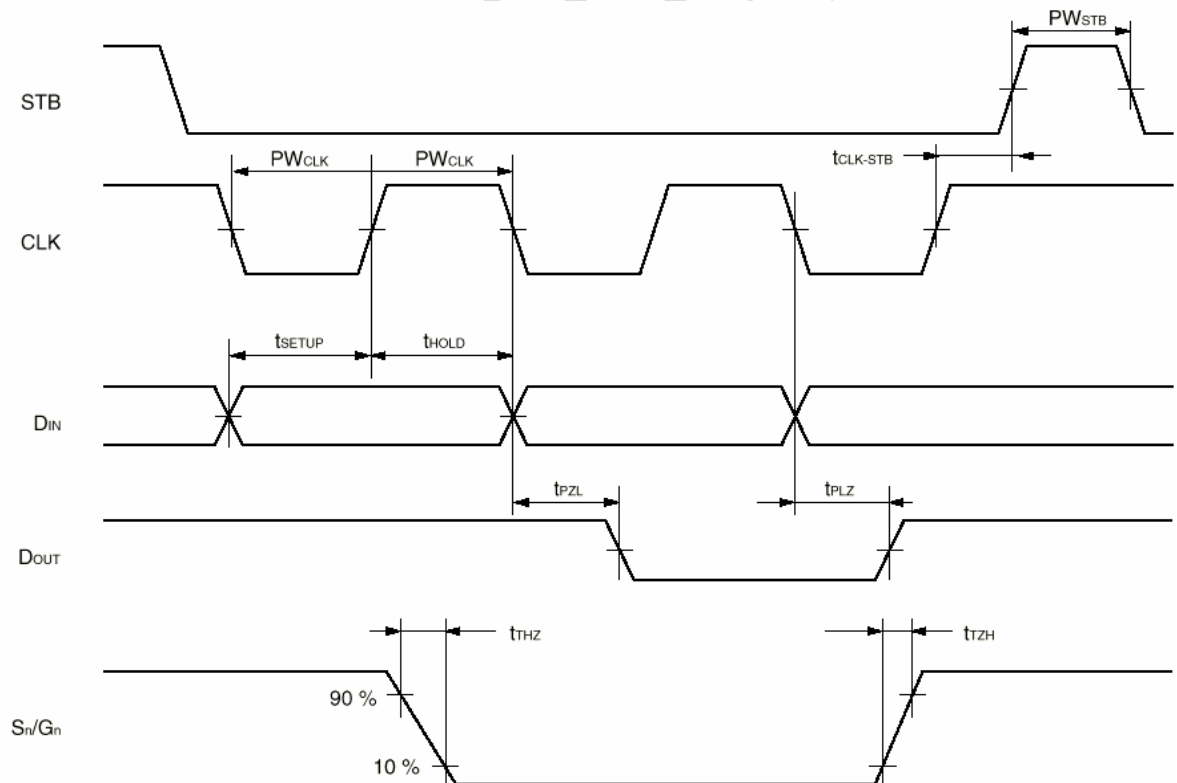
开关特性 (T  $-20 \sim 70$  , VDD  $4.5 \sim 5.5$  V)

参数	符号		典型	大	单位	件
振荡频率		-	450	-	KHz	
传输 时	$t_{PL}$	-	-	300		CLK DIO
	$t_{P L}$	-	-	100		CL 15 F RL 10K
上升时	$T_{T H 1}$	-	-	2		S 1~S 11
	$T_{T H 2}$	-	-	$0.5$		CL 300 F G i 1~G i 4 S 12/G i 7~ S 14/G i 5
下降时	$T_{T H}$	-	-	120		CL 300 F, S , G i
大时钟频率	F	1	-	-	MHz	占空比50%
输入电	CI	-	-	15	F	-

时 特性 (T<sub>a</sub> = -20 ~ 70 , VDD = 4.5 ~ 5.5 V)

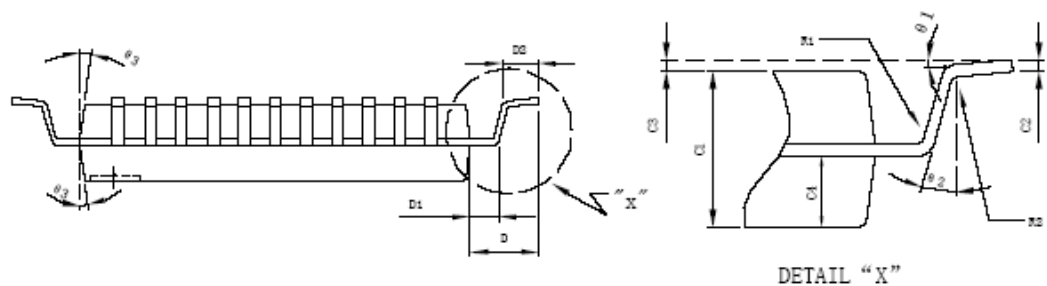
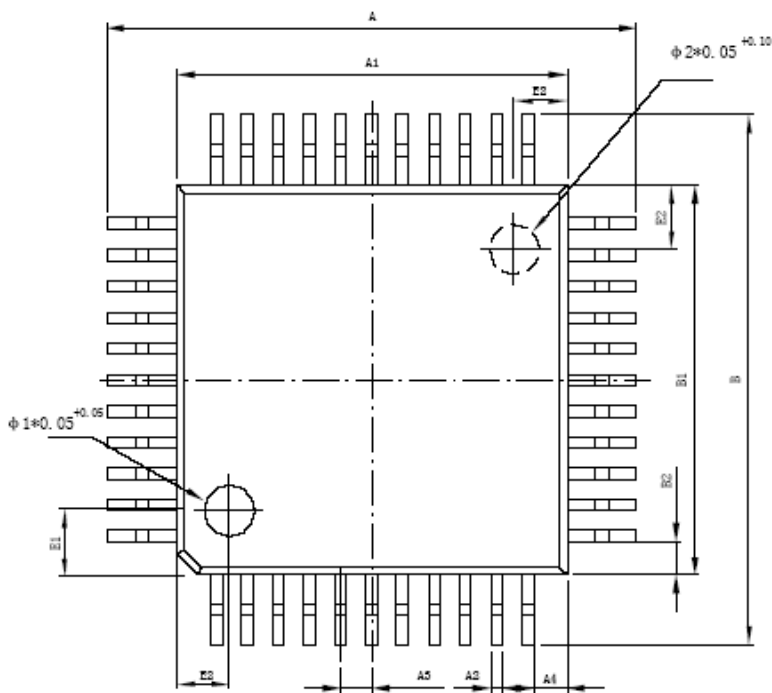
参数	符号	典型	大	单位	件
时钟脉 宽度	PWCLK	400	-	-	-
选通脉 宽度	PWSTB	1	-	-	-
数据 时	t <sub>SETUP</sub>	100	-	-	-
数据 时	t <sub>HOLD</sub>	100	-	-	-
CLK STB 时	t <sub>CLK STB</sub>	1	-	-	CLK STB
等待时	t <sub>W IT</sub>	1	-	-	CLK CLK

时 形图:



五 封装

尺寸 标注	最小 (mm)	最大 (mm)	尺寸 标注	最小 (mm)	最大 (mm)
A	13.20	14.00	D	1.8 TYP	
A (短脚)	12.90	13.50	D (短脚)	1.6 TYP	
A1	9.90	10.10	D1	0.80 TYP	
A2	0.30	0.375	D2	0.60	1.00
A3	0.67	0.93	E1	1.34	1.42
A4	0.85TYP		E2	1.37	1.45
B	13.20	14.00	F1	0.13MIN	
B (短脚)	12.90	13.50	F2	0.13	0.3
B1	9.90	10.10	φ1	1.5TYP	
B2	0.85TYP		φ2	1.5TYP	
C1	1.90	2.10	θ1	4° TYP	
C2	0.11	0.23	θ2	20° TYP	
C3	0.05	0.20	θ3	8° TYP	
C4	0.904	0.914			



以上电路及 供参考 如本公司 行 ， 不 行通 。

本应用 后 期为：2008-8-4