

## 一、概述

TM1630 是一种带键盘扫描接口的LED（发光二极管显示器）驱动控制专用电路，内部集成有MCU 数字接口、数据锁存器、LED 高压驱动、键盘扫描等电路。本产品性能优良，质量可靠。主要应用于VCR、VCD、DVD 及家庭影院等产品的显示屏驱动。采用DIP18的封装形式。

## 二、特性说明

- 采用功率CMOS 工艺
- 多种显示模式（7 段×5 位 ~ 8段×4 位）
- 键扫描（7×1bit）
- 辉度调节电路（占空比8 级可调）
- 串行接口（CLK, STB, DIO）
- 振荡方式：内置RC 振荡（450KHz±5%）
- 内置上电复位电路
- 封装形式：DIP18

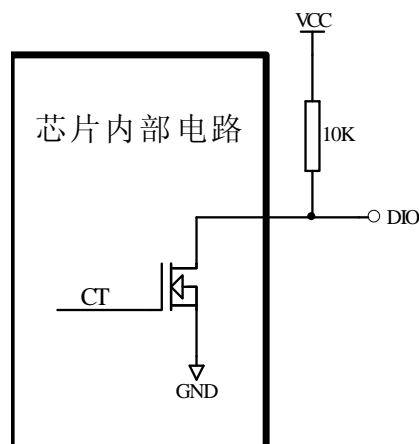
## 三、管脚定义：

1	DIO	GRID1	18
2	CLK	GRID2	17
3	STB	GND	16
4	K2	GRID3	15
5	VDD	GRID4	14
6	SEG2/KS2	SEG14/GRID5	13
7	SEG3/KS3	SEG8/KS8	12
8	SEG4/KS4	SEG7/KS7	11
9	SEG5/KS5	SEG6/KS6	10

**四、管脚功能定义:**

符号	管脚名称	说明
DIO	数据输入/输出	在时钟上升沿输入/输出串行数据，从低位开始；
STB	片选	在上升或下降沿初始化串行接口，随后等待接收指令。STB 为低后的第一个字节作为指令，当处理指令时，当前其它处理被终止。当STB 为高时，CLK 被忽略
CLK	时钟输入	在时钟上升沿输入/输出串行数据
K2	键扫数据输入	输入该脚的数据在显示周期结束后被锁存
SEG2/KS2~ SEG8/KS8	输出（段）	段输出（也用作键扫描），p管开漏输出
GRID1~ GRID4	输出（位）	位输出，N管开漏输出
SEG14/GRID5	输出（段/位）	段/位复用输出
VDD	逻辑电源	5V ± 10%
GND	逻辑地	接系统地

- ▲ **注意:** DIO口输出数据时为N管开漏输出，在读键的时候需要外接1K-10K的上拉电阻。本公司推荐10K的上拉电阻。DIO在时钟的下降沿控制N管的动作，此时读数时不稳定，可以参考图（6），在时钟的上升沿读数时才稳定。



图(1)

### 五、显示寄存器地址和显示模式：

该寄存器存储通过串行接口从外部器件传送到TM1630的数据，地址从00H-09H共10字节单元，分别与芯片SGE和GRID管脚所接的LED灯对应，分配如下图：

写LED显示数据的时候，按照从显示地址从低位到高位，从数据字节的低位到高位操作。

SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG8	X	X	X	X	X	SEG14	X	X	
xxHL (低四位)				xxHU (高四位)				xxHL (低四位)				xxHU (高四位)				
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7	
00HL				00HU				01HL				01HU				GRID1
02HL				02HU				03HL				03HU				GRID2
04HL				04HU				05HL				05HU				GRID3
06HL				06HU				07HL				07HU				GRID4
08HL				08HU				09HL				09HU				GRID5

图 (2)

### 六、键扫描和键扫数据寄存器：

键扫描为7×1bit，如下所示：

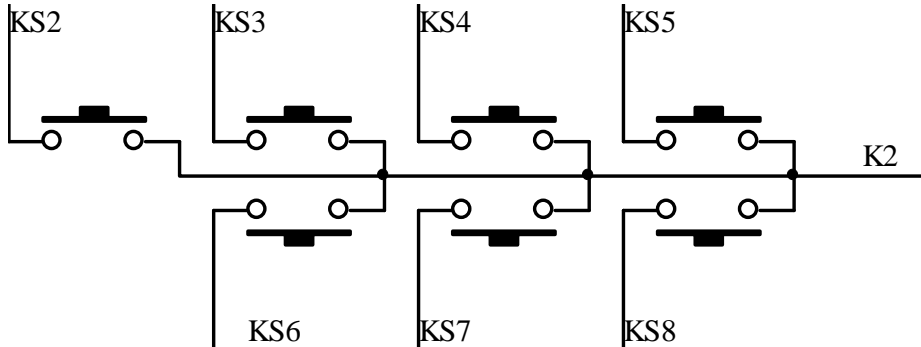


图 (3)

键扫数据储存地址如下所示，先发读键命令后，开始读取按键数据BYTE1—BYTE4字节，读数据从低位开始输出，其中B0, B2, B3, B5, B6, B7位为无效位，此时芯片输出为0。芯片K和KS引脚对应的按键按下时，相对应的字节内的 BIT位为1。

B0	B1	B2	B3	B4	B5	B6	B7	
	K2			K2				
0	0	0	0	KS2	0	0	0	BYTE1
0	KS3	0	0	KS4	0	0	0	BYTE2
0	KS5	0	0	KS6	0	0	0	BYTE3
0	KS7	0	0	KS8	0	0	0	BYTE4

图 (4)

▲注意：1、TM1630最多可以读4个字节，不允许多读。

2、读数据字节只能按顺序从BYTE1-BYTE4读取，不可跨字节读。例如：硬件上的K2与KS8对应按键按下时，此时想要读到此按键数据，必须需要读到第4个字节的第4BIT位，才可读出数据。

## 七、指令说明：

指令用来设置显示模式和LED 驱动器的状态。

在STB下降沿后由DIO输入的第一个字节作为一条指令。经过译码，取最高B7、B6两位比特位以区别不同的指令。

B7	B6	指令
0	0	显示模式设置
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

如果在指令或数据传输时STB被置为高电平，串行通讯被初始化，并且正在传送的指令或数据无效（之前传送的指令或数据保持有效）。

### (1) 显示模式设置：

MSB				LSB				显示模式
B7	B6	B5	B4	B3	B2	B1	B0	
0	0	无关项，填0				0	0	4位8段
0	0					0	1	5位7段

该指令用来设置选择段和位的个数（4~5 位，7~8 段）。当指令执行时，显示被强制关闭。要送显示控制命令开显示，原先显示的数据内容不会被改变，但当相同模式被设置时，则上述情况并不发生。

### (2) 数据设置：

MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
0	1	无关项， 填0				0	0	数据读写模式 设置	写数据到显示寄存器
0	1					1	0		读键扫数据
0	1				0			地址增加模式 设置	自动地址增加
0	1				1				固定地址
0	1			0				测试模式设置 (内部使用)	普通模式
0	1			1					测试模式

(3) 地址命令设置:

MSB				LSB				显示地址
B7	B6	B5	B4	B3	B2	B1	B0	
1	1	无关项, 填 0		0	0	0	0	00H
1	1			0	0	0	1	01H
1	1			0	0	1	0	02H
1	1			0	0	1	1	03H
1	1			0	1	0	0	04H
1	1			0	1	0	1	05H
1	1			0	1	1	0	06H
1	1			0	1	1	1	07H
1	1			1	0	0	0	08H
1	1			1	0	0	1	09H

该指令用来设置显示寄存器的地址。如果地址设为0AH 或更高，数据被忽略，直到有效地址被设定。上电时，地址默认设为00H。

(4) 显示控制:

MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
1	0	无关项, 填 0			0	0	0	消光数量设置	设置脉冲宽度为 1/16
1	0				0	0	1		设置脉冲宽度为 2/16
1	0				0	1	0		设置脉冲宽度为 4/16
1	0				0	1	1		设置脉冲宽度为 10/16
1	0				1	0	0		设置脉冲宽度为 11/16
1	0				1	0	1		设置脉冲宽度为 12/16
1	0				1	1	0		设置脉冲宽度为 13/16
1	0				1	1	1		设置脉冲宽度为 14/16
1	0				0				
1	0			1				显示开	

八、串行数据传输格式:

读取和接收1个BIT都在时钟的上升沿操作。

数据接收（写数据）

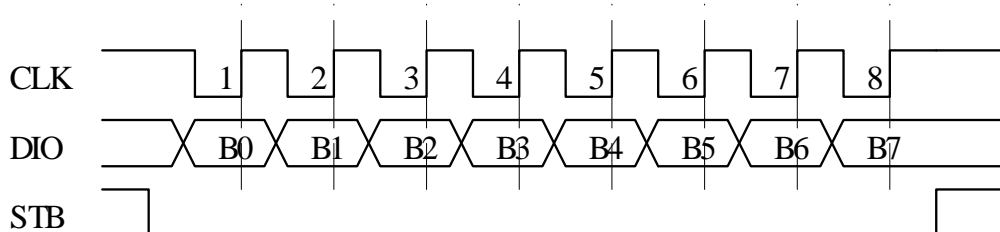
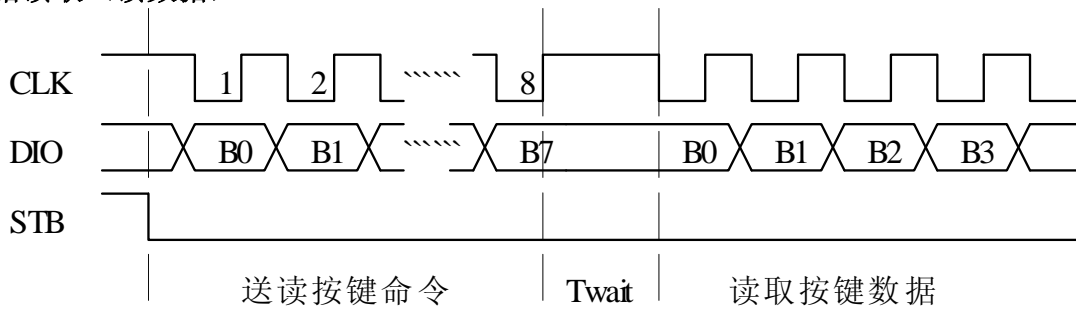


图 (5)

数据读取（读数据）



图（6）

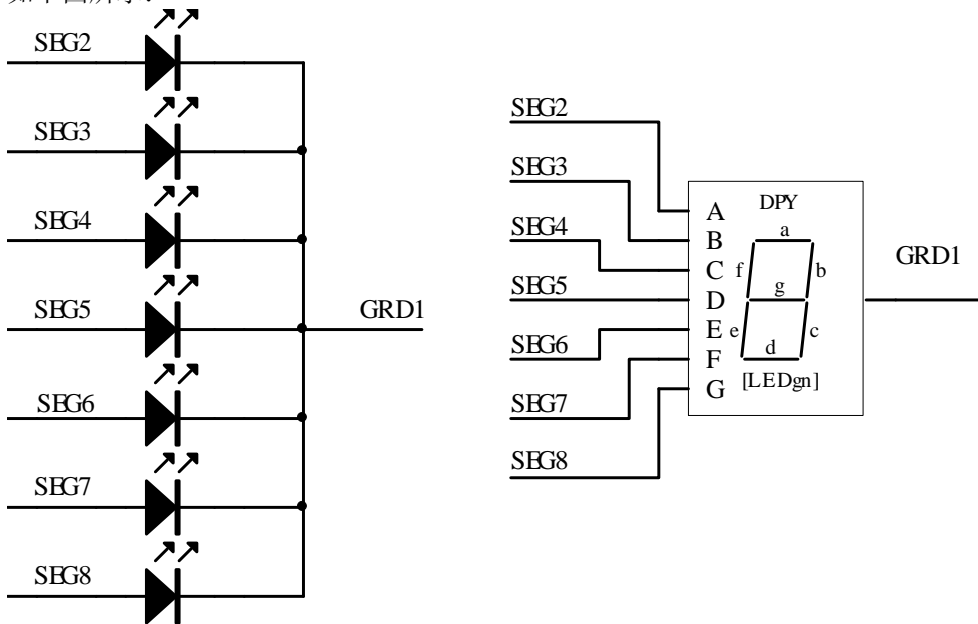
▲注意：读取数据时，从串行时钟CLK 的第8 个上升沿开始设置指令到CLK 下降沿读数据之间需要一个等待时间Twait (最小1μS)。

九、 显示和键扫：

(1) 显示：

驱动共阴数码管：

如下图所示：



图（7）

图7给出共阴数码管的连接示意图，如果让该数码管显示“0”，那你需要在GRID1为低电平的时候让SEG2, SEG3, SEG4, SEG5, SEG6, SEG7为高电平，SEG8为低电平，由图（9）我们可以看出当GRID1为低电平的时候，GRID2-GRID5是为高电平的，结合图（1），你不难看出只需要在00H地址单元里面写数据3FH就可以了。

SEG14	SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	
0	0	1	1	1	1	1	1	00H
B7	B6	B5	B4	B3	B2	B1	B0	

(2) 键盘扫描:

一般情况下我们使用图 (11) 可以满足按键的设计要求:

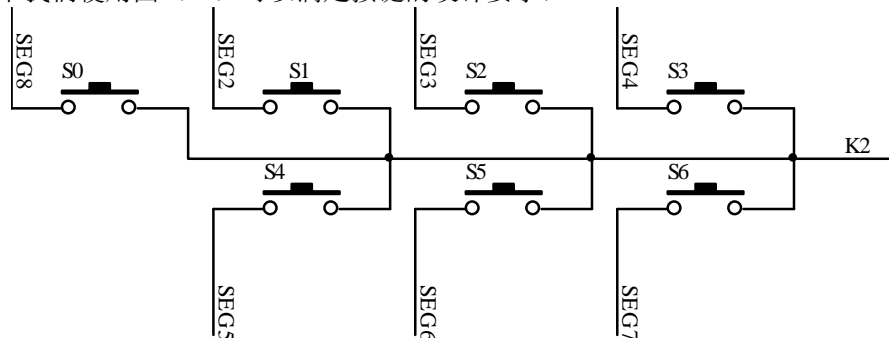


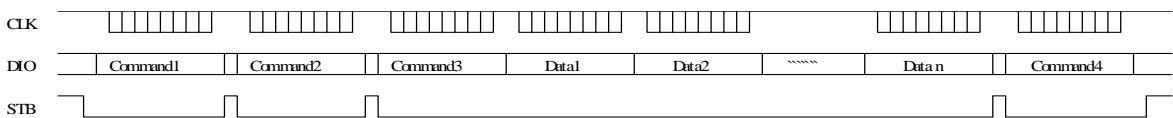
图 (11)

当S1被按下的时候, 在第1个字节的B0读到“1”。如果多个按键被按下, 将会读到多个“1”, 当S2, S3被按下的时候, 可以在第1个字节的B1, B3读到“1”。

十、应用时串行数据的传输:

(1) 地址增加模式

使用地址自动加1模式, 设置地址实际上是设置传送的数据流存放的起始地址。起始地址命令字发送完毕, “STB”不需要置高紧跟着传数据, 最多14BYTE, 数据传送完毕才将“STB”置高。



Command1: 设置显示模式

Command2: 设置数据命令

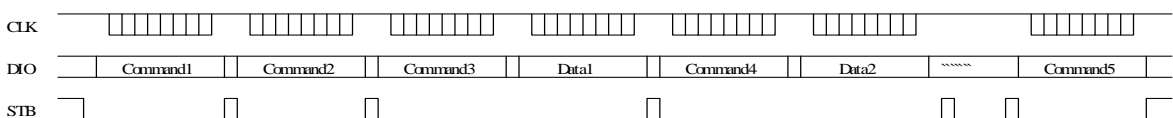
Command3: 设置显示地址

Data1~ n: 传输显示数据至Command3地址和后面的地址内 (最多14 bytes)

Command4: 显示控制命令

(2) 固定地址模式

使用固定地址模式, 设置地址实际上是设置需要传送的1BYTE数据存放的地址。地址发送完毕, “STB”不需要置高, 紧跟着传1BYTE数据, 数据传送完毕才将“STB”置高。然后重新设置第2个数据需要存放的地址, 最多14BYTE数据传送完毕, “STB”置高。



Command1: 设置显示模式

Command2: 设置数据命令

Command3: 设置显示地址1

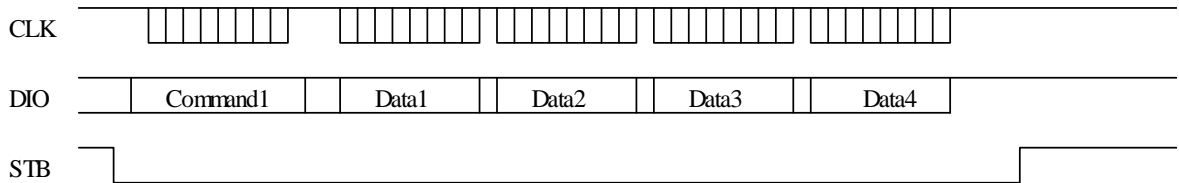
Data1: 传输显示数据1至Command3地址内

Command4: 设置显示地址2

Data2: 传输显示数据2至Command4地址内

Command5: 显示控制命令

### (3) 读按键时序

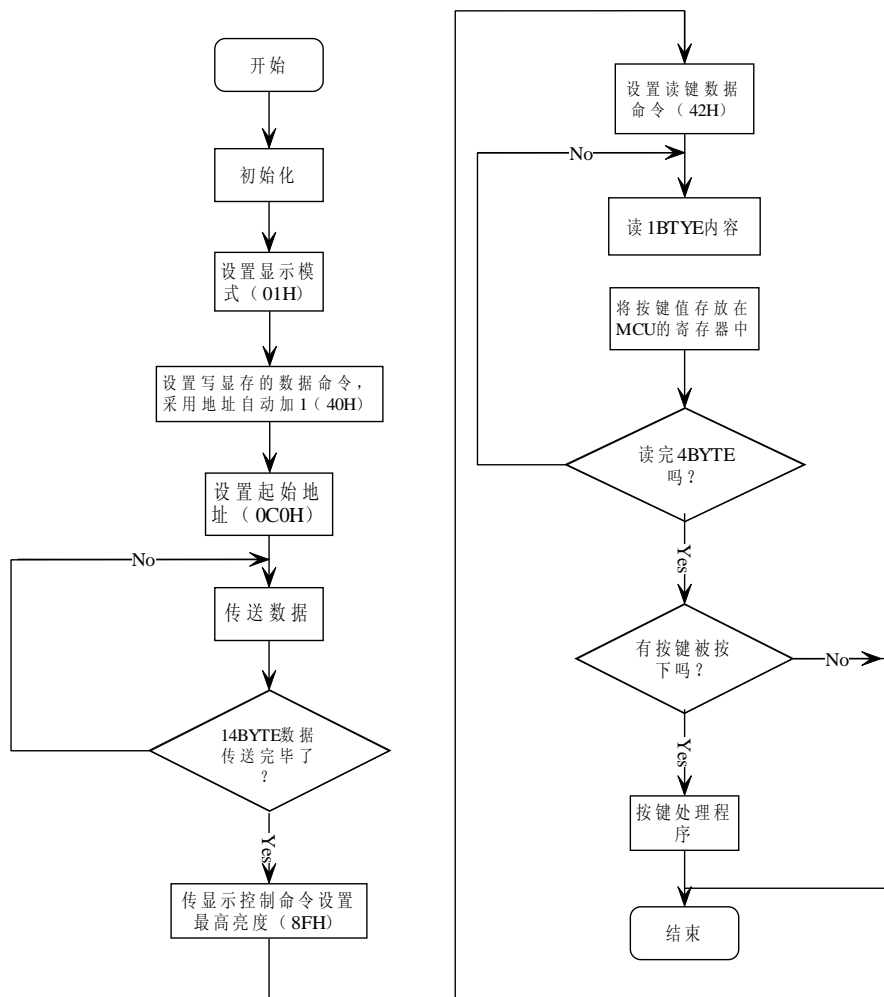


Command1: 设置读按键命令

Data1~4: 读取按键数据

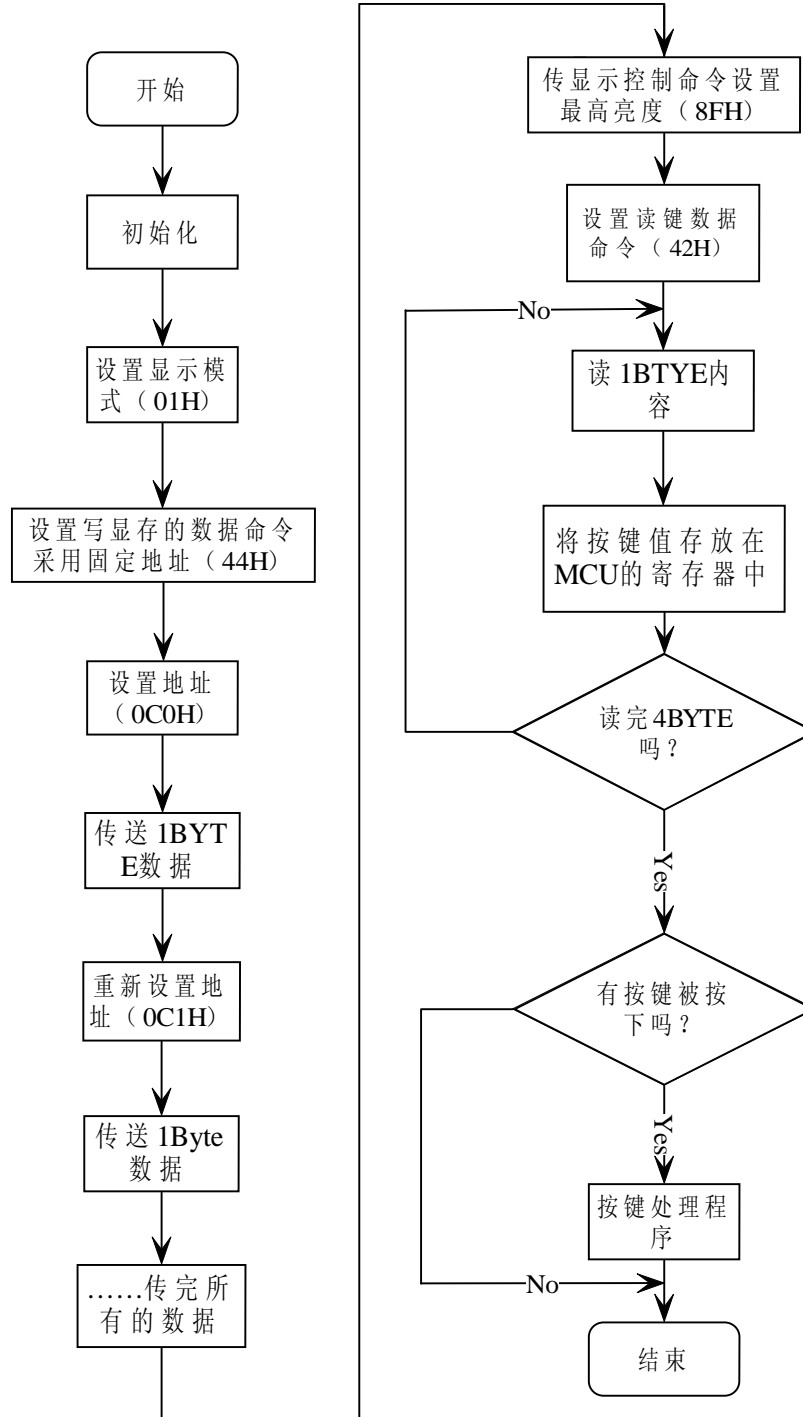
### (4) 程序设计流程图

采用地址自动加1的程序设计流程图:





采用固定地址的程序设计流程图：



十一. 应用电路:

TM1630驱动共阴数码屏接线电路图 (17):

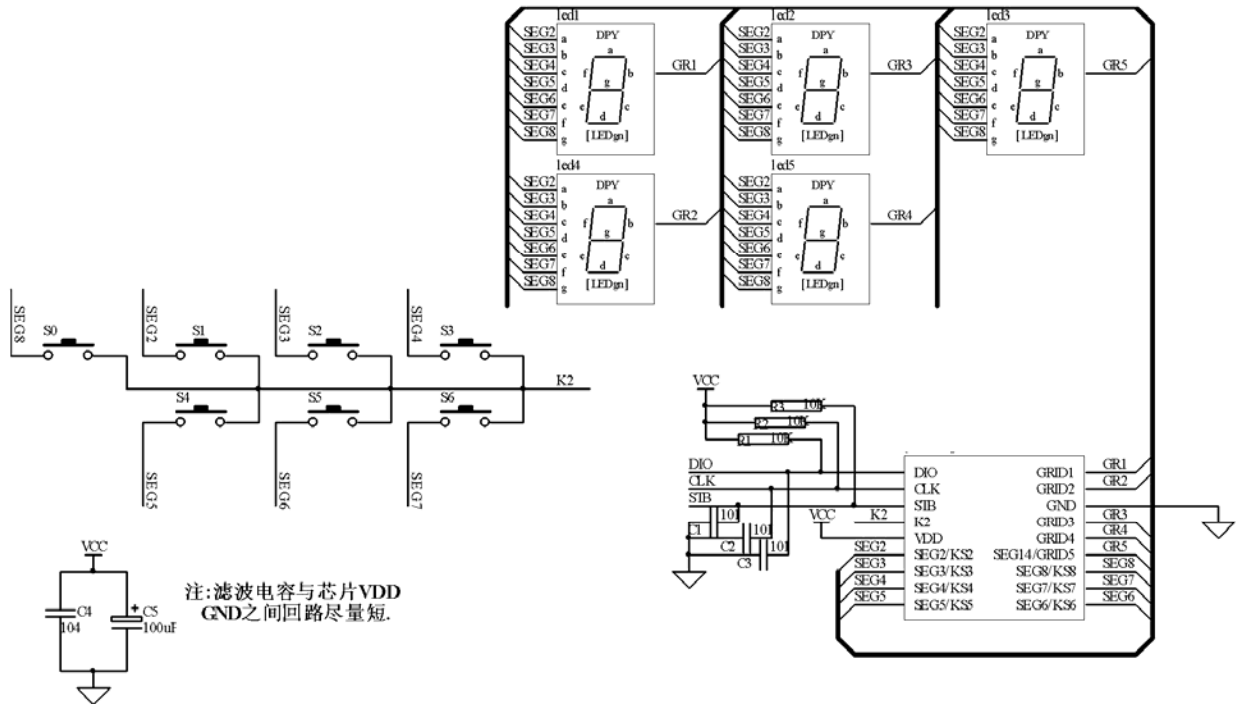


图 (17)

- ▲注意:
- 1、VDD、GND之间滤波电容在PCB板布线应尽量靠近TM1630芯片放置, 加强滤波效果。
  - 2、连接在DIO、CLK、STB通讯口上三个100P电容可以降低对通讯口的干扰。
  - 3、因蓝光数码管的导通压降约为3V, 因此TM1630供电应选用5V。

## 十二、电气参数:

 极限参数 ( $T_a = 25^{\circ}\text{C}$ ,  $V_{SS} = 0\text{ V}$ )

参数	符号	范围	单位
逻辑电源电压	VDD	-0.5 ~ +7.0	V
逻辑输入电压	VI1	-0.5 ~ VDD + 0.5	V
LED Seg 驱动输出电流	I01	-50	mA
LED Grid 驱动输出电流	I02	+200	mA
功率损耗	PD	400	mW
工作温度	Topt	-40 ~ +80	$^{\circ}\text{C}$
储存温度	Tstg	-65 ~ +150	$^{\circ}\text{C}$

 正常工作范围 ( $T_a = -20 \sim +70^{\circ}\text{C}$ ,  $V_{SS} = 0\text{ V}$ )

参数	符号	最小	典型	最大	单位	测试条件
逻辑电源电压	VDD		5		V	-
高电平输入电压	VIH	0.7 VDD	-	VDD	V	-
低电平输入电压	VIL	0	-	0.3 VDD	V	-

 电气特性 ( $T_a = -20 \sim +70^{\circ}\text{C}$ ,  $V_{DD} = 4.5 \sim 5.5\text{ V}$ ,  $V_{SS} = 0\text{ V}$ )

参数	符号	最小	典型	最大	单位	测试条件
SEG引脚高电平输出电流	Ioh1	20	25	40	mA	$V_o = v_{dd}-2V$
	Ioh2	20	30	50	mA	$V_o = v_{dd}-3V$
GRID引脚低电平输入电流	IOL1	-80	-140	-	mA	$V_o=0.3V$
低电平输出电流	Idout	4	-	-	mA	$V_O = 0.4V, d_{out}$

高电平输出电流容许量	I <sub>tolsg</sub>	-	-	5	%	V <sub>O</sub> = V <sub>DD</sub> - 3V, Seg1~Seg11
输出下拉电阻	R <sub>L</sub>		10		KΩ	K1~K3
输入电流	I <sub>I</sub>	-	-	±1	μA	V <sub>I</sub> = V <sub>DD</sub> / V <sub>SS</sub>
高电平输入电压	V <sub>IH</sub>	0.7 V <sub>DD</sub>	-		V	CLK, DIN, STB
低电平输入电压	V <sub>IL</sub>	-	-	0.3 V <sub>DD</sub>	V	CLK, DIN, STB
滞后电压	V <sub>H</sub>	-	0.35	-	V	CLK, DIN, STB
动态电流损耗	I <sub>DDdyn</sub>	-	-	5	mA	无负载, 显示关

**开关特性 (T<sub>a</sub> = -20 ~ +70°C, V<sub>DD</sub> = 4.5 ~ 5.5 V)**

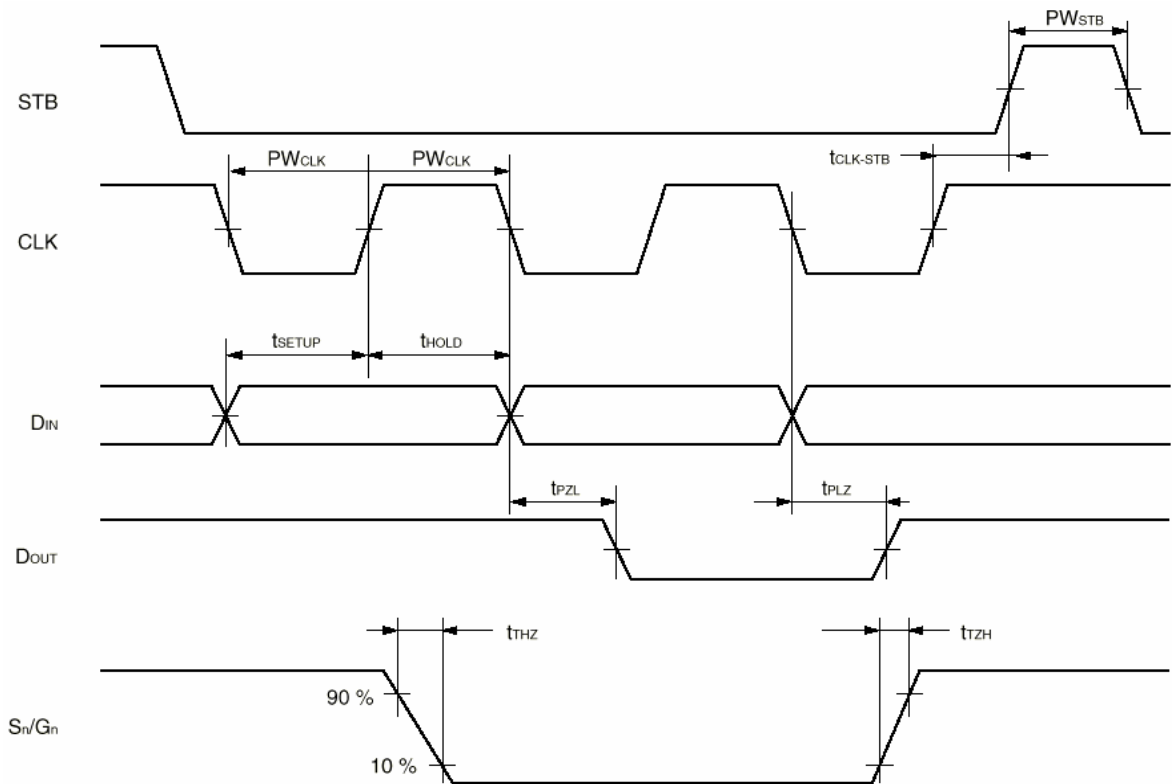
参数	符号	最小	典型	最大	单位	测试条件
振荡频率	f <sub>osc</sub>	-	500	-	KHz	R = 16.5 KΩ
传输延迟时间	t <sub>PLZ</sub>	-	-	300	ns	CLK → DOUT
	t <sub>PZL</sub>	-	-	100	ns	CL = 15pF, R <sub>L</sub> = 10K Ω
上升时间	TTZH 1	-	-	2	μs	CL = 300pF Seg1~Seg11
	TTZH 2	-	-	0.5	μs	
下降时间	TTHZ	-	-	120	μs	CL = 300pF, Segn, Gridn
最大时钟频率	F <sub>max</sub>	1	-	-	MHz	占空比50%
输入电容	C <sub>I</sub>	-	-	15	pF	-

**时序特性 (T<sub>a</sub> = -20 ~ +70°C, V<sub>DD</sub> = 4.5 ~ 5.5 V)**

参数	符号	最小	典型	最大	单位	测试条件
时钟脉冲宽度	PWCLK	400	-	-	ns	-

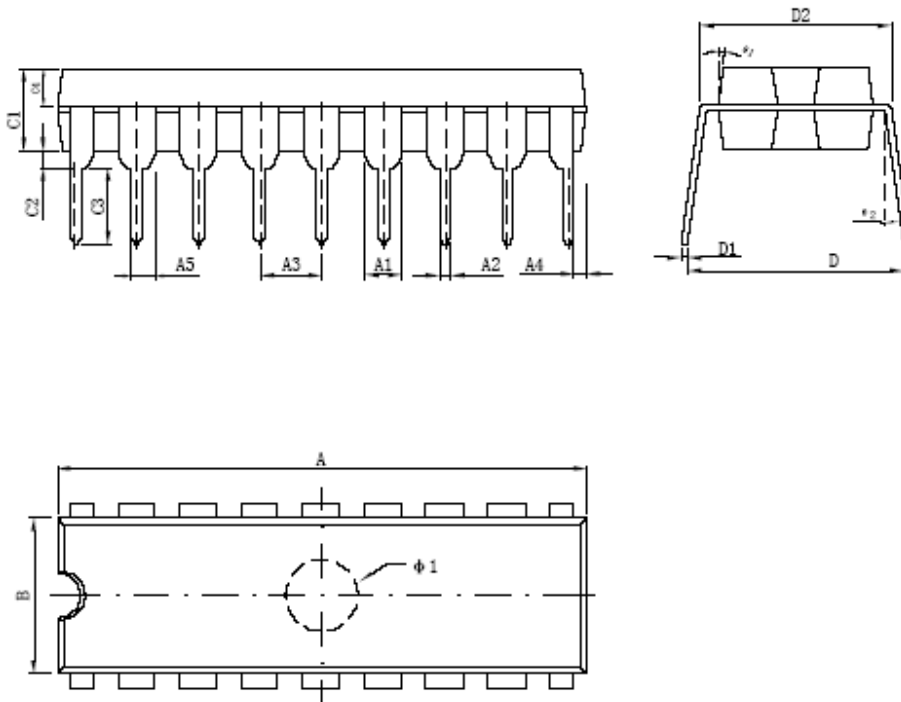
选通脉冲宽度	PW <sub>STB</sub>	1	-	-	μs	-
数据建立时间	t <sub>SETUP</sub>	100	-	-	ns	-
数据保持时间	t <sub>HOLD</sub>	100	-	-	ns	-
CLK → STB 时间	t <sub>CLK STB</sub>	1	-	-	μs	CLK ↑ → STB ↑
等待时间	t <sub>WAIT</sub>	1	-	-	μs	CLK ↑ → CLK ↓

时序波形图：



十三、 IC 封装示意图:

尺寸 标注	最小 (mm)	最大 (mm)	尺寸 标注	最小 (mm)	最大 (mm)
A	21.90	22.10	C3	3.4	3.6
A1	1.40IYP		C4	1.58IYP	
A2	0.43	0.57	D	8.10	8.60
A3	2.54IYP		D1	0.20	0.35
A4	0.59IYP		D2	7.62	7.87
A5	0.98IYP		φ1	3.0IYP	
B	6.3	6.5	θ1	8° IYP	
C1	3.4	3.6	θ2	5° IYP	
C2	0.6	0.8			



● All specs and applications shown above subject to change without prior notice.  
(以上电路及规格仅供参考, 如本公司进行修正, 恕不另行通知。)

修订历史

版本	发行日期	修订简介
V1.0	2012-01-04	改版发行