



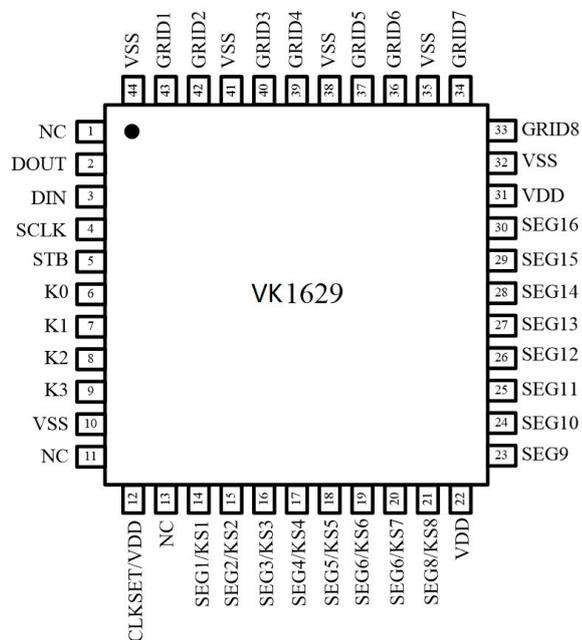
一、概述

VK1629 是帶鍵盤掃描接口的LED（发光二极管显示器）驱动控制专用电路，内部集成有MCU 数字接口、数据锁存器、LED 高压驱动、键盘扫描等电路。主要应用于冰箱、空调、家庭影院等产品的高段位显示屏驱动。

二、特性说明

- 采用功率CMOS 工艺
- 显示模式16 段×8 位
- 键扫描（8×4bit）
- 辉度调节电路（占空比8 级可调）
- 串行接口（CLK, STB, DIN, DOUT）
- 振荡方式：RC 振荡
- 内置上电复位电路
- 采用QFP44 封装

三、管脚定义：

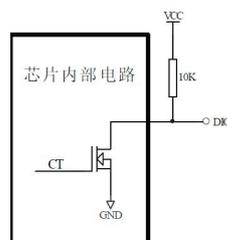




四、管脚功能说明:

符号	管脚名称	说明
DIN	数据输入	在时钟上升沿输入串行数据，从低位开始。可与 DOUT 短接作 DIO 使用
DOUT	数据输出	在时钟上升沿输出串行数据，从低位开始。可与 DIN 短接作 DIO 使用
STB	片选	在上升或下降沿初始化串行接口，随后等待接收指令。STB 为低后的第一个字节作为指令，当处理指令时，当前其它处理被终止。当 STB 为高时，CLK 被忽略
CLK	时钟输入	时钟上升沿输入/输出串行数据。
K0~K3	键扫数据输入	输入该脚的数据在显示周期结束后被锁存
SEG1/KS1~SEG8/KS8	输出（段）	段输出（也用作键扫描），p 管开漏输出。
SEG9~SEG16	输出（段）	段输出，P 管开漏输出。
GRID1~GRID8	输出（位）	位输出，N 管开漏输出。
VDD	逻辑电源	5V±10%
VSS	逻辑地	接系统地
NC	空脚	内部未连线

▲ 注意：DIO 口输出数据时为 N 管开漏输出，在读键的时候需要外接 1K-10K 的上拉电阻。本公司推荐 10K 的上拉电阻。DIO 在时钟的下降沿控制 N 管的动作，此时读数时不稳定，你可以参考图（6），在时钟的上升沿读数时才稳定。



图（1）



五、显示寄存器地址和显示模式：

该寄存器存储通过串行接口从外部器件传送到 VK1629 的数据，地址从 00H-0FH 共 16 字节单元，分别与芯片 SEG 和 GRID 管脚所接的 LED 灯对应，分配如下图：

写 LED 显示数据的时候，按照从显示地址从低位到高位，从数据字节的低位到高位操作。

SEG1	SEG2	SEG3	SEG4	SEG5	SEG6	SEG7	SEG8	SEG9	SEG10	SEG11	SEG12	SEG13	SEG14	SEG15	SEG16	
xxHL (低四位)				xxHU(高四位)				xxHL(低四位)				xxHU (高四位)				
B0	B1	B2	B3	B4	B5	B6	B7	B0	B1	B2	B3	B4	B5	B6	B7	
00HL				00HU				01HL				01HU				GRID1
02HL				02HU				03HL				03HU				GRID2
04HL				04HU				05HL				05HU				GRID3
06HL				06HU				07HL				07HU				GRID4
08HL				08HU				09HL				09HU				GRID5
0AHL				0AHU				0BHL				0BHU				GRID6
0CHL				0CHU				0DHL				0DHU				GRID7
0EHL				0EHU				0FHL				0FHU				GRID8

图 (2)

写 LED 显示数据的时候，按照从低位地址到高位地址，从字节的低位到高位操作；在运用中没有使用到的 SEG 输出口，在对应的 BIT 地址位写 0。

六、键扫描和键扫数据寄存器：

键扫矩阵为 8×4bit，如下所示：

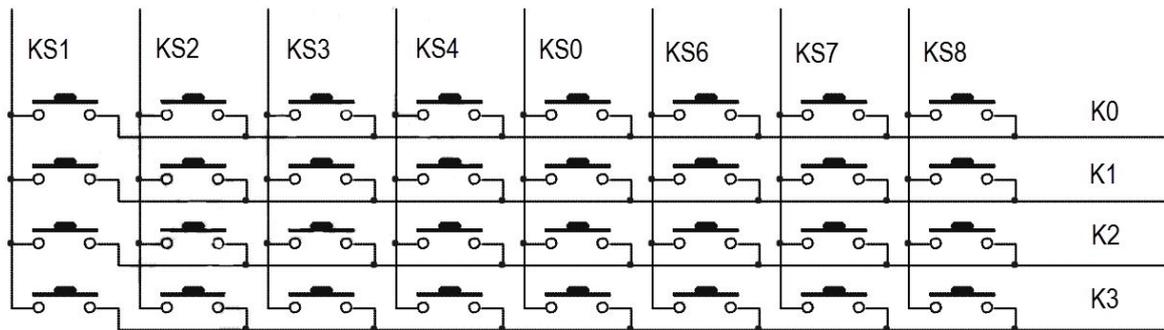


图 (3)

键扫数据储存地址如下所示，先发读键命令后，开始读取按键数据 BYTE1—BYTE4 字节，读数据从低位开始输出。芯片 K 和 KS 引脚对应的按键按下时，相对应的字节内的 BIT 位为 1。

B0	B1	B2	B3	B4	B5	B6	B7	
K3	K2	K1	K0	K3	K2	K1	K0	
KS1				KS2				BYTE1
KS3				KS4				BYTE2
KS5				KS6				BYTE3
KS7				KS8				BYTE4

图 (4)



- ▲注意： 1、VK1629 最多可以读 4 个字节，不允许多读。
- 2、读数据字节只能按顺序从 BYTE1-BYTE4 读取，不可跨字节读。例如：硬件上的 K0 与 KS8 对应按键按下时，此时想要读到此按键数据，必须需要读到第 4 个字节的第 7BIT 位，才可读出数据。当 K1 与 KS8, K2 与 KS8, K3 与 KS8 三个按键同时按下时，此时 BYTE4 所读数据的 B4, B5, B6 位均 为 1。
- 3、组合键只能是同一个 KS，不同的 K 引脚才能做组合键；同一个 K 与不同的 KS 引脚不可以做成组合键使用。

七、指令说明：

指令用来设置显示模式和 LED 驱动器的状态。

在 STB 下降沿后由 DIO 输入的的第一个字节作为一条指令。经过译码，取最高 B7、B6 两位比特位以区别不同的指令。

B7	B6	指令
0	1	数据命令设置
1	0	显示控制命令设置
1	1	地址命令设置

如果在指令或数据传输时 STB 被置为高电平，串行通讯被初始化，并且正在传送的指令或数据无效（之前传送的指令或数据保持有效）。

7.1 数据命令设置：

该指令用来设置数据写，B1 和 B0 位不允许设置 01 或 11。

MSB		LSB						功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
0	1	无关项， 填 0				0	0	数据读写模式 设置	写数据到显示寄存器
0	1					1	0		读键扫数据
0	1					0		地址增加模式 设置	自动地址增加
0	1					1			固定地址
0	1				0			测试模式设置 (内部使用)	普通模式
0	1				1				测试模式



7. 2 地址命令设置:

MSB				LSB				显示地址
B7	B6	B5	B4	B3	B2	B1	B0	
1	1	无关项, 填 0		0	0	0	0	00H
1	1			0	0	0	1	01H
1	1			0	0	1	0	02H
1	1			0	0	1	1	03H
1	1			0	1	0	0	04H
1	1			0	1	0	1	05H
1	1			0	1	1	0	06H
1	1			0	1	1	1	07H
1	1			1	0	0	0	08H
1	1			1	0	0	1	09H
1	1			1	0	1	0	0AH
1	1			1	0	1	1	0BH
1	1			1	1	0	0	0CH
1	1			1	1	0	1	0DH
1	1			1	1	1	0	0EH
1	1			1	1	1	1	0FH

该指令用来设置显示寄存器的地址；如果地址设为 10H 或更高，数据被忽略，直到有效地址被设定；上电时，地址默认设为 00H。

7. 3 显示控制:

MSB				LSB				功能	说明	
B7	B6	B5	B4	B3	B2	B1	B0			
1	0	无关项, 填 0			0	0	0	消光数量设置	设置脉冲宽度为 1/16	
1	0				0	0	1		设置脉冲宽度为 2/16	
1	0				0	1	0		设置脉冲宽度为 4/16	
1	0				0	1	1		设置脉冲宽度为 10/16	
1	0				1	0	0		设置脉冲宽度为 11/16	
1	0				1	0	1		设置脉冲宽度为 12/16	
1	0				1	1	0		设置脉冲宽度为 13/16	
1	0				1	1	1		设置脉冲宽度为 14/16	
1	0				0					显示关
1	0				1					显示开



八、串行数据传输格式：

读取和接收1个BIT 都在时钟的上升沿操作。

8. 1 数据接收（写数据）

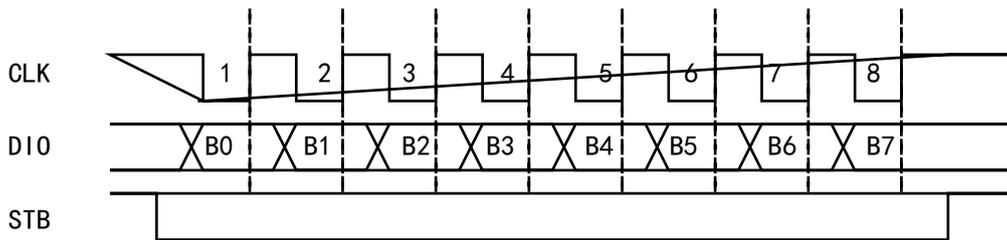


图 (5)

8. 2 数据读取（读数据）

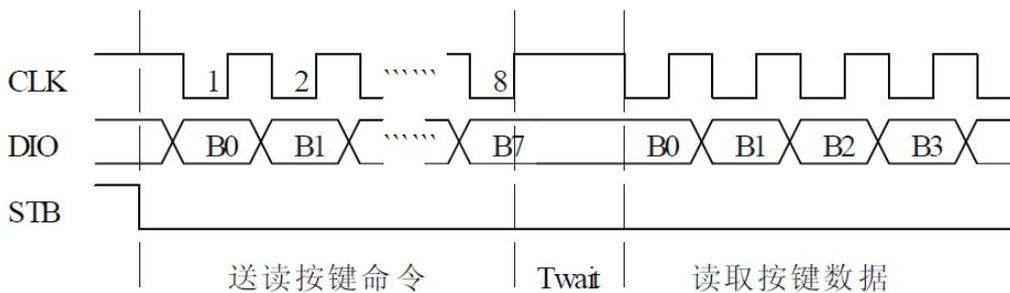


图 (6)

▲注意：读取数据时，从串行时钟CLK 的第8 个上升沿开始设置指令到CLK 下降沿读数据之间需要一个等待时间Twait(最小1μS)。

九、显示和键扫：

9.1 显示

1 驱动共阴数码管：

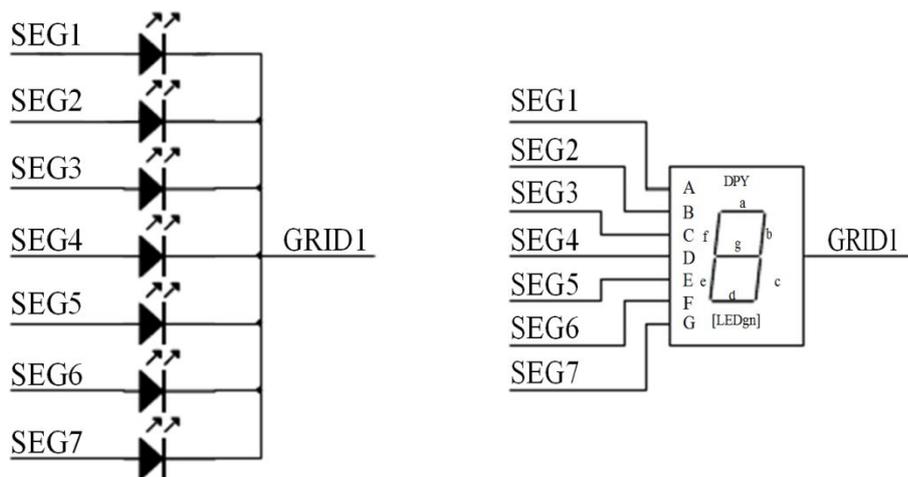


图 (7)



图 (7) 给出共阴数码管的连接示意图, 如果让该数码管显示“0”, 那你需要在GRID1 为低电平的时候让SEG1, SEG2, SEG3, SEG4, SEG5, SEG6 为高电平, SEG7 为低电平, 查看图 (2) 显示地址表格, 只需在00H 地址单元里面写数据3FH 就可以让数码管显示“0”。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	1	1	1	1	1	1	00H
B7	B6	B5	B4	B3	B2	B1	B0	

2 驱动共阳数码管:

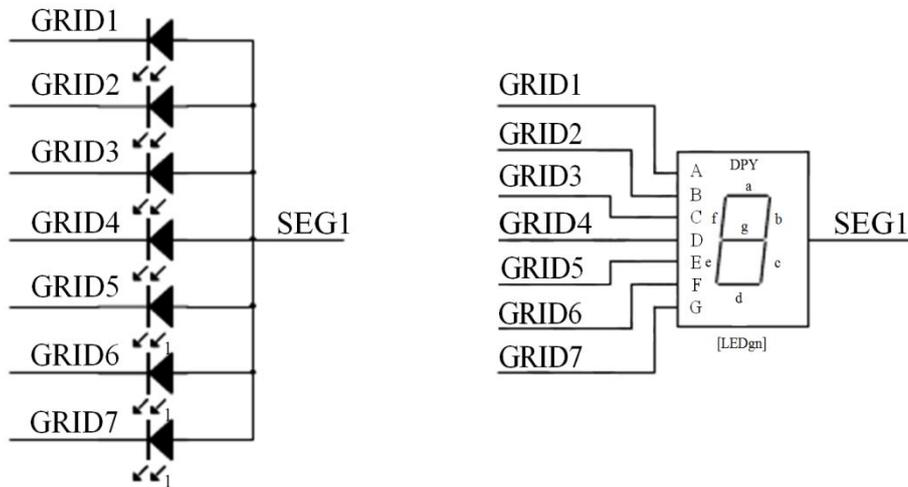


图 (8)

图 (8) 给出共阳数码管的连接示意图, 如果让该数码管显示“0”, 那你需要在GRID1, GRID2, GRID3, GRID4, GRID5, GRID6 为低电平的时候让SEG1 为高电平, 在GRID7 为低电平的时候让SEG1 为低电平。要向地址单元00H, 02H, 04H, 06H, 08H, 0AH 里面分别写数据01H, 其余的地址单元全部写数据00H。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	0	0	0	0	0	1	00H
0	0	0	0	0	0	0	1	02H
0	0	0	0	0	0	0	1	04H
0	0	0	0	0	0	0	1	06H
0	0	0	0	0	0	0	1	08H
0	0	0	0	0	0	0	1	0AH
0	0	0	0	0	0	0	0	0CH
B7	B6	B5	B4	B3	B2	B1	B0	

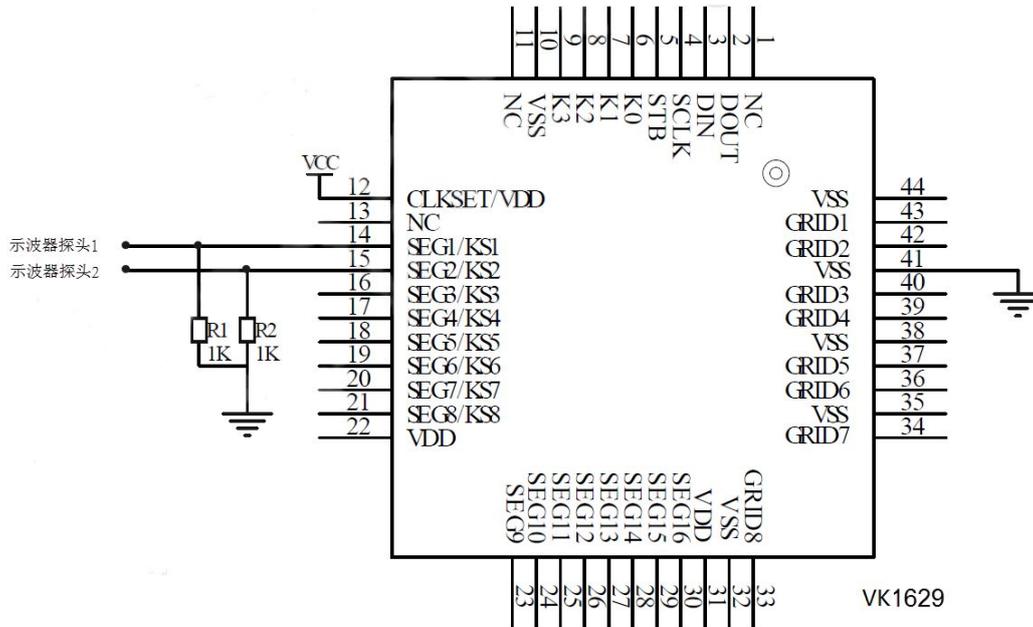
▲注意: SEG1-SEG16 为P 管开漏输出, GRID1-GRID8 为N 管开漏输出, 在使用时候, SEG1-SEG16 只能接LED 的阳极, GRID1-GRID8 只能接LED 的阴极, 不可反接。



9.2 键盘扫描:

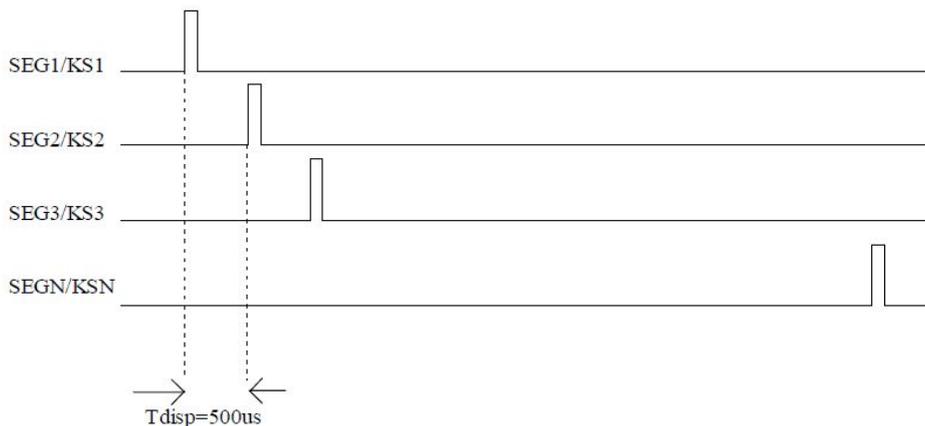
键扫描由VK1629自动完成,不受用户控制,用户只需要按照时序读键值。完成一次键扫需要2个显示周期,一个显示周期大概需要 $T=8 \times 500\mu\text{s}$,在8MS先后按下了2个不同的按键,2次读到的键值都是先按下的那个按键的键值。

按照图(9)用示波器观察SEG1/KS1和SEG2/KS2的输出键扫波形,见图(10)。



图(9)

IC在键盘扫描的时候SEGN/KSN的波形:



图(10)

T_{disp} 和IC工作的振荡频率有关,我公司的VK1629经过多次完善,振荡频率不完全一致。500us 仅提供参考,以实际测量为准。



一般情况下使用图 (11) 可以满足按键设计的要求。

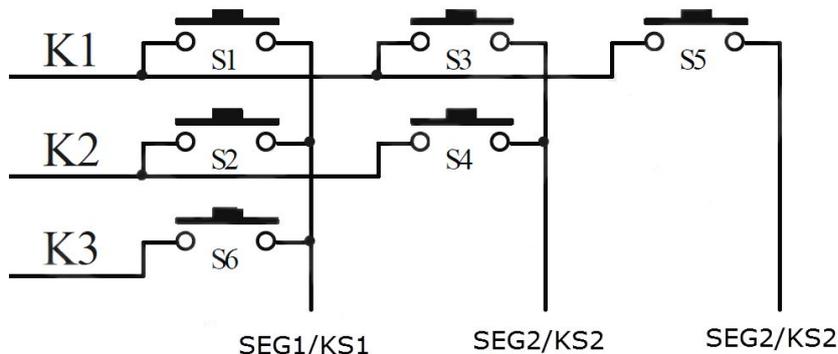


图 (11)

当S1 被按下的时候, 在第1 个字节的B0 读到“1”。如果多个按键被按下, 将会读到多个“1”, 当 S2, S3 被按下的时候, 可以在第1 个字节的B1, B3 读到“1”。

▲注意: 复合键使用注意事项:

SEG1/KS1-SEG8/KS8 是显示和按键扫描复用的。以图 (12) 为例子, 显示需要D1 亮, D2 灭, 需要让SEG1 为“1”, SEG2 为“0”状态, 如果S1, S2 同时被按下, 相当于SEG1, SEG2 被短路, 这时D1, D2 都被点亮。

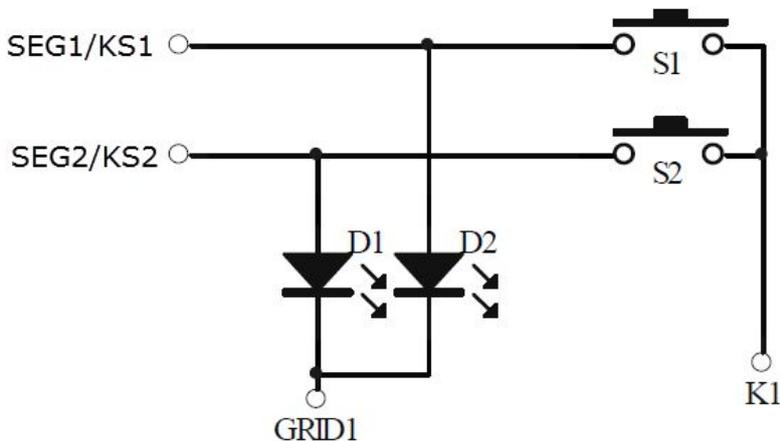


图 (12)

解决方案:

- 1、在硬件上, 可以将需要同时按下的键设置在不同的K 线上面如图 (13) 所示。

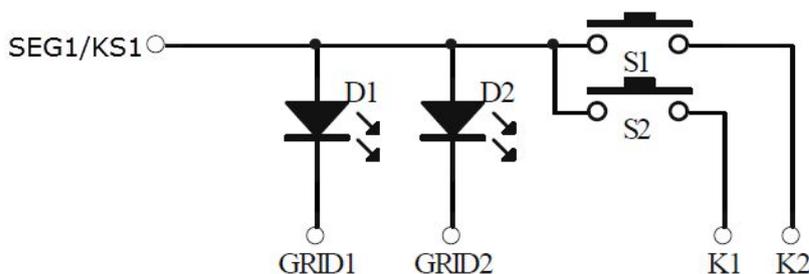


图 (13)



- 2、在SEG1—SEGN 上面串联电阻如图 (14) 所示, 电阻的阻值应选在510 欧姆, 太大会造成按键的失效, 太小可能不能解决显示干扰的问题。

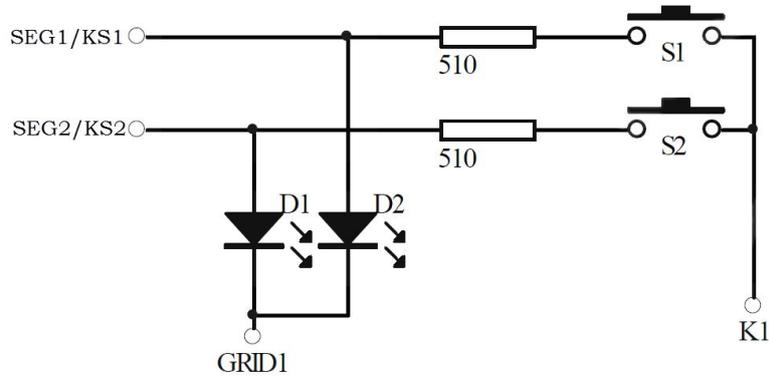


图 (14)

- 3、或者串联二极管如图 (15) 所示。

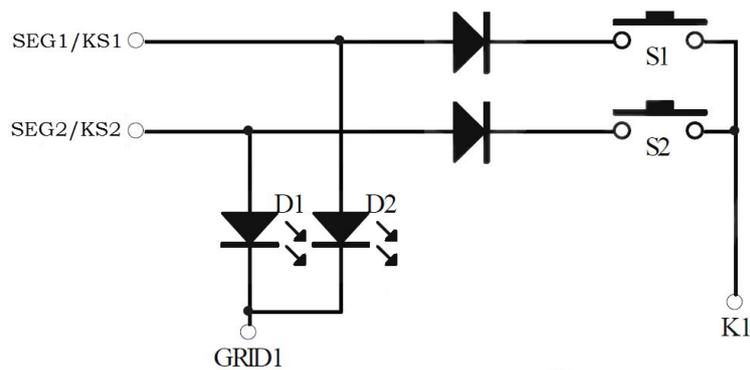


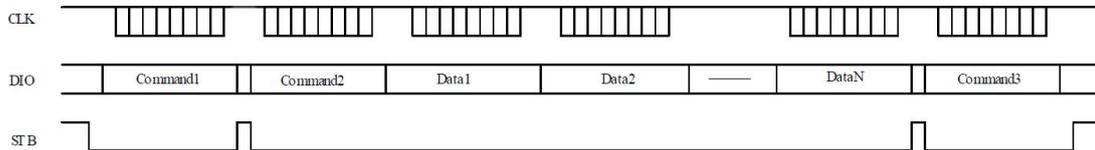
图 (15)



十、应用时串行数据的传输：

10. 1 地址增加模式

使用地址自动加1 模式，设置地址实际上是设置传送的数据流存放的起始地址。起始地址命令字发送完毕，“STB” 不需要置高紧跟着传数据，最多16BYTE，数据传送完毕才将“STB” 置高。



Command1:设置数据命令

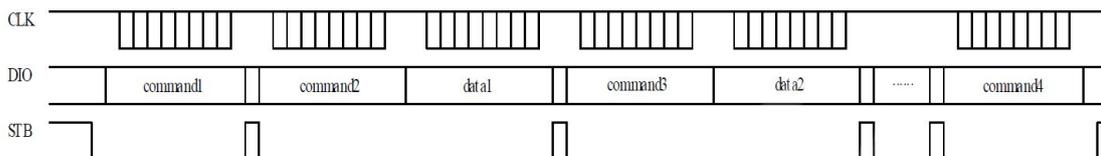
Command2:设置显示地址

Data1~N:传输显示数据至Command2 地址和后面的地址内（最多16byte）

Command3:显示控制命令

10. 2 固定地址模式

使用固定地址模式，设置地址实际上是设置需要传送的1BYTE 数据存放的地址。地址发送完毕，“STB” 不需要置高，紧跟着传1BYTE 数据，数据传送完毕才将“STB” 置高。然后重新设置第2 个数据需要存放的地址，最多16BYTE 数据传送完毕，“STB” 置高。



Command1:设置数据命令

Command2:设置显示地址1

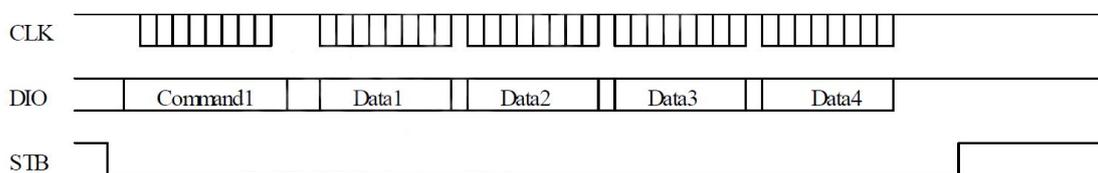
Data1:传输显示数据1 至Command2 地址内

Command3:设置显示地址2

Data2:传输显示数据2 至Command3 地址内

Command4:显示控制命令

10. 3 读按键时序



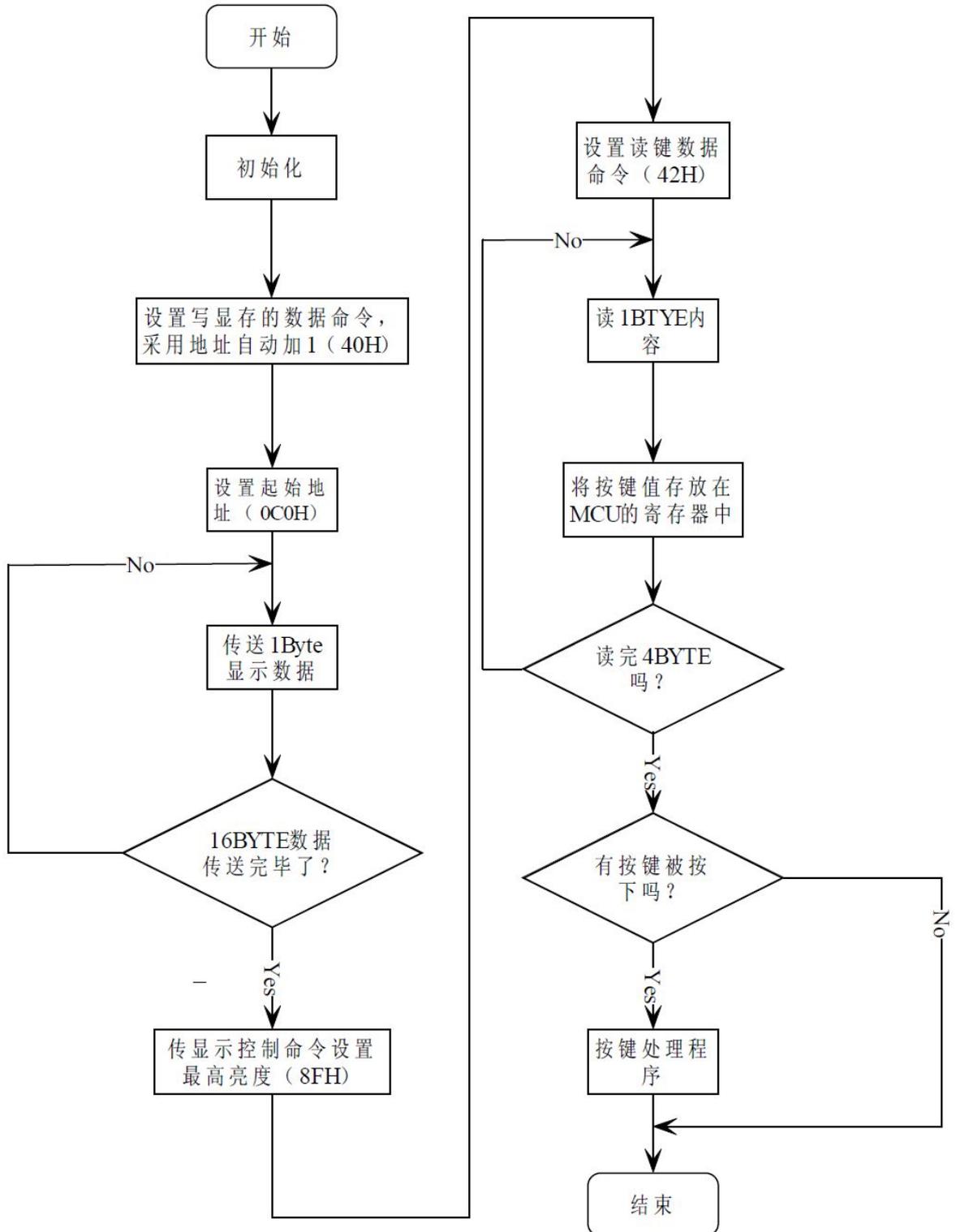
Command1: 读按键命令

Data1~4:读取按键数据



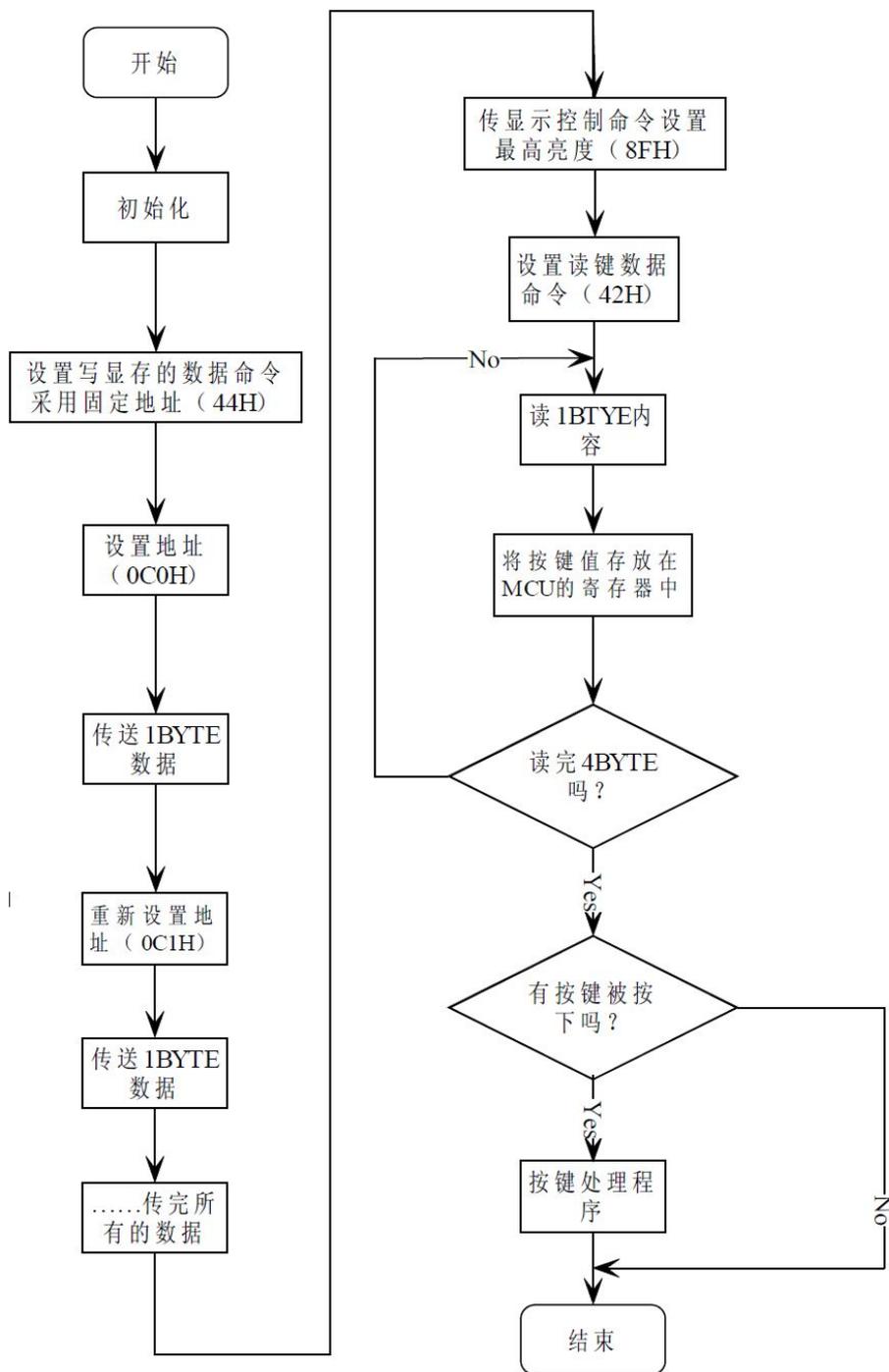
10. 4 程序设计流程图

采用地址自动加1 的程序设计流程图:





采用固定地址的程序设计流程图:





十一. 应用电路:

11. 1 VK1629 驱动共阴数码屏硬件电路, 如图 (18):

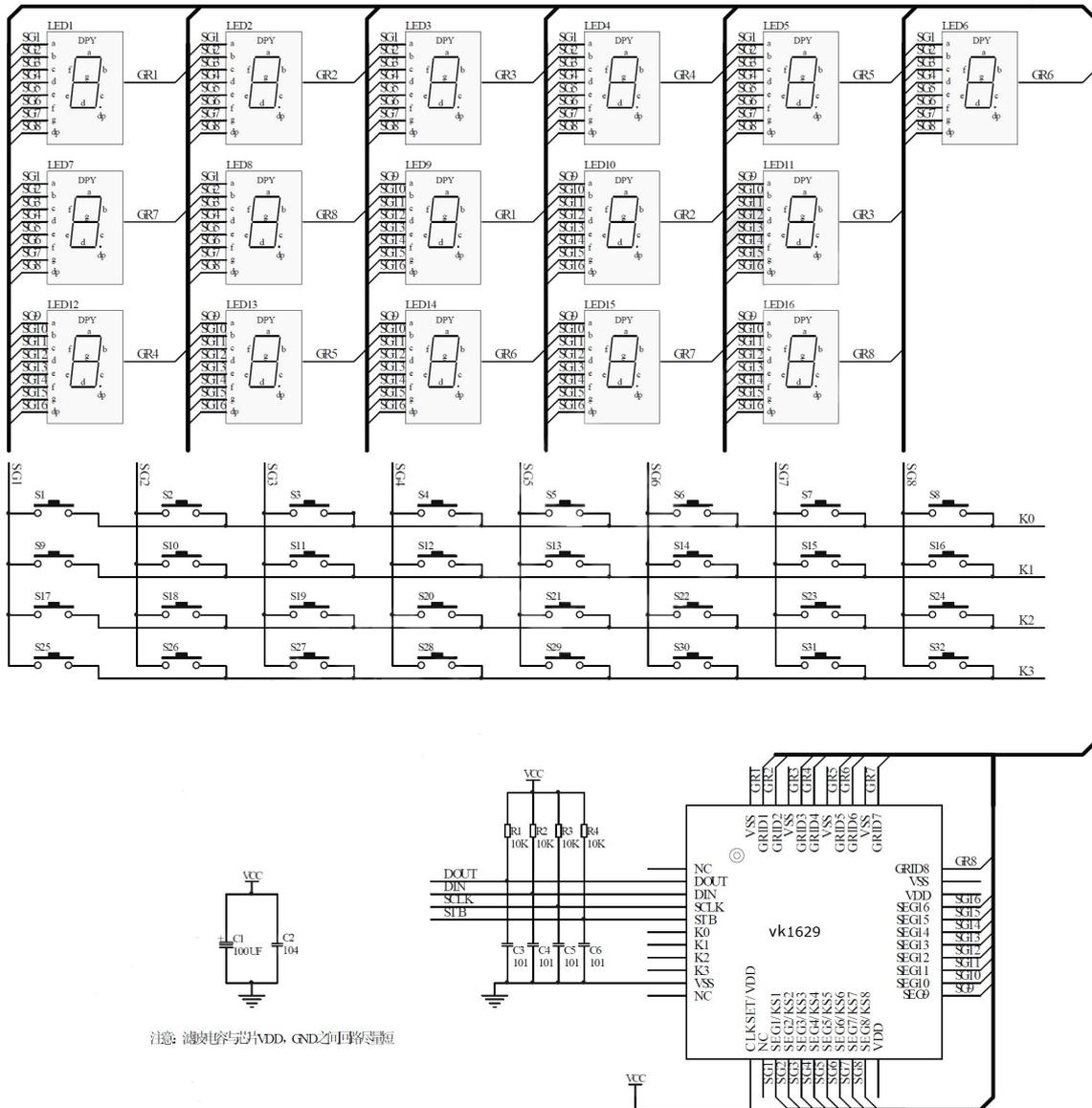
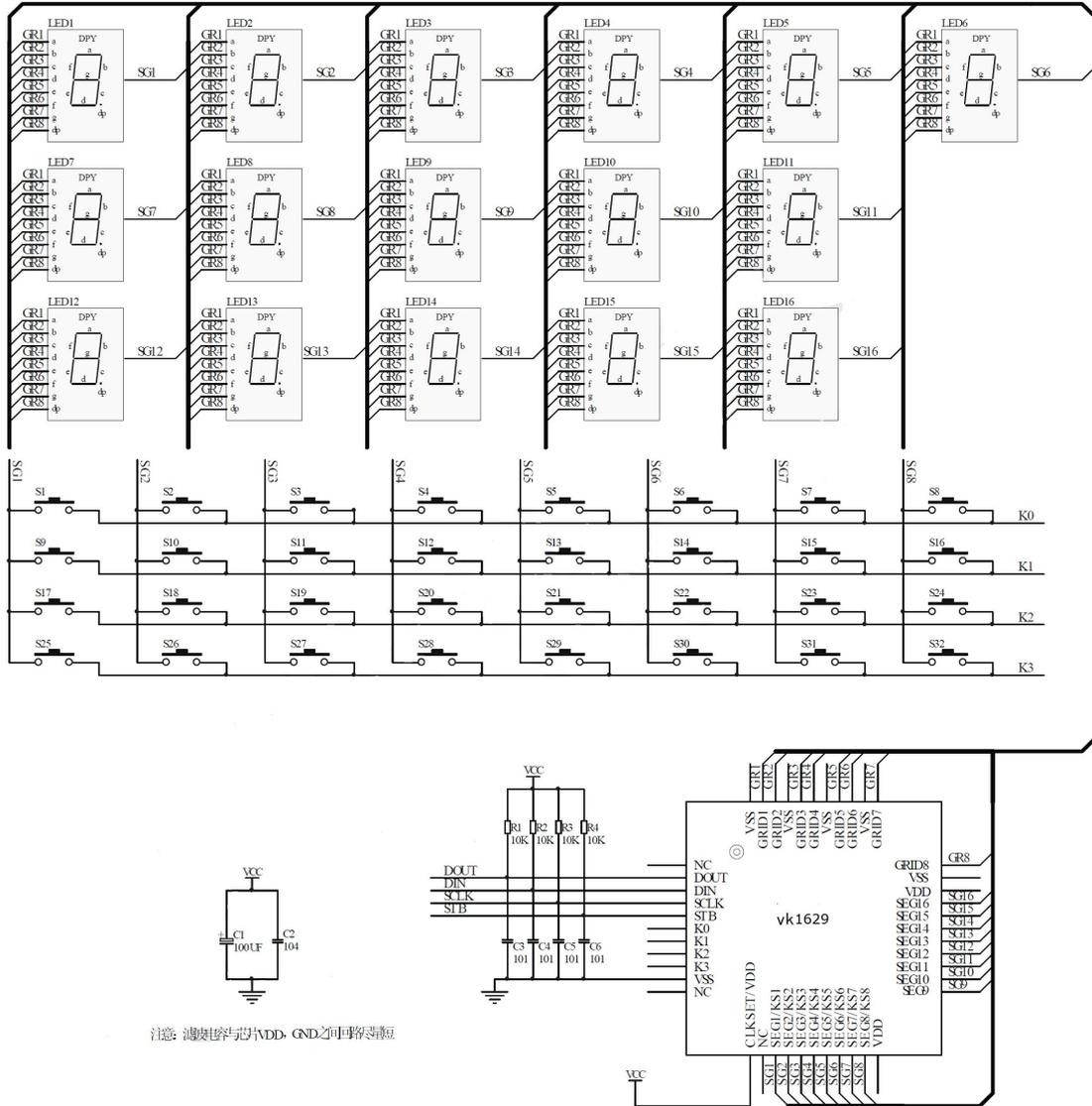


图 (18)



11. 2 VK1629 驱动共阳数码屏硬件电路，如图 (19):



注意：滤波电容与芯片VDD、GND之间合理布线

图 (19)

- ▲注意：1、VDD、GND 之间滤波电容在PCB 板布线应尽量靠近VK1629 芯片放置，加强滤波效果。
- 2、连接在DIN、DOUT、CLK、STB 通讯口上四个100P 电容可以降低对通讯口的干扰。
- 3、因蓝光数码管的导通压降约为3V，因此VK1629 供电应选用5V。



十二、电气参数:

极限参数 ($T_a = 25^{\circ}\text{C}$, $V_{ss} = 0\text{V}$)

参数	符号	范围	单位
逻辑电源电压	VDD	-0.5~+7.0	V
逻辑输入电压	V _{I1}	-0.5~VDD+0.5	V
工作温度	T _{opt}	-40~+80	°C
储存温度	T _{stg}	-65~+150	°C

正常工作范围 ($T_a = -20\sim+70^{\circ}\text{C}$, $V_{ss} = 0\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
逻辑电源电压	VDD		5		V	-
高电平输入电压	V _{IH}	0.7VDD	-	VDD	V	-
低电平输入电压	V _{IL}	0	-	0.3VDD	V	-

电气特性 ($T_a = -20\sim+70^{\circ}\text{C}$, $V_{DD} = 4.5\sim5.5\text{V}$, $V_{ss}=0\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
高电平输出电流	I _{oh1}			-40	mA	SEG1~SEG16, V _O =VDD-2V
	I _{oh2}			-50	mA	SEG1~SEG16, V _O = VDD-3V
低电平输出电流	I _{OL1}	80	120	-	mA	GRID1~GRID8 V _O = 0.3V
低电平输出电流	I _{dout}	4	-	-	mA	V _O =0.4V, DOUT
高电平输出电流容许量	I _{tolsg}	-	-	5	%	V _O =VDD - 3V, SEG1~SEG16
输出下拉电阻	R _L		10		KΩ	K0~K3
输入电流	I _I	-	-	±1	μA	V _I =VDD/VSS
高电平输入电压	V _{IH}	0.7 VDD	-		V	CLK, DIN, STB



VK1629 LED 驅動 IC

低电平输入电压	VIL	-	-	0.3 VDD	V	CLK, DIN, STB
滞后电压	VH	-	0.35	-	V	CLK, DIN, STB
动态电流损耗	IDDdyn	-	-	5	mA	无负载, 显示关

开关特性 ($T_a = -20 \sim +70^\circ\text{C}$, $V_{DD} = 4.5 \sim 5.5\text{V}$)

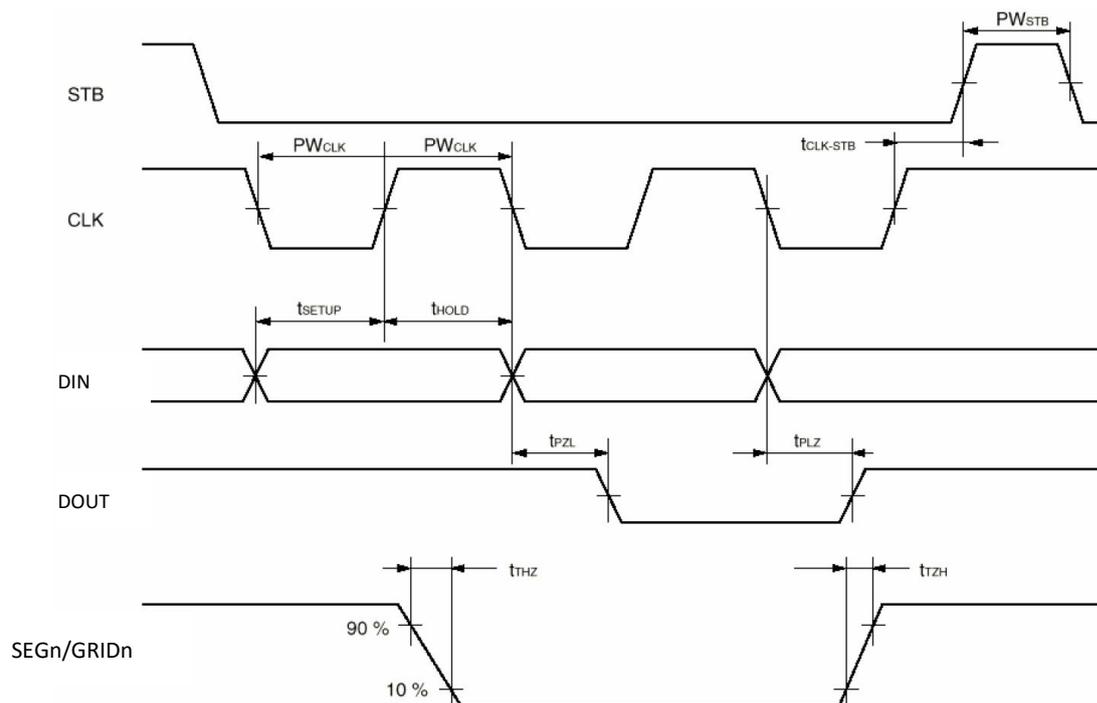
参数	符号	最小	典型	最大	单位	测试条件
振荡频率	fosc	-	500	-	KHz	
传输延迟时间	t _{PLZ}	-	-	300	ns	CLK→DOUT
	t _{PZL}	-	-	100	ns	CL=15pF, RL=10KΩ
上升时间	t _{TZH}	-	-	2	μs	CL= 300pF
	t _{TZH2}	-	-	0.5	μs	
下降时间	t _{THZ}	-	-	120	μs	CL=300pF, SEGn, GRIDn
最大时钟频率	fmax	1	-	-	MHz	占空比 50%
输入电容	CI	-	-	15	pF	-



* 时序特性 (Ta=-20~+70°C, VDD=4.5~5.5V)

参数	符号	最小	典型	最大	单位	测试条件
时钟脉冲宽度	PW_{CLK}	400	-	-	ns	-
选通脉冲宽度	PW_{STB}	1	-	-	μs	-
数据建立时间	t_{SETUP}	100	-	-	ns	-
数据保持时间	t_{HOLD}	100	-	-	ns	-
CLK→STB 时间	$t_{CLK-STB}$	1	-	-	μs	CLK ↑ → STB ↑
等待时间	Twait	1	-	-	μs	CLK ↑ → CLK ↓

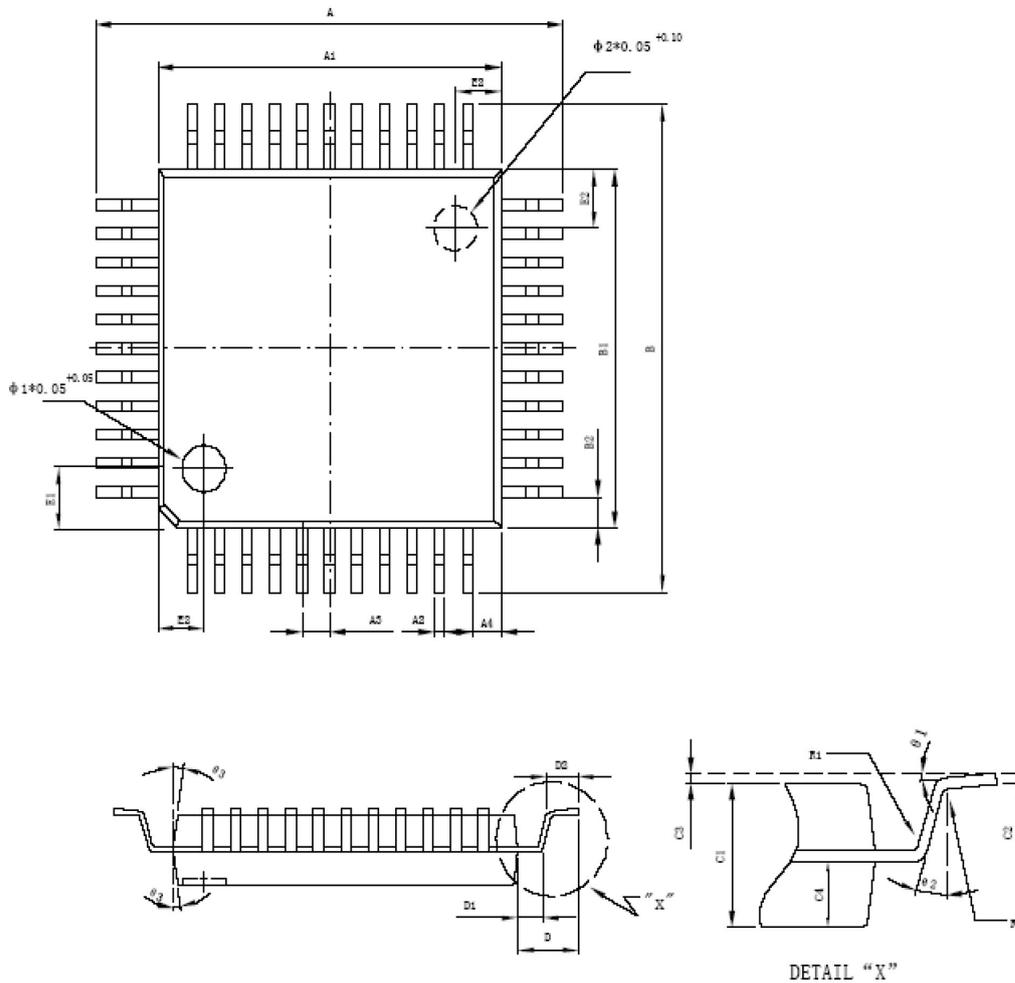
时序波形图:





十三、封装尺寸

标注	尺寸	最小 (mm)	最大 (mm)	标注	尺寸	最小 (mm)	最大 (mm)
A		13.20	14.00	D		1.8 TYP	
A (短脚)		12.90	13.50	D (短脚)		1.6 TYP	
A1		9.90	10.10	D1		0.80 TYP	
A2		0.30	0.375	D2		0.60	1.00
A3		0.67	0.93	E1		1.34	1.42
A4		0.85TYP		E2		1.37	1.45
B		13.20	14.00	F1		0.13MIN	
B (短脚)		12.90	13.50	F2		0.13	0.3
B1		9.90	10.10	Φ1		1.5TYP	
B2		0.85TYP		Φ2		1.5TYP	
C1		1.90	2.10	θ1		4° TYP	
C2		0.11	0.23	θ2		20° TYP	
C3		0.05	0.20	θ3		8° TYP	
C4		0.904	0.944				



- All specs and applications shown above subject to change without prior notice.
(以上电路及规格仅供参考,如本公司进行修正,恕不另行通知。)